

# VIPA System 300S

## CPU | 314-6CF03 | Handbuch

HB140 | CPU | 314-6CF03 | DE | 16-09

SPEED7 CPU 314ST/DPM

VIPA GmbH  
Ohmstr. 4  
91074 Herzogenaurach  
Telefon: +49 9132 744-0  
Telefax: +49 9132 744-1864  
E-Mail: [info@vipa.com](mailto:info@vipa.com)  
Internet: [www.vipa.com](http://www.vipa.com)

## Inhaltsverzeichnis

<b>1</b>	<b>Allgemein</b> .....	<b>6</b>
	1.1 Copyright © VIPA GmbH .....	6
	1.2 Über dieses Handbuch.....	7
	1.3 Sicherheitshinweise.....	8
<b>2</b>	<b>Grundlagen</b> .....	<b>10</b>
	2.1 Sicherheitshinweis für den Benutzer.....	10
	2.2 Arbeitsweise einer CPU.....	11
	2.2.1 Allgemein.....	11
	2.2.2 Programme .....	11
	2.2.3 Operanden.....	12
	2.3 CPU 314-6CF03.....	13
	2.4 Allgemeine Daten.....	16
<b>3</b>	<b>Montage und Aufbaurichtlinien</b> .....	<b>18</b>
	3.1 Übersicht.....	18
	3.2 Einbaumaße.....	19
	3.3 Montage SPEED-Bus.....	19
	3.4 Montage Standard-Bus.....	22
	3.5 Verdrahtung.....	24
	3.6 Aufbaurichtlinien.....	26
<b>4</b>	<b>Hardwarebeschreibung</b> .....	<b>30</b>
	4.1 Leistungsmerkmale.....	30
	4.2 Aufbau.....	31
	4.2.1 Allgemein.....	31
	4.2.2 Schnittstellen.....	31
	4.2.3 Speichermanagement.....	33
	4.2.4 Steckplatz für Speichermedien.....	33
	4.2.5 Batteriepufferung für Uhr und RAM.....	33
	4.2.6 Betriebsartenschalter.....	34
	4.2.7 LEDs.....	34
	4.2.8 Ein-/Ausgabe-Bereiche CPU 314-6CF03.....	37
	4.3 Technische Daten.....	39
<b>5</b>	<b>Einsatz CPU 314-6CF03</b> .....	<b>51</b>
	5.1 Montage.....	51
	5.2 Anlaufverhalten.....	51
	5.3 Adressierung.....	52
	5.3.1 Übersicht.....	52
	5.3.2 Adressierung.....	52
	5.3.3 Adressbelegung E/A-Teil.....	55
	5.4 Hardware-Konfiguration - CPU.....	56
	5.5 Hardware-Konfiguration - I/O-Module.....	57
	5.6 Hardware-Konfiguration - Ethernet-PG/OP-Kanal.....	57
	5.7 Hardware-Konfiguration - SPEED-Bus.....	59
	5.7.1 Voraussetzung.....	59
	5.7.2 Vorgehensweise.....	61
	5.8 Einstellung Standard CPU-Parameter.....	61
	5.8.1 Parametrierung über Siemens CPU.....	61
	5.8.2 Parameter CPU.....	62

5.8.3	Parameter für DP.....	64
5.8.4	Parameter für MPI/DP .....	65
5.9	Einstellung VIPA-spezifische CPU-Parameter.....	65
5.9.1	Vorgehensweise.....	65
5.9.2	VIPA-spezifische Parameter.....	67
5.10	Projekt transferieren.....	70
5.10.1	Transfer über MPI/PROFIBUS.....	70
5.10.2	Transfer über Ethernet.....	72
5.10.3	Transfer über MMC.....	73
5.11	Zugriff auf integrierte Web-Seite.....	74
5.12	Betriebszustände.....	77
5.12.1	Übersicht.....	77
5.12.2	Funktionssicherheit.....	79
5.13	Urlöschen.....	79
5.14	Firmwareupdate.....	81
5.15	Rücksetzen auf Werkseinstellung.....	84
5.16	Steckplatz für Speichermedien.....	85
5.17	Speichererweiterung mit MCC.....	85
5.18	Erweiterter Know-how-Schutz.....	86
5.19	MMC-Cmd - Autobefehle.....	88
5.20	VIPA-spezifische Diagnose-Einträge.....	90
5.21	Mit Testfunktionen Variablen steuern und beobachten	106
<b>6</b>	<b>Einsatz E/A-Peripherie.....</b>	<b>108</b>
6.1	Übersicht.....	108
6.2	Ein-/Ausgabe-Bereiche CPU 314-6CF03.....	109
6.3	Adressbelegung E/A-Teil.....	111
6.4	Analog-Teil.....	113
6.5	Analog-Teil - Parametrierung.....	117
6.6	Analog-Teil - Diagnosefunktionen.....	122
6.7	Digital-Teil.....	125
6.8	Zähler - Schnelleinstieg.....	128
6.9	Zähler - Ein-/Ausgabe-Bereich.....	129
6.10	Zähler - Parametrierung.....	132
6.11	Zähler - Funktionen.....	139
6.12	Zähler - Zusatzfunktionen.....	144
6.13	Zähler - Diagnose und Alarm.....	151
6.13.1	Prozessalarm.....	151
6.13.2	Diagnosealarm.....	152
<b>7</b>	<b>Einsatz PtP-Kommunikation.....</b>	<b>157</b>
7.1	Schnelleinstieg.....	157
7.2	Prinzip der Datenübertragung.....	158
7.3	Einsatz der RS485-Schnittstelle für PtP.....	158
7.4	Parametrierung.....	161
7.4.1	FC/SFC 216 - SER_CFG.....	161
7.5	Kommunikation.....	165
7.5.1	Übersicht.....	165
7.5.2	FC/SFC 217 - SER_SND.....	165
7.5.3	FC/SFC 218 - SER_RCV.....	170
7.6	Protokolle und Prozeduren .....	172



---

7.7	Modbus - Funktionscodes .....	176
7.8	Modbus - Beispiel zur Kommunikation.....	181
<b>8</b>	<b>Einsatz PROFIBUS-Kommunikation.....</b>	<b>184</b>
8.1	Übersicht.....	184
8.2	Schnelleinstieg.....	184
8.3	Hardware-Konfiguration - CPU.....	185
8.4	Einsatz als PROFIBUS-DP-Master.....	186
8.5	Einsatz als PROFIBUS-DP-Slave.....	187
8.6	PROFIBUS-Aufbaurichtlinien.....	190
8.7	Inbetriebnahme und Anlaufverhalten.....	193
<b>9</b>	<b>WinPLC7.....</b>	<b>195</b>
9.1	Systemvorstellung.....	195
9.2	Installation.....	195
9.3	Beispiel zur Projektierung.....	197
9.3.1	Aufgabenstellung.....	197
9.3.2	Projektierung.....	197
9.3.3	SPS-Programm in <i>Simulator</i> testen.....	204
9.3.4	SPS-Programm in CPU übertragen und ausführen....	205
<b>10</b>	<b>Projektierung im TIA Portal.....</b>	<b>207</b>
10.1	TIA Portal - Arbeitsumgebung .....	207
10.1.1	Allgemein.....	207
10.1.2	Arbeitsumgebung des TIA Portals.....	207
10.2	TIA Portal - Hardware-Konfiguration - CPU .....	208
10.3	TIA Portal - Hardware-Konfiguration - I/O-Module.....	209
10.4	TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal.....	210
10.5	TIA Portal - Einstellung VIPA-spezifische CPU-Parameter.....	213
10.6	TIA Portal - VIPA-Bibliothek einbinden.....	216
10.7	TIA Portal - Projekt transferieren.....	217

# 1 Allgemein

## 1.1 Copyright © VIPA GmbH

### All Rights Reserved

Dieses Dokument enthält geschützte Informationen von VIPA und darf außer in Übereinstimmung mit anwendbaren Vereinbarungen weder offengelegt noch benutzt werden.

Dieses Material ist durch Urheberrechtsgesetze geschützt. Ohne schriftliches Einverständnis von VIPA und dem Besitzer dieses Materials darf dieses Material weder reproduziert, verteilt, noch in keiner Form von keiner Einheit (sowohl VIPA-intern als auch -extern) geändert werden, es sei denn in Übereinstimmung mit anwendbaren Vereinbarungen, Verträgen oder Lizenzen.

Zur Genehmigung von Vervielfältigung oder Verteilung wenden Sie sich bitte an: VIPA, Gesellschaft für Visualisierung und Prozessautomatisierung mbH Ohmstraße 4, D-91074 Herzogenaurach, Germany

Tel.: +49 9132 744 -0

Fax.: +49 9132 744-1864

E-Mail: [info@vipa.de](mailto:info@vipa.de)

<http://www.vipa.com>



*Es wurden alle Anstrengungen unternommen, um sicherzustellen, dass die in diesem Dokument enthaltenen Informationen zum Zeitpunkt der Veröffentlichung vollständig und richtig sind. Das Recht auf Änderungen der Informationen bleibt jedoch vorbehalten.*

*Die vorliegende Kundendokumentation beschreibt alle heute bekannten Hardware-Einheiten und Funktionen. Es ist möglich, dass Einheiten beschrieben sind, die beim Kunden nicht vorhanden sind. Der genaue Lieferumfang ist im jeweiligen Kaufvertrag beschrieben.*

### EG-Konformitätserklärung

Hiermit erklärt VIPA GmbH, dass die Produkte und Systeme mit den grundlegenden Anforderungen und den anderen relevanten Vorschriften übereinstimmen. Die Übereinstimmung ist durch CE-Zeichen gekennzeichnet.

### Informationen zur Konformitätserklärung

Für weitere Informationen zur CE-Kennzeichnung und Konformitätserklärung wenden Sie sich bitte an Ihre Landesvertretung der VIPA GmbH.

**Warenzeichen**

VIPA, SLIO, System 100V, System 200V, System 300V, System 300S, System 400V, System 500S und Commander Compact sind eingetragene Warenzeichen der VIPA Gesellschaft für Visualisierung und Prozessautomatisierung mbH.

SPEED7 ist ein eingetragenes Warenzeichen der profichip GmbH.

SIMATIC, STEP, SINEC, TIA Portal, S7-300 und S7-400 sind eingetragene Warenzeichen der Siemens AG.

Microsoft und Windows sind eingetragene Warenzeichen von Microsoft Inc., USA.

Portable Document Format (PDF) und Postscript sind eingetragene Warenzeichen von Adobe Systems, Inc.

Alle anderen erwähnten Firmennamen und Logos sowie Marken- oder Produktnamen sind Warenzeichen oder eingetragene Warenzeichen ihrer jeweiligen Eigentümer.

**Dokument-Support**

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Fehler anzeigen oder inhaltliche Fragen zu diesem Dokument stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefax: +49 9132 744-1204

E-Mail: [documentation@vipa.de](mailto:documentation@vipa.de)

**Technischer Support**

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Probleme mit dem Produkt haben oder Fragen zum Produkt stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefon: +49 9132 744-1150 (Hotline)

E-Mail: [support@vipa.de](mailto:support@vipa.de)

**1.2 Über dieses Handbuch****Zielsetzung und Inhalt**

Das Handbuch beschreibt die SPEED7 CPU 314-6CF03 aus dem System 300S von VIPA. Beschrieben wird Aufbau, Projektierung und Anwendung.

Produkt	Best.-Nr.	ab Stand:		
		CPU-HW	CPU-FW	DPM-FW
CPU 314ST/DPM	314-6CF03	01	V3.6.0	V3.1.2

**Zielgruppe**

Das Handbuch ist geschrieben für Anwender mit Grundkenntnissen in der Automatisierungstechnik.

**Aufbau des Handbuchs**

Das Handbuch ist in Kapitel gegliedert. Jedes Kapitel beschreibt eine abgeschlossene Thematik.

**Orientierung im Dokument**

Als Orientierungshilfe stehen im Handbuch zur Verfügung:

- Gesamt-Inhaltsverzeichnis am Anfang des Handbuchs
- Verweise mit Seitenangabe

**Verfügbarkeit**

Das Handbuch ist verfügbar in:

- gedruckter Form auf Papier
- in elektronischer Form als PDF-Datei (Adobe Acrobat Reader)

**Piktogramme Signalwörter**

Besonders wichtige Textteile sind mit folgenden Piktogrammen und Signalworten ausgezeichnet:

**GEFAHR!**

Unmittelbar drohende oder mögliche Gefahr. Personenschäden sind möglich.

**VORSICHT!**

Bei Nichtbefolgen sind Sachschäden möglich.



*Zusätzliche Informationen und nützliche Tipps*

### 1.3 Sicherheitshinweise

**Bestimmungsgemäße Verwendung**

Das System ist konstruiert und gefertigt für:

- Kommunikation und Prozesskontrolle
- Allgemeine Steuerungs- und Automatisierungsaufgaben
- den industriellen Einsatz
- den Betrieb innerhalb der in den technischen Daten spezifizierten Umgebungsbedingungen
- den Einbau in einen Schaltschrank

**GEFAHR!**

Das Gerät ist nicht zugelassen für den Einsatz  
– in explosionsgefährdeten Umgebungen (EX-Zone)

**Dokumentation**

Handbuch zugänglich machen für alle Mitarbeiter in

- Projektierung
- Installation
- Inbetriebnahme
- Betrieb

**VORSICHT!**

**Vor Inbetriebnahme und Betrieb der in diesem Handbuch beschriebenen Komponenten unbedingt beachten:**

- Änderungen am Automatisierungssystem nur im spannungslosen Zustand vornehmen!
- Anschluss und Änderung nur durch ausgebildetes Elektro-Fachpersonal
- Nationale Vorschriften und Richtlinien im jeweiligen Verwenderland beachten und einhalten (Installation, Schutzmaßnahmen, EMV ...)

**Entsorgung**

**Zur Entsorgung des Geräts nationale Vorschriften beachten!**

## 2 Grundlagen

### 2.1 Sicherheitshinweis für den Benutzer

#### Handhabung elektrostatisch gefährdeter Baugruppen

VIPA-Baugruppen sind mit hochintegrierten Bauelementen in MOS-Technik bestückt. Diese Bauelemente sind hoch empfindlich gegenüber Überspannungen, die z.B. bei elektrostatischer Entladung entstehen. Zur Kennzeichnung dieser gefährdeten Baugruppen wird nachfolgendes Symbol verwendet:



Das Symbol befindet sich auf Baugruppen, Baugruppenträgern oder auf Verpackungen und weist so auf elektrostatisch gefährdete Baugruppen hin. Elektrostatisch gefährdete Baugruppen können durch Energien und Spannungen zerstört werden, die weit unterhalb der Wahrnehmungsgrenze des Menschen liegen. Hantiert eine Person, die nicht elektrisch entladen ist, mit elektrostatisch gefährdeten Baugruppen, können Spannungen auftreten und zur Beschädigung von Bauelementen führen und so die Funktionsweise der Baugruppen beeinträchtigen oder die Baugruppe unbrauchbar machen. Auf diese Weise beschädigte Baugruppen werden in den wenigsten Fällen sofort als fehlerhaft erkannt. Der Fehler kann sich erst nach längerem Betrieb einstellen. Durch statische Entladung beschädigte Bauelemente können bei Temperaturänderungen, Erschütterungen oder Lastwechseln zeitweilige Fehler zeigen. Nur durch konsequente Anwendung von Schutzeinrichtungen und verantwortungsbewusste Beachtung der Handhabungsregeln lassen sich Funktionsstörungen und Ausfälle an elektrostatisch gefährdeten Baugruppen wirksam vermeiden.

#### Versenden von Baugruppen

Verwenden Sie für den Versand immer die Originalverpackung.

#### Messen und Ändern von elektrostatisch gefährdeten Baugruppen

Bei Messungen an elektrostatisch gefährdeten Baugruppen sind folgende Dinge zu beachten:

- Potenzialfreie Messgeräte sind kurzzeitig zu entladen.
- Verwendete Messgeräte sind zu erden.

Bei Änderungen an elektrostatisch gefährdeten Baugruppen ist darauf zu achten, dass ein geerdeter Lötkolben verwendet wird.



#### **VORSICHT!**

Bei Arbeiten mit und an elektrostatisch gefährdeten Baugruppen ist auf ausreichende Erdung des Menschen und der Arbeitsmittel zu achten.

## 2.2 Arbeitsweise einer CPU

### 2.2.1 Allgemein

Die CPU enthält einen Standardprozessor mit internem Programmspeicher. In Verbindung mit der integrierten SPEED7-Technologie erhalten Sie ein leistungsfähiges Gerät zur Prozessautomatisierung innerhalb der System 300S Familie. In einer CPU gibt es folgende Arbeitsweisen:

- zyklische Bearbeitung
- zeitgesteuerte Bearbeitung
- alarmgesteuerte Bearbeitung
- Bearbeitung nach Priorität

#### Zyklische Bearbeitung

Die **zyklische** Bearbeitung stellt den Hauptanteil aller Vorgänge in der CPU. In einem endlosen Zyklus werden die gleichen Bearbeitungsfolgen wiederholt.

#### Zeitgesteuerte Bearbeitung

Erfordern Prozesse in konstanten Zeitabschnitten Steuersignale, so können Sie neben dem zyklischen Ablauf **zeitgesteuert** bestimmte Aufgaben durchführen z.B. zeitunkritische Überwachungsfunktionen im Sekundenraster.

#### Alarmgesteuerte Bearbeitung

Soll auf ein Prozesssignal besonders schnell reagiert werden, so ordnen Sie diesem einen **alarmgesteuerten** Bearbeitungsabschnitt zu. Ein Alarm kann in Ihrem Programm eine Bearbeitungsfolge aktivieren.

#### Bearbeitung nach Priorität

Die oben genannten Bearbeitungsarten werden von der CPU nach Wichtigkeitsgrad behandelt (**Priorität**). Da auf ein Zeit- oder Alarmergebnis schnell reagiert werden muss, unterbricht die CPU zur Bearbeitung dieser hochpriorären Ereignisse die zyklische Bearbeitung, reagiert auf diese Ereignisse und setzt danach die zyklische Bearbeitung wieder fort. Die zyklische Bearbeitung hat daher die niedrigste Priorität.

### 2.2.2 Programme

Das in jeder CPU vorhandene Programm unterteilt sich in:

- Systemprogramm
- Anwenderprogramm

#### Systemprogramm

Das Systemprogramm organisiert alle Funktionen und Abläufe der CPU, die nicht mit einer spezifischen Steuerungsaufgabe verbunden sind.

#### Anwenderprogramm

Hier finden Sie alle Funktionen, die zur Bearbeitung einer spezifischen Steuerungsaufgabe erforderlich sind. Schnittstellen zum Systemprogramm stellen die Operationsbausteine zur Verfügung.

### 2.2.3 Operanden

Die CPU stellt Ihnen für das Programmieren folgende Operandenbereiche zur Verfügung:

- Prozessabbild und Peripherie
- Merker
- Zeiten und Zähler
- Datenbausteine

#### Prozessabbild und Peripherie

Auf das Prozessabbild der Aus- und Eingänge PAA/PAE kann Ihr Anwenderprogramm sehr schnell zugreifen. Sie haben Zugriff auf folgende Datentypen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter

Sie können mit Ihrem Anwenderprogramm über den Bus direkt auf Peripheriebaugruppen zugreifen. Folgende Datentypen sind möglich:

- Bytes
- Wörter
- Blöcke

#### Merker

Der Merkerbereich ist ein Speicherbereich, auf den Sie über Ihr Anwenderprogramm mit entsprechenden Operationen zugreifen können. Verwenden Sie den Merkerbereich für oft benötigte Arbeitsdaten.

Sie können auf folgende Datentypen zugreifen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter

#### Zeiten und Zähler

Sie können mit Ihrem Anwendungsprogramm eine Zeitzelle mit einem Wert zwischen 10ms und 9990s laden. Sobald Ihr Anwenderprogramm eine Startoperation ausführt, wird dieser Zeitwert um ein durch Sie vorgegebenes Zeitraster dekrementiert, bis Null erreicht wird.

Für den Einsatz von Zählern können Sie Zählerzellen mit einem Anfangswert laden (max. 999) und diesen hinauf- bzw. herunterzählen.

#### Datenbausteine

Ein Datenbaustein enthält Konstanten bzw. Variablen im Byte-, Wort- oder Doppelwortformat. Mit Operanden können Sie immer auf den aktuellen Datenbaustein zugreifen.

Sie haben Zugriff auf folgende Datentypen:

- Einzelbits
- Bytes
- Wörter
- Doppelwörter



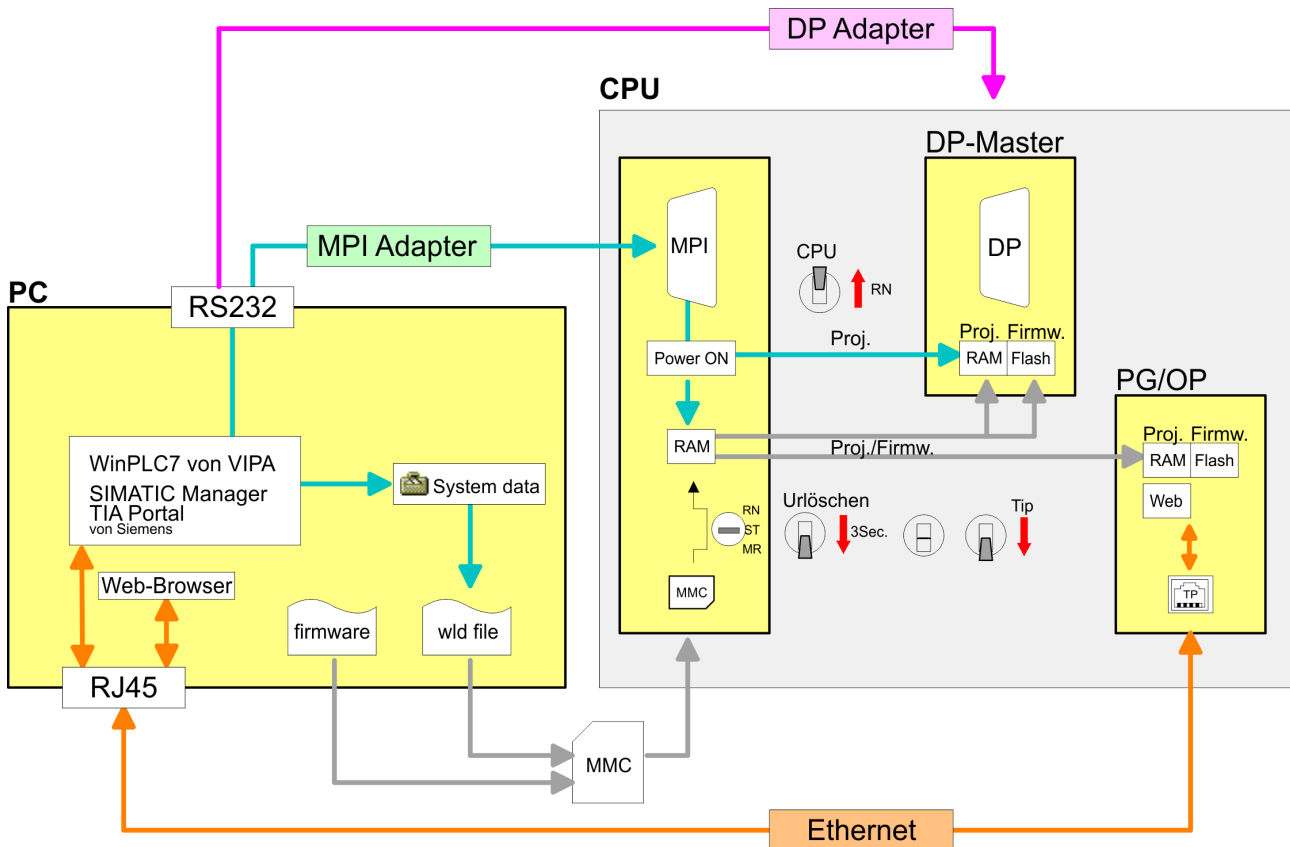
## 2.3 CPU 314-6CF03

### Übersicht

Die CPU 314-6CF03 basiert auf der SPEED7-Technologie. Hierbei wird die CPU durch Coprozessoren im Bereich Programmierung und Kommunikation unterstützt und erhält somit eine Leistungssteigerung, so dass diese höchsten Anforderungen genügt.

- Programmiert wird die CPU in STEP®7 von Siemens. Hierzu können Sie den SIMATIC Manager von Siemens verwenden. Hierbei kommt der Befehlssatz der S7-400 von Siemens zum Einsatz.
- Die CPU ist mit einem parallelen SPEED-Bus ausgestattet, der die zusätzliche Anbindung von bis zu 10 Modulen aus der SPEED-Bus-Peripherie ermöglicht. Während die Standard-Peripherie-Module rechts von der CPU gesteckt werden, erfolgt die Anbindung der SPEED-Bus-Peripherie-Module über einen SPEED-Bus-Busverbinder links von der CPU.
- Die CPU besitzt digitale und analoge Ein-/Ausgabe-Komponenten. Sofern keine Hardware-Konfiguration vorliegt, werden deren Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adressbereich der CPU eingeblendet.  
Folgende Komponenten sind integriert:
  - Analoge Eingabe: 4x12Bit, 1xPt100
  - Analoge Ausgabe: 2x12Bit
  - Digitale Eingabe: 8xDC 24V, alarmfähig, 4 Zähler
  - Digitale Ein/Ausgabe: 8xDC 24V, 0,5A
- Module und CPUs aus dem System 300S von VIPA und Siemens können als Mischkonfiguration am Bus eingesetzt werden.
- Das Anwenderprogramm wird im batteriegepufferten RAM oder auf einem zusätzlich steckbaren MMC-Speichermodul gespeichert.
- Projektiert wird die CPU als CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6) von Siemens.

Zugriffsmöglichkeiten



Bitte verwenden Sie zur Projektierung dieser CPU von VIPA immer die **CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6)** von Siemens aus dem Hardware-Katalog. Zur Projektierung werden fundierte Kenntnisse im Umgang mit dem entsprechenden Siemens Projektiertool vorausgesetzt!

Speicher

Die CPU hat einen Speicher integriert. Angaben über die Speicherkapazität finden Sie auf der Frontseite Ihrer CPU. Der Speicher gliedert sich in folgende Teile:

- Ladespeicher 2MByte
- Codespeicher (50% des Arbeitsspeichers)
- Datenspeicher (50% des Arbeitsspeichers)
- Arbeitsspeicher 512kByte
  - Sie haben die Möglichkeit den Arbeitsspeicher mittels einer MCC Speichererweiterungskarte bis zur maximal aufgedruckten Kapazität 2MByte zu erweitern.

SPEED-Bus

- Der SPEED-Bus ist ein von VIPA entwickelter 32Bit Parallel-Bus.
- Über SPEED-Bus haben Sie die Möglichkeit bis zu 10 SPEED-Bus-Module an Ihre CPU zu koppeln.
- Im Gegensatz zum "Standard"-Rückwandbus, bei dem die Module rechts von der CPU über Einzel-Busverbinder gesteckt werden, erfolgt beim SPEED-Bus die Ankopplung über eine spezielle SPEED-Bus-Schiene links von der CPU.

- Von VIPA erhalten Sie Profilschienen mit integriertem SPEED-Bus für 2, 6 oder 10 SPEED-Bus-Peripherie-Module in unterschiedlichen Längen.
- 



*Jede SPEED-Bus-Schiene besitzt eine Steckmöglichkeit für eine externe Spannungsversorgung. Der Einsatz dieser externen Spannungsversorgung an der CPU 314-6CF03 ist nicht zulässig!*

### Integrierter PROFIBUS-DP-Master/Slave bzw. PtP-Funktionalität

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Umräumen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie folgende Funktionalitäten für diese Schnittstelle aktivieren:

- PROFIBUS-DP-Master-Betrieb: Projektierung erfolgt über das PROFIBUS-Submodul mit "Betriebsart" Master in der Hardware-Konfiguration.
- PROFIBUS-DP-Slave-Betrieb: Projektierung erfolgt über das PROFIBUS-Submodul mit "Betriebsart" Slave in der Hardware-Konfiguration.
- PtP-Funktionalität: Projektierung erfolgt in Form eines virtuellen PROFIBUS Master-Systems unter Einbindung der VIPA SPEEDBUS.GSD.

### Integrierter Ethernet-PG/OP-Kanal

Auf der CPU befindet sich eine Ethernet-Schnittstelle für PG/OP-Kommunikation. Nach der Zuweisung von IP-Adress-Parametern über Ihr Projektier-Tool können Sie über die "Zielsystem"-Funktionen den Ethernet-PG/OP-Kanal direkt ansprechen und Ihre CPU programmieren bzw. fernwarten. Sie haben auch die Möglichkeit über diese Verbindungen mit einer Visualisierungs-Software auf die CPU zuzugreifen.

### Betriebssicherheit

- Anschluss über Federzugklemmen an Frontstecker
- Aderquerschnitt 0,08...2,5mm<sup>2</sup>
- Vollisolierung der Verdrahtung bei Modulwechsel
- Potenzialtrennung aller Peripherie-Module zum Rückwandbus

### Aufbau/Maße

Maße Grundgehäuse:

- 2fach breit: (BxHxT) in mm: 80x125x120

### Integriertes Netzteil

Die CPU hat ein Netzteil integriert. Das Netzteil ist mit DC 24V zu versorgen. Über die Versorgungsspannung werden neben der internen Elektronik auch die angeschlossenen Module über den Rückwandbus versorgt. Das Netzteil ist gegen Verpolung und Überstrom geschützt.

## 2.4 Allgemeine Daten

Konformität und Approbation		
Konformität		
CE	2006/95/EG	Niederspannungsrichtlinie
	2004/108/EG	EMV-Richtlinie
Approbation		
UL	UL 508	Zulassung für USA und Kanada
Sonstiges		
RoHS	2011/65/EU	Produkte bleifrei; Richtlinie zur Beschränkung der Verwendung bestimmter gefährlicher Stoffe in Elektro- und Elektronikgeräten

Personenschutz und Geräteschutz		
Schutzart	-	IP20
Potenzialtrennung		
Zum Feldbus	-	Galvanisch entkoppelt
Zur Prozessebene	-	Galvanisch entkoppelt
Isolationsfestigkeit		-
Isolationsspannung gegen Bezugserde		
Eingänge / Ausgänge	-	AC / DC 50V, bei Prüfspannung AC 500V
Schutzmaßnahmen	-	gegen Kurzschluss

Umgebungsbedingungen gemäß EN 61131-2		
Klimatisch		
Lagerung /Transport	EN 60068-2-14	-25...+70°C
Betrieb		
Horizontaler Einbau hängend	EN 61131-2	0...+60°C
Horizontaler Einbau liegend	EN 61131-2	0...+55°C
Vertikaler Einbau	EN 61131-2	0...+50°C
Luftfeuchtigkeit	EN 60068-2-30	RH1 (ohne Betauung, relative Feuchte 10 ... 95%)
Verschmutzung	EN 61131-2	Verschmutzungsgrad 2
Aufstellhöhe max.	-	2000m
Mechanisch		
Schwingung	EN 60068-2-6	1g, 9Hz ... 150Hz
Schock	EN 60068-2-27	15g, 11ms

**Montagebedingungen**

Einbauort	-	Im Schaltschrank
Einbaulage	-	Horizontal und vertikal

EMV	Norm	Bemerkungen
Störaussendung	EN 61000-6-4	Class A (Industriebereich)
Störfestigkeit Zone B	EN 61000-6-2	Industriebereich
	EN 61000-4-2	ESD 8kV bei Luftentladung (Schärfegrad 3), 4kV bei Kontaktentladung (Schärfegrad 2)
	EN 61000-4-3	HF-Einstrahlung (Gehäuse) 80MHz ... 1000MHz, 10V/m, 80% AM (1kHz) 1,4GHz ... 2,0GHz, 3V/m, 80% AM (1kHz) 2GHz ... 2,7GHz, 1V/m, 80% AM (1kHz)
	EN 61000-4-6	HF-Leitungsgeführt 150kHz ... 80MHz, 10V, 80% AM (1kHz)
	EN 61000-4-4	Burst, Schärfegrad 3
	EN 61000-4-5	Surge, Installationsklasse 3 *

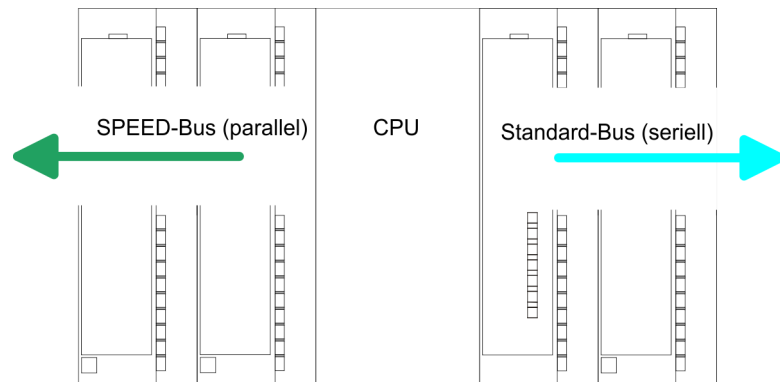
\*) Aufgrund der energiereichen Einzelimpulse ist bei Surge eine angemessene externe Beschaltung mit Blitzschutzelementen wie z.B. Blitzstromableitern und Überspannungsableitern erforderlich.

## 3 Montage und Aufbaurichtlinien

### 3.1 Übersicht

#### Allgemeines

Diese CPU ist mit einem parallelen SPEED-Bus ausgestattet, der die zusätzliche Anbindung von bis 10 Modulen aus der SPEED-Bus-Peripherie ermöglicht. Während die Standard-Peripherie-Module rechts von der CPU gesteckt und über Einzel-Busverbinder verbunden werden, erfolgt die Anbindung der SPEED-Bus-Peripherie-Module über eine in die Profilschiene integrierte SPEED-Bus-Steckleiste links von der CPU. Von VIPA erhalten Sie Profilschienen mit integriertem SPEED-Bus für 2, 6 oder 10 SPEED-Bus-Peripherie-Module in unterschiedlichen Längen.



#### Serieller Standard-Bus

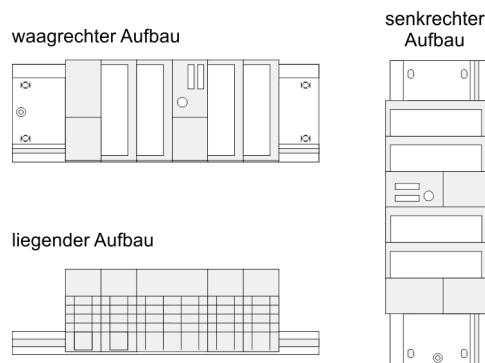
Die einzelnen Module werden direkt auf eine Profilschiene montiert und über den Rückwandbus-Verbinder verbunden. Vor der Montage ist der Rückwandbus-Verbinder von hinten an das Modul zu stecken. Die Rückwandbusverbinder sind im Lieferumfang der Peripherie-Module enthalten.

#### Paralleler SPEED-Bus

Bei SPEED-Bus erfolgt die Busanbindung über eine in die Profilschiene integrierte SPEED-Bus-Steckleiste links von der CPU. Aufgrund des parallelen SPEED-Bus müssen nicht alle Steckplätze hintereinander belegt sein.

#### Montagemöglichkeiten

Sie haben die Möglichkeit das System 300 waagrecht, senkrecht oder liegend aufzubauen.



Beachten Sie bitte die hierbei zulässigen Umgebungstemperaturen:

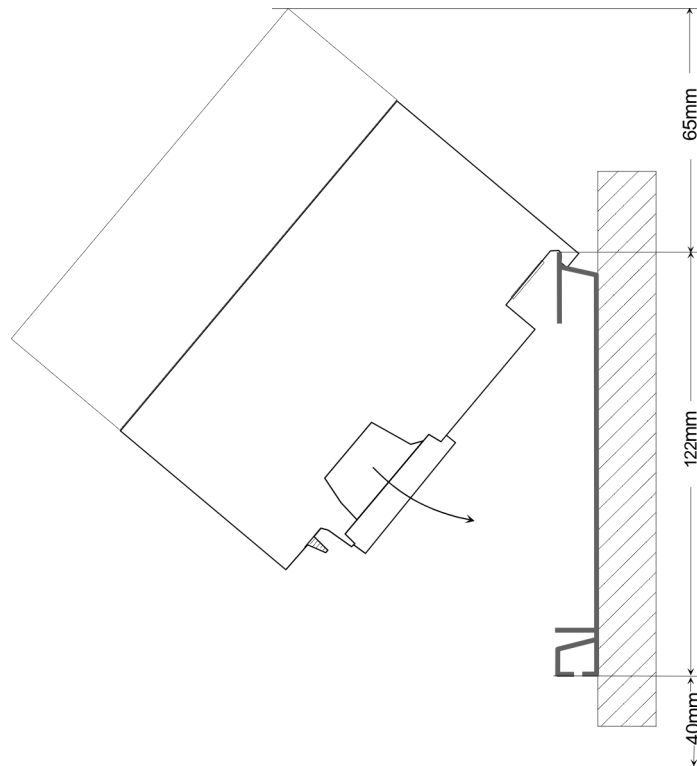
- waagrechtlicher Aufbau: von 0 bis 60°C
- senkrechter Aufbau: von 0 bis 50°C
- liegender Aufbau: von 0 bis 55°C

### 3.2 Einbaumaße

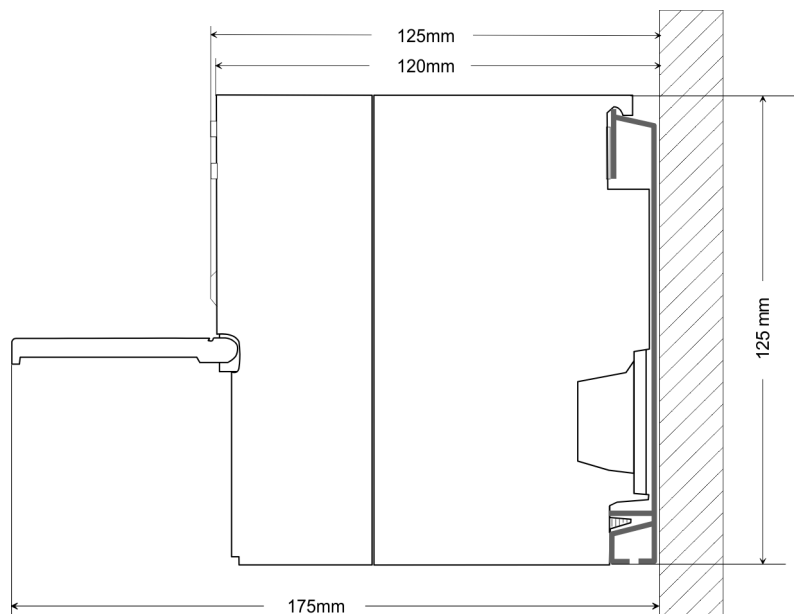
#### Maße Grundgehäuse

2fach breit (BxHxT) in mm: 80 x 125 x 120

#### Montagemaße



#### Maße montiert



### 3.3 Montage SPEED-Bus

#### Vorkonfektionierte SPEED-Bus-Profil-Schiene

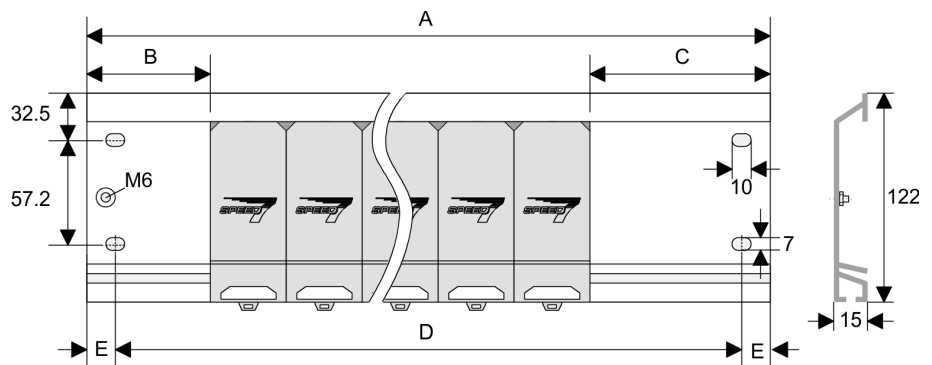
Für den Einsatz von SPEED-Bus-Modulen ist eine vorkonfektionierte SPEED-Bus-Steckleiste erforderlich. Diese erhalten Sie schon montiert auf einer Profilschiene mit 2, 6 oder 10 Steckplätzen.



**Maße**

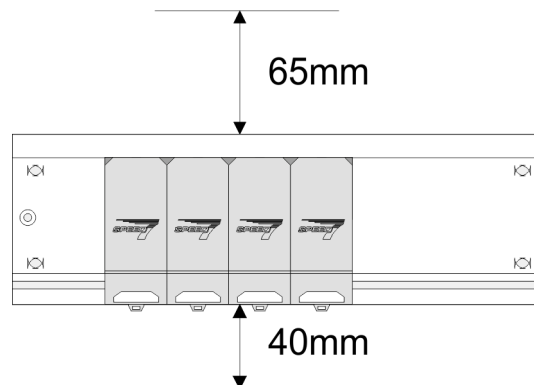
Bestellnummer	Anzahl Module SPEED-Bus/Standard-Bus	A	B	C	D	E
391-1AF10	2/6	530	100	268	510	10
391-1AF30	6/2	530	100	105	510	10
391-1AF50	10/0	530	20	20	510	10
391-1AJ10	2/15	830	22	645	800	15
391-1AJ30	6/11	830	22	480	800	15
391-1AJ50	10/7	830	22	320	800	15

Maße in mm



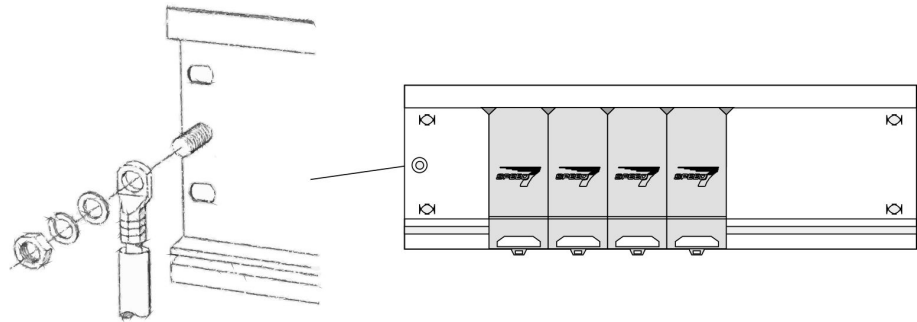
**Montage der Profilschiene**

1. Verschrauben Sie die Profilschiene mit dem Untergrund (Schraubengröße: M6) so, dass mindestens 65mm Raum oberhalb und 40mm unterhalb der Profilschiene bleibt. Achten Sie immer auf eine niederohmige Verbindung zwischen Profilschiene und Untergrund.

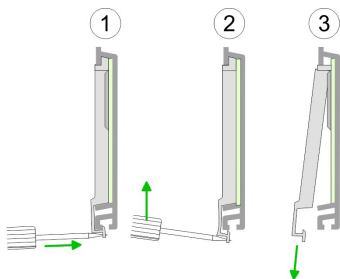


2. Verbinden Sie die Profilschiene über den Stehbolzen mit Ihrem Schutzleiter. Der Mindestquerschnitt der Leitung zum Schutzleiter beträgt hierbei 10mm<sup>2</sup>.

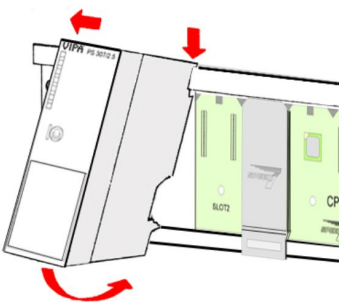




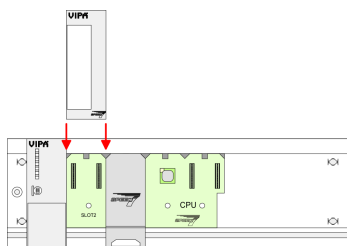
**Montage SPEED-Bus-Module**



1. ▶ Entfernen Sie mit einem geeigneten Schraubendreher die entsprechenden Schutzabdeckungen über den SPEED-Bus-Steckplätzen, indem Sie diese entriegeln und nach unten abziehen.  
Da es sich bei SPEED-Bus um einen parallelen Bus handelt, müssen nicht alle SPEED-Bus-Steckplätze hintereinander belegt sein. Lassen Sie bei einem nicht benutzten SPEED-Bus-Steckplatz die Abdeckung gesteckt.

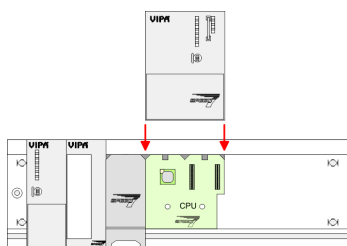


2. ▶ Bei Einsatz einer DC 24V-Spannungsversorgung hängen Sie diese an der gezeigten Position links vom SPEED-Bus auf der Profilschiene ein und schieben Sie diese nach links bis ca. 5mm vor den Erdungsbolzen der Profilschiene.
3. ▶ Schrauben Sie die Spannungsversorgung fest.



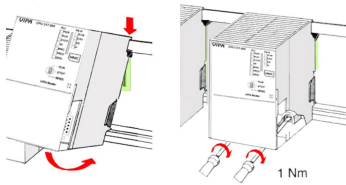
4. ▶ Zur Montage von SPEED-Bus-Modulen setzen Sie diese zwischen den dreieckigen Positionierhilfen an einem mit "SLOT ..." bezeichneten Steckplatz an und klappen sie diese nach unten.
5. ▶ Schrauben Sie die CPU fest.

**Montage CPU ohne Standard-Bus-Module**

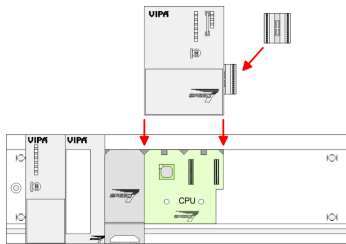


1. ▶ Soll die SPEED7-CPU ausschließlich am SPEED-Bus betrieben werden, setzen Sie diese wie gezeigt zwischen den beiden Positionierhilfen an dem mit "CPU SPEED7" bezeichneten Steckplatz an und klappen sie diese nach unten.

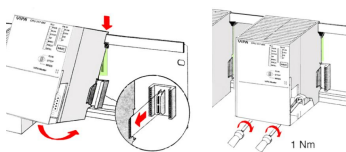
## Montage Standard-Bus



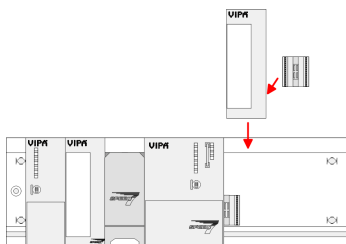
2. ➤ Schrauben Sie die CPU fest.

**Montage CPU mit Standard-Bus-Modulen**

1. ➤ Sollen auch Standard-Module gesteckt werden, nehmen Sie einen Busverbinder und stecken Sie ihn, wie gezeigt, von hinten an die CPU.



2. ➤ Setzen Sie die CPU zwischen den beiden Positionierhilfen an dem mit "CPU SPEED7" bezeichneten Steckplatz an und klappen sie diese nach unten. Schrauben Sie die CPU fest.

**Montage Standard-Bus-Module**

- Verfahren Sie auf die gleiche Weise mit Ihren Peripherie-Modulen, indem Sie jeweils einen Rückwandbus-Verbinder stecken, Ihr Modul rechts neben dem Vorgänger-Modul einhängen, dieses nach unten klappen, in den Rückwandbus-Verbinder des Vorgängermoduls einrasten lassen und das Modul festschrauben.

**VORSICHT!**

- Die Spannungsversorgungen sind vor dem Beginn von Installations- und Instandhaltungsarbeiten unbedingt freizuschalten, d.h. vor Arbeiten an einer Spannungsversorgung oder an der Zuleitung, ist die Spannungszuführung stromlos zu schalten (Stecker ziehen, bei Festanschluss ist die zugehörige Sicherung abzuschalten)!
- Anschluss und Änderungen dürfen nur durch ausgebildetes Elektro-Fachpersonal ausgeführt werden.

**3.4 Montage Standard-Bus****Allgemein**

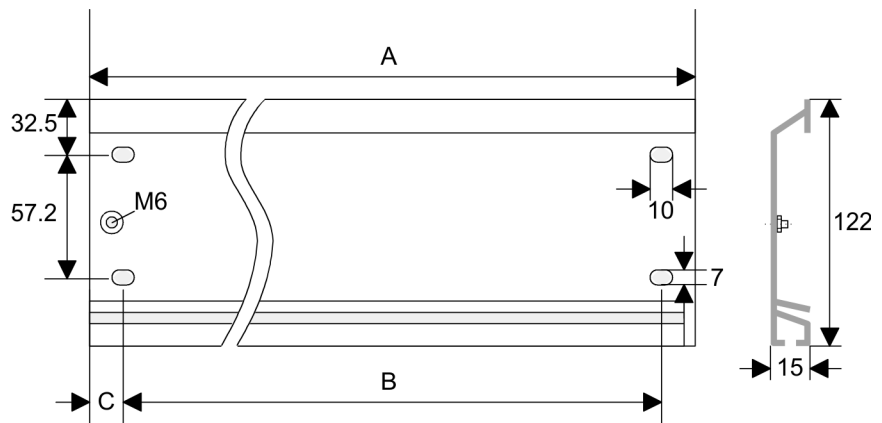
Die einzelnen Module werden direkt auf eine Profilschiene montiert und über den Rückwandbus-Verbinder verbunden. Vor der Montage ist der Rückwandbus-Verbinder von hinten an das Modul zu stecken. Die Rückwandbus-Verbinder sind im Lieferumfang der Peripherie-Module enthalten.

**Profilschiene**

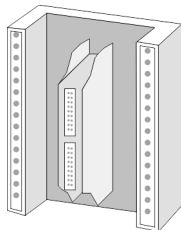
Bestellnummer	A	B	C
390-1AB60	160	140	10
390-1AE80	482	466	8,3
390-1AF30	530	500	15
390-1AJ30	830	800	15
390-9BC00*	2000	Bohrungen nur links	15

\*) Verpackungseinheit 10 Stück

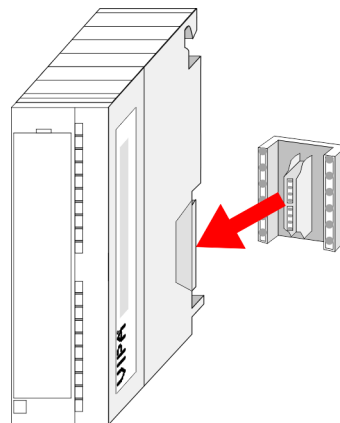
Maße in mm



**Busverbinder**



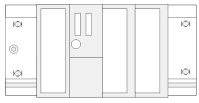
Für die Kommunikation der Module untereinander wird beim System 300S ein Rückwandbus-Verbinder eingesetzt. Die Rückwandbus-Verbinder sind im Lieferumfang der Peripherie-Module enthalten und werden vor der Montage von hinten an das Modul gesteckt.



## Verdrahtung

## Montagemöglichkeiten

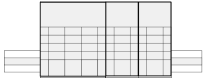
waagrechtlicher Aufbau



senkrechter Aufbau



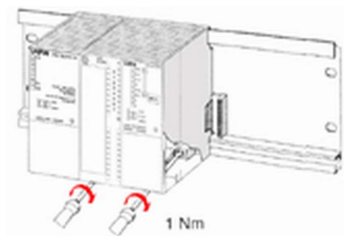
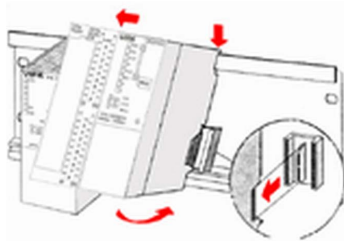
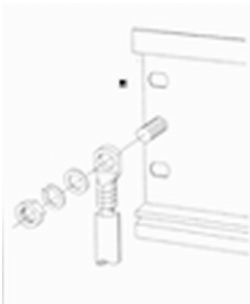
liegender Aufbau



Beachten Sie bitte die hierbei zulässigen Umgebungstemperaturen:

- waagrechtlicher Aufbau: von 0 bis 60°C
- senkrechter Aufbau: von 0 bis 40°C
- liegender Aufbau: von 0 bis 40°C

## Vorgehensweise



1. ▶ Verschrauben Sie die Profilschiene mit dem Untergrund (Schraubengröße: M6) so, dass mindestens 65mm Raum oberhalb und 40mm unterhalb der Profilschiene bleibt.
2. ▶ Achten Sie bei geerdetem Untergrund auf eine niederohmige Verbindung zwischen Profilschiene und Untergrund.
3. ▶ Verbinden Sie die Profilschiene mit dem Schutzleiter. Für diesen Zweck befindet sich auf der Profilschiene ein Stehbolzen mit M6-Gewinde.
4. ▶ Der Mindestquerschnitt der Leitung zum Schutzleiter muss 10mm<sup>2</sup> betragen.
5. ▶ Hängen Sie die Spannungsversorgung ein und schieben Sie diese nach links bis an den Erdungsbolzen der Profilschiene.
6. ▶ Schrauben Sie die Spannungsversorgung fest.
7. ▶ Nehmen Sie einen Rückwandbus-Verbinder und stecken Sie ihn wie gezeigt von hinten an die CPU.
8. ▶ Hängen Sie die CPU rechts von der Spannungsversorgung ein und schieben Sie diese bis an die Spannungsversorgung.
9. ▶ Klappen Sie die CPU nach unten und schrauben Sie die CPU wie gezeigt fest.
10. ▶ Verfahren Sie auf die gleiche Weise mit Ihren Peripherie-Modulen, indem Sie jeweils einen Rückwandbus-Verbinder stecken, Ihr Modul rechts neben dem Vorgänger-Modul einhängen, dieses nach unten klappen, in den Rückwandbus-Verbinder des Vorgängermoduls einrasten lassen und das Modul festschrauben.

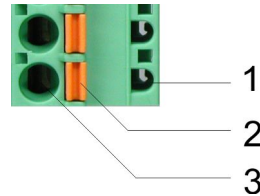
## 3.5 Verdrahtung

**VORSICHT!**

- Die Spannungsversorgungen sind vor dem Beginn von Installations- und Instandhaltungsarbeiten unbedingt freizuschalten, d.h. vor Arbeiten an einer Spannungsversorgung oder an der Zuleitung, ist die Spannungs-zuführung stromlos zu schalten (Stecker ziehen, bei Festanschluss ist die zugehörige Sicherung abzuschalten)!
- Anschluss und Änderungen dürfen nur durch ausgebildetes Elektro-Fachpersonal ausgeführt werden.

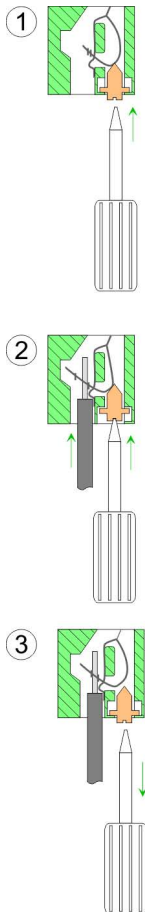
**Federklemmtechnik  
(grün)**

Zur Verdrahtung der Spannungsversorgung der CPU kommt eine grüne Anschlussklemme mit Federzugklemmtechnik zum Einsatz. Die Anschlussklemme ist als Stecker ausgeführt, der im verdrahteten Zustand vorsichtig abgezogen werden kann. Hier können Sie Drähte mit einem Querschnitt von 0,08mm<sup>2</sup> bis 2,5mm<sup>2</sup> anschließen. Hierbei dürfen sowohl flexible Litzen ohne Aderendhülse, als auch starre Leiter verwendet werden.

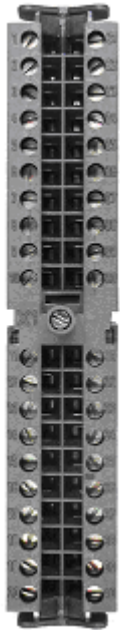


- 1 Prüfabgriff für 2mm Messspitze
- 2 Verriegelung (orange) für Schraubendreher
- 3 Runde Öffnung für Drähte

Die nebenstehende Abfolge stellt die Schritte der Verdrahtung in der Draufsicht dar.



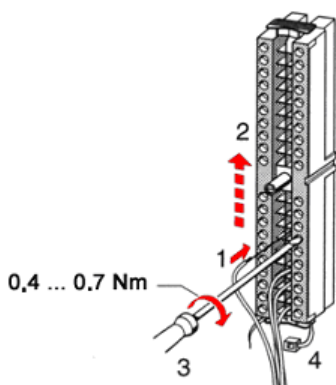
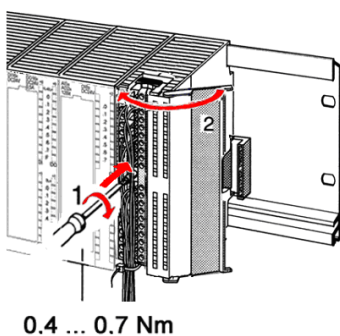
- 1. ➤ Zum Verdrahten drücken Sie mit einem geeigneten Schraubendreher, wie in der Abbildung gezeigt, die Verriegelung senkrecht nach innen und halten Sie den Schraubendreher in dieser Position.
- 2. ➤ Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von 0,08mm<sup>2</sup> bis 2,5mm<sup>2</sup> anschließen.
- 3. ➤ Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit dem Steckverbinder verbunden.

**Frontstecker der E/A-Peripherie**

40-polige Frontstecker Best.-Nr. 392-1AM00

**1.** Öffnen Sie die Frontklappe Ihres Ein-/Ausgabe-Moduls.**2.** Bringen Sie den Frontstecker in Verdrahtungsstellung.

Hierzu stecken Sie den Frontstecker auf das Modul, bis er einrastet. In dieser Stellung ragt der Frontstecker aus dem Modul heraus und hat noch keinen Kontakt.

**3.** Isolieren Sie Ihre Leitungen ab. Verwenden Sie ggf. Aderendhülsen.**4.** Beginnen Sie mit der Verdrahtung von unten nach oben, wenn Sie die Leitungen nach unten aus dem Modul herausführen möchten, bzw. von oben nach unten, wenn die Leitungen nach oben herausgeführt werden sollen.**5.** Schrauben Sie die Anschlusschrauben der nicht verdrahteten Schraubklemmen ebenfalls fest.**6.** Legen Sie den beigefügten Kabelbinder um den Leitungsstrang und den Frontstecker herum.**7.** Ziehen Sie den Kabelbinder für den Leitungsstrang fest.**8.** Schrauben Sie die Befestigungsschraube für den Frontstecker fest.**9.** Der Frontstecker ist nun elektrisch mit Ihrem Modul verbunden.**10.** Schließen Sie die Frontklappe.**11.** Füllen Sie den Beschriftungsstreifen zur Kennzeichnung der einzelnen Kanäle aus und schieben Sie den Streifen in die Frontklappe.**3.6 Aufbaurichtlinien****Allgemeines**

Die Aufbaurichtlinien enthalten Informationen über den störsicheren Aufbau eines SPS-Systems. Es werden die Wege beschrieben, wie Störungen in Ihre Steuerung gelangen können, wie die elektromagnetische Verträglichkeit (EMV) sicher gestellt werden kann und wie bei der Schirmung vorzugehen ist.

**Was bedeutet EMV?**

Unter Elektromagnetischer Verträglichkeit (EMV) versteht man die Fähigkeit eines elektrischen Gerätes, in einer vorgegebenen elektromagnetischen Umgebung fehlerfrei zu funktionieren, ohne vom Umfeld beeinflusst zu werden bzw. das Umfeld in unzulässiger Weise zu beeinflussen.

Die Komponenten von VIPA sind für den Einsatz in Industrieumgebungen entwickelt und erfüllen hohe Anforderungen an die EMV. Trotzdem sollten Sie vor der Installation der Komponenten eine EMV-Planung durchführen und mögliche Störquellen in die Betrachtung einbeziehen.

**Mögliche Störeinträge**

Elektromagnetische Störungen können sich auf unterschiedlichen Pfaden in Ihre Steuerung einkoppeln:

- Elektromagnetische Felder (HF-Einkopplung)
- Magnetische Felder mit energietechnischer Frequenz
- Bus-System
- Stromversorgung
- Schutzleiter

Je nach Ausbreitungsmedium (leitungsgebunden oder -ungebunden) und Entfernung zur Störquelle gelangen Störungen über unterschiedliche Kopplungsmechanismen in Ihre Steuerung.

Man unterscheidet:

- galvanische Kopplung
- kapazitive Kopplung
- induktive Kopplung
- Strahlungskopplung

**Grundregeln zur Sicherstellung der EMV**

Häufig genügt zur Sicherstellung der EMV das Einhalten einiger elementarer Regeln. Beachten Sie beim Aufbau der Steuerung deshalb die folgenden Grundregeln.

- Achten Sie bei der Montage Ihrer Komponenten auf eine gut ausgeführte flächenhafte Massung der inaktiven Metallteile.
  - Stellen Sie eine zentrale Verbindung zwischen der Masse und dem Erde/Schutzleitersystem her.
  - Verbinden Sie alle inaktiven Metallteile großflächig und impedanzarm.
  - Verwenden Sie nach Möglichkeit keine Aluminiumteile. Aluminium oxidiert leicht und ist für die Massung deshalb weniger gut geeignet.
- Achten Sie bei der Verdrahtung auf eine ordnungsgemäße Leitungsführung.
  - Teilen Sie die Verkabelung in Leitungsgruppen ein. (Starkstrom, Stromversorgungs-, Signal- und Datenleitungen).
  - Verlegen Sie Starkstromleitungen und Signal- bzw. Datenleitungen immer in getrennten Kanälen oder Bündeln.
  - Führen Sie Signal- und Datenleitungen möglichst eng an Masseflächen (z.B. Tragholme, Metallschienen, Schrankbleche).



- Achten sie auf die einwandfreie Befestigung der Leitungsschirme.
  - Datenleitungen sind geschirmt zu verlegen.
  - Analogleitungen sind geschirmt zu verlegen. Bei der Übertragung von Signalen mit kleinen Amplituden kann das einseitige Auflegen des Schirms vorteilhaft sein.
  - Legen Sie die Leitungsschirme direkt nach dem Schrankeintritt großflächig auf eine Schirm-/Schutzleiterschiene auf, und befestigen Sie die Schirme mit Kabelschellen.
  - Achten Sie darauf, dass die Schirm-/Schutzleiterschiene impedanzarm mit dem Schrank verbunden ist.
  - Verwenden Sie für geschirmte Datenleitungen metallische oder metallisierte Steckergehäuse.
- Setzen Sie in besonderen Anwendungsfällen spezielle EMV-Maßnahmen ein.
  - Erwägen Sie bei Induktivitäten den Einsatz von Löschgliedern.
  - Beachten Sie, dass bei Einsatz von Leuchtstofflampen sich diese negativ auf Signalleitungen auswirken können.
- Schaffen Sie ein einheitliches Bezugspotenzial und erden Sie nach Möglichkeit alle elektrischen Betriebsmittel.
  - Achten Sie auf den gezielten Einsatz der Erdungsmaßnahmen. Das Erden der Steuerung dient als Schutz- und Funktionsmaßnahme.
  - Verbinden Sie Anlagenteile und Schränke mit Ihrer SPS sternförmig mit dem Erde/Schutzleitersystem. Sie vermeiden so die Bildung von Erdschleifen.
  - Verlegen Sie bei Potentialdifferenzen zwischen Anlagenteilen und Schränken ausreichend dimensionierte Potentialausgleichsleitungen.

## Schirmung von Leitungen

Elektrische, magnetische oder elektromagnetische Störfelder werden durch eine Schirmung geschwächt; man spricht hier von einer Dämpfung. Über die mit dem Gehäuse leitend verbundene Schirmschiene werden Störströme auf Kabelschirme zur Erde hin abgeleitet. Hierbei ist darauf zu achten, dass die Verbindung zum Schutzleiter impedanzarm ist, da sonst die Störströme selbst zur Störquelle werden.

Bei der Schirmung von Leitungen ist folgendes zu beachten:

- Verwenden Sie möglichst nur Leitungen mit Schirmgeflecht.
- Die Deckungsdichte des Schirmes sollte mehr als 80% betragen.
- In der Regel sollten Sie die Schirme von Leitungen immer beidseitig auflegen. Nur durch den beidseitigen Anschluss der Schirme erreichen Sie eine gute Störunterdrückung im höheren Frequenzbereich. Nur im Ausnahmefall kann der Schirm auch einseitig aufgelegt werden. Dann erreichen Sie jedoch nur eine Dämpfung der niedrigen Frequenzen. Eine einseitige Schirmanbindung kann günstiger sein, wenn:
  - die Verlegung einer Potentialausgleichsleitung nicht durchgeführt werden kann.
  - Analogsignale (einige mV bzw.  $\mu\text{A}$ ) übertragen werden.
  - Folienschirme (statische Schirme) verwendet werden.
- Benutzen Sie bei Datenleitungen für serielle Kopplungen immer metallische oder metallisierte Stecker. Befestigen Sie den Schirm der Datenleitung am Steckergehäuse. Schirm nicht auf den PIN 1 der Steckerleiste auflegen!
- Bei stationärem Betrieb ist es empfehlenswert, das geschirmte Kabel unterbrechungsfrei abzuisolieren und auf die Schirm-/Schutzleiterschiene aufzulegen.



- Benutzen Sie zur Befestigung der Schirmgeflechte Kabelschellen aus Metall. Die Schellen müssen den Schirm großflächig umschließen und guten Kontakt ausüben.
- Legen Sie den Schirm direkt nach Eintritt der Leitung in den Schrank auf eine Schirmschiene auf. Führen Sie den Schirm bis zu Ihrer SPS weiter, legen Sie ihn dort jedoch nicht erneut auf!

**VORSICHT!****Bitte bei der Montage beachten!**

Bei Potentialdifferenzen zwischen den Erdungspunkten kann über den beidseitig angeschlossenen Schirm ein Ausgleichsstrom fließen.

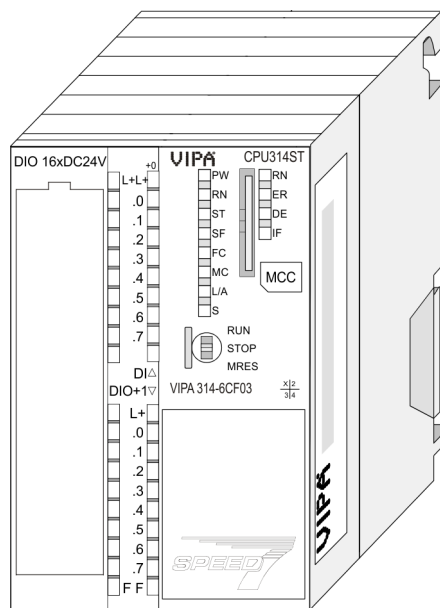
Abhilfe: Potentialausgleichsleitung.

## 4 Hardwarebeschreibung

### 4.1 Leistungsmerkmale

#### CPU 314-6CF03

- SPEED7-Technologie und SPEED-Bus integriert
- 512kByte Arbeitsspeicher integriert (256kByte Code, 256kByte Daten)
- Arbeitsspeicher erweiterbar bis max. 2MByte (1MByte Code, 1MByte Daten)
- 2MByte Ladespeicher
- PROFIBUS-DP-Master integriert (DP-V0, DP-V1)
- RS485-Schnittstelle konfigurierbar für PROFIBUS-DP-Master bzw. PtP-Kommunikation
- Ethernet-PG/OP-Schnittstelle integriert
- MPI-Schnittstelle
- MCC-Slot für externe Speichermedien und Speichererweiterung (verriegelbar)
- Status-LEDs für Betriebszustand und Diagnose
- Echtzeituhr akkugepuffert
- Schnelle digitale E/As: DI 8xDC24V / DIO 8xDC 24V, 0.5A
- Analoge E/As: AI 4x12Bit / AO 2x12Bit / AI 1xPt100
- 4 Zähler (100kHz)
- E/A-Adressbereich digital/analog 8191Byte
- 512 Zeiten
- 512 Zähler
- 8192 Merker-Byte



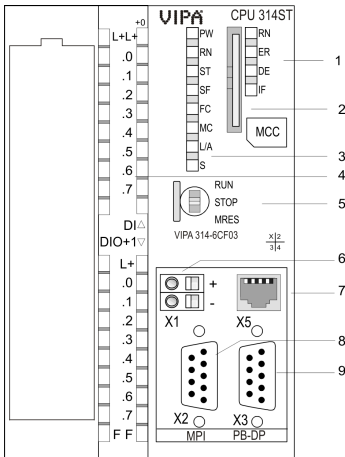
#### Bestelldaten

Typ	Bestellnummer	Beschreibung
314ST/DPM	314-6CF03	SPEED-Bus, MPI-Interface, Karten-Slot, Echtzeituhr, Ethernet-Interface für PG/OP, PROFIBUS-DP-Master, DI 8xDC24V / DIO 8xDC 24V, 0,5A, AI 4x12Bit / AO 2x12Bit / AI 1xPt100, 4 Zähler

## 4.2 Aufbau

### 4.2.1 Allgemein

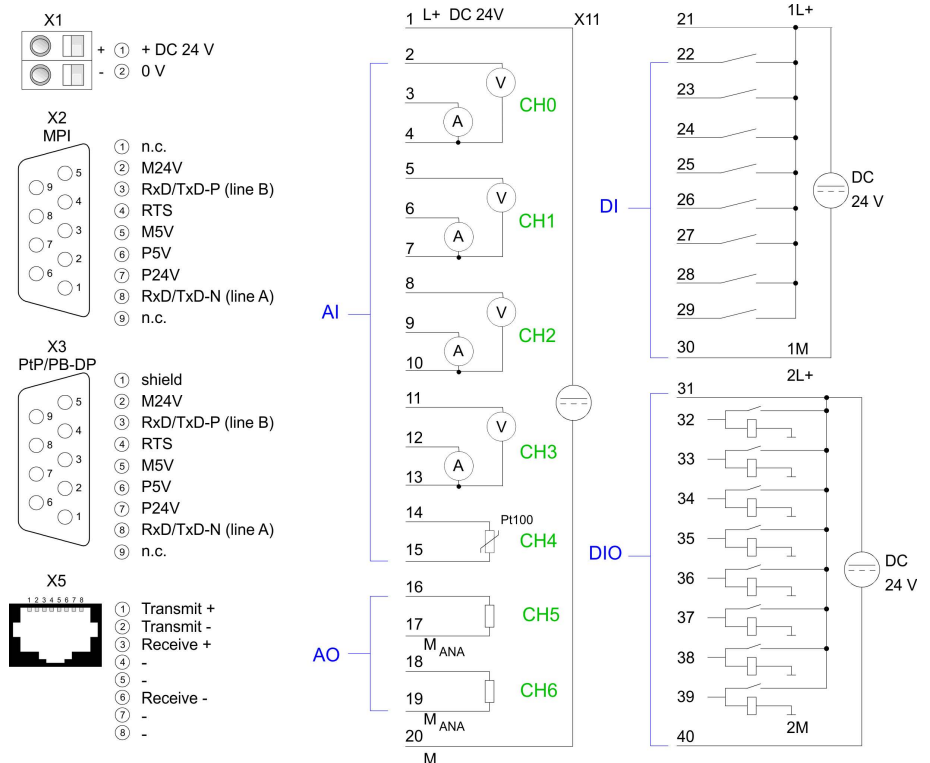
#### CPU 314-6CF03



- 1 LEDs des integrierten PROFIBUS-DP-Masters
- 2 Steckplatz für Speichermedien (verriegelbar)
- 3 LEDs des CPU-Teils
- 4 LEDs des E/A-Teils
- 5 Betriebsarten-Schalter CPU
- 6 Anschluss für DC 24V Spannungsversorgung
- 7 Twisted Pair Schnittstelle für Ethernet-PG/OP-Kanal
- 8 MPI-Schnittstelle
- 9 PROFIBUS-DP/PtP-Schnittstelle

**Komponenten 6 - 9 befinden sich unter der Frontklappe!**

### 4.2.2 Schnittstellen



#### Spannungsversorgung X1

Die CPU besitzt ein eingebautes Netzteil:

- Das Netzteil ist mit DC 24V zu versorgen. Hierzu dient der DC 24V Anschluss, der sich unter der Frontklappe befindet.
- Mit der Versorgungsspannung werden neben der CPU-Elektronik auch die angeschlossenen Module über den Rückwandbus versorgt.
- Das Netzteil ist gegen Verpolung und Überstrom geschützt.
- Die interne Elektronik ist galvanisch an die Versorgungsspannung gebunden.



*Jede SPEED-Bus-Schiene besitzt eine Steckmöglichkeit für eine externe Spannungsversorgung. Der Einsatz dieser externen Spannungsversorgung an der CPU 314-6CF03 ist nicht zulässig!*

## X2: MPI-Schnittstelle

*9polige SubD-Buchse:*

- Die MPI-Schnittstelle dient zur Verbindung zwischen Programmiergerät und CPU.
- Hierüber erfolgt beispielsweise die Projektierung und Programmierung.
- MPI dient zur Kommunikation zwischen mehreren CPUs oder zwischen HMI's und CPU.
- Standardmäßig ist die MPI-Adresse 2 eingestellt.

## X5: Ethernet-PG/OP-Kanal

*8polige RJ45-Buchse:*

- Die RJ45-Buchse dient als Schnittstelle zum Ethernet-PG/OP-Kanal.
- Mittels dieser Schnittstelle können Sie Ihre CPU programmieren bzw. fernwarten und auf die integrierte Web-Seite zugreifen.
- Projektierbare Verbindungen sind nicht möglich.
- Damit Sie online auf den Ethernet-PG/OP-Kanal zugreifen können, müssen Sie diesem IP-Adress-Parameter zuweisen.

## X3: PROFIBUS/PtP-Schnittstelle mit projektierbarer Funktionalität

*9polige SubD-Buchse:*

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Umräumen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie folgende Funktionalitäten für diese Schnittstelle aktivieren:

- PROFIBUS-DP-Master-Betrieb
  - Projektierung erfolgt über das PROFIBUS-Submodul X1 (MPI/DP) der CPU mit *"Betriebsart"* Master in der Hardware-Konfiguration.
- PROFIBUS-DP-Slave-Betrieb
  - Projektierung erfolgt über das PROFIBUS-Submodul X1 (MPI/DP) der CPU mit *"Betriebsart"* Slave in der Hardware-Konfiguration.
- PtP-Funktionalität
  - Mit der Funktionalität PtP ermöglicht die RS485-Schnittstelle eine serielle Punkt-zu-Punkt-Prozessanbindung zu verschiedenen Ziel- oder Quell-Systemen.
  - Unterstützt werden die Protokolle ASCII, STX/ETX, 3964R, USS und Modbus-Master (ASCII, RTU).
  - Die Aktivierung der PtP-Funktionalität erfolgt durch Einbindung der SPEEDBUS.GSD von VIPA im Hardwarekatalog. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und hier auch die Schnittstelle auf PtP-Kommunikation umschalten.

### 4.2.3 Speichermanagement

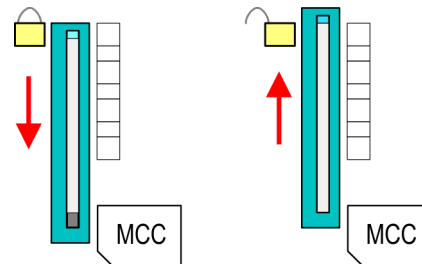
#### Speicher

Die CPU hat einen Speicher integriert. Angaben über die Speicherkapazität finden Sie auf der Frontseite Ihrer CPU. Der Speicher gliedert sich in folgende Teile:

- Ladespeicher 2MByte
- Codespeicher (50% des Arbeitsspeichers)
- Datenspeicher (50% des Arbeitsspeichers)
- Arbeitsspeicher 512kByte
  - Sie haben die Möglichkeit den Arbeitsspeicher mittels einer MCC Speichererweiterungskarte bis zur maximal aufgedruckten Kapazität 2MByte zu erweitern.

### 4.2.4 Steckplatz für Speichermedien

- Über diesen Steckplatz können Sie eine MMC (**M**ultimedia **C**ard) als externes Speichermedium für Programme und Firmware stecken.
- Die VIPA-Speicherkarten sind mit dem PC-Format FAT vorformatiert und können mit einem Kartenlesegerät beschrieben werden.
- Nach PowerON bzw. nach Umrösten überprüft die CPU, ob eine Speicherkarte gesteckt ist und sich hier für die CPU gültige Daten befinden.
- Schieben Sie ihr Speichermedium in den Steckplatz, bis dieses geführt durch eine Federmechanik einrastet. Dies gewährleistet eine sichere Kontaktierung.
- Mit der Schiebemechanik können Sie durch Schieben nach unten ein gestecktes Speichermedium gegen Herausfallen sichern.
- Zum Entnehmen schieben Sie die Schiebemechanik wieder nach oben und drücken Sie das Speichermedium gegen den Federdruck nach innen, bis dieses mit einem Klick entriegelt wird.



#### VORSICHT!

Sofern das Speichermedium schon durch die Federmechanik entriegelt wurde, kann dieses bei Betätigung der Schiebemechanik herauspringen!

### 4.2.5 Batteriepufferung für Uhr und RAM

Die CPU besitzt einen internen Akku, der zur Sicherung des RAMs bei Stromausfall dient. Zusätzlich wird die interne Uhr über den Akku gepuffert. Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für max. 30 Tage.



- Bitte schließen Sie die CPU mindestens für 24 Stunden an die Spannungsversorgung an, damit der interne Akku entsprechend geladen wird.
- Bitte beachten Sie, dass bei wiederholten Teilladezyklen (Laden/Puffern) sich die Pufferzeit fortlaufend reduzieren kann. Nur nach einer Ladezeit von 24 Stunden ist eine Pufferung für max. 30 Tage möglich.



**VORSICHT!**

- Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch. Der BAT-Fehler hat keinen Einfluss auf den Ladevorgang.
- Den BAT-Fehler können Sie wieder löschen, wenn einmalig beim Power-Cycle zwischen dem Aus- und Einschalten der Versorgungsspannung mindestens 30sec. liegen und der Akku der CPU voll geladen ist. Ansonsten bleibt bei einem kurzen Power-Cycle der BAT-Fehler bestehen und die CPU wird urlöscht.

**4.2.6 Betriebsartenschalter**



- Mit dem Betriebsartenschalter können Sie bei der CPU zwischen den Betriebsarten STOP und RUN wählen.
- Beim Übergang vom Betriebszustand STOP nach RUN durchläuft die CPU den Betriebszustand ANLAUF.
- Mit der Tasterstellung MRES (Memory Reset) fordern Sie das Urlöschen an mit anschließendem Laden von Speicherkarte, sofern dort ein Projekt hinterlegt ist.

**4.2.7 LEDs**

**LEDs CPU**

Sobald die CPU intern mit 5V versorgt wird, leuchtet die grüne PW-LED (Power).

RN (RUN)	ST (STOP)	SF (SFAIL)	FC (FRCE)	MC (MMC)	Bedeutung
grün 	gelb 	rot 	gelb 	gelb 	
Bootvorgang nach NetzEIN					
●	BB*	●	●	●	* Blinken mit 10Hz: Firmware wird geladen.
●	●	●	●	●	Initialisierung: Phase 1
●	●	●	●	○	Initialisierung: Phase 2
●	●	●	○	○	Initialisierung: Phase 3
○	●	●	○	○	Initialisierung: Phase 4

RN (RUN)	ST (STOP)	SF (SFAIL)	FC (FRCE)	MC (MMC)	Bedeutung
<b>Betrieb</b>					
○	●	X	X	X	CPU befindet sich im Zustand STOP.
BB	○	X	X	X	CPU befindet sich im Zustand Anlauf. Solange der OB100 durchlaufen wird, blinkt die RUN-LED, mindestens für 3s.
●	○	○	X	X	CPU befindet sich ohne Fehler im Zustand RUN.
X	X	●	X	X	Es liegt ein Systemfehler vor. Nähere Informationen hierzu finden Sie im Diagnosepuffer der CPU.
X	X	X	●	X	Variablen sind geforced (fixiert).
X	X	X	X	●	Zugriff auf Speicherkarte.
X	BB*	○	○	○	* Blinken mit 10Hz: Konfiguration wird geladen.
<b>Urlöschen</b>					
○	BB	X	X	X	Urlöschen wird angefordert.
○	BB*	X	X	X	* Blinken mit 5Hz: Urlöschen wird durchgeführt.
<b>Rücksetzen auf Werkseinstellung</b>					
●	●	○	○	○	Rücksetzen auf Werkseinstellung wird durchgeführt.
○	●	●	●	●	Rücksetzen auf Werkseinstellung war erfolgreich.
<b>Firmwareupdate</b>					
○	●	BB	BB	●	Das abwechselnde Blinken zeigt an, dass neue Firmware auf der Speicherkarte vorhanden ist.
○	○	BB	BB	●	Das abwechselnde Blinken zeigt an, dass ein Firmwareupdate durchgeführt wird.
○	●	●	●	●	Firmwareupdate wurde fehlerfrei durchgeführt.
○	BB*	BB*	BB*	BB*	* Blinken mit 10Hz: Fehler bei Firmwareupdate.

an: ● | aus: ○ | blinkend (2Hz): BB | nicht relevant: X

#### LEDs Ethernet-PG/OP-Kanal L/A, S




Die grüne L/A-LED (Link/Activity) zeigt an, dass der Ethernet-PG/OP-Kanal physikalisch mit Ethernet verbunden ist. Unregelmäßiges Blinken der L/A-LED zeigt Kommunikation des Ethernet-PG/OP-Kanals über Ethernet an.

Leuchtet die grüne S-LED (Speed), so hat der Ethernet-PG/OP-Kanal eine Übertragungsrate von 100MBit/s ansonsten 10MBit/s.

**LEDs PROFIBUS/PtP-Schnittstelle X3**





Abhängig von der Betriebsart geben die LEDs nach folgendem Schema Auskunft über den Betriebszustand des PROFIBUS-Teils:

**Master-Betrieb**

RN (RUN)	ER (ERR)	DE	IF	Bedeutung
grün	rot 	grün 	rot 	
○	○	○	○	Master hat keine Projektierung, d.h. die Schnittstelle ist deaktiviert bzw. PtP ist aktiv.
●	○	○	○	Master hat Busparameter und befindet sich im RUN ohne Slaves.
●	○	BB	○	Master befindet sich im "clear"-Zustand (sicherer Zustand). Die Eingänge der Slaves können gelesen werden. Die Ausgänge sind gesperrt.
●	○	●	○	Master befindet sich im "operate"-Zustand, d.h. er tauscht Daten mit den Slaves aus. Ausgänge können angesprochen werden.
●	●	●	○	CPU ist im Zustand RUN, es fehlt mindestens 1 Slave.
●	●	BB	○	CPU ist im Zustand STOP, es fehlt mindestens 1 Slave.
○	○	○	●	Initialisierungsfehler bei fehlerhafter Parametrierung.
○	●	○	●	Wartezustand auf Start-Kommando von der CPU.

an: ● | aus: ○ | blinkend (2Hz): BB

**Slave-Betrieb**

RN (RUN)	ER (ERR)	DE	IF	Bedeutung
grün 	rot 	grün 	rot 	
○	○	○	○	Slave hat keine Projektierung bzw. PtP ist aktiv.
BB	○	○	○	Slave ist ohne Master.
BB*	○	BB*	○	* Abwechselndes Blinken bei Projektierungsfehler (configuration fault).
●	○	●	○	Slave tauscht Daten mit dem Master aus.

an: ● | aus: ○ | blinkend (2Hz): BB

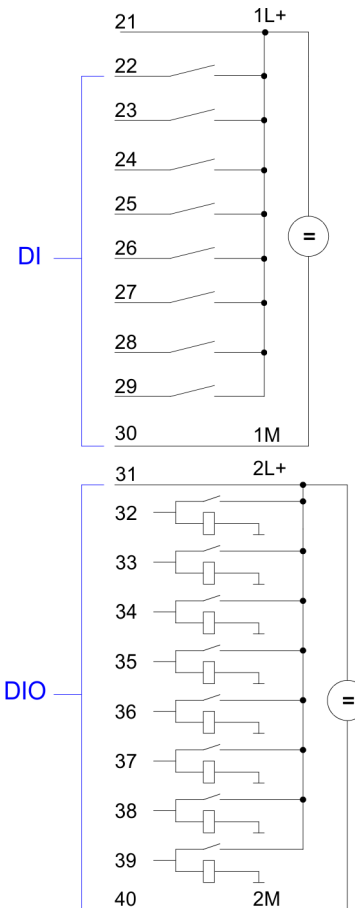
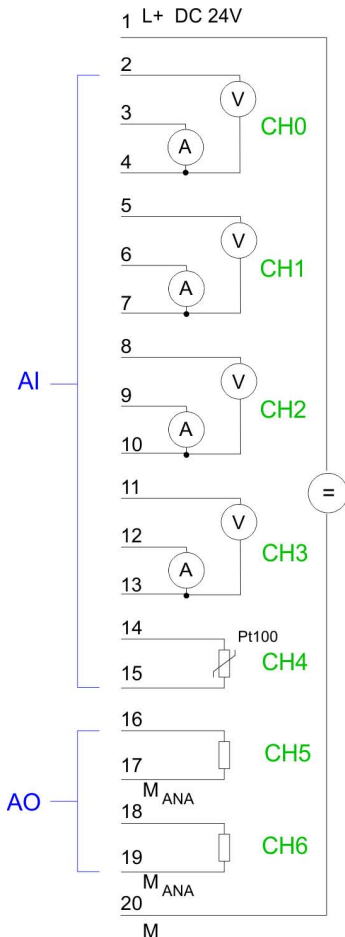


### 4.2.8 Ein-/Ausgabe-Bereiche CPU 314-6CF03

#### Übersicht CPU 314-6CF03

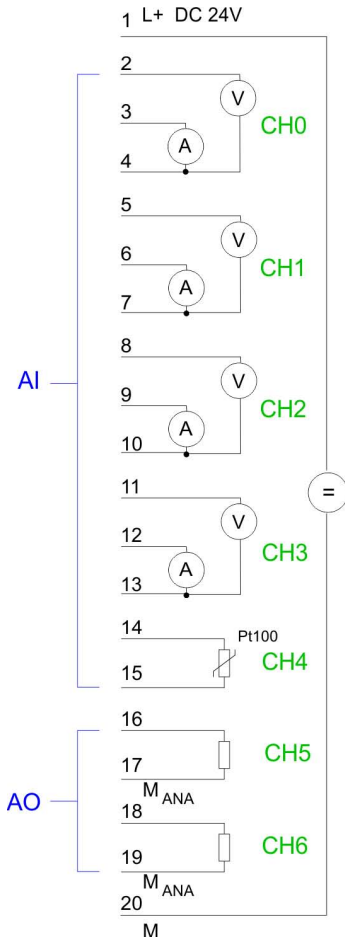
Bei der CPU 314-6CF03 sind folgende analoge und digitale Ein-/Ausgabe-Kanäle in einem Gehäuse untergebracht:

- Analoge Eingabe: 4x12Bit, 1xPt100
- Analoge Ausgabe: 2x12Bit
- Digitale Eingabe: 8xDC 24V, alarmfähig, 4 Zähler
- Digitale Ein-/Ausgabe: 8xDC 24V, 0,5A



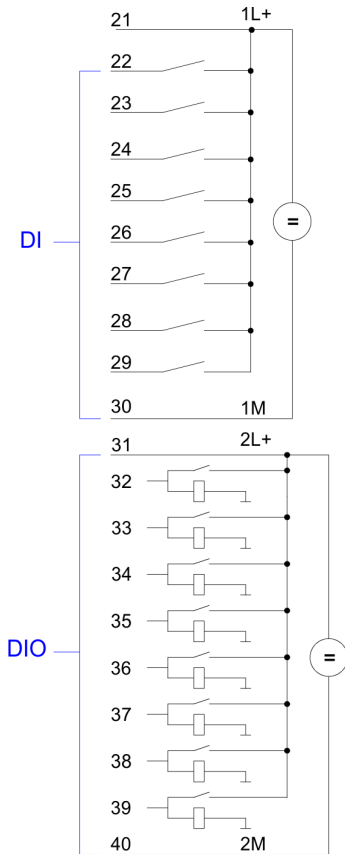
#### VORSICHT!

Bitte beachten Sie, dass die an einem Ausgabe-Kanal anliegende Spannung immer  $\leq$  der über L+ anliegenden Versorgungsspannung ist. Weiter ist zu beachten, dass aufgrund der Parallelschaltung von Ein- und Ausgabe-Kanal je Gruppe ein gesetzter Ausgang über ein anliegendes Eingangssignal versorgt werden kann. Auch bei ausgeschalteter Versorgungsspannung und anliegendem Eingangssignal bleibt so ein gesetzter Ausgang aktiv. Bei Nichtbeachtung kann dies zur Zerstörung des Moduls führen.



**CPU 314-6CF03: Analoger Bereich Steckerbelegung und Status-anzeige**

Pin	Belegung	LEDs	Beschreibung	
1	Spannungsversorgung DC 24V AIO		<b>1L+</b> LED (grün) Versorgungsspannung liegt an	
2	Spannungsmessung Kanal 0		<b>F</b> LED (rot) Sammelmeldung Fehler	
3	Strommessung Kanal 0			
4	Masse Kanal 0			
5	Spannungsmessung Kanal 1			
6	Strommessung Kanal 1			
7	Masse Kanal 1			
8	Spannungsmessung Kanal 2			
9	Strommessung Kanal 2			
10	Masse Kanal 2			
11	Spannungsmessung Kanal 3			
12	Strommessung Kanal 3			
13	Masse Kanal 3			
14	Pt 100 Kanal 4			
15	Pt 100 Kanal 4			
16	Ausgabe + Kanal 5			
17	Masse Ausgabe Kanal 5			
18	Ausgabe + Kanal 6			
19	Masse Ausgabe Kanal 6			
20	Masse Spannungsversorgung AIO			



**CPU 314-6CF03: Digitaler Bereich Steckerbelegung und Statusanzeige**

Pin	Belegung	LEDs	Beschreibung
1	Versorgungsspannung +DC 24V DI		<i>DI:</i> <b>.0 ... .7</b> LED (grün) E+0.0 bis E+0.7 ab ca. 15V wird das Signal "1" am Eingang erkannt und die entsprechende LED angesteuert
2	E+0.0 / Zähler 0(A)		<i>DIO:</i> <b>2L+</b> LED (grün) Versorgungsspannung für DIO liegt an
3	E+0.1 / Zähler 0(B)		<b>.0 ... .7</b> LED (grün)
4	E+0.2 / Gate0/Latch0/Reset0		
5	E+0.3 / Zähler 1(A)		
6	E+0.4 / Zähler 1(B)		
7	E+0.5 / Gate1/Latch1/Reset1		
8	E+0.6 / Zähler 2(A)		
9	E+0.7 / Zähler 2(B)		
10	Masse DI		
11	Versorgungsspannung +DC 24V DIO		
12	E/A+1.0 / Gate2/Latch2/Reset2		
13	E/A+1.1 / Zähler 3(A)		
14	E/A+1.2 / Zähler 3(B)		
15	E/A+1.3 / Gate3/Latch3/Reset3		
16	E/A+1.4 / OUT0/Latch0/Reset0		
17	E/A+1.5 / OUT1/Latch1/Reset1		
18	E/A+1.6 / OUT2/Latch2/Reset2		
19	E/A+1.7 / OUT3/Latch3/Reset3		
20	Masse DIO		<b>F</b> LED (rot) Fehler bei Überlast oder Kurzschluss

**4.3 Technische Daten**

Artikelnr.	314-6CF03
Bezeichnung	CPU 314ST/DPM
SPEED-Bus	✓
<b>Technische Daten Stromversorgung</b>	
Versorgungsspannung (Nennwert)	DC 24 V
Versorgungsspannung (zulässiger Bereich)	DC 20,4...28,8 V
Verpolschutz	✓
Stromaufnahme (im Leerlauf)	300 mA
Stromaufnahme (Nennwert)	1 A
Einschaltstrom	5 A

## Technische Daten

Artikelnr.	314-6CF03
I <sup>2</sup> t	0,5 A <sup>2</sup> s
max. Stromabgabe am Rückwandbus	2,5 A
max. Stromabgabe Lastversorgung	-
Verlustleistung	14 W
<b>Technische Daten digitale Eingänge</b>	
Anzahl Eingänge	8
Leitungslänge geschirmt	1000 m
Leitungslänge ungeschirmt	600 m
Lastnennspannung	DC 24 V
Verpolschutz der Lastnennspannung	✓
Stromaufnahme aus Lastspannung L+ (ohne Last)	70 mA
Nennwert	DC 24 V
Eingangsspannung für Signal "0"	DC 0...5 V
Eingangsspannung für Signal "1"	DC 15...28,8 V
Eingangsspannung Hysterese	-
Frequenzbereich	-
Eingangswiderstand	-
Eingangsstrom für Signal "1"	6 mA
Anschluss von 2-Draht-BERO möglich	✓
max. zulässiger BERO-Ruhestrom	1,5 mA
Eingangsverzögerung von "0" nach "1"	parametrierbar 2,56µs - 40ms
Eingangsverzögerung von "1" nach "0"	parametrierbar 2,56µs - 40ms
Anzahl gleichzeitig nutzbarer Eingänge waagrechter Aufbau	8
Anzahl gleichzeitig nutzbarer Eingänge senkrechter Aufbau	8
Eingangskennlinie	IEC 61131-2, Typ 1
Eingangsdatengröße	34 Byte
<b>Technische Daten digitale Ausgänge</b>	
Anzahl Ausgänge	8
Leitungslänge geschirmt	1000 m
Leitungslänge ungeschirmt	600 m
Lastnennspannung	DC 24 V
Verpolschutz der Lastnennspannung	-
Stromaufnahme aus Lastspannung L+ (ohne Last)	30 mA

Artikelnr.	314-6CF03
Summenstrom je Gruppe, waagrechter Aufbau, 40°C	4 A
Summenstrom je Gruppe, waagrechter Aufbau, 60°C	3 A
Summenstrom je Gruppe, senkrechter Aufbau	3 A
Ausgangsspannung "1"-Signal bei minimalem Strom	L+ (-0,8 V)
Ausgangsspannung "1"-Signal bei maximalem Strom	L+ (-0,8 V)
Ausgangsstrom bei "1"-Signal, Nennwert	0,5 A
Ausgangsstrom, zulässiger Bereich bis 40°C	5 mA bis 0,6 A
Ausgangsstrom, zulässiger Bereich bis 60°C	5 mA bis 0,6 A
Ausgangsstrom bei "0"-Signal (Reststrom) max.	100 µA
Ausgangsverzögerung von "0" nach "1"	100 µs
Ausgangsverzögerung von "1" nach "0"	100 µs
Mindestlaststrom	-
Lampenlast	5 W
Parallelschalten von Ausgängen zur redundanten Ansteuerung	möglich
Parallelschalten von Ausgängen zur Leistungserhöhung	nicht möglich
Ansteuern eines Digitaleingangs	✓
Schaltfrequenz bei ohmscher Last	max. 2,5 kHz
Schaltfrequenz bei induktiver Last	max. 0,5 Hz
Schaltfrequenz bei Lampenlast	max. 2,5 kHz
Begrenzung (intern) der induktiven Abschaltspannung	L+ (-52 V)
Kurzschlusschutz des Ausgangs	ja, elektronisch
Ansprechschwelle des Schutzes	1 A
Anzahl Schaltspiele der Relaisausgänge	-
Schaltvermögen der Relaiskontakte	-
Ausgangsdatengröße	18 Byte
<b>Technische Daten Analoge Eingänge</b>	
Anzahl Eingänge	5
Leitungslänge geschirmt	200 m
Lastnennspannung	DC 24 V
Verpolschutz der Lastnennspannung	✓
Stromaufnahme aus Lastspannung L+ (ohne Last)	85 mA

## Technische Daten

Artikelnr.	314-6CF03
Spannungseingänge	✓
min. Eingangswiderstand im Spannungsbereich	120 kΩ
Eingangsspannungsbereiche	-10 V ... +10 V 0 V ... +10 V
Gebrauchsfehlergrenze Spannungsbereiche	+/-0,3%
Gebrauchsfehlergrenze Spannungsbereiche mit SFU	-
Grundfehlergrenze Spannungsbereiche	+/-0,3%
Grundfehlergrenze Spannungsbereiche mit SFU	-
Zerstörgrenze Spannung	max. 15V
Stromeingänge	✓
max. Eingangswiderstand im Strombereich	85 Ω
Eingangsstrombereiche	-20 mA ... +20 mA 0 mA ... +20 mA +4 mA ... +20 mA
Gebrauchsfehlergrenze Strombereiche	+/-0,3%
Gebrauchsfehlergrenze Strombereiche mit SFU	-
Grundfehlergrenze Strombereiche	+/-0,2%
Grundfehlergrenze Strombereiche mit SFU	-
Zerstörgrenze Stromeingänge (Strom)	max. 50mA
Zerstörgrenze Stromeingänge (Spannung)	max. 15V
Widerstandseingänge	✓
Widerstandsbereiche	0 ... 600 Ohm
Gebrauchsfehlergrenze Widerstandsbereiche	+/-0,4%
Gebrauchsfehlergrenze Widerstandsbereiche mit SFU	-
Grundfehlergrenze Widerstandsbereiche	+/-0,2%
Grundfehlergrenze Widerstandsbereiche mit SFU	-
Zerstörgrenze Widerstandseingänge	max. 15V
Widerstandsthermometereingänge	✓
Widerstandsthermometerbereiche	Pt100 Pt1000 Ni100 Ni1000
Gebrauchsfehlergrenze Widerstandsthermometerbereiche	+/-0,6%

Artikelnr.	314-6CF03
Gebrauchsfehlergrenze Widerstandsthermometerbereiche mit SFU	-
Grundfehlergrenze Widerstandsthermometerbereiche	+/-0,4%
Grundfehlergrenze Widerstandsthermometerbereiche mit SFU	-
Zerstörgrenze Widerstandsthermometereingänge	max. 15V
Thermoelementeingänge	-
Thermoelementbereiche	-
Gebrauchsfehlergrenze Thermoelementbereiche	-
Gebrauchsfehlergrenze Thermoelementbereiche mit SFU	-
Grundfehlergrenze Thermoelementbereiche	-
Grundfehlergrenze Thermoelementbereiche mit SFU	-
Zerstörgrenze Thermoelementeingänge	-
Temperaturkompensation parametrierbar	-
Temperaturkompensation extern	-
Temperaturkompensation intern	-
Technische Einheit der Temperaturmessung	°C
Auflösung in Bit	12
Messprinzip	Sigma-Delta
Grundwandlungszeit	6 ms
Störspannungsunterdrückung für Frequenz	80 dB
Eingangsdatengröße	10 Byte
<b>Technische Daten Analoge Ausgänge</b>	
Anzahl Ausgänge	2
Leitungslänge geschirmt	200 m
Lastnennspannung	DC 24 V
Verpolschutz der Lastnennspannung	✓
Stromaufnahme aus Lastspannung L+ (ohne Last)	-
Spannungsausgang Kurzschlussschutz	-
Spannungsausgänge	✓
min. Bürdenwiderstand im Spannungsbereich	1 kΩ
max. kapazitive Last im Spannungsbereich	1 µF
max. Kurzschlussstrom des Spannungsausgangs	30 mA

## Technische Daten

Artikelnr.	314-6CF03
Ausgangsspannungsbereiche	-10 V ... +10 V 0 V ... +10 V
Gebrauchsfehlergrenze Spannungsbereiche	+/-0,4%
Grundfehlergrenze Spannungsbereiche mit SFU	+/-0,3%
Zerstörgrenze gegen von außen angelegte Spannungen	max. 15V
Stromausgänge	✓
max. Bürdenwiderstand im Strombereich	500 Ω
max. induktive Last im Strombereich	10 mH
typ. Leerlaufspannung des Stromausgangs	13 V
Ausgangsstrombereiche	-20 mA ... +20 mA 0 mA ... +20 mA +4 mA ... +20 mA
Gebrauchsfehlergrenze Strombereiche	+/-0,4%
Grundfehlergrenze Strombereiche mit SFU	+/-0,3%
Zerstörgrenze gegen von außen angelegten Strom	max. 15V
Einschwingzeit für ohmsche Last	0,2 ms
Einschwingzeit für kapazitive Last	0,5 ms
Einschwingzeit für induktive Last	0,2 ms
Auflösung in Bit	12
Wandlungszeit	1 ms
Ersatzwerte aufschaltbar	ja
Ausgangsdatengröße	4 Byte
<b>Technische Daten Zähler</b>	
Anzahl Zähler	4
Zählerbreite	32 Bit
maximale Eingangsfrequenz	100 kHz
maximale Zählfrequenz	100 kHz
Betriebsart Inkrementalgeber	✓
Betriebsart Impuls/Richtung	✓
Betriebsart Impuls	✓
Betriebsart Frequenzmessung	-
Betriebsart Periodendauermessung	-
Gate-Anschluss möglich	✓
Latch-Anschluss möglich	✓
Reset-Anschluss möglich	✓



Artikelnr.	314-6CF03
Zähler-Ausgang möglich	✓
<b>Lade- und Arbeitsspeicher</b>	
Ladespeicher integriert	2 MB
Ladespeicher maximal	2 MB
Arbeitsspeicher integriert	512 KB
Arbeitsspeicher maximal	2 MB
Speicher geteilt 50% Code / 50% Daten	✓
Memory Card Slot	MMC-Card mit max. 1 GB
<b>Ausbau</b>	
Baugruppenträger max.	4
Baugruppen je Baugruppenträger	8 bei mehrzeiligem, 32 bei einzeiligem Aufbau
Anzahl DP-Master integriert	1
Anzahl DP-Master über CP	4
Betreibbare Funktionsbaugruppen	8
Betreibbare Kommunikationsbaugruppen PtP	8
Betreibbare Kommunikationsbaugruppen LAN	8
<b>Status, Alarm, Diagnosen</b>	
Statusanzeige	ja
Alarmer	ja
Prozessalarm	nein
Diagnosealarm	ja, parametrierbar
Diagnosefunktion	ja
Diagnoseinformation auslesbar	möglich
Versorgungsspannungsanzeige	grüne LED
Sammelfehleranzeige	rote SF-LED
Kanalfehleranzeige	rote LED pro Gruppe
<b>Potenzialtrennung</b>	
zwischen den Kanälen	✓
zwischen den Kanälen in Gruppen zu	8
zwischen Kanälen und Rückwandbus	✓
zwischen Kanälen und Spannungsversorgung	-
max. Potentialdifferenz zwischen Stromkreisen	DC 75 V/ AC 50 V
max. Potentialdifferenz zwischen Eingängen (U <sub>cm</sub> )	-
max. Potentialdifferenz zwischen Mana und Mintern (U <sub>iso</sub> )	-

## Technische Daten

<b>Artikelnr.</b>	<b>314-6CF03</b>
max. Potenzialdifferenz zwischen Eingängen und Mana (Ucm)	-
max. Potenzialdifferenz zwischen Eingängen und Mintern (Uiso)	-
max. Potenzialdifferenz zwischen Mintern und Ausgängen	-
Isolierung geprüft mit	DC 500 V
<b>Befehlsbearbeitungszeiten</b>	
Bitoperation, min.	0,01 µs
Wortoperation, min.	0,01 µs
Festpunktarithmetik, min.	0,01 µs
Gleitpunktarithmetik, min.	0,06 µs
<b>Zeiten/Zähler und deren Remanenz</b>	
Anzahl S7-Zähler	512
Anzahl S7-Zeiten	512
<b>Datenbereiche und Remanenz</b>	
Anzahl Merker	8192 Byte
Anzahl Datenbausteine	4095
max. Datenbausteingröße	64 KB
max. Lokaldatengröße je Ablaufebene	1024 Byte
<b>Bausteine</b>	
Anzahl OBs	23
Anzahl FBs	2048
Anzahl FCs	2048
maximale Schachtelungstiefe je Prioklasse	8
maximale Schachtelungstiefe zusätzlich innerhalb Fehler OB	4
<b>Uhrzeit</b>	
Uhr gepuffert	✓
Uhr Pufferungsdauer (min.)	6 w
Genauigkeit (max. Abweichung je Tag)	10 s
Anzahl Betriebsstundenzähler	8
Uhrzeit Synchronisation	✓
Synchronisation über MPI	Master/Slave
Synchronisation über Ethernet (NTP)	nein
<b>Adressbereiche (Ein-/Ausgänge)</b>	
Peripherieadressbereich Eingänge	8192 Byte
Peripherieadressbereich Ausgänge	8192 Byte

<b>Artikelnr.</b>	<b>314-6CF03</b>
Prozessabbild Eingänge maximal	2048 Byte
Prozessabbild Ausgänge maximal	2048 Byte
Digitale Eingänge	65536
Digitale Ausgänge	65536
Digitale Eingänge zentral	1032
Digitale Ausgänge zentral	1032
Integrierte digitale Eingänge	8
Integrierte digitale Ausgänge	8
Analoge Eingänge	1024
Analoge Ausgänge	1024
Analoge Eingänge zentral	261
Analoge Ausgänge zentral	258
Integrierte analoge Eingänge	5
Integrierte analoge Ausgänge	2
<b>Kommunikationsfunktionen</b>	
PG/OP Kommunikation	✓
Globale Datenkommunikation	✓
Anzahl GD-Kreise max.	4
Größe GD-Pakete, max.	22 Byte
S7-Basis-Kommunikation	✓
S7-Basis-Kommunikation Nutzdaten je Auftrag	76 Byte
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
S7-Kommunikation Nutzdaten je Auftrag	160 Byte
Anzahl Verbindungen gesamt	32
<b>PWM Daten</b>	
PWM Kanäle	-
PWM-Zeitbasis	-
Periodendauer	-
minimale Pulsbreite	-
Ausgangstyp	-
<b>Funktionalität Sub-D Schnittstellen</b>	
Bezeichnung	X2
Physik	RS485
Anschluss	9polige SubD Buchse

## Technische Daten

Artikelnr.	314-6CF03
Potenzialgetrennt	✓
MPI	✓
MP <sup>2</sup> I (MPI/RS232)	-
DP-Master	-
DP-Slave	-
Punkt-zu-Punkt-Kopplung	-
5V DC Spannungsversorgung	max. 90mA, potentialgebunden
24V DC Spannungsversorgung	max. 100mA, potentialgebunden
Bezeichnung	X3
Physik	RS485
Anschluss	9polige SubD Buchse
Potenzialgetrennt	✓
MPI	-
MP <sup>2</sup> I (MPI/RS232)	-
DP-Master	ja
DP-Slave	ja
Punkt-zu-Punkt-Kopplung	✓
5V DC Spannungsversorgung	max. 90mA, potentialfrei
24V DC Spannungsversorgung	max. 100mA, potentialgebunden
<b>Funktionalität MPI</b>	
Anzahl Verbindungen, max.	32
PG/OP Kommunikation	✓
Routing	✓
Globale Datenkommunikation	✓
S7-Basis-Kommunikation	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Übertragungsgeschwindigkeit, min.	19,2 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s
<b>Funktionalität PROFIBUS Master</b>	
PG/OP Kommunikation	✓
Routing	✓
S7-Basis-Kommunikation	✓
S7-Kommunikation	✓

Artikelnr.	314-6CF03
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Aktivieren/Deaktivieren von DP-Slaves	✓
Direkter Datenaustausch (Querverkehr)	-
DPV1	✓
Übertragungsgeschwindigkeit, min.	9,6 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s
Anzahl DP-Slaves, max.	124
Adressbereich Eingänge, max.	1 KB
Adressbereich Ausgänge, max.	1 KB
Nutzdaten Eingänge je Slave, max.	244 Byte
Nutzdaten Ausgänge je Slave, max.	244 Byte
<b>Funktionalität PROFIBUS Slave</b>	
PG/OP Kommunikation	✓
Routing	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Direkter Datenaustausch (Querverkehr)	-
DPV1	✓
Übertragungsgeschwindigkeit, min.	9,6 kbit/s
Übertragungsgeschwindigkeit, max.	12 Mbit/s
Automatische Baudratesuche	-
Übergabespeicher Eingänge, max.	244 Byte
Übergabespeicher Ausgänge, max.	244 Byte
Adressbereiche, max.	32
Nutzdaten je Adressbereich, max.	32 Byte
<b>Point-to-Point Kommunikation</b>	
PtP-Kommunikation	✓
Schnittstelle potentialgetrennt	✓
Schnittstelle RS232	-
Schnittstelle RS422	-
Schnittstelle RS485	✓
Anschluss	9polige SubD Buchse
Übertragungsgeschwindigkeit, min.	150 bit/s
Übertragungsgeschwindigkeit, max.	115,5 kbit/s

<b>Artikelnr.</b>	<b>314-6CF03</b>
Leitungslänge, max.	500 m
<b>Point-to-Point Protokolle</b>	
Protokoll ASCII	✓
Protokoll STX/ETX	✓
Protokoll 3964(R)	✓
Protokoll RK512	-
Protokoll USS Master	✓
Protokoll Modbus Master	✓
Protokoll Modbus Slave	-
Spezielle Protokolle	-
<b>Funktionalität RJ45 Schnittstellen</b>	
Bezeichnung	X5
Physik	Ethernet 10/100 MBit
Anschluss	RJ45
Potenzialgetrennt	✓
PG/OP Kommunikation	✓
max. Anzahl Verbindungen	4
Produktiv Verbindungen	-
<b>Gehäuse</b>	
Material	PPE
Befestigung	Profilschiene System 300
<b>Mechanische Daten</b>	
Abmessungen (BxHxT)	80 mm x 125 mm x 120 mm
Gewicht	480 g
<b>Umgebungsbedingungen</b>	
Betriebstemperatur	0 °C bis 60 °C
Lagertemperatur	-25 °C bis 70 °C
<b>Zertifizierungen</b>	
Zertifizierung nach UL	ja
Zertifizierung nach KC	ja

## 5 Einsatz CPU 314-6CF03

### 5.1 Montage



Informationen zur Montage und zur Verdrahtung: ↪ "Montage und Aufbaurichtlinien" auf Seite 18

### 5.2 Anlaufverhalten

#### Stromversorgung einschalten

Nach dem Einschalten der Stromversorgung geht die CPU in den Betriebszustand über, der am Betriebsartenschalter eingestellt ist.

#### Auslieferungszustand

Im Auslieferungszustand ist die CPU urgelöscht. Nach einem STOP→RUN Übergang geht die CPU ohne Programm in RUN.

#### Anlauf mit gültiger Projektierung in der CPU

Die CPU geht mit dem Programm, das sich im batteriegepufferten RAM befindet, in RUN.

#### Anlauf bei leerem Akku

- Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für min. 30 Tage. Wird dieser Zeitraum überschritten, kann es zur vollkommenen Entladung des Akkus kommen. Hierbei wird das batteriegepufferte RAM gelöscht.
- In diesem Zustand führt die CPU ein Urlöschen durch. Ist eine MMC gesteckt, werden Programmcode und Datenbausteine von der MMC in den Arbeitsspeicher der CPU übertragen. Ist keine MMC gesteckt, transferiert die CPU permanent abgelegte "protected" Bausteine, falls diese vorhanden sind, in den Arbeitsspeicher.
- Abhängig von der Stellung des Betriebsartenschalters geht die CPU in RUN, sofern der OB81 vorhanden ist, bzw. bleibt im STOP. Dieser Vorgang wird im Diagnosepuffer unter folgendem Eintrag festgehalten: "Start Urlöschen automatisch (ungepuffert NetzEIN)".



#### VORSICHT!

Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch. Den BAT-Fehler können Sie wieder löschen, wenn einmalig beim Power-Cycle zwischen dem Aus- und Einschalten der Versorgungsspannung mindestens 30sec. liegen und der Akku der CPU voll geladen ist. Ansonsten bleibt bei einem kurzen Power-Cycle der BAT-Fehler bestehen und die CPU wird urgelöscht.

## 5.3 Adressierung

### 5.3.1 Übersicht

Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden. Beim Hochlauf der CPU vergibt diese steckplatzabhängig automatisch von 0 an aufsteigend Peripherieadressen für die gesteckten digitalen Ein- /Ausgabe-Module. Sofern keine Hardwareprojektierung vorliegt, legt die CPU gesteckte Analog- Module bei der automatischen Adressierung auf gerade Adressen ab 256 ab. Module am SPEED-Bus werden ebenfalls bei der automatischen Adressierung berücksichtigt. Hierbei werden digitale E/As ab Adresse 128 und analoge E/As, FMs und CPs ab Adresse 2048 abgelegt.

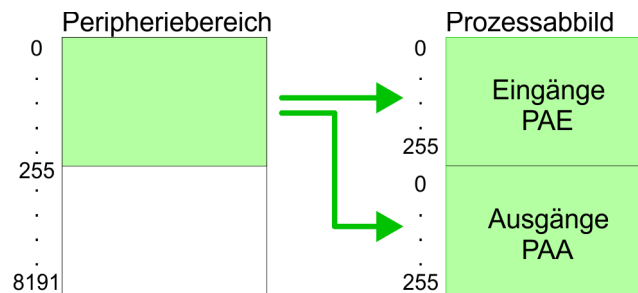
### 5.3.2 Adressierung

#### Rückwandbus Peripherie

Bei der CPU 314-6CF03 gibt es einen Peripheriebereich (Adresse 0 ... 8191) und ein Prozessabbild der Ein- und Ausgänge (je Adresse 0 ... 255). Beim Prozessabbild werden die Signalzustände der unteren Adresse (0 ... 255) zusätzlich in einem besonderen Speicherbereich gespeichert.

Das Prozessabbild ist in zwei Teile gegliedert:

- Prozessabbild der Eingänge (PAE)
- Prozessabbild der Ausgänge (PAA)



Nach jedem Zyklusdurchlauf wird das Prozessabbild aktualisiert.

#### Maximale Anzahl steckbarer Module

Für die CPU 314-6CF03 können Sie bis zu 8 Peripherie-Module pro Zeile projektieren.

Für die Projektierung von Modulen, die über die Anzahl von 8 hinausgehen, können Zeilenanschlungen verwendet werden. Hierbei setzen Sie im Siemens Hardware-Konfigurator auf Ihre 1. Profilschiene auf Steckplatz 3 die Anschaltung IM 360 aus dem Hardware-Katalog. Nun können Sie Ihr System um bis zu 3 Profilschienen ergänzen, indem Sie jede auf Steckplatz 3 mit einer IM 361 von Siemens beginnen. Unter Berücksichtigung des max. Summenstroms können bei der CPU 314-6CF03 von VIPA bis zu 32 Module in einer Zeile angeordnet werden. Hierbei ist die Montage der IM 360/361 Anschaltungen von Siemens nicht erforderlich.

Zusätzlich können Sie bis zu 10 Module am SPEED-Bus ansteuern. Hier gehen CPs und DP-Master, da diese zusätzlich virtuell am Standard-Bus zu projektieren sind, in die Summe von 32 Modulen am Standard-Bus mit ein.



**Über Hardware-Konfiguration Adressen definieren**

Über Lese- bzw. Schreibzugriffe auf die Peripheriebytes oder auf das Prozessabbild können Sie die Module ansprechen.

Mit einer Hardware-Konfiguration können Sie Adressen definieren. Klicken Sie hierzu auf die Eigenschaften des entsprechenden Moduls und stellen Sie die gewünschte Adresse ein.



**VORSICHT!**

Bitte beachten Sie, dass Sie bei Anbindungen über externe PROFIBUS-DP-Master - zur Projektierung eines SPEED-Bus-Systems erforderlich - keine Adressdoppelbelegung projektieren! Der Siemens Hardware-Konfigurator führt bei externen DP-Master-Systemen keine Adressüberprüfung durch!

**Automatische Adressierung**

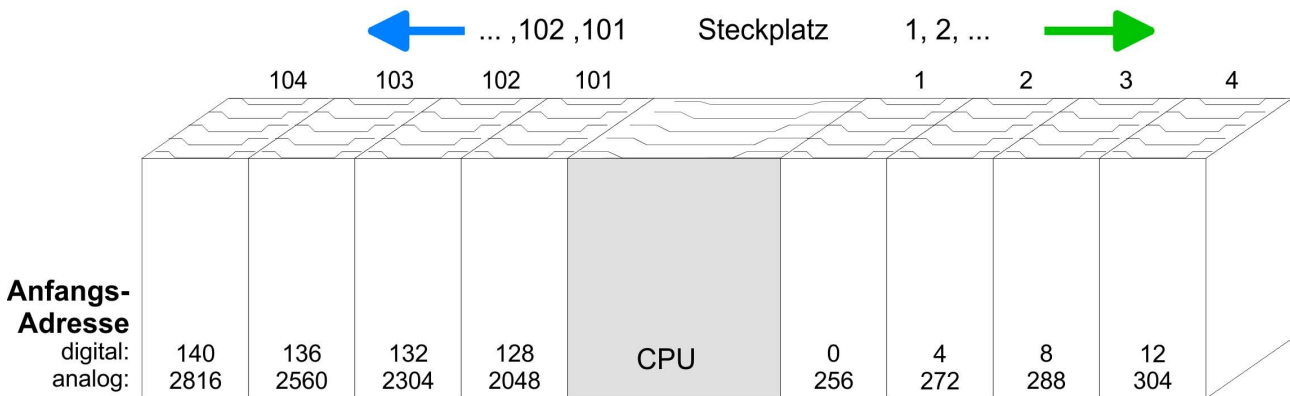
Falls Sie keine Hardware-Konfiguration verwenden möchten, tritt eine automatische Adressierung in Kraft. Bei der automatischen Adressierung belegen steckplatzabhängig DI0s immer 4Byte und AIOs, FMs, CPs immer 16Byte am Standard-Bus und 256Byte am SPEED-Bus. Nach folgenden Formeln wird steckplatzabhängig die Anfangsadresse ermittelt, ab der das entsprechende Modul im Adressbereich abgelegt wird:

Standard-Bus

- DI0s: Anfangsadresse = 4×(Steckplatz-1)
- AIOs, FMs, CPs: Anfangsadresse = 16×(Steckplatz-1)+256

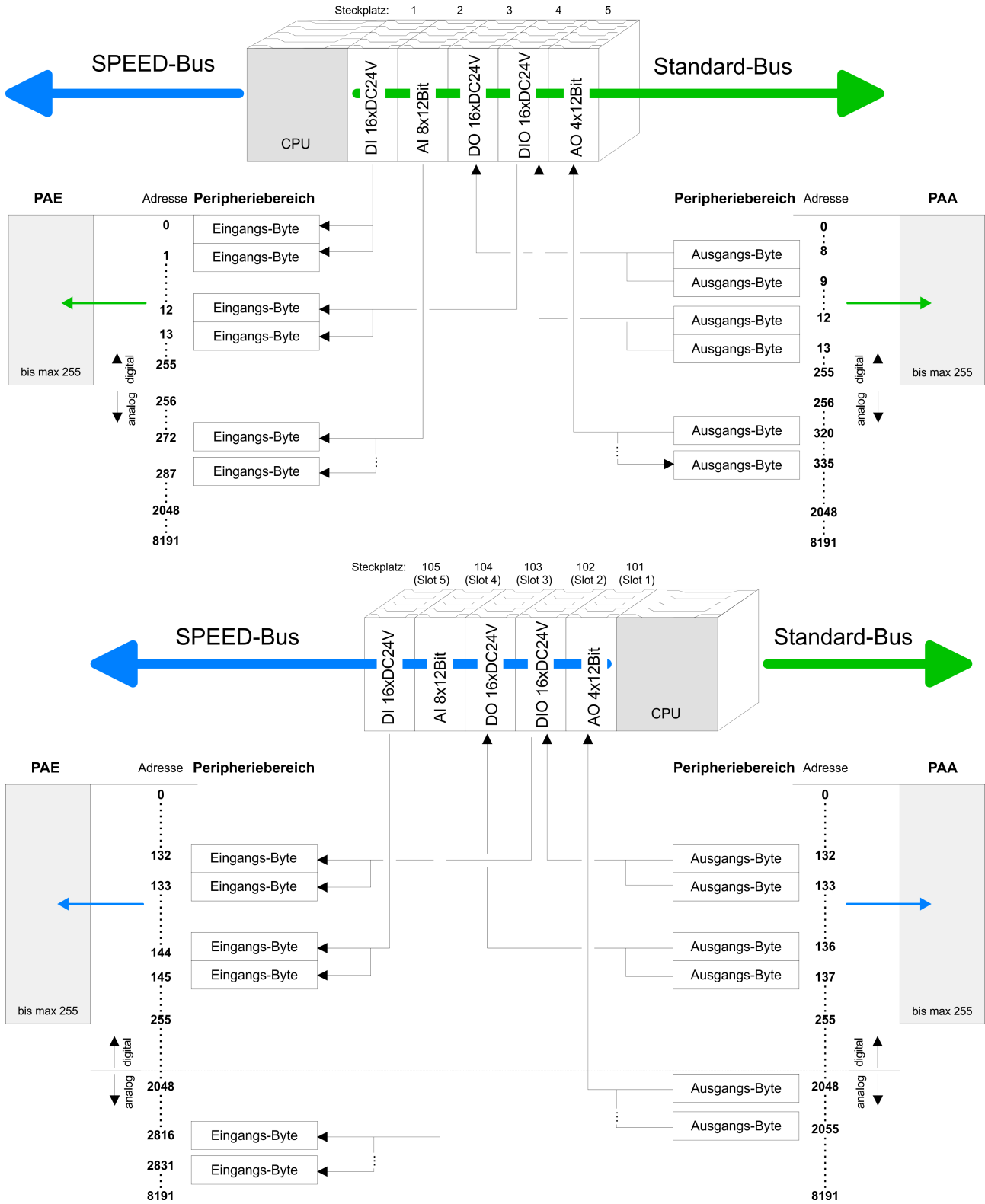
SPEED-Bus

- DI0s: Anfangsadresse = 4×(Steckplatz-101)+128
- AIOs, FMs, CPs: Anfangsadresse = 256×(Steckplatz-101)+2048



**Beispiel Automatische Adressierung**

In dem nachfolgenden Beispiel ist die Funktionsweise der automatischen Adressierung getrennt nach Standard-Bus und SPEED-Bus nochmals aufgeführt:



### 5.3.3 Adressbelegung E/A-Teil

#### Übersicht

- Durch Einbindung der SPEEDBUS.GSD in Ihren Hardware-Konfigurator wird Ihnen das Modul im Hardware-Katalog zur Verfügung gestellt. Nach Installation der GSD finden Sie unter "Weitere Feldgeräte → I/O → VIPA\_SpeedBus" die CPU 314-6CF03.
- Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet.
- Für Dateneingabe stehen Ihnen 48Byte und für die Datenausgabe 24Byte zur Verfügung

#### Eingabebereich

Adr.	Name	Byte	Funktion
+0	DI_0	1	Digitale Eingabe E+0.0 ... E+0.7
+1	DI_1	1	Digitale Eingabe E+1.0 ... E+1.7
+2	-	2	reserviert
+4	AI_CH0	2	Analoge Eingabe CH0
+6	AI_CH1	2	Analoge Eingabe CH1
+8	AI_CH2	2	Analoge Eingabe CH2
+10	AI_CH3	2	Analoge Eingabe CH3
+12	AI_CH4	2	Analoge Eingabe CH4
+14	-	2	reserviert
+16	CVCL_0	4	Zählerwert/Latchwert Zähler 0
+20	-	2	reserviert
+22	ISTS_0	2	Eingabe-Status Zähler 0
+24	CVCL_1	4	Zählerwert/Latchwert Zähler 1
+28	-	2	reserviert
+30	ISTS_1	2	Eingabe-Status Zähler 1
+32	CVCL_2	4	Zählerwert/Latchwert Zähler 2
+36	-	2	reserviert
+38	ISTS_2	2	Eingabe-Status Zähler 2
+40	CVCL_3	4	Zählerwert/Latchwert Zähler 3
+44	-	2	reserviert
+46	ISTS_3	2	Eingabe-Status Zähler 3

#### Ausgabebereich

Adr.	Name	Byte	Funktion
+0	-	1	reserviert
+1	DO_1	1	Digitale Ausgabe A+1.0 ... A+1.7
+2	-	2	reserviert

Adr.	Name	Byte	Funktion
+4	AO_CH0	2	Analoge Ausgabe CH0
+6	AO_CH1	2	Analoge Ausgabe CH1
+8	-	2	reserviert
+10	OSTS_0	2	Ausgabe-Status Zähler 0
+12	-	2	reserviert
+14	OSTS_1	2	Ausgabe-Status Zähler 1
+16	-	2	reserviert
+18	OSTS_2	2	Ausgabe-Status Zähler 2
+20	-	2	reserviert
+22	OSTS_3	2	Ausgabe-Status Zähler 3

## 5.4 Hardware-Konfiguration - CPU

### Voraussetzung

Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Die Module, die hier projiziert werden können, entnehmen Sie dem Hardware-Katalog, ggf. müssen Sie mit "Extras → Katalog aktualisieren" den Hardware-Katalog aktualisieren.

Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!



Bitte beachten Sie, dass diese SPEED7-CPU 4 AKKUs besitzt. Nach einer arithmetischen Operation (+I, -I, \*I, /I, +D, -D, \*D, /D, MOD, +R, -R, \*R, /R) wird der Inhalt des AKKUs 3 und 4 in die AKKUs 2 und 3 geladen. Dies kann bei Programmen, die einen unveränderten AKKU 2 voraussetzen, zu Konflikten führen.

Nähere Informationen hierzu finden Sie im Handbuch "VIPA Operationsliste SPEED7" unter "Unterschiede zwischen SPEED7 und 300V Programmierung".

### Vorgehensweise

Steckpl.	Modul
1	
2	<b>CPU 317-2DP</b>
X1	MPI/DP
X2	DP
3	

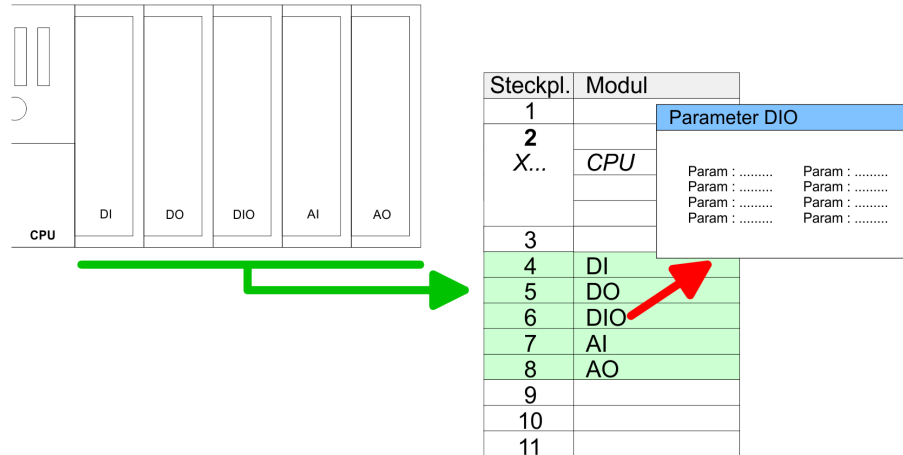
Um kompatibel mit dem Siemens SIMATIC Manager zu sein, sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6).
4. ▶ Über das Submodul X2 (DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3).

### 5.5 Hardware-Konfiguration - I/O-Module

#### Hardware-Konfiguration der Module

Binden Sie nach der Hardware-Konfiguration der CPU beginnend mit Steckplatz 4 Ihre System 300 Module auf dem Bus in der gesteckten Reihenfolge ein.



#### Parametrierung

Zur Parametrierung doppelklicken Sie in Ihrer Steckplatzübersicht auf das zu parametrierende Modul. Daraufhin öffnet sich ein Dialogfenster. Hier können Sie Ihre Parametereinstellungen vornehmen. Unter Einsatz der SFCs 55, 56 und 57 können Sie zur Laufzeit Parameter ändern und an die entsprechenden Module übertragen. Hierbei sind die modulspezifischen Parameter in sogenannten "Datensätzen" abzulegen. Näheres zum Aufbau der Datensätze finden Sie in der Beschreibung zu den Modulen.

#### Buserweiterung mit IM 360 und IM 361

Für die Projektierung von Modulen, die über die Anzahl von 8 hinausgehen, können Zeilenanschlungen verwendet werden. Hierbei setzen Sie im Siemens Hardware-Konfigurator auf Ihre 1. Profilschiene auf Steckplatz 3 die Anschaltung IM 360 aus dem Hardware-Katalog. Nun können Sie Ihr System um bis zu 3 Profilschienen ergänzen, indem Sie jede auf Steckplatz 3 mit einer IM 361 von Siemens beginnen. Unter Berücksichtigung des max. Summenstroms können bei VIPA-SPEED7-CPUs bis zu 32 Module in einer Zeile angeordnet werden. Hierbei ist die Montage der IM 360/361 Anschaltungen von Siemens nicht erforderlich.

### 5.6 Hardware-Konfiguration - Ethernet-PG/OP-Kanal

#### Übersicht

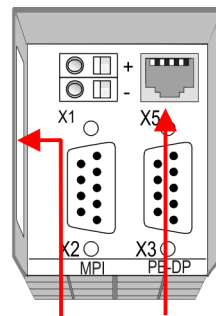
Die CPU 314-6CF03 hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten. Mit dem PG/OP-Kanal haben Sie auch Zugriff auf die interne Webseite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden. Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse. Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter über den Siemens SIMATIC Manager zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".

**Montage und Inbetriebnahme**

1. ▶ Bauen Sie Ihr System 300S mit Ihrer CPU auf.
2. ▶ Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ▶ Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
4. ▶ Schalten Sie die Spannungsversorgung ein
  - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

**"Urtaufe" über Zielsystemfunktionen**

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:



**Ethernet PG/OP  
address channel**

- Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese immer als 1. Adresse unter der Frontklappe der CPU auf einem Aufkleber auf der linken Seite.

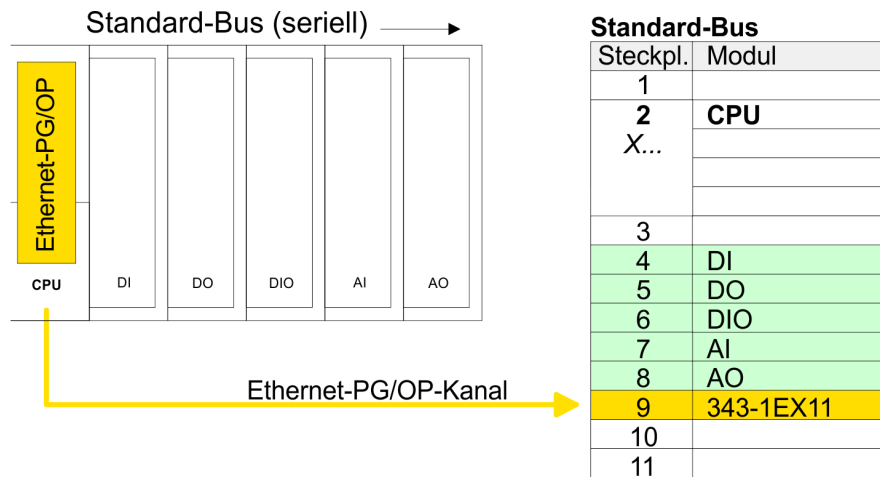
**IP-Adress-Parameter zuweisen**

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.3 & SP3 nach folgender Vorgehensweise:

1. ▶ Starten Sie den Siemens SIMATIC Manager und stellen Sie über "Extras → PG/PC-Schnittstelle einstellen" auf "TCP/IP -> Netzwerkkarte ...." ein.
2. ▶ Öffnen Sie mit "Zielsystem → Ethernet-Teilnehmer bearbeiten" das gleichnamige Dialogfenster.
3. ▶ Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
4. ▶ Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus.
5. ▶ Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.
6. ▶ Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.
  - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.

**IP-Adress-Parameter in Projekt übernehmen**

1. Öffnen Sie den Siemens Hardware-Konfigurator und projektivieren Sie die Siemens CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6).
2. Projektieren Sie die Module am Standard-Bus.
3. Für den Ethernet-PG/OP-Kanal ist immer unterhalb der reell gesteckten Module ein Siemens CP 343-1 (SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1 \ 6GK7 343-1EX11 0XE0) zu platzieren.
4. Öffnen Sie durch Doppelklick auf den CP 343-1EX11 den Eigenschaften-Dialog und geben Sie für den CP unter "Eigenschaften" die zuvor zugewiesenen IP-Adress-Daten an.
5. Ordnen Sie den CP einem "Subnetz" zu. Ohne Zuordnung werden die IP-Adress-Daten nicht übernommen!
6. Übertragen Sie Ihr Projekt.



**5.7 Hardware-Konfiguration - SPEED-Bus**

**5.7.1 Voraussetzung**

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen und Module am SPEED-Bus parametrieren können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU und ihre SPEED-Bus-Module in einem PROFIBUS-Master-System projektieren.

**SPEEDBUS.GSD installieren**

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

Name	Sprache
SPEEDBUS.GSD	deutsch (default)
SPEEDBUS.GSG	deutsch
SPEEDBUS.GSE	englisch

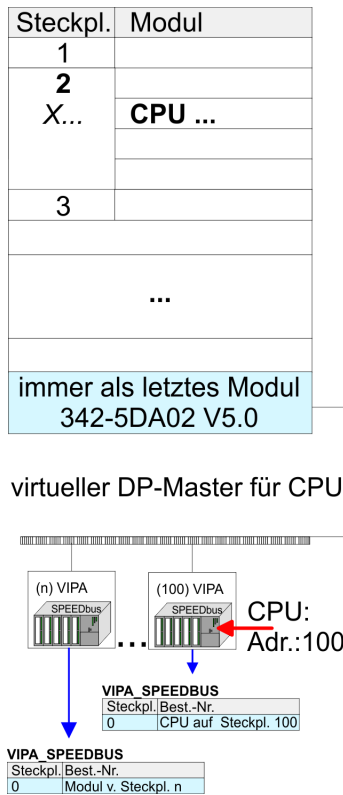
Die GSD-Dateien finden Sie auf [www.vipa.com](http://www.vipa.com) im "Service"-Bereich. Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. Gehen Sie auf [www.vipa.com](http://www.vipa.com)
2. Klicken Sie auf "*Service → Download → GSD- und EDS-Files → Profibus*"
3. Laden Sie die Datei Cx000023\_Vxxx.
4. Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA\_System\_300S.
5. Starten Sie den Hardware-Konfigurator von Siemens.
6. Schließen Sie alle Projekte.
7. Gehen Sie auf "*Extras → Neue GSD-Datei installieren*".
8. Navigieren Sie in das Verzeichnis VIPA\_System\_300S und geben Sie **SPEEDBUS.GSD** an.
  - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS enthalten.



### 5.7.2 Vorgehensweise

Die Einbindung der CPU 314-6CF03 und der Module am SPEED-Bus erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:



1. Führen Sie eine Hardware-Konfiguration für die CPU durch. *Kapitel 5.4 "Hardware-Konfiguration - CPU" auf Seite 56*
2. Da die SPEED-Bus-Module in Form eines virtuellen PROFIBUS-Systems anzubinden sind, projektieren Sie immer als letztes Modul für den SPEED-Bus den Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen Sie diesen mit einem neuen PROFIBUS-Netz und schalten Sie ihn in die Betriebsart DP-Master.
3. Binden Sie an dieses Mastersystem für jedes einzelne SPEED-Bus-Modul beginnend mit der CPU einen "VIPA\_SPEEDBUS"-Slave an. Hierbei geben Sie über die PROFIBUS-Adresse die SPEED-Bus-Steckplatz-Nr., beginnend mit 100 für die CPU, an. Platzieren Sie auf dem Steckplatz 0 jedes Slaves das ihm zugeordnete Modul.



Da sich manche SPEED-Bus CPs von VIPA in der Projektierung und Parametrierung gleich verhalten wie die entsprechenden CPs von Siemens, ist für jeden CP am SPEED-Bus der entsprechende CP von Siemens am Standard-Bus zu platzieren und zu vernetzen.

Nähere Informationen zur Projektierung des entsprechenden SPEED-Bus Moduls finden Sie im zugehörigen Handbuch.

## 5.8 Einstellung Standard CPU-Parameter

### 5.8.1 Parametrierung über Siemens CPU

#### Parametrierung über Siemens CPU 317-2AJ10

Da die CPU im Hardware-Konfigurator als Siemens CPU 317-2DP (CPU 317-2AJ10 V2.6) zu projektieren ist, können Sie bei der Hardware-Konfiguration unter den "Eigenschaften" der CPU 317-2DP die Standard-Parameter für die VIPA-CPU einstellen. Durch Doppelklick auf die CPU 317-2DP gelangen Sie in das Parametrierfenster für die CPU. Über die Register haben Sie Zugriff auf alle Standard-Parameter Ihrer CPU.

Steckpl.	Modul
1	
2	CPU ...
X1	MPI/DP
X2	DP
3	
4	



Parameter CPU	
Param : .....	Param : .....
Param : .....	Param : .....
Param : .....	Param : .....
Param : .....	Param : .....

## 5.8.2 Parameter CPU

### Parameter, die unterstützt werden

Die CPU wertet nicht alle Parameter aus, welche Sie bei der Hardware-Konfiguration einstellen können. Folgende Parameter werden zur Zeit in der CPU ausgewertet:

### Allgemein

- Kurzbezeichnung: Die Kurzbezeichnung der Siemens CPU 317-2AJ10 ist CPU 317-2DP.
- Bestell-Nr./ Firmware: Bestellnummer und Firmware sind identisch zu den Angaben im Fenster "Hardware Katalog".
- Name: Als Name steht hier die Kurzbezeichnung der CPU. Wenn Sie den Namen ändern, erscheint dieser im Siemens SIMATIC Manager.
- Anlagenkennzeichen: Hier haben Sie die Möglichkeit für die CPU ein spezifisches Anlagenkennzeichen festzulegen. Mit dem Anlagenkennzeichen werden Teile der Anlage eindeutig nach funktionalen Gesichtspunkten gekennzeichnet. Es ist gemäß IEC 1346-1 hierarchisch aufgebaut.
- Kommentar: Hier können Sie den Einsatzzweck der Baugruppe eingeben.

### Anlauf

- Anlauf bei Sollausbau ungleich Istausbau: Wenn "*Anlauf bei Sollausbau ungleich Istausbau*" deaktiviert ist und mindestens eine Baugruppe nicht auf dem projektierten Steckplatz steckt, oder dort eine Baugruppe von einem anderen Typ steckt, geht die CPU nicht in RUN und verbleibt in STOP. Wenn "*Anlauf bei Sollausbau ungleich Istausbau*" aktiviert ist, läuft die CPU an, auch wenn Baugruppen nicht auf den projektierten Steckplätzen stecken oder dort Baugruppen eines anderen Typs stecken (z.B. bei Inbetriebnahme).
- Überwachungszeit für Fertigmeldung durch Baugruppen [100ms]: Maximale Dauer für die Fertigmeldung aller konfigurierten Baugruppen nach NetzeIN. Hierbei werden auch angebundene PROFIBUS-DP-Slaves berücksichtigt, bis diese parametrier sind. Wenn nach Ablauf dieser Zeit die Baugruppen keine Fertigmeldung an die CPU senden, ist der Istausbau ungleich dem Sollausbau.
- Überwachungszeit für Übertragung der Parameter an Baugruppen [100ms]: Maximale Dauer für die Übertragung der Parameter an die parametrierbaren Baugruppen. Wenn nach Ablauf dieser Zeit nicht alle Baugruppen parametrier sind, ist der Istausbau ungleich dem Sollausbau.

### Zyklus / Taktmerker

- OB1-Prozessabbild zyklisch aktualisieren: Dieser Parameter ist nicht relevant.
- Zyklusüberwachungszeit: Hier geben Sie die Zyklusüberwachungszeit in ms ein. Wenn die Zykluszeit die Zyklusüberwachungszeit überschreitet, geht die CPU in STOP.  
Ursachen für eine Überschreitung:
  - Kommunikationsprozesse
  - Häufung von Alarmereignissen
  - Fehler im CPU-Programm
- Mindestzykluszeit: Dieser Parameter ist nicht relevant.
- Zyklusbelastung durch Kommunikation: Dieser Parameter ist nicht relevant.

- Größe Prozessabbild der Ein-/Ausgänge: Hier können Sie die Größe des Prozessabbilds max. 2048 für die Ein-/ Ausgabe-Peripherie festlegen.
- OB85-Aufruf bei Peripheriezugriffsfehler: Sie können die voreingestellte Reaktion der CPU bei Peripheriezugriffsfehlern während der systemseitigen Aktualisierung des Prozessabbildes ändern. Die VIPA-CPU ist so voreingestellt, dass sie bei Peripheriezugriffsfehlern keinen OB 85 aufruft und auch keinen Eintrag im Diagnosepuffer erzeugt.
- Taktmerker: Aktivieren Sie dieses Kästchen, wenn Sie einen Taktmerker einsetzen und geben Sie die Nummer des Merkerbytes ein.



*Das gewählte Merkerbyte kann nicht für die Zwischenspeicherung von Daten genutzt werden.*

### Remanenz

- Anzahl Merkerbytes ab MB0: Die Anzahl der remanenten Merkerbytes ab Merkerbyte 0 können Sie hier angeben.
- Anzahl S7-Timer ab T0: Hier tragen Sie die Anzahl der remanenten S7-Timer ab T0 ein.
- Anzahl S7-Zähler ab Z0: Tragen Sie die Anzahl der remanenten S7-Zähler ab Z0 hier ein.
- Bereiche: Diese Parameter sind nicht relevant.

### Alarme

- Priorität: Hier werden die Prioritäten angezeigt, nach denen der entsprechende Alarm-OB (Prozessalarm, Verzögerungsalarm, Asynchronfehleralarm) bearbeitet wird.

### Uhrzeitalarme

- Priorität: Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende Uhrzeitalarm-OB bearbeitet werden soll. Mit Priorität "0" wählen Sie den entsprechenden OB ab.
- Aktiv: Bei aktiviertem Kästchen, wird der Uhrzeitalarm-OB bei einem Neustart automatisch gestartet.
- Ausführung: Hier wählen Sie aus, wie oft die Alarme ausgeführt werden sollen. Die Intervalle von minütlich bis jährlich beziehen sich auf die Einstellungen unter *Startdatum* und *Uhrzeit*.
- Startdatum/Uhrzeit: Hier geben Sie an, wann der Uhrzeitalarm zum ersten Mal ausgeführt werden soll.
- Teilprozessabbild: Dieser Parameter wird nicht unterstützt.

### Weckalarme

- Priorität: Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende Weckalarm-OB bearbeitet werden soll. Mit Priorität "0" wählen Sie den entsprechenden OB ab.
- Ausführung: Geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs bearbeitet werden. Startzeitpunkt ist der Betriebszustandwechsel von STOP nach RUN.
- Phasenverschiebung: Geben Sie hier eine Zeit in ms an, um welche der tatsächliche Ausführungszeitpunkt des Weckalarms verzögert werden soll. Dies ist sinnvoll, wenn mehrere Weckalarme aktiv sind. Mit der *Phasenverschiebung* können diese über den Zyklus hinweg verteilt werden.
- Teilprozessabbild: Dieser Parameter wird nicht unterstützt.

**Diagnose/Uhr**

- STOP-Ursache melden: Aktivieren Sie diesen Parameter, wenn die CPU bei Übergang nach STOP die STOP-Ursache an PG bzw. OP melden soll.
- Anzahl Meldungen im Diagnosepuffer: Hier wird die Anzahl der Diagnosen angezeigt, welche im Diagnosepuffer (Ringpuffer) abgelegt werden können.
- Synchronisationsart: Legen Sie hier fest, ob die Uhr andere Uhren synchronisiert oder nicht.
  - als Slave: Die Uhr wird von einer anderen Uhr synchronisiert.
  - als Master: Die Uhr synchronisiert andere Uhren als Master.
  - keine: Es findet keine Synchronisation statt.
- Zeitintervall: Zeitintervalle, innerhalb welcher die Synchronisation erfolgen soll.
- Korrekturfaktor: Durch Vorgabe eines Korrekturfaktors in ms können Sie die Abweichung der Uhr innerhalb 24 Stunden ausgleichen. Geht Ihre Uhr innerhalb von 24 Stunden 1s nach, können Sie dies mit dem Korrekturfaktor "+1000" ms ausgleichen.

**Schutz**

- Schutzstufe: Hier können Sie eine von 3 Schutzstufen einstellen, um die CPU vor unbefugtem Zugriff zu schützen.
  - *Schutzstufe 1 (voreingestellt):*  
kein Passwort parametrierbar; keine Einschränkungen
  - *Schutzstufe 2 mit Passwort:*  
Kenntnis des Passworts: lesender und schreibender Zugriff  
Unkenntnis des Passworts: nur lesender Zugriff.
  - *Schutzstufe 3:*  
Kenntnis des Passworts: lesender und schreibender Zugriff  
Unkenntnis des Passworts: weder lesender noch schreibender Zugriff

**5.8.3 Parameter für DP**

Über Doppelklick auf das Submodul DP gelangen Sie in den Eigenschaften-Dialog des PROFIBUS-Teils.

**Allgemein**

- Kurzbezeichnung: Hier wird als Kurzbezeichnung "DP" für PROFIBUS-DP aufgeführt.
- Bestell-Nr.: Eine Bestell-Nr. wird nicht angezeigt.
- Name: Hier steht die Bezeichnung "DP". Wenn Sie die Bezeichnung ändern, erscheint die neue Bezeichnung im Siemens SIMATIC Manager.
- Schnittstelle: Hier wird die PROFIBUS-Adresse eingeblendet.
- Eigenschaften: Über diese Schaltfläche können Sie die Eigenschaften der PROFIBUS-DP-Schnittstelle einstellen.
- Kommentar: Hier können Sie den Einsatzzweck der PROFIBUS-Schnittstelle eingeben.

**Adresse**

- Diagnose: Geben Sie hier eine Diagnoseadresse für PROFIBUS-DP an. Über diese Adresse bekommt die CPU eine Rückmeldung im Fehlerfall.
- Betriebsart: Hier können Sie die entsprechende Betriebsart des PROFIBUS-Teils einstellen. Näheres hierzu finden Sie im Teil "Einsatz unter PROFIBUS".

- Konfiguration: Hier können Sie in der Betriebsart "DP-Slave" Ihr Slave-System konfigurieren. Näheres hierzu finden im Teil "Einsatz unter PROFIBUS".
- Uhr: Diese Parameter werden nicht unterstützt.

### 5.8.4 Parameter für MPI/DP

Über Doppelklick auf das Submodul MPI/DP gelangen Sie in den Eigenschaften-Dialog der MPI-Schnittstelle.

#### Allgemein

- Kurzbezeichnung: Hier wird als Kurzbezeichnung "MPI/DP" für die MPI-Schnittstelle aufgeführt.
- Bestell-Nr.: Hier erfolgt keine Anzeige.
- Name: Unter *Name* finden Sie die Bezeichnung "MPI/DP". Wenn Sie den Namen ändern, erscheint der neue Name im Siemens SIMATIC Manager.
- Typ: Bitte beachten Sie, dass die VIPA CPU ausschließlich den Typ "MPI" unterstützt.
- Schnittstelle: Hier wird die MPI-Adresse eingeblendet.
- Eigenschaften: Über diese Schaltfläche können Sie die Eigenschaften der MPI-Schnittstelle einstellen.
- Kommentar: Geben Sie hier den Einsatzzweck der MPI-Schnittstelle an.

#### Adresse

- Diagnose: Geben Sie hier eine Diagnoseadresse für die MPI-Schnittstelle an. Über diese Adresse bekommt die CPU eine Rückmeldung im Fehlerfall.
- Betriebsart, Konfiguration, Uhr: Diese Parameter werden nicht unterstützt.

## 5.9 Einstellung VIPA-spezifische CPU-Parameter

### 5.9.1 Vorgehensweise

#### Übersicht

Mit Ausnahme der VIPA-spezifischen CPU-Parameter erfolgt die CPU-Parametrierung im Parameter-Dialog der Siemens CPU. Durch Einbindung der SPEEDBUS.GSD können Sie in der Hardware-Konfiguration VIPA-spezifische Parameter einstellen. Hierbei haben Sie Zugriff auf folgende Parameter:

- Funktion RS485 X3 (PtP, Synchronisation DP-Master und CPU)
- Token Watch
- Anzahl Remanenzmerker, Timer, Zähler
- Priorität OB 28, OB 29, OB 33, OB 34
- Ausführung OB 33, OB 34
- Phasenverschiebung OB 33, OB 34

#### Voraussetzung

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

**SPEEDBUS.GSD installieren**

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

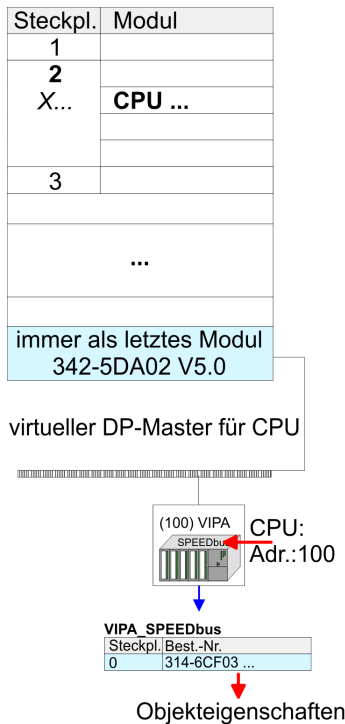
Name	Sprache
SPEEDBUS.GSD	deutsch (default)
SPEEDBUS.GSG	deutsch
SPEEDBUS.GSE	englisch

Die GSD-Dateien finden Sie auf [www.vipa.com](http://www.vipa.com) im "Service"-Bereich. Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. ► Gehen Sie auf [www.vipa.com](http://www.vipa.com)
2. ► Klicken Sie auf "*Service → Download → GSD- und EDS-Files → Profibus*"
3. ► Laden Sie die Datei Cx000023\_Vxxx.
4. ► Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA\_System\_300S.
5. ► Starten Sie den Hardware-Konfigurator von Siemens.
6. ► Schließen Sie alle Projekte.
7. ► Gehen Sie auf "*Extras → Neue GSD-Datei installieren*".
8. ► Navigieren Sie in das Verzeichnis VIPA\_System\_300S und geben Sie **SPEEDBUS.GSD** an.
  - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS enthalten.

**Hardware-Konfiguration**

Die Einbindung der CPU 314-6CF03 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:



1. ➤ Führen Sie eine Hardware-Konfiguration für die CPU durch. *☞ Kapitel 5.4 "Hardware-Konfiguration - CPU" auf Seite 56*
2. ➤ Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".
3. ➤ Binden Sie das Slave-System "VIPA\_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS.
4. ➤ Stellen Sie für das Slave-System die PROFIBUS-Adresse 100 ein.
5. ➤ Platzieren Sie auf dem Steckplatz 0 die VIPA CPU 314-6CF03 aus dem Hardware-Katalog von VIPA\_SPEEDbus.
6. ➤ Durch Doppelklick auf die eingefügte CPU 314-6CF03 gelangen Sie in den Eigenschaften-Dialog der CPU.



Die hier gezeigte Hardware-Konfiguration ist nur erforderlich, wenn Sie die VIPA-spezifischen Parameter anpassen möchten.

## 5.9.2 VIPA-spezifische Parameter

Im Eigenschaften-Dialog der VIPA-CPU haben Sie Zugriff auf die nachfolgend aufgeführten Parameter.

### 5.9.2.1 Funktion RS485 X3

Mit diesem Parameter können Sie die RS485-Schnittstelle auf PtP-Kommunikation (point to point) umschalten bzw. das Synchronisationsverhalten zwischen DP-Master-System und CPU vorgeben:

Deaktiviert	Deaktiviert die RS485-Schnittstelle.
PtP	In dieser Betriebsart wird der PROFIBUS-DP-Master deaktiviert und die RS485-Schnittstelle arbeitet als Schnittstelle für serielle Punkt-zu-Punkt-Kommunikation. Hier können Sie unter Einsatz von Protokollen seriell zwischen zwei Stationen Daten austauschen.
PROFIBUS-DP async	PROFIBUS-DP-Master-Betrieb asynchron zum CPU-Zyklus Die RS485-Schnittstelle ist defaultmäßig auf PROFIBUS-DP async eingestellt. Hier laufen CPU-Zyklus und die Zyklen aller VIPA PROFIBUS-DP-Master an der CPU unabhängig voneinander.



PROFIBUS-DP syncIn	Die CPU wartet auf DP-Master-Eingangsdaten.
PROFIBUS-DP syncOut	Das DP-Master-System wartet auf CPU-Ausgangsdaten.
PROFIBUS-DP syncInOut	CPU und DP-Master-System warten aufeinander und bilden damit einen Zyklus.
Default: PROFIBUS-DP async	

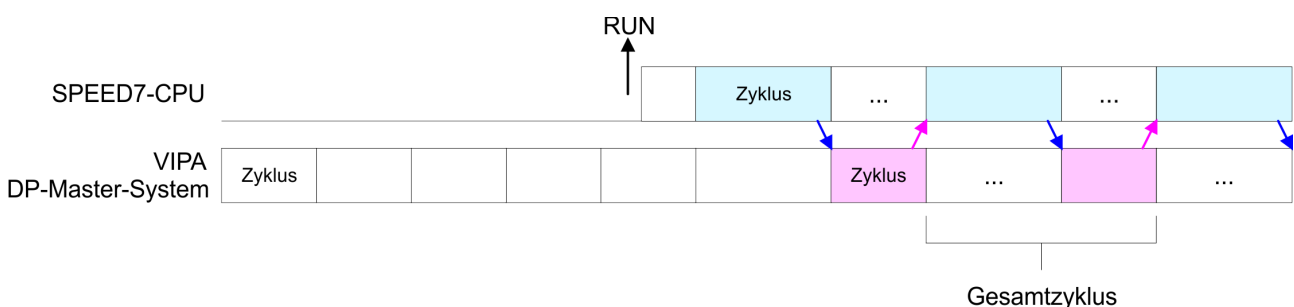
### 5.9.2.1.1 Synchronisation zwischen Master-System und CPU

#### Übersicht

Normalerweise laufen die Zyklen von CPU und DP-Master unabhängig voneinander. Die Zykluszeit der CPU ist die Zeit, welche die CPU für einen OB1-Durchlauf und für das Lesen bzw. Schreiben der Ein- bzw. Ausgänge benötigt. Da die Zykluszeit eines DP-Masters unter anderem abhängig ist von der Anzahl der angebotenen DP-Slaves und der Baud-Rate, entsteht bei jedem angebotenen DP-Master eine andere Zykluszeit. Aufgrund der Asynchronität von CPU und DP-Master ergeben sich für das Gesamtsystem relativ hohe Reaktionszeiten. Über eine Hardware-Konfiguration können Sie, wie oben gezeigt, das Synchronisations-Verhalten zwischen allen VIPA PROFIBUS-DP-Master an der CPU parametrieren. Die verschiedenen Modi für die Synchronisation sind nachfolgend beschrieben.

#### PROFIBUS-DP SyncInOut

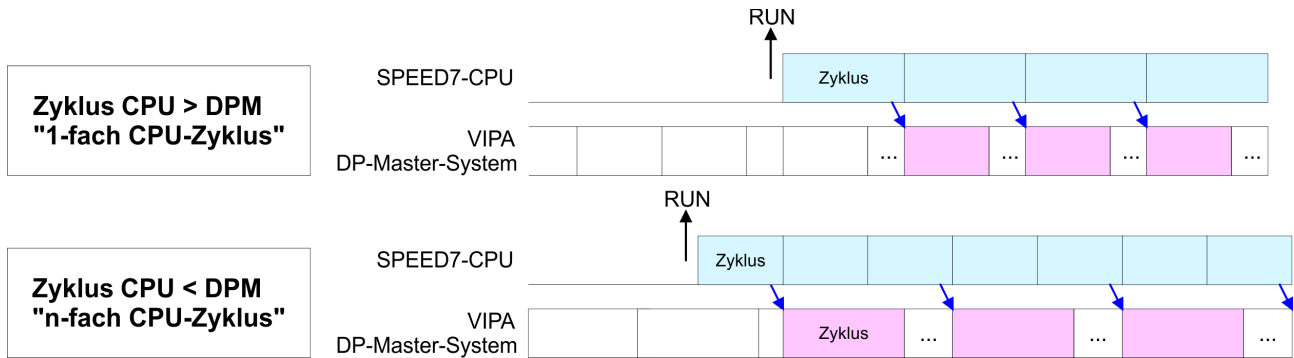
Im PROFIBUS-DP SyncInOut warten CPU und DP-Master-System jeweils aufeinander und bilden damit einen Zyklus. Hierbei ist der Gesamtzyklus die Summe aus dem längsten DP-Master-Zyklus und CPU-Zyklus. Durch diesen Synchronisations-Modus erhalten Sie global konsistente Ein-/ Ausgabedaten, da innerhalb des Gesamtzyklus CPU und das DP-Master-System nacheinander mit den gleichen Ein- bzw. Ausgabedaten arbeiten. Gegebenenfalls müssen Sie in diesem Modus die Ansprechüberwachungszeit in den Bus-Parametern erhöhen.



#### PROFIBUS-DP SyncOut

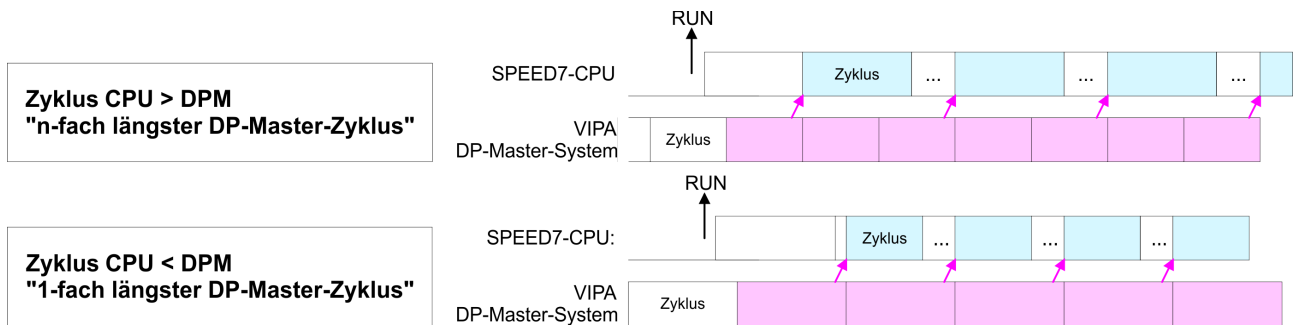
In dieser Betriebsart richtet sich der Zyklus des VIPA DP-Master-Systems nach dem CPU-Zyklus. Geht die CPU in RUN, werden die DP-Master synchronisiert. Sobald deren Zyklus durchlaufen ist, warten diese auf den nächsten Synchronisationsimpuls mit Ausgabedaten der CPU. Auf diese Weise können Sie die Reaktionszeit Ihres Systems verbessern, da Ausgangsdaten möglichst schnell an die DP-Master übergeben werden. Gegebenenfalls müssen Sie in diesem Modus die Ansprechüberwachungszeit in den Bus-Parametern erhöhen.





**PROFIBUS-DP Syncln**

In der Betriebsart PROFIBUS-DP Syncln wird der CPU-Zyklus auf den Zyklus des VIPA PROFIBUS-DP-Master-Systems synchronisiert. Hierbei richtet sich der CPU-Zyklus nach dem VIPA DP-Master mit der längsten Zykluszeit. Geht die CPU in RUN, wird diese mit allen VIPA DP-Master synchronisiert. Sobald die CPU ihren Zyklus durchlaufen hat, wartet diese, bis das DP-Master-System mit dem Synchronimpuls neue Eingangsdaten liefert. Gegebenenfalls müssen Sie in diesem Modus die Zyklusüberwachungszeit der CPU erhöhen.



**5.9.2.2 Token Watch**

Über die Vorgaben der PROFIBUS-Bus-Parameter bei der Hardware-Konfiguration ergibt sich eine Token-Zeit für den PROFIBUS. Die Token-Zeit definiert die Zeitdauer, bis das Token wieder beim DP-Master ist. Per Default wird diese Zeit überwacht. Starke Störungen auf dem Bus können aber aufgrund dieser Überwachung zu einem Reboot des DP-Master führen. Hier können Sie mit dem Parameter Token Watch die Überwachung der Token-Zeit aus- bzw. einschalten. Default: Ein

**5.9.2.3 Anzahl Remanenz- Merker**

Geben Sie hier die Anzahl der Merker-Bytes an. Durch Eingabe von 0 wird der Wert übernommen, welchen Sie in den Parametern der Siemens CPU unter Remanenz > Anzahl Merker-Bytes ab MB0 angegeben haben. Ansonsten wird der hier angegebene Wert (1 ... 8192) übernommen. Default: 0

#### 5.9.2.4 Phasenverschiebung und Ausführung von OB 33 und OB 34

Die CPU stellt Ihnen zusätzliche Weckalarm-OBs zur Verfügung, welche die zyklische Programmbearbeitung in bestimmten Abständen unterbrechen. Startzeitpunkt des Zeittaktes ist der Betriebszustandswechsel von STOP nach RUN. Um zu verhindern, dass die Weckalarme verschiedener Weckalarm-OBs zum gleichen Zeitpunkt eine Startaufforderung erhalten und dadurch möglicherweise ein Zeitfehler (Zykluszeitüberschreitung) entsteht, haben Sie die Möglichkeit, eine Phasenverschiebung bzw. eine Ausführzeit vorzugeben.

- Die *Phasenverschiebung* (0 ... 60000ms) sorgt dafür, dass die Bearbeitung eines Weckalarms nach Ablauf des Zeittaktes um einen bestimmten Zeitraum verschoben wird. Default: 0
- Mit der *Ausführung* (1 ... 60000ms) geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs zu bearbeiten sind. Default: OB 33: 500ms, OB 34: 200ms

#### 5.9.2.5 Priorität von OB 28, OB 29, OB 33 und OB 34

Die Priorität legt die Reihenfolge der Unterbrechung des entsprechenden Alarm-OBs fest. Hierbei werden folgende Prioritäten unterstützt: 0 (Alarm-OB ist deaktiviert), 2, 3, 4, 9, 12, 16, 17, 24. Default: 24

## 5.10 Projekt transferieren

### Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI/PROFIBUS
- Transfer über Ethernet
- Transfer über MMC

#### 5.10.1 Transfer über MPI/PROFIBUS

### Allgemein

Für den Transfer über MPI/PROFIBUS besitzt die CPU folgende Schnittstelle:

- X2: MPI-Schnittstelle
- X3: PROFIBUS-Schnittstelle

### Netz-Struktur

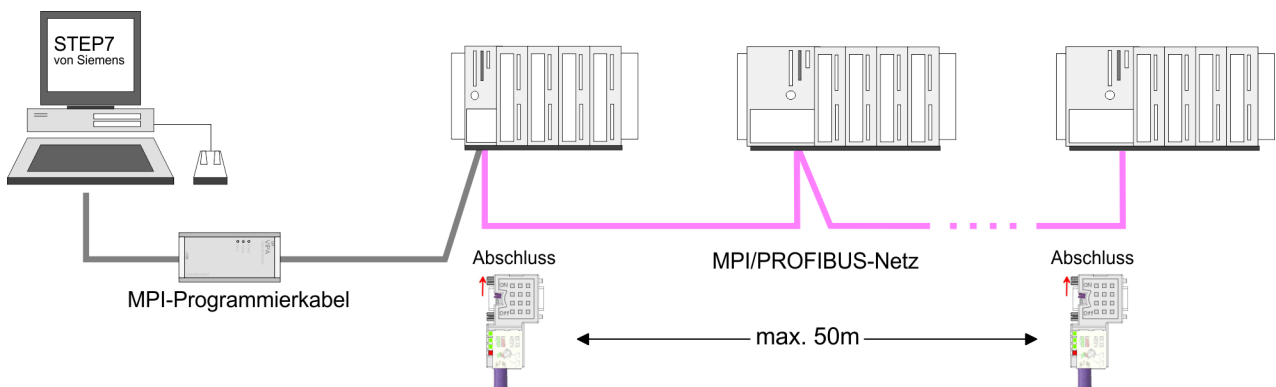
Der Aufbau eines MPI-Netzes gleicht elektrisch dem Aufbau eines PROFIBUS-Netzes. Das heißt, es gelten dieselben Regeln und Sie verwenden für beide Netze die gleichen Komponenten zum Aufbau. Die einzelnen Teilnehmer werden über Busanschlussstecker und PROFIBUS-Kabel verbunden. Bitte beachten Sie hierbei für die CPU 314-6CF03, dass die Gesamtausdehnung des MPI-Netzes 50m nicht überschreitet. Defaultmäßig wird das MPI-Netz mit 187,5kBaud betrieben. VIPA-CPU's werden mit der MPI-Adresse 2 ausgeliefert.

### MPI-Programmierkabel

Die MPI-Programmierkabel erhalten Sie in verschiedenen Varianten von VIPA. Die Kabel bieten einen RS232- bzw. USB-Anschluss für den PC und einen busfähigen RS485-Anschluss für die CPU. Aufgrund des RS485-Anschlusses dürfen Sie die MPI-Programmierkabel direkt auf einen an der RS485-Buchse schon gesteckten Stecker aufstecken. Jeder Busteilnehmer identifiziert sich mit einer eindeutigen Adresse am Bus, wobei die Adresse 0 für Programmiergeräte reserviert ist.

### Abschlusswiderstand

Eine Leitung muss mit ihrem Wellenwiderstand abgeschlossen werden. Hierzu schalten Sie den Abschlusswiderstand am ersten und am letzten Teilnehmer eines Netzes oder eines Segments zu. Achten Sie darauf, dass die Teilnehmer, an denen der Abschlusswiderstand zugeschaltet ist, immer mit Spannung versorgt sind. Ansonsten kann es zu Störungen auf dem Bus kommen.



### Vorgehensweise Transfer über MPI- Schnittstelle

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der MPI-Buchse Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü *"Extras → PG/PC-Schnittstelle einstellen"*.
4. ▶ Wählen Sie in der Auswahlliste *"PC Adapter (MPI)"* aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf *[Eigenschaften]*.
5. ▶ Stellen Sie im Register MPI die Übertragungsparameter Ihres MPI-Netzes ein und geben Sie eine gültige *Adresse* an.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate *38400Baud* ein.
8. ▶ Mit *"Zielsystem → Laden in Baugruppe"* können Sie Ihr Projekt über MPI in die CPU übertragen und mit *"Zielsystem → RAM nach ROM kopieren"* auf einer MMC sichern, falls diese gesteckt ist.

### Vorgehensweise Transfer über PRO- FIBUS-Schnittstelle

1. ▶ Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der PB-DP-Buchse X3 Ihrer CPU.
2. ▶ Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
3. ▶ Wählen Sie im Menü *"Extras → PG/PC-Schnittstelle einstellen"*.
4. ▶ Wählen Sie in der Auswahlliste "PC Adapter (PROFIBUS)" aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf [Eigenschaften].
5. ▶ Stellen Sie im Register PROFIBUS die Übertragungsparameter Ihres PROFIBUS-Netztes ein und geben Sie eine gültige *PROFIBUS-Adresse* an. Die *PROFIBUS-Adresse* muss zuvor über ein Projekt Ihrem DP-Master zugewiesen sein.
6. ▶ Wechseln Sie in das Register *Lokaler Anschluss*.
7. ▶ Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate 38400Baud ein.
8. ▶ Mit *"Zielsystem → Laden in Baugruppe"* können Sie Ihr Projekt über PROFIBUS in die CPU übertragen und mit *"Zielsystem → RAM nach ROM kopieren"* auf einer Speicherkarte sichern, falls diese gesteckt ist.



*Der PROFIBUS-Transfer kann über einen DP-Master erfolgen, sofern dieser zuvor als DP-Master projektiert und diesem eine PROFIBUS-Adresse zugeteilt wurde.*

*Im Slave-Betrieb müssen Sie bei der Auswahl der Slave-Betriebsart zusätzlich die Option "Test, Inbetriebnahme, Routing" aktivieren.*

### 5.10.2 Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

- X5: Ethernet-PG/OP-Kanal

#### Initialisierung

Damit Sie auf die Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen. ↪ *Kapitel 5.6 "Hardware-Konfiguration - Ethernet-PG/OP-Kanal" auf Seite 57*

#### Transfer

1. ▶ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ▶ Öffnen Sie Ihr Projekt im Siemens SIMATIC Manager.
3. ▶ Stellen Sie über *"Extras → PG/PC-Schnittstelle"* den Zugriffsweg "TCP/IP → Netzwerkkarte ...." ein.
4. ▶ Gehen Sie auf *"Zielsystem → Laden in Baugruppe"* es öffnet sich das Dialogfenster "Zielbaugruppe auswählen". Wählen Sie die Zielbaugruppe aus und geben Sie als Teilnehmeradresse die IP-Adress-Parameter des entsprechenden Ethernet-Schnittstelle an. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.

5. ▶ Starten Sie mit [OK] den Transfer.



Systembedingt kann es zu einer Meldung kommen, dass sich die projektierte von der Zielbaugruppe unterscheidet. Quittieren Sie diese Meldung mit [OK].

→ Ihr Projekt wird übertragen und kann nach der Übertragung in der CPU ausgeführt werden.

### 5.10.3 Transfer über MMC

Die MMC (**Memory Card**) dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer MMC befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

Mit "*Datei* → *Memory-Card-Datei* → *Neu*" können Sie im Siemens SIMATIC Manager eine WLD-Datei erzeugen. Danach kopieren Sie aus dem Baustein-Ordner Ihres Projekts alle Bausteine und die *Systemdaten* in die WLD-Datei.

#### Transfer MMC → CPU

Das Übertragen des Anwenderprogramms von der MMC in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Urlöschen von der MMC gelesen.
- *AUTOLOAD.WLD* wird nach NetzEIN von der MMC gelesen.

Das Blinken der MC-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

#### Transfer CPU → MMC

Bei einer in der CPU gesteckten MMC wird durch einen Schreibbefehl der Inhalt des batteriegepufferten RAMs als *S7PROG.WLD* auf die MMC übertragen.

Den Schreibbefehl starten Sie aus dem Siemens SIMATIC Manager auf Bausteinebene über "*Zielsystem* → *RAM nach ROM kopieren*". Während des Schreibvorgangs blinkt die MC-LED. Erlischt die LED, ist der Schreibvorgang beendet.

Soll dieses Projekt automatisch nach einem NetzEIN von der MMC geladen werden, so müssen Sie dieses auf der MMC in *AUTOLOAD.WLD* umbenennen.

#### Kontrolle des Transfervorgangs

Nach einem MMC-Zugriff erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens SIMATIC Manager auf "*Zielsystem* → *Baugruppenzustand*". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster.

Nähere Informationen zu den Ereignis-IDs ↪ "*Übersicht der Ereignis-IDs*" auf Seite 91.

Zugriff auf integrierte Web-Seite

### 5.11 Zugriff auf integrierte Web-Seite

#### Zugriff auf Web-Seite

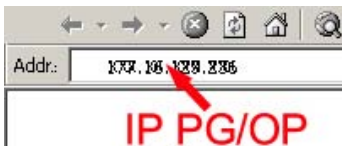
Über die IP-Adresse des Ethernet-PG/OP-Kanals steht Ihnen eine Web-Seite zur Verfügung, die Sie mit einem Internet-Browser aufrufen können. Auf der Web-Seite finden Sie Informationen zu Firmwarestand, aktuelle Zyklus-Zeiten usw. Mit dem MMC-Command WEBPAGE wird der aktuelle Inhalt der Web-Seite auf MMC gespeichert.  
 ↪ Kapitel 5.19 "MMC-Command - Autobefehle" auf Seite 88

#### Voraussetzung

Es wird vorausgesetzt, dass zwischen dem PC mit Internet-Browser und der CPU 314-6CF03 eine Verbindung über den PG/OP-Kanal besteht. Dies können Sie testen über Ping auf die IP-Adresse des Ethernet-PG/OP-Kanals.

#### Web-Seite

Der Zugriff auf die Web-Seite erfolgt über die IP-Adresse des Ethernet-PG/OP-Kanals. Die Web-Seite dient ausschließlich der Informationsausgabe. Die angezeigten Werte können nicht geändert werden.



#### CPU mit Ethernet-PG/OP

Slot 100	
VIPA 314-6CF03 V.... Px000164.pkg, SERIALNUMBER 05439	Best.-Nr., Firmware-Vers., Package, Serien-Nr.
SUPPORTDATA : PRODUCT V3420, HARDWARE V0114, 5679H-V20 , HX000027.110 , Bx000227 V6420, Ax000086 V1200, Ax000056 V0220, fx000007.wld V1140, FlashFileSystem : V102	Angaben für den Support
Memorysize(Bytes):LoadMem:LoadMem : 524288, Work- MemCode : 262144, WorkMemData : 262144	Angaben zum Speicherausbau Ladespeicher, Arbeitsspei- cher(Code/Daten)
OnBoardEthernet : MacAddress : 0020D50144C1, IP-Add- ress : 172.20.120.62, SubnetMask : 255.255.255.0, Gateway : 172.20.120.62	Ethernet-PG/OP: Adressan- gaben
Cpu state : Run	CPU-Statusangabe
FunctionRS485 X2/COM1: MPI FunctionRS485 X3/COM2: DPM-async	Betriebsart RS485 <ul style="list-style-type: none"> <li>■ MPI: MPI-Betrieb</li> <li>■ DPM: DP-Master-Betrieb oder PtP: Punkt zu Punkt- Betrieb</li> </ul>

Slot 100	
Cycletime [microseconds] : min=0 cur=770 ave=750 max=878	CPU-Zykluszeit: min = minimale cur = aktuelle max = maximale
MCC-Trial-Time: 70:23	Verbleibende Zeit in hh:mm bis bei gezogener MCC der Erweiterungsspeicher wieder deaktiviert wird.
ArmLoad [percent] : cur=67, max=70	Angaben für den Support
PowerCycleHxRetries : 29, 0, 0, 0, 0	
AutoCompress activated	

Slot 201	
VIPA 342-1DA70 V3.3.0 Px000062.pkg	<b>CPU-Komponente:</b> <b>DP-Master</b> Name, Firmware-Version, Package
SUPPORTDATA : PRODUCT V3300, BB000218 V5300, AB000068 V4170, ModuleType CB2C0010	Angaben für den Support
Cycletime [microseconds] : min=65535000 cur=0 ave=0 max=0 cnt=0	CPU-Zykluszeit: min = minimale cur = aktuelle max = maximale

Slot 206	
HS_DI8_DIO8_AI5_AO2, V2.0.6 Px000025.pkg,	<b>CPU-Komponente: E/A-Teil</b> Name, Firmware-Version, Package
SUPPORTDATA : BB000156 V2060, AB000073 V2020, AB000074 V2000 PRODUCT V2060, Hx000012 V1000 ModuleType 8400000 Address Input 1024...1071 Address Output 1024...1071	Angaben für den Support



Zugriff auf integrierte Web-Seite

**SPEED-BUS**

Slot 101	Modul am SPEED-Bus
VIPA 321-1BH70 V1.0.1 Px000029.pkg	Best.-Nr., Firmware-Version, Package
SUPPORTDATA : BB000189 V1010, AB000076 V1010 PRODUCT V1010, Hx000013 V1000 ModuleType 1FC20001 Address Input 128...131	Angaben für den Support

Slot 102	Modul am SPEED-Bus
VIPA 322-1BH70 V1.0.1 Px000030.pkg	Best.-Nr., Firmware-Version, Package
SUPPORTDATA : BB000190 V1010, AB000077 V1000 PRODUCT V1010, Hx000014 V1000 ModuleType AFD00001 Address Input 132...135	Angaben für den Support

...

**Standard Bus**

Standard Bus	Module am Standard-Bus
BaudRate Read Mode1, BaudRate Write Mode1	Angaben für den Support
Line 1: ModuleType 94F9: IM36x	<i>IM-Anschaltung falls vorhanden</i>
Rack 0 /Slot 4	Rack-Nr. / Steckplatz
ModuleType: 9FC3: Digital Input 32 Baseaddress Input 0	Typkennung des Moduls Projektierte Basisadresse ggf. Firmware-Nr. und Package
Rack 0 /Slot 5 ...	Rack-Nr. / Steckplatz
...	
Line 2: ModuleType A4FE: IM36x	<i>IM-Anschaltung falls vorhanden</i>
Rack 1 /Slot 4	
ModuleType: 9FC3: Digital Input 32 Baseaddress Input 0	Typkennung des Moduls Projektierte Basisadresse ggf. Firmware-Nr. und Package
Rack 1 /Slot 5 ...	Rack-Nr. / Steckplatz



## 5.12 Betriebszustände

### 5.12.1 Übersicht

Die CPU kennt 4 Betriebszustände:

- Betriebszustand STOP
- Betriebszustand ANLAUF
- Betriebszustand RUN
- Betriebszustand HALT

In den Betriebszuständen ANLAUF und RUN können bestimmte Ereignisse auftreten, auf die das Systemprogramm reagieren muss. In vielen Fällen wird dabei ein für das Ereignis vorgesehener Organisationsbaustein als Anwenderschnittstelle aufgerufen.

#### Betriebszustand STOP

- Das Anwenderprogramm wird nicht bearbeitet.
- Hat zuvor eine Programmbearbeitung stattgefunden, bleiben die Werte von Zählern, Zeiten, Merkern und des Prozessabbilds beim Übergang in den STOP-Zustand erhalten.
- Die Befehlsausgabe ist gesperrt, d.h. alle digitalen Ausgaben sind gesperrt.
- RUN-LED aus
- STOP-LED an

#### Betriebszustand ANLAUF

- Während des Übergangs von STOP nach RUN erfolgt ein Sprung in den Anlauf-Organisationsbaustein OB 100. Der Ablauf des OBs wird zeitlich nicht überwacht. Im Anlauf-OB können weitere Bausteine aufgerufen werden.
- Beim Anlauf sind alle digitalen Ausgaben gesperrt, d.h. die Befehlsausgabesperre ist aktiv.
- RUN-LED blinkt, solange der OB 100 bearbeitet wird und für mindestens 3s, auch wenn der Anlauf kürzer ist oder die CPU aufgrund eines Fehler in STOP geht. Dies zeigt den Anlauf an.
- STOP-LED aus

Wenn die CPU einen Anlauf fertig bearbeitet hat, geht Sie in den Betriebszustand RUN über.

#### Betriebszustand RUN

- Das Anwenderprogramm im OB 1 wird zyklisch bearbeitet, wobei zusätzlich alarmgesteuert weitere Programmteile eingeschachtelt werden können.
- Alle im Programm gestarteten Zeiten und Zähler laufen und das Prozessabbild wird zyklisch aktualisiert.
- Das BASP-Signal (Befehlsausgabesperre) wird deaktiviert, d.h. alle Ausgänge sind freigegeben.
- RUN-LED an
- STOP-LED aus

#### Betriebszustand HALT

Die CPU bietet Ihnen die Möglichkeit bis zu 3 Haltepunkte zur Programmdiagnose einzusetzen. Das Setzen und Löschen von Haltepunkten erfolgt in Ihrer Programmierumgebung. Sobald ein Haltepunkt erreicht ist, können Sie schrittweise Ihre Befehlszeilen abarbeiten.

**Voraussetzung**

Für die Verwendung von Haltepunkten müssen folgende Voraussetzungen erfüllt sein:

- Das Testen im Einzelschrittmodus ist in AWL möglich, ggf. über "Ansicht → AWL" Ansicht in AWL ändern
- Der Baustein muss online geöffnet und darf nicht geschützt sein.

**Vorgehensweise zur Arbeit mit Haltepunkten**

1. ► Blenden Sie über "Ansicht → Haltepunktleiste" diese ein.
2. ► Setzen Sie Ihren Cursor auf die Anweisungszeile, in der ein Haltepunkt gesetzt werden soll.
3. ► Setzen Sie den Haltepunkt mit "Test → Haltepunkt setzen".  
⇒ Die Anweisungszeile wird mit einem Kreisring markiert.
4. ► Zur Aktivierung des Haltepunkts gehen Sie auf "Test → Haltepunkt" aktiv.  
⇒ Der Kreisring wird zu einer Kreisfläche.
5. ► Bringen Sie Ihre CPU in RUN.  
⇒ Wenn Ihr Programm auf den Haltepunkt trifft, geht Ihre CPU in den Zustand HALT über, der Haltepunkt wird mit einem Pfeil markiert und die Registerinhalte werden eingeblendet.
6. ► Nun können Sie mit "Test → Nächste Anweisung ausführen" schrittweise Ihren Programmcode durchfahren oder über "Test → Fortsetzen" Ihre Programmausführung bis zum nächsten Haltepunkt fortsetzen.
7. ► Mit "Test → (Alle) Haltepunkte löschen" können Sie (alle) Haltepunkte wieder löschen.

**Verhalten im Betriebszustand HALT**

- RUN-LED blinkt und die STOP-LED leuchtet.
- Die Bearbeitung des Codes ist angehalten. Alle Ablaufebenen werden nicht weiterbearbeitet.
- Alle Zeiten werden eingefroren.
- Echtzeituhr läuft weiter.
- Ausgänge werden abgeschaltet (BASP ist aktiv).
- Projektierte CP-Verbindungen bleiben bestehen.



*Der Einsatz von Haltepunkten ist immer möglich. Eine Umschaltung in die Betriebsart Testbetrieb ist nicht erforderlich.*

*Sobald Sie mehr als 2 Haltepunkte gesetzt haben, ist eine Einzelschrittbearbeitung nicht mehr möglich.*

### 5.12.2 Funktionssicherheit

Die CPUs besitzen Sicherheitsmechanismen, wie einen Watchdog (100ms) und eine parametrierbare Zykluszeitüberwachung (parametrierbar min. 1ms), die im Fehlerfall die CPU stoppen bzw. einen RESET auf der CPU durchführen und diese in einen definierten STOP-Zustand versetzen. Die CPUs von VIPA sind funktionssicher ausgelegt und besitzen folgende Systemeigenschaften:

Ereignis	betrifft	Effekt
RUN → STOP	allgemein	BASP (Befehls-Ausgabe-Sperre) wird gesetzt.
	zentrale digitale Ausgänge	Die Ausgänge werden abgeschaltet.
	zentrale analoge Ausgänge	Die Ausgänge werden abgeschaltet. <ul style="list-style-type: none"> <li>■ Spannungsausgänge geben 0V aus</li> <li>■ Stromausgänge 0...20mA geben 0mA aus</li> <li>■ Stromausgänge 4...20mA geben 4mA aus</li> </ul> Falls parametriert können auch Ersatzwerte ausgegeben werden.
	dezentrale Ausgänge	Verhalten wie bei zentralen digitalen/analogen Ausgängen
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station zyklisch gelesen und die aktuellen Werte zur Verfügung gestellt.
STOP → RUN bzw. NetzEin	allgemein	Zuerst wird das PAE gelöscht, danach erfolgt der Aufruf des OB 100. Nachdem dieser abgearbeitet ist, wird das BASP zurückgesetzt und der Zyklus gestartet mit: PAA löschen → PAE lesen → OB 1.
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station einmalig gelesen und die aktuellen Werte zur Verfügung gestellt.
RUN	allgemein	Der Programmablauf ist zyklisch und damit vorhersehbar: PAE lesen → OB 1 → PAA schreiben.

PAE: Prozessabbild der Eingänge, PAA: Prozessabbild der Ausgänge

### 5.13 Urlöschen

#### Übersicht

Beim Urlöschen wird der komplette Anwenderspeicher gelöscht. Ihre Daten auf der Memory Card bleiben erhalten. Sie haben 2 Möglichkeiten zum Urlöschen:

- Urlöschen über Betriebsartenschalter
- Urlöschen über Konfigurations-Software wie z.B. Siemens SIMATIC Manager



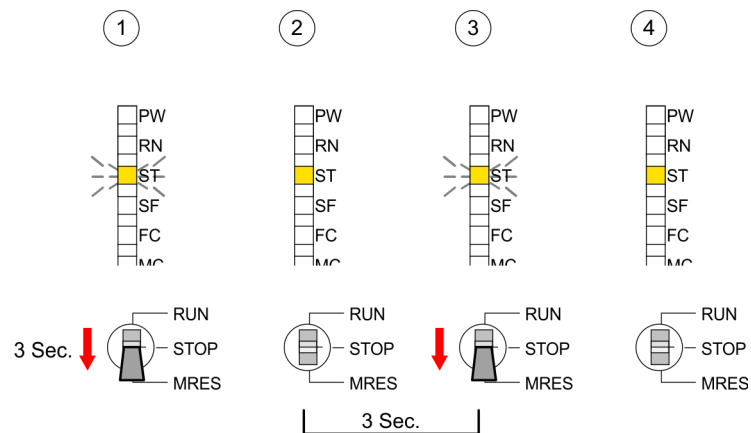
*Vor dem Laden Ihres Anwenderprogramms in Ihre CPU sollten Sie die CPU immer urlöschen, um sicherzustellen, dass sich kein alter Baustein mehr in Ihrer CPU befindet.*

**Urlöschen über Betriebsartenschalter****Voraussetzung**

- ➔ Ihre CPU muss sich im STOP-Zustand befinden. Stellen Sie hierzu den CPU-Betriebsartenschalter auf "STOP".
- ⇒ Die ST-LED leuchtet.

**Urlöschen**

- 1.** ➔ Bringen Sie den Betriebsartenschalter in Stellung MRES und halten Sie ihn ca. 3 Sekunden.
  - ⇒ Die ST-LED geht von Blinken über in Dauerlicht.
- 2.** ➔ Bringen Sie den Betriebsartenschalter in Stellung STOP und innerhalb von 3 Sekunden kurz in MRES dann wieder auf STOP.
  - ⇒ Die ST-LED blinkt (Urlösch-Vorgang).
- 3.** ➔ Das Urlöschen ist abgeschlossen, wenn die ST-LED in Dauerlicht übergeht.
  - ⇒ Die ST-LED leuchtet. Die nachfolgende Abbildung zeigt nochmals die Vorgehensweise:

**Urlöschen über Siemens SIMATIC Manager**

- **Voraussetzung:** Ihre CPU muss sich im STOP-Zustand befinden. Mit dem Menübefehl "*Zielsystem* ➔ *Betriebszustand*" bringen Sie Ihre CPU in STOP.
- **Urlöschen:** Über den Menübefehl "*Zielsystem* ➔ *Urlöschen*" fordern Sie das Urlöschen an. In dem Dialogfenster können Sie, wenn noch nicht geschehen, Ihre CPU in STOP bringen und das Urlöschen starten. Während des Urlöschvorgangs blinkt die ST-LED. Geht die ST-LED in Dauerlicht über, ist der Urlöschvorgang abgeschlossen.

**Automatisch nachladen**

Falls nach dem Urlöschen auf der MMC ein Projekt S7PROG.WLD vorhanden ist, versucht die CPU dieses von der MMC neu zu laden. ➔ Die MC-LED leuchtet. Nach dem Nachladen erlischt die LED. Abhängig von der Einstellung des Betriebsartenschalters bleibt die CPU in STOP bzw. geht in RUN.

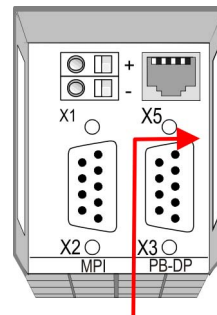
## Rücksetzen auf Werks-einstellung

Das *Rücksetzen auf Werkseinstellung* löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand. Bitte beachten Sie, dass hierbei auch die MPI-Adresse defaultmäßig auf 2 zurückgestellt wird! ↪ "*Rücksetzen auf Werkseinstellung*" auf Seite 84

## 5.14 Firmwareupdate

### Übersicht

- Sie haben die Möglichkeit unter Einsatz einer MMC für die CPU und ihre Komponenten ein Firmwareupdate durchzuführen. Hierzu muss sich in der CPU beim Hochlauf eine entsprechend vorbereitete MMC befinden.
- Damit eine Firmwaredatei beim Hochlauf erkannt und zugeordnet werden kann, ist für jede update-fähige Komponente und jeden Hardware-Ausgabestand ein pkg-Dateiname reserviert, der mit "px" beginnt und sich in einer 6-stelligen Ziffer unterscheidet. Bei jedem updatefähigen Modul finden Sie den pkg-Dateinamen unter der Frontklappe auf einem Aufkleber auf der rechten Seite des Moduls.
- Nach NetzEIN und CPU-STOP prüft die CPU, ob eine \*.pkg-Datei auf der MMC vorhanden ist. Wenn sich diese Firmware-Version von der zu überschreibenden Firmware-Version unterscheidet, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.



**Firmware package and version**

### Aktuelle Firmware auf [www.vipa.com](http://www.vipa.com)

Die aktuellsten Firmwarestände finden Sie auf [www.vipa.com](http://www.vipa.com) im Service-Bereich. Beispielsweise sind für den Firmwareupdate der CPU 314-6CF03 und Ihrer Komponenten für den Ausgabestand 1 folgende Dateien erforderlich:

- 314-6CF03, Ausgabestand 1: Px000164.pkg
- PROFIBUS-DP Master: Px000062.pkg
- DI/DO/AIO: Px000025.pkg

**VORSICHT!**

Beim Aufspielen einer neuen Firmware ist äußerste Vorsicht geboten. Unter Umständen kann Ihre CPU unbrauchbar werden, wenn beispielsweise während der Übertragung die Spannungsversorgung unterbrochen wird oder die Firmware-Datei fehlerhaft ist. Setzen Sie sich in diesem Fall mit der VIPA-Hotline in Verbindung!

Bitte beachten Sie auch, dass sich die zu überschreibende Firmware-Version von der Update-Version unterscheidet, ansonsten erfolgt kein Update.

### Firmwarestand des SPEED7-Systems über Web-Seite ausgeben

Die CPU hat eine Web-Seite integriert, die auch Informationen zum Firmwarestand der SPEED7-Komponenten bereitstellt. Über den Ethernet-PG/OP-Kanal haben Sie Zugriff auf diese Web-Seite. Zur Aktivierung des PG/OP-Kanals müssen Sie diesem IP-Parameter zuweisen. Dies kann im Siemens SIMATIC Manager entweder über eine Hardware-Konfiguration erfolgen, die Sie über MMC bzw. MPI einspielen oder über Ethernet durch Angabe der MAC-Adresse unter *"Zielsystem → Ethernet-Adresse vergeben"*. Danach können Sie mit einem Web-Browser über die angegebene IP-Adresse auf den PG/OP-Kanal zugreifen. ↪ *Kapitel 5.11 "Zugriff auf integrierte Web-Seite" auf Seite 74*

### Firmware laden und auf MMC übertragen

- Gehen Sie auf [www.vipa.com](http://www.vipa.com)
- Klicken Sie auf *"Service → Download → Firmware"*.
- Navigieren Sie über *"System 300S → CPU"* zu Ihrer CPU und laden Sie die zip-Datei auf Ihren PC.
- Entpacken Sie die zip-Datei und kopieren Sie die extrahierten pkg-Dateien auf Ihre MMC.

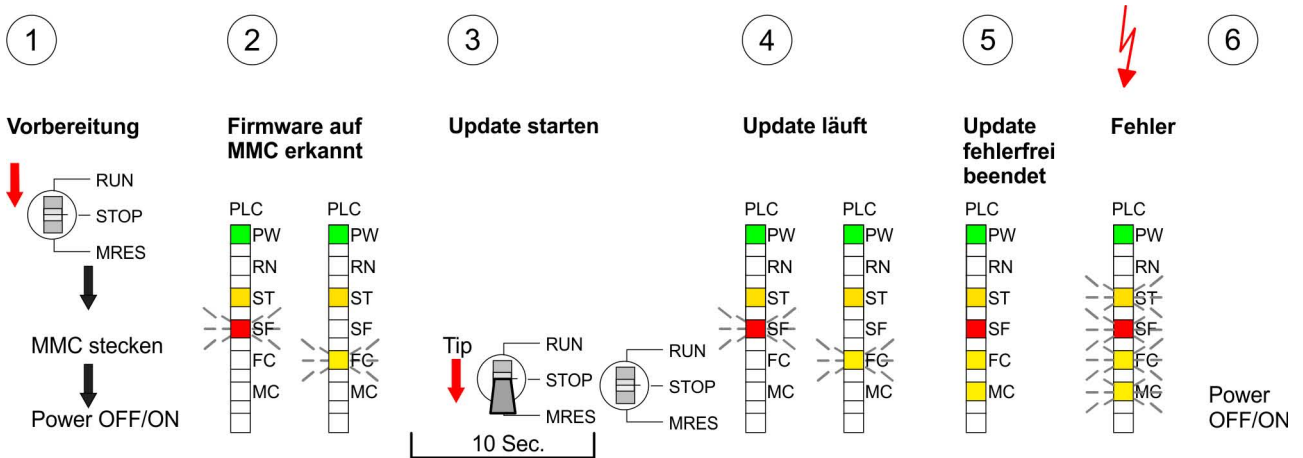
**VORSICHT!**

Beim Firmwareupdate wird automatisch ein Urlöschen durchgeführt. Sollte sich Ihr Programm nur im Ladespeicher der CPU befinden, so wird es hierbei gelöscht! Sichern Sie Ihr Programm, bevor Sie ein Firmwareupdate durchführen! Auch sollten Sie nach dem Firmwareupdate ein *"Rücksetzen auf Werkseinstellung"* durchführen. ↪ *Kapitel 5.15 "Rücksetzen auf Werkseinstellung" auf Seite 84*

### Firmware von MMC in CPU übertragen

1. ▶ Bringen Sie den Betriebsartenschalter Ihrer CPU in Stellung STOP. Schalten Sie die Spannungsversorgung aus. Stecken Sie die MMC mit den Firmware-Dateien in die CPU. Achten Sie hierbei auf die Steckrichtung der MMC. Schalten Sie die Spannungsversorgung ein.
2. ▶ Nach einer kurzen Hochlaufzeit zeigt das abwechselnde Blinken der LEDs SF und FC an, dass auf der MMC mindestens eine aktuellere Firmware-Datei gefunden wurde.
3. ▶ Sie starten die Übertragung der Firmware, sobald Sie innerhalb von 10s den Betriebsartenschalter kurz nach MRES tippen und dann den Schalter in der STOP-Position belassen.

4. ▶ Während des Update-Vorgangs blinken die LEDs SF und FC abwechselnd und die MC-LED leuchtet. Dieser Vorgang kann mehrere Minuten dauern.
5. ▶ Das Update ist fehlerfrei beendet, wenn die LEDs PW, ST, SF, FC und MC leuchten. Blinken diese schnell, ist ein Fehler aufgetreten.
6. ▶ Schalten Sie die Spannungsversorgung aus und wieder ein. Jetzt prüft die CPU, ob noch weitere Firmware-Updates durchzuführen sind. Ist dies der Fall, blinken, wiederum nach einer kurzen Hochlaufzeit, die LEDs SF und FC. Fahren Sie mit Punkt 3 fort.
  - ⇒ Blinken die LEDs nicht, ist das Firmware-Update abgeschlossen. Führen Sie jetzt wie nachfolgend beschrieben ein *Rücksetzen auf Werkseinstellungen* durch. Danach ist die CPU wieder einsatzbereit.





### 5.15 Rücksetzen auf Werkseinstellung

#### Vorgehensweise

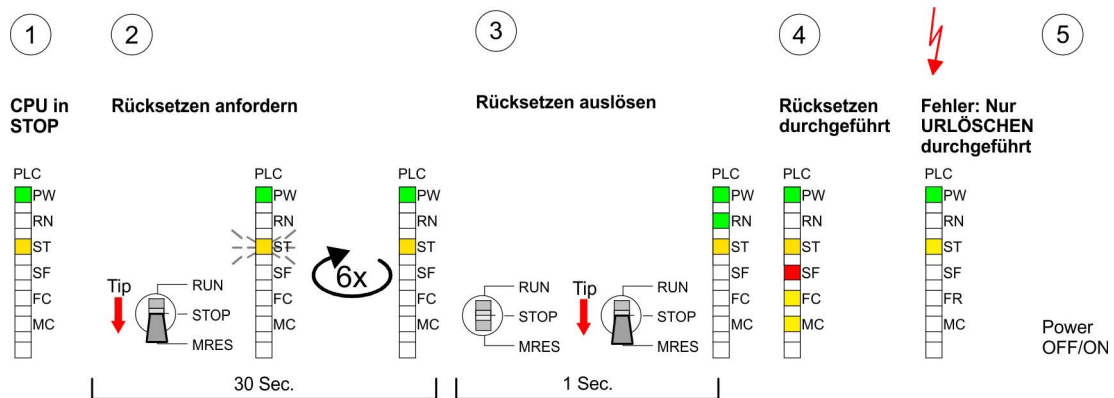
Die folgende Vorgehensweise löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand.

Bitte beachten Sie, dass hierbei auch die MPI-Adresse auf 2 und die IP-Adresse des Ethernet-PG/OP-Kanals auf 0.0.0.0 zurückgestellt wird!

Sie können auch das Rücksetzen auf Werkseinstellung mit dem MMC-Command FACTORY\_RESET ausführen. *↳ Kapitel 5.19 "MMC-Command - Autobefehle" auf Seite 88*

1. ➤ Bringen Sie die CPU in STOP.
2. ➤ Drücken Sie den Betriebsartenschalter für ca. 30 Sekunden nach unten in Stellung MRES. Hierbei blinkt die STOP-LED. Nach ein paar Sekunden leuchtet die STOP-LED. Die STOP-LED wechselt jetzt von Leuchten in Blinken. Zählen Sie, wie oft die STOP-LED leuchtet.
3. ➤ Nach dem 6. Mal Leuchten der STOP-LED lassen Sie den Reset-Schalter wieder los, um ihn nochmals kurzzeitig nach unten zu drücken. Jetzt leuchtet die grüne RUN-LED einmal auf. Das bedeutet, dass das RAM vollständig gelöscht ist.
4. ➤ Zur Bestätigung des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und MC. Leuchtet diese nicht, wurde nur URLöschen ausgeführt und das Rücksetzen auf Werkseinstellung ist fehlgeschlagen. In diesem Fall können Sie den Vorgang wiederholen. Das Rücksetzen auf Werkseinstellung wird nur dann ausgeführt, wenn die STOP-LED genau 6 Mal geleuchtet hat.
5. ➤ Am Ende des Rücksetzvorgangs leuchten die LEDs PW, ST, SF, FC und MC. Danach ist die Spannungsversorgung aus- und wieder einzuschalten.

Die nachfolgende Abbildung soll die Vorgehensweise verdeutlichen:



Bitte führen Sie nach einem Firmwareupdate der CPU immer ein Rücksetzen auf Werkseinstellung durch.



## 5.16 Steckplatz für Speichermedien

### Übersicht

Auf der Frontseite der CPU befindet sich ein Steckplatz für Speichermedien. Über diesen Steckplatz können Sie eine Multimedia Card (MMC) als externes Speichermedium für Programme und Firmware stecken. Mittels vorgegebener Dateinamen können Sie die CPU veranlassen automatisch ein Projekt zu laden bzw. eine Kommandodatei auszuführen.

### Zugriff auf das Speichermedium

Zu folgenden Zeitpunkten erfolgt ein Zugriff auf ein Speichermedium:

- Nach Urlöschen
  - Die CPU prüft, ob ein Projekt mit dem Namen S7PROG.WLD vorhanden ist. Wenn ja, wird dieses automatisch geladen.
  - Die CPU prüft, ob ein Projekt mit dem Namen PROTECT.WLD mit geschützten Bausteinen vorhanden ist. Wenn ja, wird dieses automatisch geladen. Diese Bausteine verbleiben in der CPU bis zum Rücksetzen der CPU auf Werkseinstellungen oder Laden einer "leeren" PROTECT.WLD.
  - Die CPU prüft, ob eine MCC-Speichererweiterung gesteckt ist. Falls ja, erfolgt die Freigabe der Speichererweiterung, ansonsten wird eine zuvor aktivierte Speichererweiterung deaktiviert.
- Nach NetzEIN
  - Die CPU prüft, ob ein Projekt mit dem Namen AUTO-LOAD.WLD vorhanden ist. Wenn ja, wird Urlöschen durchgeführt und das Projekt automatisch geladen.
  - Die CPU prüft, ob eine Kommandodatei mit dem Namen VIPA\_CMD.MMC vorhanden ist. Wenn ja, wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.
  - Nach NetzEIN und CPU-STOP prüft die CPU, ob eine \*.pkg-Datei (Firmware-Datei) vorhanden ist. Wenn ja, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.
- Einmalig im Zustand STOP
  - Wird eine Speicherkarte mit einer Kommandodatei mit dem Namen VIPA\_CMD.MMC gesteckt, so wird die Kommandodatei geladen und die enthaltenen Befehle werden ausgeführt.

## 5.17 Speichererweiterung mit MCC

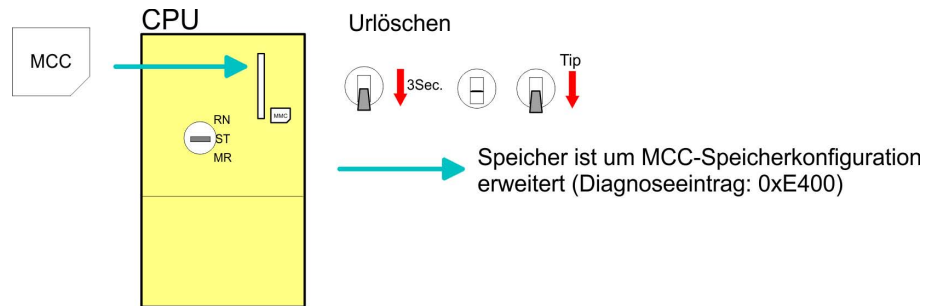
### Übersicht



Bei der CPU haben Sie die Möglichkeit den Arbeitsspeicher zu erweitern. Hierzu ist bei VIPA eine MCC Speichererweiterungskarte verfügbar. Bei der MCC handelt es sich um eine speziell vorbereitete MMC (Multimedia Card). Durch Stecken der MCC im MCC-Slot und anschließendem Urlöschen wird die entsprechende Speichererweiterung freigeschaltet. Es kann immer nur eine Speichererweiterung aktiviert sein. Auf der MCC befindet sich die Datei memory.key. Diese Datei darf weder bearbeitet noch gelöscht werden. Sie können die MCC auch als "normale" MMC zur Speicherung Ihrer Projekte verwenden.

### Vorgehensweise

Zur Erweiterung des Speichers stecken Sie die MCC in den mit "MCC" bezeichneten Kartenslot der CPU und führen Sie Urlöschen durch.



Sollte die Speichererweiterung auf der MCC den maximal erweiterbaren Speicherbereich der CPU überschreiten, wird automatisch der maximal mögliche Speicher der CPU verwendet. Den aktuellen Speicherausbau können Sie über die integrierte Web-Seite oder mit dem Siemens SIMATIC Manager über den Baugruppenzustand unter "Speicher" ermitteln.



#### VORSICHT!

Bitte beachten Sie, dass, sobald Sie eine Speichererweiterung auf Ihrer CPU durchgeführt haben, die MCC gesteckt bleiben muss. Ansonsten geht die CPU nach 72 Stunden in STOP. Auch kann die MCC nicht gegen eine MCC mit gleicher Speicherkonfiguration getauscht werden.

### Verhalten

Wurde die MCC-Speicherkonfiguration übernommen, finden Sie den Diagnoseeintrag 0xE400 im Diagnosepuffer der CPU.

Nach Ziehen der MCC erfolgt der Eintrag 0xE401 im Diagnosepuffer, die SF-LED leuchtet und nach 72 Stunden geht die CPU in STOP. Hier ist ein Anlauf erst wieder möglich nach Stecken der MCC oder nach Urlöschen.

Die verbleibende Zeit nach dem Ziehen der MCC können Sie jederzeit über den Parameter *MCC-Trial-Time* auf der Web-Seite ermitteln.

Nach erneutem Stecken der MCC erlischt die SF-LED und 0xE400 wird im Diagnosepuffer eingetragen. Sie können jederzeit die Speicherkonfiguration Ihrer CPU auf den ursprünglichen Zustand wieder zurücksetzen, indem Sie Urlöschen ohne MCC ausführen.

## 5.18 Erweiterter Know-how-Schutz

### Übersicht

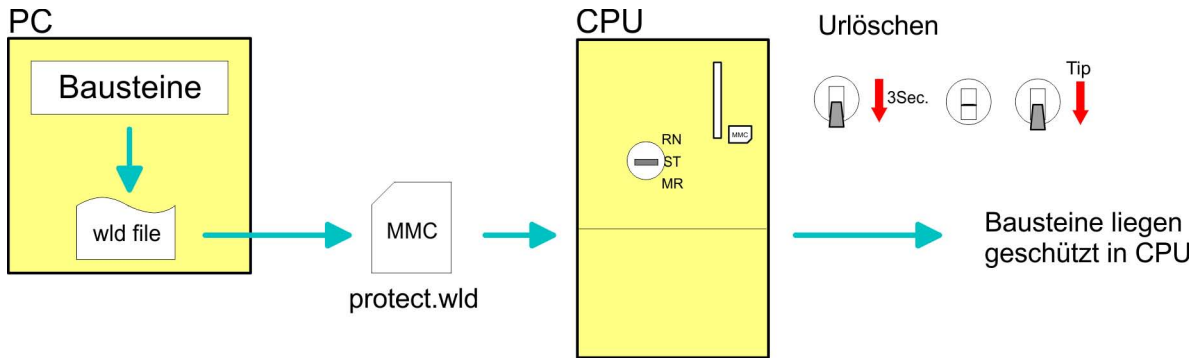
Neben dem "Standard" Know-how-Schutz besitzen die SPEED7-CPU's von VIPA einen "erweiterten" Know-how-Schutz, der einen sicheren Baustein-Schutz vor Zugriff Dritter bietet.

### Standard-Schutz

Beim Standard-Schutz von Siemens werden auch geschützte Bausteine in das PG übertragen, aber deren Inhalt nicht dargestellt. Durch entsprechende Manipulation ist der Know-how-Schutz aber nicht sichergestellt.

**Erweiterter Schutz**

Mit dem von VIPA entwickelten "erweiterten" Know-how-Schutz besteht aber die Möglichkeit Bausteine permanent in der CPU zu speichern. Beim "erweiterten" Schutz übertragen Sie die zu schützenden Bausteine in eine WLD-Datei mit Namen protect.wld. Durch Stecken der MMC und anschließendem Urlöschen werden die in protect.wld gespeicherten Bausteine permanent in der CPU abgelegt. Geschützt werden können OBs, FBs und FCs. Beim Zurücklesen von geschützten Bausteinen in Ihr PG werden ausschließlich die Baustein-Header geladen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

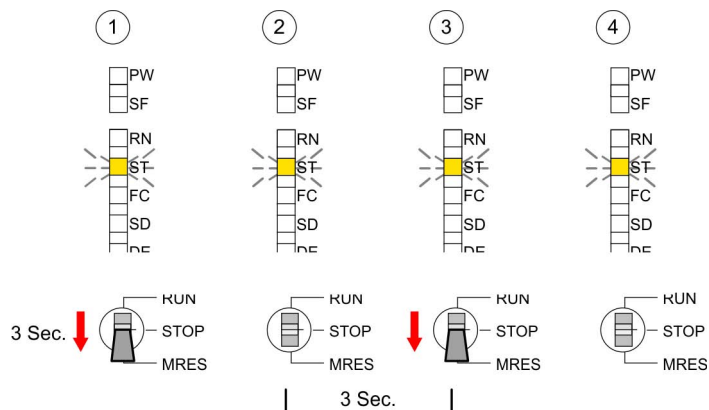


**Bausteine mit protect.wld schützen**

Erzeugen Sie in Ihrem Projekttool mit "Datei → Memory Card Datei → Neu" eine WLD-Datei und benennen Sie diese um in "protect.wld". Übertragen Sie die zu schützenden Bausteine in die Datei, indem Sie diese mit der Maus aus Ihrem Projekt in das Dateifenster von protect.wld ziehen.

**protect.wld mit Urlöschen in CPU übertragen**

Übertragen Sie die Datei protect.wld auf eine MMC-Speicherkarte, stecken Sie die MMC in Ihre CPU und führen Sie nach folgender Vorgehensweise Urlöschen durch:



Mit Urlöschen werden die in protect.wld enthaltenen Bausteine, permanent vor Zugriffen Dritter geschützt, in der CPU abgelegt.

**Schutzverhalten**

Geschützte Bausteine werden durch eine neue protect.wld überschrieben. Mit einem PG können Dritte auf geschützte Bausteine zugreifen, hierbei wird aber ausschließlich der Baustein-Header in das PG übertragen. Der schützenswerte Baustein-Code bleibt in der CPU und kann nicht ausgelesen werden.

**Geschützte Bausteine überschreiben bzw. löschen**

Sie haben jederzeit die Möglichkeit geschützte Bausteine durch gleichnamige Bausteine im RAM der CPU zu überschreiben. Diese Änderung bleibt bis zum nächsten Umlöschen erhalten. Geschützte Bausteine können nur dann vom PG dauerhaft überschrieben werden, wenn diese zuvor aus der `protect.wld` gelöscht wurden. Durch Übertragen einer leeren `protect.wld` von der MMC können Sie in der CPU alle geschützten Bausteine löschen.

**Einsatz von geschützten Bausteinen**

Da beim Auslesen eines "protected" Bausteins aus der CPU die Symbol-Bezeichnungen fehlen, ist es ratsam dem Endanwender die "Bausteinshüllen" zur Verfügung zu stellen. Erstellen Sie hierzu aus allen geschützten Bausteinen ein Projekt. Löschen Sie aus diesen Bausteinen alle Netzwerke, so dass diese ausschließlich die Variablen-Definitionen in der entsprechenden Symbolik beinhalten.

**5.19 MMC-Cmd - Autobefehle****Übersicht**

Eine *Kommando*-Datei auf einer MMC wird unter folgenden Bedingungen automatisch ausgeführt:

- CPU befindet sich in STOP und MMC wird gesteckt
- Bei jedem Einschaltvorgang (NetzeIN)

**Kommando-Datei**

Bei der *Kommando*-Datei handelt es sich um eine Text-Datei mit einer Befehlsabfolge, die unter dem Namen `vipa_cmd.mmc` im Root-Verzeichnis der MMC abzulegen ist. Die Datei muss mit dem 1. Befehl `CMD_START` beginnen, gefolgt von den gewünschten Befehlen (kein anderer Text) und ist immer mit dem letzten Befehl `CMD_END` abzuschließen.

Texte wie beispielsweise Kommentare nach dem letzten Befehl `CMD_END` sind zulässig, da diese ignoriert werden. Sobald eine Kommandodatei erkannt und ausgeführt wird, werden die Aktionen in der Datei `Logfile.txt` auf der MMC gespeichert. Zusätzlich finden Sie für jeden ausgeführten Befehl einen Diagnoseeintrag im Diagnosepuffer.

**Befehle**

Bitte beachten Sie, dass Sie immer Ihre Befehlsabfolge mit `CMD_START` beginnen und mit `CMD_END` beenden.

Kommando	Beschreibung	Diagnoseeintrag
CMD_START	In der ersten Zeile muss CMD_START stehen.	0xE801
	Fehlt CMD_START erfolgt ein Diagnoseeintrag	0xE8FE
WAIT1SECOND	Wartet ca. 1 Sekunde.	0xE803
WEBPAGE	Speichert die Web-Seite der CPU als Datei "webpage.htm" auf der MMC.	0xE804
LOAD_PROJECT	Ruft die Funktion "Umlöschen mit Nachladen von der MMC" auf. Durch Angabe einer wld-Datei nach dem Kommando, wird diese wld-Datei nachgeladen, ansonsten wird die Datei "s7prog.wld" geladen.	0xE805

Kommando	Beschreibung	Diagnoseeintrag
SAVE_PROJECT	Speichert das Anwenderprojekt (Bausteine und Hardware-Konfiguration) auf der MMC als "s7prog.wld". Falls bereits eine Datei mit dem Namen "s7prog.wld" existiert, wird diese in "s7prog.old" umbenannt. Sollte Ihre CPU durch ein Passwort geschützt sein, so müssen Sie dies als Parameter mitliefern. Ansonsten wird kein Projekt geschrieben. Beispiel: SAVE_PROJECT password	0xE806
FACTORY_RESET	Führt "Rücksetzen auf Werkseinstellung" durch.	0xE807
DIAGBUF	Speichert den Diagnosepuffer der CPU als Datei "diagbuff.txt" auf der MMC.	0xE80B
SET_NETWORK	Mit diesem Kommando können Sie die IP-Parameter für den Ethernet-PG/OP-Kanal einstellen. Die IP-Parameter sind in der Reihenfolge IP-Adresse, Subnetz-Maske und Gateway jeweils getrennt durch ein Komma im Format von x.x.x.x einzugeben. Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein.	0xE80E
CMD_END	In der letzten Zeile muss CMD_END stehen.	0xE802

**Beispiele**

Nachfolgend ist der Aufbau einer Kommando-Datei an Beispielen gezeigt. Den jeweiligen Diagnoseeintrag finden Sie in Klammern gesetzt.

**Beispiel 1**

CMD_START	Kennzeichnet den Start der Befehlsliste (0xE801)
LOAD_PROJECT proj.wld	Urlöschen und Nachladen von "proj.wld" (0xE805)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
WEBPAGE	Web-Seite als "webpage.htm" speichern (0xE804)
DIAGBUF	Diagnosepuffer der CPU als "diagbuff.txt" speichern (0xE80B)
CMD_END	Kennzeichnet das Ende der Befehlsliste (0xE802)
... beliebiger Text ...	Texte nach dem CMD_END werden nicht mehr ausgewertet.

**Beispiel 2**

CMD_START	Kennzeichnet den Start der Befehlsliste (0xE801)
LOAD_PROJECT proj2.wld	Urlöschen und Nachladen von "proj2.wld" (0xE805)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
	IP-Parameter (0xE80E)
SET_NETWORK 172.16.129.210,255.255.224.0,172.16.129.210	
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)
WAIT1SECOND	Wartet ca. 1 Sekunde (0xE803)

VIPA-spezifische Diagnose-Einträge

WEBPAGE	Web-Seite als "webpage.htm" speichern (0xE804)
DIAGBUF	Diagnosepuffer der CPU als "diagbuff.txt" speichern (0xE80B)
CMD_END	Kennzeichnet das Ende der Befehlsliste (0xE802)
... beliebiger Text ...	Texte nach dem CMD_END werden nicht mehr ausgewertet.



Die Parameter IP-Adresse, Subnetz-Maske und Gateway erhalten Sie von Ihrem Systemadministrator.

Wird kein Gateway verwendet, tragen Sie die IP-Adresse als Gateway ein.

### 5.20 VIPA-spezifische Diagnose-Einträge

#### Einträge im Diagnosepuffer

Sie haben die Möglichkeit im Siemens SIMATIC Manager den Diagnosepuffer der CPU auszulesen. Neben den Standardeinträgen im Diagnosepuffer gibt es in den CPUs der VIPA noch zusätzliche Einträge, welche ausschließlich in Form einer Ereignis-ID angezeigt werden.

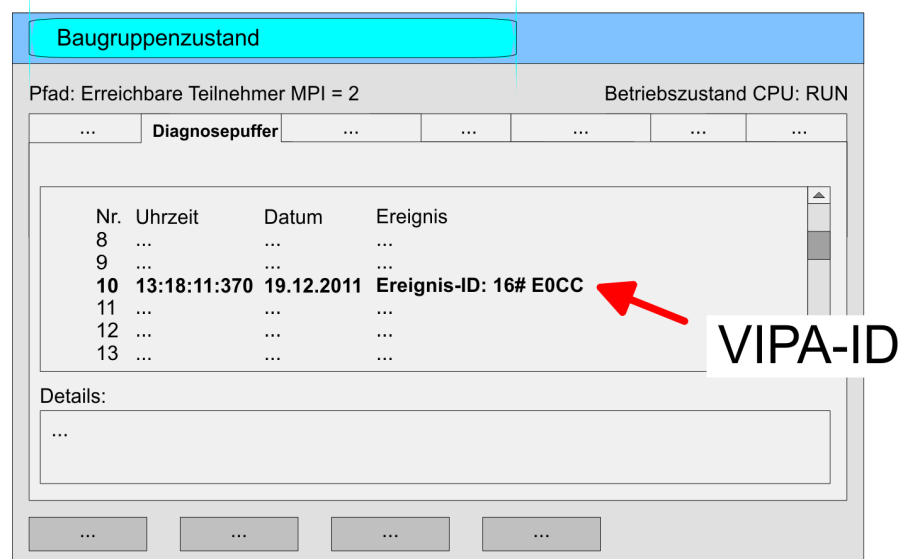
Mit dem CMD DIAGBUF wird der aktuelle Inhalt des Diagnosepuffers auf die Speicherkarte gespeichert.



Die CPUs von VIPA unterstützen alle Register des Baugruppenzustands. Eine nähere Beschreibung der einzelnen Register finden Sie in der Online-Hilfe Ihres Siemens SIMATIC Managers.

#### Anzeige der Diagnose-einträge

Zur Anzeige der Diagnoseeinträge gehen Sie in Ihrem Siemens SIMATIC Manager auf "Zielsystem → Baugruppenzustand". Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster:



Für die Diagnose ist der Betriebszustand der CPU irrelevant. Es können maximal 100 Diagnoseeinträge in der CPU gespeichert werden.

## Übersicht der Ereignis-IDs

Ereignis-ID	Bedeutung
0x115C	Herstellerspezifischer Alarm (OB 57) bei EtherCAT OB: OB-Nummer (57) ZInfo1: Logische Adresse des Slaves, der den Alarm ausgelöst hat ZInfo2: Alarmtyp ZInfo3: Reserviert
0xE003	Fehler beim Zugriff auf Peripherie Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE004	Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE005	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE006	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE007	Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich
0xE008	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE009	Fehler beim Zugriff auf Standard-Rückwandbus
0xE010	Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung
0xE011	Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slave-Konfiguration
0xE012	Fehler bei Parametrierung
0xE013	Fehler bei Schieberegisterzugriff auf Standardbus-Digitalmodule
0xE014	Fehler bei Check_Sys
0xE015	Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster)
0xE016	Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz
0xE017	Fehler beim Zugriff auf integrierten Slave
0xE018	Fehler beim Mappen der Master-Peripherie
0xE019	Fehler bei Erkennung des Standard Rückwandbus Systems
0xE01A	Fehler bei Erkennung der Betriebsart (8 / 9 Bit)



Ereignis-ID	Bedeutung
0xE01B	Fehler - Maximale Anzahl steckbarer Baugruppen überschritten
0xE020	Fehler - Alarminformationen undefiniert
0xE030	Fehler vom Standard-Bus
0xE033	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE0B0	SPEED7 kann nicht mehr gestoppt werden (Evtl. undefinierter BCD-Wert bei Timer)
0xE0C0	Nicht genug Speicherplatz im Arbeitsspeicher für Codebaustein (Baustein zu groß)
0xE0CB	Fehler bei SZL-Zugriff Zinfo1: 4=SZL falsch, 5=SubSZL falsch, 6=Index falsch Zinfo2: SZL-ID Zinfo3: Index
0xE0CC	Kommunikationsfehler MPI / Seriell Zinfo1: Code 1: Falsche Priorität 2: Pufferüberlauf 3: Telegrammformatfehler 4: Falsche SZL-Anforderung (SZL-ID ungültig) 5: Falsche SZL-Anforderung (SZL-SubID ungültig) 6: Falsche SZL-Anforderung (SZL-Index ungültig) 7: Falsche Wert 8: Falscher RetVal 9: Falscher SAP 10: Falscher Verbindungstyp 11: Falsche Sequenznummer 12: Fehlerhafte Bausteinnummer im Telegramm 13: Fehlerhafter Bausteintyp im Telegramm 14: Inaktive Funktion 15: Fehlerhafte Größe im Telegramm 20: Fehler beim Schreiben auf die Speicherkarte 90: Fehlerhafte Puffergröße 98: Unbekannter Fehler 99: Interner Fehler
0xE0CD	Fehler bei DP-V1 Auftragsverwaltung
0xE0CE	Fehler: Timeout beim Senden der i-Slave Diagnose
0xE0CF	Timeout beim Laden einer neuen HW-Konfiguration (Timeout-Zeit: 39 Sekunden)



Ereignis-ID	Bedeutung
0xE100	Speicherkarten-Zugriffsfehler
0xE101	Speicherkarten-Fehler Filesystem
0xE102	Speicherkarten-Fehler FAT
0xE104	Speicherkarten-Fehler beim Speichern
0xE200	Speicherkarte schreiben beendet (Copy Ram2Rom)
0xE210	Speicherkarte Lesen beendet (Nachladen nach Urlöschen)
0xE21E	Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Datei "Protect.wld" zu groß
0xE21F	Speicherkarte Lesen: Fehler beim Nachladen (nach Urlöschen), Lesefehler, Speicher voll
0xE300	Internes Flash Schreiben beendet (Copy Ram2Rom)
0xE310	Internes Flash Lesen beendet (Nachladen nach Batterieausfall)
0xE311	Internes Flash fx0000yy.wld Datei zu groß, Laden fehlerhaft
0xE400	Speicherkarte mit der Option Speichererweiterung wurde gesteckt.
0xE401	Speicherkarte mit der Option Speichererweiterung wurde gezogen.
0xE402	Die PROFIBUS-DP-Master-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv.
0xE403	Die PROFIBUS-DP-Slave-Funktionalität ist nicht aktiviert. Die Schnittstelle ist weiter als MPI-Schnittstelle aktiv.
0xE500	Speicherverwaltung: Baustein ohne zugehörigen Eintrag in der BstListe gelöscht Zinfo2: BlockTyp Zinfo3: BlockNr
0xE604	Mehrfach-Parametrierung einer Peripherieadresse für Ethernet-PG/OP-Kanal Zinfo1: Peripherie-Adresse Zinfo3: 0: Peripherie-Adresse ist Eingang, 1: Peripherie-Adresse ist Ausgang
0xE701	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE703	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE720	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE721	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xE801	CMD - Autobefehl: CMD_START erkannt und erfolgreich ausgeführt
0xE802	CMD - Autobefehl: CMD_END erkannt und erfolgreich ausgeführt

Ereignis-ID	Bedeutung
0xE803	CMD - Autobefehl: WAIT1SECOND erkannt und erfolgreich ausgeführt
0xE804	CMD - Autobefehl: WEBPAGE erkannt und erfolgreich ausgeführt
0xE805	CMD - Autobefehl: LOAD_PROJECT erkannt und erfolgreich ausgeführt
0xE806	CMD - Autobefehl: SAVE_PROJECT Zinfo3: 0x0000: SAVE_PROJECT erkannt und erfolgreich ausgeführt Zinfo3: 0x8000: Fehler beim Ausführen von SAVE_PROJECT z.B. falsches Passwort
0xE807	CMD - Autobefehl: FACTORY_RESET erkannt und erfolgreich ausgeführt
0xE80B	CMD - Autobefehl: DIAGBUF erkannt und erfolgreich ausgeführt
0xE80E	CMD - Autobefehl: SET_NETWORK erkannt und erfolgreich ausgeführt
0xE816	CMD - Autobefehl: SAVE_PROJECT: Fehler - CPU urgelöscht - es wurde keine wld-Datei erzeugt.
0xE8FB	CMD - Autobefehl: Fehler: Initialisierung des Ethernet-PG/OP-Kanals mittels SET_NETWORK fehlerhaft.
0xE8FC	CMD - Autobefehl: Fehler: In SET_NETWORK wurden nicht alle IP-Parameter angegeben.
0xE8FE	CMD - Autobefehl: Fehler: CMD_START nicht gefunden
0xE8FF	CMD - Autobefehl: Fehler: Fehler beim Lesen des CMD-Files (Speicherkarten-Fehler)
0xE901	Checksummen-Fehler
0xEA00	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA01	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA02	SBUS: Interner Fehler (intern gestecktes Submodul nicht erkannt) Zinfo1: Interner Steckplatz
0xEA03	SBUS: Kommunikationsfehler CPU - PROFINET-IO-Controller Zinfo1: Steckplatz Zinfo2: Status (0: OK, 1: ERROR, 2: BUSY, 3: TIMEOUT, 4: LOCKED, 5: UNKNOWN)
0xEA04	SBUS: Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA05	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA07	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Ereignis-ID	Bedeutung
0xEA08	SBUS: Parametrierte Eingangsdatenbreite ungleich der gesteckten Eingangsdatenbreite Zinfo1: Parametrierte Eingangsdatenbreite Zinfo2: Steckplatz Zinfo3: Eingangsdatenbreite der gesteckten Baugruppe
0xEA09	SBUS: Parametrierte Ausgangsdatenbreite ungleich der gesteckten Ausgangsdatenbreite Zinfo1: Parametrierte Ausgangsdatenbreite Zinfo2: Steckplatz Zinfo3: Ausgangsdatenbreite der gesteckten Baugruppe
0xEA10	SBUS: Eingangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA11	SBUS: Ausgangs-Peripherieadresse außerhalb des Peripheriebereiches Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA12	SBUS: Fehler beim Datensatz schreiben Zinfo1: Steckplatz Zinfo2: Datensatznummer Zinfo3: Datensatzlänge
0xEA14	SBUS: Mehrfach-Parametrierung einer Peripherieadresse (Diagnoseadresse) Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz Zinfo3: Datenbreite
0xEA15	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA18	SBUS: Fehler beim Mappen der Masterperipherie Zinfo2: Steckplatz des Masters
0xEA19	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA20	Fehler - RS485-Schnittstelle ist nicht auf PROFIBUS-DP-Master eingestellt aber es ist ein PROFIBUS-DP-Master projektiert.
0xEA21	Fehler - Projektierung RS485-Schnittstelle X2/X3: PROFIBUS-DP-Master ist projektiert aber nicht vorhanden Zinfo2: Schnittstelle x
0xEA22	Fehler - RS485-Schnittstelle X2 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X2
0xEA23	Fehler - RS485-Schnittstelle X3 - Wert ist außerhalb der Grenzen Zinfo: Projektierter Wert von X3

## VIPA-spezifische Diagnose-Einträge

Ereignis-ID	Bedeutung
0xEA24	Fehler - Projektierung RS485-Schnittstelle X2/X3: Schnittstelle/Protokoll ist nicht vorhanden, die Defaulteinstellungen werden verwendet. Zinfo2: Projektierter Wert für X2 Zinfo3: Projektierter Wert für X3
0xEA30	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA40	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA41	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA50	Fehler - PROFINET-Konfiguration Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: IO-Device-Nr. Zinfo3: IO-Device Slot
0xEA51	Fehler - Kein PROFINET-IO-Controller auf dem projektierten Slot erkannt Zinfo1: User-Slot des PROFINET-IO-Controllers Zinfo2: Erkannte Typkennung auf dem projektierten Slot
0xEA53	Fehler - PROFINET-Konfiguration - Es sind zu viele PROFINET-IO-Devices projektiert Zinfo1 : Anzahl der projektierten Devices Zinfo2 : Steckplatz Zinfo3 : Maximal mögliche Anzahl Devices
0xEA54	Fehler - PROFINET-IO-Controller meldet Mehrfachparametrierung einer Peripherieadresse Zinfo1: Peripherieadresse Zinfo2: User-Slot des PROFINET-IO-Controllers Zinfo3: Datenbreite
0xEA61 ... 0xEA63	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Ereignis-ID	Bedeutung
0xEA64	<p>PROFINET/EtherCAT-CP</p> <p>Konfigurationsfehler Zinfo1:</p> <p>Bit 0: Zu viele Devices</p> <p>Bit 1: Zu viele Devices pro Millisekunde</p> <p>Bit 2: Zu viele Eingangsbytes pro Millisekunde</p> <p>Bit 3: Zu viele Ausgangsbytes pro Millisekunde</p> <p>Bit 4: Zu viele Eingangsbytes pro Device</p> <p>Bit 5: Zu viele Ausgangsbytes pro Device</p> <p>Bit 6: Zu viele Produktiv-Verbindungen</p> <p>Bit 7: Zu viele Eingangsbytes im Prozessabbild</p> <p>Bit 8: Zu viele Ausgangsbytes im Prozessabbild</p> <p>Bit 9: Konfiguration nicht verfügbar</p> <p>Bit 10: Konfiguration ungültig</p> <p>Bit 11: Zykluszeit zu klein</p> <p>Bit 12: Aktualisierungszeit zu groß</p> <p>Bit 13: Ungültige Devicenummer</p> <p>Bit 14: CPU ist als I-Device konfiguriert</p> <p>Bit 15: IP Adresse auf anderem Weg beziehen, wird für die IP-Adresse des Controllers nicht unterstützt</p>
0xEA65	<p>Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!</p>
0xEA66	<p>PROFINET-IO-Controller</p> <p>Fehler im Kommunikationsstack</p> <p>PK: Rackslot</p> <p>OBnr: StackError.Service</p> <p>DatId: StackError.DeviceRef</p> <p>ZInfo1: StackError.Error.Code</p> <p>ZInfo2: StackError.Error.Detail</p> <p>ZInfo3: StackError.Error.AdditionalDetail</p> <p>&lt;&lt; 8 + StackError.Error.AreaCode</p>
0xEA67	<p>Fehler - PROFINET-IO-Controller - Datensatz lesen</p> <p>PK: Fehlertyp</p> <p>0: DATA_RECORD_ERROR_LOCAL</p> <p>1: DATA_RECORD_ERROR_STACK</p> <p>2: DATA_RECORD_ERROR_REMOTE</p> <p>OBnr: PROFINET-IO-Controller slot</p> <p>DatId: Device-Nr</p> <p>ZInfo1: Datensatznummer</p> <p>ZInfo2: Datensatzhandle</p> <p>ZInfo3: Interner Fehlercode für Service-Zwecke</p>

Ereignis-ID	Bedeutung
0xEA68	Fehler - PROFINET-IO-Controller - Datensatz schreiben PK: Fehlertyp 0: DATA_RECORD_ERROR_LOCAL 1: DATA_RECORD_ERROR_STACK 2: DATA_RECORD_ERROR_REMOTE OBNr: PROFINET-IO-Controller slot DatId: Device-Nr ZInfo1: Datensatznummer ZInfo2: Datensatzhandle ZInfo3: Interner Fehlercode für Service-Zwecke
0xEA69	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEA6A	PROFINET-IO-Controller Service-Fehler im Kommunikationsstack PK: Rackslot OBNr: ServiceIdentifier DatId: 0 ZInfo1: ServiceError.Code ZInfo2: ServiceError.Detail ZInfo3: ServiceError.AdditionalDetail
0xEA6B	PROFINET-IO-Controller Vendor ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6C	PROFINET-IO-Controller Device ID mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -

Ereignis-ID	Bedeutung
0xEA6D	PROFINET-IO-Controller No empty name PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6E	PROFINET-IO-Controller RPC response missing PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA6F	PROFINET-IO-Controller PN module mismatch PK: Rackslot OBNr: PLC-Mode DatId: 0 ZInfo1: Device ID ZInfo2: - ZInfo3: -
0xEA97	Speicherfehler SBUS-Service Kanal ZInfo3 = Slot
0xEA98	Timeout beim Warten, dass ein SBUS-Modul (Server) rebootet hat
0xEA99	Fehler beim File-Lesen über SBUS

Ereignis-ID	Bedeutung
0xEAA0	Emac Error ist aufgetreten OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters / Controllers ZInfo2: 0: Kein Rx Queue ist voll 1: Kein Sendepuffer verfügbar 2: Sendestrom ist abgerissen; senden fehlgeschlagen 3: Wiederholungsversuche ausgeschöpft 4: Kein Empfangspuffer in Emac DMA verfügbar 5: Emac DMA Transfer abgebrochen 6: Queue Overflow 7: Nicht erwartetes Packet empfangen ZInfo3: Anzahl der aufgetretenen Fehler
0xEAB0	Ungültiger Link-Mode OBNr: Aktueller PLC-Mode ZInfo1: Diagnoseadresse des Masters/Controllers ZInfo2: Aktueller LinkMode 0x01: 10MBit Full-Duplex 0x02: 100MBit Half-Duplex 0x03: 100Mbit Full-Duplex 0x05: 10Mbit Half-Duplex 0xFF: Link Mode nicht definiert
0xEB03	SLIO Fehler beim IO-Mapping
0xEB10	SLIO Fehler: Busfehler ZInfo1: Fehlerart 0x82: ErrorAlarm
0xEB20	SLIO Fehler: Alarminformationen undefiniert
0xEB21	SLIO Fehler bei Zugriff auf Konfigurationsdaten



Ereignis-ID	Bedeutung
0xEC03	<p>EtherCAT: Konfigurationsfehler</p> <p>ZInfo1: Errorcode</p> <p>1: NUMBER_OF_SLAVES_NOT_SUPPORTED</p> <p>2: SYSTEM_IO_NR_INVALID</p> <p>3: INDEX_FROM_SLOT_ERROR</p> <p>4: MASTER_CONFIG_INVALID</p> <p>5: MASTER_TYPE_ERROR</p> <p>6: SLAVE_DIAG_ADDR_INVALID</p> <p>7: SLAVE_ADDR_INVALID</p> <p>8: SLAVE_MODULE_IO_CONFIG_INVALID</p> <p>9: LOG_ADDR_ALREADY_IN_USE</p> <p>10: NULL_PTR_CHECK_ERROR</p> <p>11: IO_MAPPING_ERROR</p> <p>12: ERROR</p>
0xEC04	<p>EtherCAT: Mehrfach-Parametrierung einer Peripherieadresse</p> <p>Zinfo1 : Peripherie-Adresse</p> <p>Zinfo2 : Steckplatz</p>
0xEC10	<p>EtherCAT: Wiederkehr Bus mit allen Slaves</p> <p>OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC10</p> <p>DatID:</p> <p>0xXXYY:</p> <p>XX=0x54 bei Eingangsadresse in ZInfo1,</p> <p>XX=0x55 bei Ausgangsadresse.</p> <p>YY=0x00 Station nicht verfügbar,</p> <p>YY=0x01 Station verfügbar (Prozessdaten)</p> <p>ZInfo1: 0xXXYY (XX=OldState, YY=NewState)</p> <p>ZInfo2: Diagnoseadresse des Masters</p> <p>ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (&gt; 0)</p>

Ereignis-ID	Bedeutung
0xEC11	<p>EtherCAT: Wiederkehr Bus mit fehlenden Slaves  OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC11  DatID:  0xXXYY:  XX=0x54 bei Eingangsadresse in ZInfo1,  XX=0x55 bei Ausgangsadresse.  YY=0x00 Station nicht verfügbar,  YY=0x01 Station verfügbar (Prozessdaten)  ZInfo1: 0xXXYY (XX=OldState, YY=NewState)  ZInfo2: Diagnoseadresse des Masters  ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master (&gt; 0)</p>
0xEC12	<p>EtherCAT: Wiederkehr Slave  OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC12  DatID:  0xXXYY:  XX=0x54 bei Eingangsadresse in ZInfo1,  XX=0x55 bei Ausgangsadresse.  YY=0x00 Station nicht verfügbar,  YY=0x01 Station verfügbar (Prozessdaten)  ZInfo1: 0xXXYY (XX=OldState, YY=NewState)  ZInfo2: Diagnoseadresse der Station  ZInfo3: AIStatusCode</p>
0xEC30	<p>EtherCAT: Topologie OK  OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xEC30  ZInfo2: Diagnoseadresse des Masters</p>
0xEC50	<p>EtherCAT: DC nicht in Sync  ZInfo1: Diagnoseadresse des Masters</p>
0xED10	<p>EtherCAT: Ausfall Bus  OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED10  DatID:  0xXXYY:  XX=0x54 bei Eingangsadresse in ZInfo1,  XX=0x55 bei Ausgangsadresse.  YY=0x00 Station nicht verfügbar,  YY=0x01 Station verfügbar (Prozessdaten)  ZInfo1: 0xXXYY (XX=OldState, YY=NewState)  ZInfo2: Diagnoseadresse des Masters  ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master</p>

Ereignis-ID	Bedeutung
0xED12	EtherCAT: Ausfall Slave OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED12 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode
0xED20	EtherCAT: Bus-Statuswechsel, der keinen OB86 hervorruft OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED20 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse des Masters ZInfo3: Anzahl der Station, die nicht im selben State sind, wie der Master
0xED21	EtherCAT: fehlerhafter Bus-Statuswechsel OB: 0x00 PK: 0x00 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX = current state, YY = expected state) ZInfo2: Diagnoseadresse des Masters ZInfo3: ErrorCode: 0x0008: Busy 0x000B: Unzulässige Parameter 0x000E: Unzulässiger Status 0x0010: Zeitüberschreitung

Ereignis-ID	Bedeutung
0xED22	EtherCAT: Slave-Statuswechsel, der keinen OB86 hervorruft OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED22 DatID: 0xXXYY: XX=0x54 bei Eingangsadresse in ZInfo1, XX=0x55 bei Ausgangsadresse. YY=0x00 Station nicht verfügbar, YY=0x01 Station verfügbar (Prozessdaten) ZInfo1: 0xXXYY (XX=OldState, YY=NewState) ZInfo2: Diagnoseadresse der Station ZInfo3: AIStatusCode
0xED30	EtherCAT: Topolgy Mismatch OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED30 ZInfo2: Diagnoseadresse des Masters
0xED31	EtherCAT: Alarm Queue Overflow OB-StartInfo (Lokaldaten) StartEvent und Eventclass: 0xED31 ZInfo2: Diagnoseadresse des Masters
0xED40 ... 0xED4F	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xED50	EtherCAT: DC in Sync ZInfo1: Diagnoseadresse des Masters
0xED60	EtherCAT: Diagnosepuffer CP: Slave-Statuswechsel PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: 0x00YY: YY: Neuer EtherCAT-Status des Slaves ZInfo2: EtherCAT-Stationsadresse ZInfo3: AIStatusCode (EtherCAT-spezifischer Fehlercode)

Ereignis-ID	Bedeutung
0xED61	EtherCAT: Diagnosepuffer CP: CoE-Emergency PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Error-Code ZInfo1: 0xYYZZ: YY: Error-Register ZZ: MEF Byte 1 ZInfo 2: 0xYYZZ: YY: MEF Byte 2 ZZ: MEF Byte 3 Zinfo3: 0xYYZZ: YY: MEF Byte 4 ZZ: MEF Byte 5
0xED62	EtherCAT: Diagnosepuffer CP: Fehler bei SDO-Zugriff während State-Wechsel PK: EtherCAT-Stationsadresse (Low-Byte) OB: EtherCAT-Stationsadresse (High-Byte) DatID 1/2: Subindex ZInfo1: Index ZInfo2: SDO-Errorcode (High-Word) Zinfo3: SDO-Errorcode (Low-Word)
0xED70	EtherCAT: Diagnosepuffer CP: Doppelte Hot Connect Gruppe erkannt PK: 0 OB: PLC-Mode DatID 1/2: 0 ZInfo1: Diagnoseadresse des Masters ZInfo2: EtherCAT-Stationsadresse Zinfo3: 0
0xEE00	Zusatzinformation bei UNDEF_OPCODE
0xEE01	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
0xEEEE	CPU wurde komplett urgelöscht, da der Hochlauf nach NetzEIN nicht beendet werden konnte.
0xEF11 ... 0xEF13	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!

Mit Testfunktionen Variablen steuern und beobachten

Ereignis-ID	Bedeutung
0xEFFF	Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline!
PK: C-Sourcemodulnummer   DatID: Zeilennummer	

## 5.21 Mit Testfunktionen Variablen steuern und beobachten

### Übersicht

Zur Fehlersuche und zur Ausgabe von Variablenzuständen können Sie in Ihrem Siemens SIMATIC Manager unter dem Menüpunkt **Test** verschiedene Testfunktionen aufrufen.

- Mit der Testfunktion "**Test → Beobachten**" können die Signalzustände von Operanden und das VKE angezeigt werden.
- Mit der Testfunktion "**Zielsystem → Variablen beobachten/steuern**" können die Signalzustände von Variablen geändert und angezeigt werden.

### "Test → Beobachten"

Diese Testfunktion zeigt die aktuellen Signalzustände und das VKE der einzelnen Operanden während der Programmbearbeitung an. Es können außerdem Korrekturen am Programm durchgeführt werden.



*Die CPU muss bei der Testfunktion "Beobachten" in der Betriebsart RUN sein!*

Die Statusbearbeitung kann durch Sprungbefehle oder Zeit- und Prozessalarmlen unterbrochen werden. Die Unterbrechung der Statusbearbeitung hat keinen Einfluss auf die Programmbearbeitung, sondern macht nur deutlich, dass die angezeigten Daten ab der Unterbrechungsstelle nicht mehr gültig sind. Die CPU hört an der Unterbrechungsstelle auf, Daten für die Statusanzeige zu sammeln und übergibt dem PG anstelle der noch benötigten Daten nur Daten mit dem Wert 0. Deshalb kann es bei Verwendung von Sprungbefehlen oder von Zeit- und Prozessalarmlen vorkommen, dass in der Statusanzeige eines Bausteins während dieser Programmbearbeitung nur der Wert 0 angezeigt wird für:

- das Verknüpfungsergebnis VKE
- Status / AKKU 1
- AKKU 2
- Zustandsbyte
- absolute Speicheradresse SAZ. Hinter SAZ erscheint dann ein "?".

### "Zielsystem → Variablen beobachten/steuern"

Diese Testfunktion gibt den Zustand eines beliebigen Operanden (Eingänge, Ausgänge, Merker, Datenwort, Zähler oder Zeiten) am Ende einer Programmbearbeitung an. Diese Informationen werden aus dem Prozessabbild der ausgesuchten Operanden entnommen. Während der "Bearbeitungskontrolle" oder in der Betriebsart STOP wird bei den Eingängen direkt die Peripherie eingelesen. Andernfalls wird nur das Prozessabbild der aufgerufenen Operanden angezeigt.

- Steuern von Ausgängen
  - Dadurch kann die Verdrahtung und die Funktionstüchtigkeit von Ausgabebaugruppen kontrolliert werden.
  - Auch ohne Steuerungsprogramm können Ausgänge auf den gewünschten Signalzustand eingestellt werden. Das Prozessabbild wird dabei nicht verändert, die Sperre der Ausgänge jedoch aufgehoben.
- Steuern von Variablen
  - Folgende Variablen können geändert werden: E, A, M, T, Z und D.
  - Unabhängig von der Betriebsart der CPU wird das Prozessabbild binärer und digitaler Operanden verändert.
  - In der Betriebsart RUN wird die Programmbearbeitung mit den geänderten Prozessvariablen ausgeführt. Im weiteren Programmablauf können sie jedoch ohne Rückmeldung wieder verändert werden.
  - Die Prozessvariablen werden asynchron zum Programmablauf gesteuert.

## 6 Einsatz E/A-Peripherie

### 6.1 Übersicht

#### Allgemein

Bei der CPU 314-6CF03 sind analoge und digitale Ein-/Ausgabe-Kanäle in einem doppelbreiten Gehäuse untergebracht. Folgende Komponenten sind integriert:

- Analoge Eingabe
  - 4xU/Ix12Bit
  - 1xPt100
- Analoge Ausgabe
  - 2xU/Ix12Bit
- Digitale Eingabe
  - 16(8)xDC24V mit parametrierbaren Zählfunktionen
- Digitale Ausgabe
  - 0(8)xDC24V 1A
- Zähler
  - max. 4 Zähler mit der Betriebsart endlos, einmalig oder periodisch Zählen

#### Projektierung

Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet. Auf der Folgeseite ist die Belegung dieser Bereiche näher beschrieben. Ansonsten erfolgt die Projektierung nach Einbindung der SPEEDBUS.GSD im Siemens SIMATIC Manager.

#### Zähler

Bei den hier eingesetzten Zählern handelt es sich um Zähler, deren Ansteuerung über die digitalen Eingabekanäle erfolgt. Für die Zähler können Sie über die Hardware-Konfiguration Alarme parametrieren, die je Zähler auch den zugehörigen digitalen Ausgabekanal beeinflussen können.

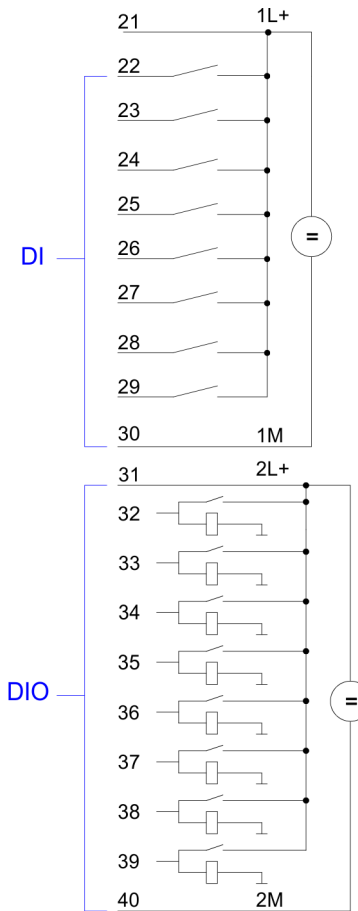
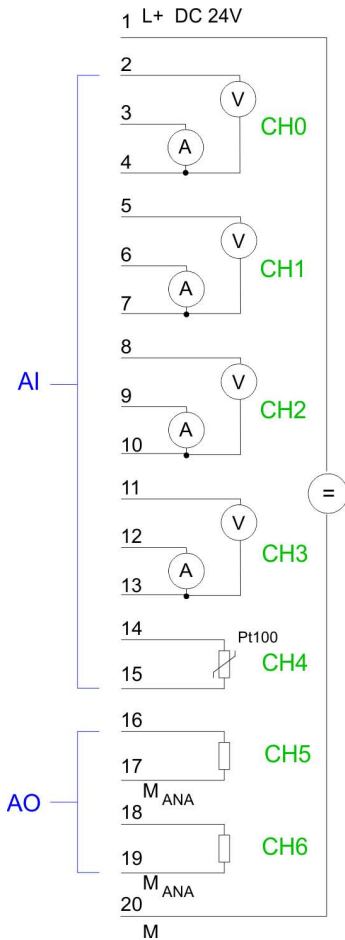


## 6.2 Ein-/Ausgabe-Bereiche CPU 314-6CF03

### Übersicht CPU 314-6CF03

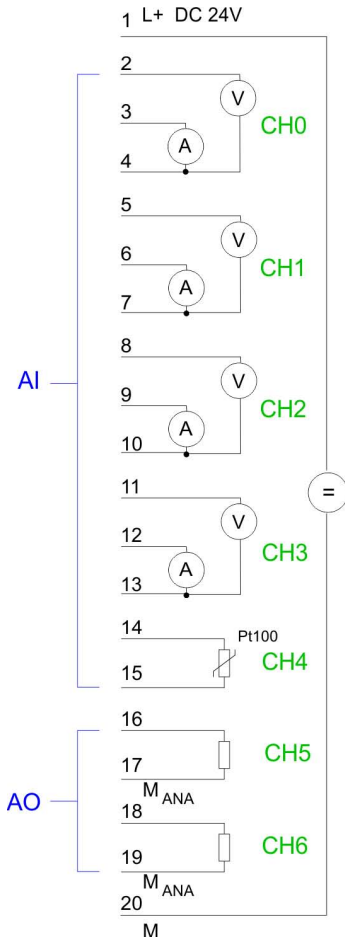
Bei der CPU 314-6CF03 sind folgende analoge und digitale Ein-/Ausgabe-Kanäle in einem Gehäuse untergebracht:

- Analoge Eingabe: 4x12Bit, 1xPt100
- Analoge Ausgabe: 2x12Bit
- Digitale Eingabe: 8xDC 24V, alarmfähig, 4 Zähler
- Digitale Ein-/Ausgabe: 8xDC 24V, 0,5A



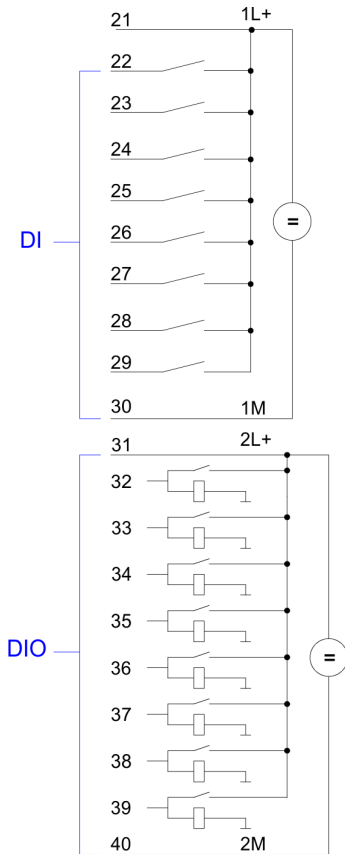
#### VORSICHT!

Bitte beachten Sie, dass die an einem Ausgabe-Kanal anliegende Spannung immer  $\leq$  der über L+ anliegenden Versorgungsspannung ist. Weiter ist zu beachten, dass aufgrund der Parallelschaltung von Ein- und Ausgabe-Kanal je Gruppe ein gesetzter Ausgang über ein anliegendes Eingangssignal versorgt werden kann. Auch bei ausgeschalteter Versorgungsspannung und anliegendem Eingangssignal bleibt so ein gesetzter Ausgang aktiv. Bei Nichtbeachtung kann dies zur Zerstörung des Moduls führen.



**CPU 314-6CF03: Analoger Bereich Steckerbelegung und Statusanzeige**

Pin	Belegung	LEDs	Beschreibung
1	Spannungsversorgung DC 24V AIO		<p><b>1L+</b> LED (grün) Versorgungsspannung liegt an</p> <p><b>F</b> LED (rot) Sammelmeldung Fehler</p>
2	Spannungsmessung Kanal 0		
3	Strommessung Kanal 0		
4	Masse Kanal 0		
5	Spannungsmessung Kanal 1		
6	Strommessung Kanal 1		
7	Masse Kanal 1		
8	Spannungsmessung Kanal 2		
9	Strommessung Kanal 2		
10	Masse Kanal 2		
11	Spannungsmessung Kanal 3		
12	Strommessung Kanal 3		
13	Masse Kanal 3		
14	Pt 100 Kanal 4		
15	Pt 100 Kanal 4		
16	Ausgabe + Kanal 5		
17	Masse Ausgabe Kanal 5		
18	Ausgabe + Kanal 6		
19	Masse Ausgabe Kanal 6		
20	Masse Spannungsversorgung AIO		



**CPU 314-6CF03: Digitaler Bereich Steckerbelegung und Statusanzeige**

Pin	Belegung	LEDs	Beschreibung
1	Versorgungsspannung +DC 24V DI		<i>DI:</i> <b>.0 ... .7</b> LED (grün) E+0.0 bis E+0.7 ab ca. 15V wird das Signal "1" am Eingang erkannt und die entsprechende LED angesteuert
2	E+0.0 / Zähler 0(A)		<i>DIO:</i> <b>2L+</b> LED (grün) Versorgungsspannung für DIO liegt an
3	E+0.1 / Zähler 0(B)		<b>.0 ... .7</b> LED (grün)
4	E+0.2 / Gate0/Latch0/Reset0		
5	E+0.3 / Zähler 1(A)		
6	E+0.4 / Zähler 1(B)		
7	E+0.5 / Gate1/Latch1/Reset1		
8	E+0.6 / Zähler 2(A)		
9	E+0.7 / Zähler 2(B)		
10	Masse DI		
11	Versorgungsspannung +DC 24V DIO		
12	E/A+1.0 / Gate2/Latch2/Reset2		
13	E/A+1.1 / Zähler 3(A)		
14	E/A+1.2 / Zähler 3(B)		
15	E/A+1.3 / Gate3/Latch3/Reset3		
16	E/A+1.4 / OUT0/Latch0/Reset0		
17	E/A+1.5 / OUT1/Latch1/Reset1		
18	E/A+1.6 / OUT2/Latch2/Reset2		
19	E/A+1.7 / OUT3/Latch3/Reset3		
20	Masse DIO		

**6.3 Adressbelegung E/A-Teil**

**Übersicht**

- Durch Einbindung der SPEEDBUS.GSD in Ihren Hardware-Konfigurator wird Ihnen das Modul im Hardware-Katalog zur Verfügung gestellt. Nach Installation der GSD finden Sie unter "Weitere Feldgeräte → I/O → VIPA\_SpeedBus" die CPU 314-6CF03.
- Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet.
- Für Dateneingabe stehen Ihnen 48Byte und für die Datenausgabe 24Byte zur Verfügung

**Eingabebereich**

Adr.	Name	Byte	Funktion
+0	DI_0	1	Digitale Eingabe E+0.0 ... E+0.7
+1	DI_1	1	Digitale Eingabe E+1.0 ... E+1.7
+2	-	2	reserviert
+4	AI_CH0	2	Analoge Eingabe CH0
+6	AI_CH1	2	Analoge Eingabe CH1
+8	AI_CH2	2	Analoge Eingabe CH2
+10	AI_CH3	2	Analoge Eingabe CH3
+12	AI_CH4	2	Analoge Eingabe CH4
+14	-	2	reserviert
+16	CVCL_0	4	Zählerwert/Latchwert Zähler 0
+20	-	2	reserviert
+22	ISTS_0	2	Eingabe-Status Zähler 0
+24	CVCL_1	4	Zählerwert/Latchwert Zähler 1
+28	-	2	reserviert
+30	ISTS_1	2	Eingabe-Status Zähler 1
+32	CVCL_2	4	Zählerwert/Latchwert Zähler 2
+36	-	2	reserviert
+38	ISTS_2	2	Eingabe-Status Zähler 2
+40	CVCL_3	4	Zählerwert/Latchwert Zähler 3
+44	-	2	reserviert
+46	ISTS_3	2	Eingabe-Status Zähler 3

**Ausgabebereich**

Adr.	Name	Byte	Funktion
+0	-	1	reserviert
+1	DO_1	1	Digitale Ausgabe A+1.0 ... A+1.7
+2	-	2	reserviert
+4	AO_CH0	2	Analoge Ausgabe CH0
+6	AO_CH1	2	Analoge Ausgabe CH1
+8	-	2	reserviert
+10	OSTS_0	2	Ausgabe-Status Zähler 0
+12	-	2	reserviert
+14	OSTS_1	2	Ausgabe-Status Zähler 1
+16	-	2	reserviert
+18	OSTS_2	2	Ausgabe-Status Zähler 2

Adr.	Name	Byte	Funktion
+20	-	2	reserviert
+22	OSTS_3	2	Ausgabe-Status Zähler 3

### 6.4 Analog-Teil

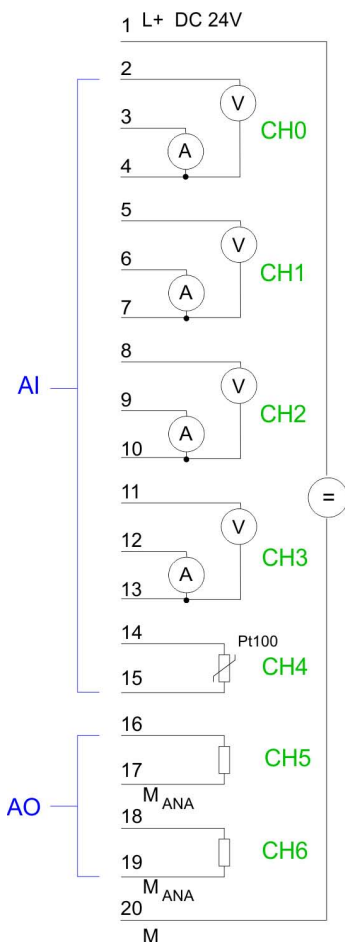
#### Übersicht

Der analoge Bereich besteht aus 4 Eingabe-, 1 Pt100 und 2 Ausgabe-Kanälen. Im Prozessabbild werden für den Analog-Bereich 10Byte für Eingabe und 4Byte für Ausgabe verwendet. Die Kanäle auf dem Modul sind gegenüber dem SPEED-Bus mittels DC/DC-Wandlern und Optokopplern galvanisch getrennt.



#### VORSICHT!

Vorübergehend nicht benutzte analoge Eingänge sind bei aktiviertem Kanal mit der zugehörigen Masse zu verbinden. Zur Vermeidung von Messfehlern sollte pro Kanal immer nur eine Messart beschaltet sein.



#### CPU 314-6CF03: Analoger Bereich Steckerbelegung und Statusanzeige

Pin	Belegung	LEDs	Beschreibung
1	Spannungsversorgung DC 24V AIO		<b>1L+</b> LED (grün) Versorgungsspannung liegt an
2	Spannungsmessung Kanal 0	.0	
3	Strommessung Kanal 0	.1	
4	Masse Kanal 0	.2	
5	Spannungsmessung Kanal 1	.3	
6	Strommessung Kanal 1	.4	
7	Masse Kanal 1	.5	<b>F</b> LED (rot) Sammelmeldung Fehler
8	Spannungsmessung Kanal 2	.6	
9	Strommessung Kanal 2	.7	
10	Masse Kanal 2	DI△	
11	Spannungsmessung Kanal 3	DIO+1▽	
12	Strommessung Kanal 3	L+	
13	Masse Kanal 3	.0	
14	Pt 100 Kanal 4	.1	
15	Pt 100 Kanal 4	.2	
16	Ausgabe + Kanal 5	.3	
17	Masse Ausgabe Kanal 5	.4	
18	Ausgabe + Kanal 6	.5	
		.6	
		.7	
		F.F	

Pin	Belegung	LEDs	Beschreibung
19	Masse Ausgabe Kanal 6		
20	Masse Spannungsversorgung AIO		

### Zugriff auf den Analog-Teil

- Durch Einbindung der SPEEDBUS.GSD in Ihren Hardware-Konfigurator wird Ihnen das Modul im Hardware-Katalog zur Verfügung gestellt. Nach Installation der GSD finden Sie die CPU 314-6CF03 unter "*Weitere Feldgeräte* → *I/O* → *VIPA\_SpeedBus*".
- Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet.
- Für jeden Kanal werden die Messdaten als Wort im Dateneingabebereich abgelegt.
- Zur Ausgabe tragen Sie einen Wort-Wert im Datenausgabebereich ein.

### Belegter Bereich ↗ "*Eingabebereich*" auf Seite 112

Adresse	Zugriff	Belegung
+4	Wort	Analoge Eingabe CH0
+6	Wort	Analoge Eingabe CH1
+8	Wort	Analoge Eingabe CH2
+10	Wort	Analoge Eingabe CH3
+12	Wort	Analoge Eingabe CH4

### Belegter Bereich ↗ "*Ausgabebereich*" auf Seite 112

Adresse	Zugriff	Belegung
+4	Wort	Analoge Ausgabe CH0
+6	Wort	Analoge Ausgabe CH1

**Zahlendarstellung im S7-Format von Siemens**

Die Darstellung des Analogwerts erfolgt im Zweierkomplement: Je nach parametrierter Wandlungsgeschwindigkeit sind die niederwertigsten Bits des Messwerts irrelevant. Mit steigender Abtastrate sinkt die Auflösung. In der nachfolgenden Tabelle ist die Auflösung in Abhängigkeit von der Wandlungsgeschwindigkeit aufgeführt. Die niederwertigsten irrelevanten Bit des Ausgabewerts sind mit "X" gekennzeichnet.

Auflösung	Analogwert															
	High-Byte (Byte 0)								Low-Byte (Byte 1)							
Bitnummer	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Wertigkeit	VZ	2 <sup>14</sup>	2 <sup>13</sup>	2 <sup>12</sup>	2 <sup>11</sup>	2 <sup>10</sup>	2 <sup>9</sup>	2 <sup>8</sup>	2 <sup>7</sup>	2 <sup>6</sup>	2 <sup>5</sup>	2 <sup>4</sup>	2 <sup>3</sup>	2 <sup>2</sup>	2 <sup>1</sup>	2 <sup>0</sup>
15Bit + VZ	VZ	Relevanter Ausgabewert (bei 3,7 ... 30Hz)														
14Bit + VZ	VZ	Relevanter Ausgabewert (bei 60Hz)														X
13Bit + VZ	VZ	Relevanter Ausgabewert (bei 120Hz)													X	X
11Bit + VZ	VZ	Relevanter Ausgabewert (bei 170Hz)											X	X	X	X
9Bit + VZ	VZ	Relevanter Ausgabewert (bei 200Hz)									X	X	X	X	X	X

**Vorzeichen-Bit (VZ)**

Für das Vorzeichen-Bit gilt:

- Bit 15 = "0": → positiver Wert
- Bit 15 = "1": → negativer Wert

**Verhalten bei Fehler**

Sobald ein Messwert den Übersteuerungsbereich überschreitet bzw. den Untersteuerungsbereich unterschreitet wird folgender Wert ausgegeben:

- Messwert > Übersteuerungsbereich:
  - 32767 (7FFFh)
- Messwert < Untersteuerungsbereich:
  - -32768 (8000h)

Bei Drahtbruch, Parametrierfehler oder deaktiviertem Analog-Teil wird der Messwert 32767 (7FFFh) ausgegeben

**Analog-Teil deaktivieren**

Mit diesem Datensatz 9Eh können Sie den Digital- bzw. Analog-Teil deaktivieren. Bitte beachten Sie, dass trotz Deaktivierung des Digital- bzw. Analog-Teils das Prozessabbild für beide Komponenten reserviert bleibt. Der Datensatz hat folgenden Aufbau:

Byte	Bit 7 ... 0
0...1	<ul style="list-style-type: none"> <li>■ Bit 15 ... 0: Modulauswahl                             <ul style="list-style-type: none"> <li>– 0000h: Digital-/Analog-Teil aktivieren (Default)</li> <li>– 0001h: Digital-Teil deaktivieren</li> <li>– 0002h: Analog-Teil deaktivieren</li> </ul> </li> </ul>

**Digital/Analog-Umrechnung**

Nachfolgend sind alle Messbereiche aufgeführt, die vom Analog-Teil unterstützt werden. Mit den hier aufgeführten Formeln können Sie einen ermittelten Messwert (Digitalwert) in einen dem Messbereich zugeordneten Wert (Analogwert) umrechnen und umgekehrt.

Messbereich	Spannung (U)	Dezimal (D)	Hex	Bereich	Umrechnung
±10V	11,76	32511	7EFFh	Übersteuerung	$D = 27648 \cdot \frac{U}{10}$ $U = D \cdot \frac{10}{27648}$
	10V	27648	6C00h	Nennbereich	
	5V	13824	3600h		
	0V	0	0000h		
	-5V	-13824	CA00h		
	-10V	-27648	9400h		
	-11,76	-32512	8100h	Untersteuerung	

Messbereich	Spannung (U)	Dezimal (D)	Hex	Bereich	Umrechnung
0 ... 10V	11,76V	32511	7EFFh	Übersteuerung	$D = 27648 \cdot \frac{U}{10}$ $U = D \cdot \frac{10}{27648}$
	10V	27648	6C00h	Nennbereich	
	5V	13824	3600h		
	0V	0	0000h		
	-1,76V	-4864	ED00h	Untersteuerung	

Messbereich	Strom (I)	Dezimal (D)	Hex	Bereich	Umrechnung
0 ... 20mA	23,52mA	32511	7EFFh	Übersteuerung	$D = 27648 \cdot \frac{I}{20}$ $I = D \cdot \frac{20}{27648}$
	20mA	27648	6C00h	Nennbereich	
	10mA	13824	3600h		
	0mA	0	0000h		
	-3,52mA	-4864	ED00h	Untersteuerung	

Messbereich	Strom (I)	Dezimal (D)	Hex	Bereich	Umrechnung
4 ... 20mA	22,81mA	32511	7EFFh	Übersteuerung	$D = 27648 \cdot \frac{I-4}{16}$ $I = D \cdot \frac{16}{27648} + 4$
	20mA	27648	6C00h	Nennbereich	
	12mA	13824	3600h		
	4mA	0	0000h		
	1,19mA	-4864	ED00h	Untersteuerung	



Messbereich	Strom (I)	Dezimal (D)	Hex	Bereich	Umrechnung
±20mA	23,52mA	32511	7EFFh	Übersteuerung	$D = 27648 \cdot \frac{I}{20}$ $I = D \cdot \frac{20}{27648}$
	20mA	27648	6C00h	Nennbereich	
	10mA	13824	3600h		
	0mA	0	0000h		
	-10mA	-13824	CA00h		
	-20mA	-27648	9400h		
	-23,52mA	-32512	8100h	Untersteuerung	

### 6.5 Analog-Teil - Parametrierung

#### Parameterbereich

Für die Parametrierung stehen 18Byte Parametrierdaten zur Verfügung. Durch Einsatz des SFC 55 "WR\_PARM" können Sie zur Laufzeit die Parameter über Datensatz B4h im Modul ändern. Hierbei kann die Zeitdauer bis zur Umparametrierung bis zu 50ms betragen. Während dieser Zeit wird der Messwert 7FFFh ausgegeben. Die nachfolgende Tabelle zeigt den Aufbau des Parameterbereichs:

#### Datensatz B4h

Byte	Bit 7 ... 0	Default
0	Drahtbruchererkennung <ul style="list-style-type: none"> <li>■ Bit 0: Drahtbruchererkennung Kanal 0</li> <li>■ Bit 1: Drahtbruchererkennung Kanal 1</li> <li>■ Bit 2: Drahtbruchererkennung Kanal 2</li> <li>■ Bit 3: Drahtbruchererkennung Kanal 3</li> <li>■ Bit 4: Drahtbruchererkennung Kanal 4                             <ul style="list-style-type: none"> <li>– 0 = Aus (deaktiviert)</li> <li>– 1 = Ein (aktiviert)</li> </ul> </li> <li>■ Bit 7 ... 5: reserviert</li> </ul>	00h
1	<ul style="list-style-type: none"> <li>■ Bit 4 ... 0: reserviert</li> <li>■ Bit 5: Verhalten bei CPU_STOP Kanal 5                             <ul style="list-style-type: none"> <li>– 0 = Ersatzwert aufschalten *</li> <li>– 1 = Letzten Wert halten</li> </ul> </li> <li>■ Bit 6: Verhalten bei CPU_STOP Kanal 6                             <ul style="list-style-type: none"> <li>– 0 = Ersatzwert aufschalten *</li> <li>– 1 = Letzten Wert halten</li> </ul> </li> <li>■ Bit 7: reserviert</li> </ul>	00h
2	Kanal 0: Funktion ↪ "Eingabe-Bereich (Kanal 0 ... 3)" auf Seite 120	19h
3	Kanal 1: Funktion ↪ "Eingabe-Bereich (Kanal 0 ... 3)" auf Seite 120	19h

Byte	Bit 7 ... 0	Default
4	Kanal 2: Funktion ↳ "Eingabe-Bereich (Kanal 0 ... 3)" auf Seite 120	19h
5	Kanal 3: Funktion ↳ "Eingabe-Bereich (Kanal 0 ... 3)" auf Seite 120	19h
6	Kanal 4: Funktion ↳ "Eingabe-Bereich (Kanal 4)" auf Seite 121	00h
7	Kanal 0: Messzyklus ↳ "Aufbau Messzyklus-Byte:" auf Seite 119	00h
8	Kanal 1: Messzyklus ↳ "Aufbau Messzyklus-Byte:" auf Seite 119	00h
9	Kanal 2: Messzyklus ↳ "Aufbau Messzyklus-Byte:" auf Seite 119	00h
10	Kanal 3: Messzyklus ↳ "Aufbau Messzyklus-Byte:" auf Seite 119	00h
11	Kanal 4: Messzyklus ↳ "Aufbau Messzyklus-Byte:" auf Seite 119	00h
12	Kanal 5: Funktion ↳ "Eingabe-Bereich (Kanal 4)" auf Seite 121	19h
13	Kanal 6: Funktion ↳ "Eingabe-Bereich (Kanal 4)" auf Seite 121	19h
14	Kanal 5: High-Byte Ersatzwert	00h
15	Kanal 5: Low-Byte Ersatzwert	00h
16	Kanal 6: High-Byte Ersatzwert	00h
17	Kanal 6: Low-Byte Ersatzwert	00h

\*) Soll bei CPU-STOP der Ausgabekanal 0A bzw. 0V ausgehen, so ist der Ersatzwert E500h vorzugeben.

Parameter

- Drahtbrucherkennung
  - Über die Bits 0...4 von Byte 0 können Sie die Drahtbrucherkennung für die Eingabekanäle aktivieren.
  - Die Drahtbrucherkennung kann ausschließlich im 4...20mA Strommessbereich und bei (Thermo-)Widerstandsmessung aktiviert werden.
  - Sinkt bei 4...20mA Strommessung der Strom unter 1,18mA bzw. geht bei der (Thermo-)Widerstandsmessung der Widerstand gegen unendlich, wird ein Drahtbruch erkannt, ein Diagnoseeintrag ausgeführt und dies über die SF-LED angezeigt.
  - Ist Diagnosealarm aktiviert, erfolgt bei Drahtbruch eine Diagnosemeldung an das übergeordnete System.
- Diagnosealarm
  - Der Diagnosealarm wird global für den digitalen und analogen Bereich freigeben.
  - ↳ Kapitel 6.10 "Zähler - Parametrierung" auf Seite 132
  - Im Fehlerfall, wie z.B. Drahtbruch, wird an das übergeordnete System Datensatz 0 übergeben. Zur kanalspezifischen Diagnose haben Sie dann die Möglichkeit Datensatz 1 abzurufen.
- CPU-Stop-Verhalten und Ersatzwert
  - Über Byte 14 ... 17 geben Sie einen Ersatzwert vor, der am Analogausgang anzuliegen hat sobald die CPU in Stop geht.
  - Durch Setzen von Bit 5 bzw. 6 bleibt bei CPU-Stop der letzte Ausgabe-Wert am Ausgang stehen. Ein Rücksetzen schaltet den Ersatzwert auf.
- Funktions-Nr.
  - Tragen Sie hier für jeden Kanal die Funktions-Nummer Ihrer Mess- bzw. Ausgabefunktion ein. Diese können Sie der entsprechenden Funktions-Nr.- Zuordnung aus der Tabelle für den Ein- bzw. Ausgabe-Bereich entnehmen.
- Messzyklus
  - Hier können Sie für jeden Eingabe-Kanal die Wandlergeschwindigkeit einstellen. Bitte beachten Sie, dass bei höheren Wandlergeschwindigkeiten die Auflösung aufgrund der kürzeren Integrationszeit sinkt. Das Datenübergabeformat bleibt gleich. Lediglich die unteren Bits (LSBs) sind für den Analogwert nicht mehr aussagekräftig.

**Aufbau Messzyklus-Byte:**

Byte	Bit 7 ... 0	Default
7 ... 11	<ul style="list-style-type: none"> <li>■ Bit 3 ... 0: Geschwindigkeit pro Kanal                             <ul style="list-style-type: none"> <li>- 0000: 15 Wandlungen/s, Auflösung: 16</li> <li>- 0001: 30 Wandlungen/s, Auflösung: 16</li> <li>- 0010: 60 Wandlungen/s, Auflösung: 15</li> <li>- 0011: 120 Wandlungen/s, Auflösung: 14</li> <li>- 0100: 170 Wandlungen/s, Auflösung: 12</li> <li>- 0101: 200 Wandlungen/s, Auflösung: 10</li> <li>- 0110: 3,7 Wandlungen/s, Auflösung: 16</li> <li>- 0111: 7,5 Wandlungen/s, Auflösung: 16</li> </ul> </li> <li>■ Bit 7 ... 4: reserviert</li> </ul>	00h

**Funktions-Nr. Zuordnung****Eingabe-Bereich (Kanal 0 ... 3)**

Nr.	Funktion	Eingabebereich
19h	Spannung $\pm 10V$ S7-Format von Siemens	$\pm 11,76V$ 11,76V = Ende Übersteuerungsbereich (32511) -10...10V = Nennbereich (-27648 ... 27648) -11,76V = Ende Untersteuerungsbereich (-32512) Zweierkomplement
18h	Spannung 0...10V S7-Format von Siemens	0...11,76V 11,76V = Ende Übersteuerungsbereich (32511) 0...10V = Nennbereich (0 ... 27648) kein Untersteuerungsbereich
24h	Strom $\pm 20mA$ S7-Format von Siemens	$\pm 23,52mA$ 23,52mA = Ende Übersteuerungsbereich (32511) -20...20mA = Nennbereich (-27648 ... 27648) -23,52mA = Ende Untersteuerungsbereich (-32512) Zweierkomplement
23h	Strom 4...20mA S7-Format von Siemens	1,185...22,81mA 22,81mA = Ende Übersteuerungsbereich (32511) 4...20mA = Nennbereich (0 ... 27648) 1,185mA = Ende Untersteuerungsbereich (-4864) Zweierkomplement
22h	Strom 0...20mA S7-Format von Siemens	0...23,52mA 23,52mA = Ende Übersteuerungsbereich (32511) 0...20mA = Nennbereich (0 ... 27648) kein Untersteuerungsbereich
00h	Kanal nicht aktiv (abgeschaltet)	

**Eingabe-Bereich (Kanal 4)**

Nr.	Funktion	Eingabebereich
82h	Pt100 im Zweileiteranschluss	-240...1000°C 1000°C = Ende Übersteuerungsbereich (10000) -200...+850°C = Nennbereich (-2000...8500) -240°C = Ende Untersteuerungsbereich (-2400) Zweierkomplement
85h	Pt1000 im Zweileiteranschluss	-240...600°C 600°C = Ende Übersteuerungsbereich (6000) -200...+500°C = Nennbereich (-2000...5000) -240°C = Ende Untersteuerungsbereich (-2400) Zweierkomplement
83h	NI100 im Zweileiteranschluss	-105...295°C 295°C = Ende Übersteuerungsbereich (2950) -50...+250°C = Nennbereich (-500...2500) -105°C = Ende Untersteuerungsbereich (-1050) Zweierkomplement
86h	NI1000 im Zweileiteranschluss	-105...270°C 270°C = Ende Übersteuerungsbereich (2700) -50...+250°C = Nennbereich (-500...2500) -105°C = Ende Untersteuerungsbereich (-1050) Zweierkomplement
46h	Widerstandsmessung 600Ω Zweileiter	0...705,5Ω 705,5Ω = Ende Übersteuerungsbereich (32511) 0...600Ω = Nennbereich (0...27648) kein Untersteuerungsbereich
00h	Kanal nicht aktiv (abgeschaltet)	

**Ausgabe-Bereich (Kanal 5, Kanal 6)**

Nr.	Funktion	Ausgabebereich
19h	Spannung $\pm 10V$ S7-Format von Siemens	$\pm 11,76V$ 11,76V = Ende Übersteuerungsbereich (32511) -10V...10V = Nennbereich (-27648...27648) -11,76V = Ende Untersteuerungsbereich (-32512) Zweierkomplement
18h	Spannung 0...10V S7-Format von Siemens	0...11,76V 11,76V = Ende Übersteuerungsbereich (32511) 0...10V = Nennbereich (0...27648) kein Untersteuerungsbereich
24h	Strom $\pm 20mA$ S7-Format von Siemens	$\pm 23,52mA$ 23,52mA = Ende Übersteuerungsbereich (32511) -20...20mA = Nennbereich (-27648...27648) -23,52mA = Ende Untersteuerungsbereich (-32512) Zweierkomplement
23h	Strom 4...20mA S7-Format von Siemens	0...22,81mA 22,81mA = Ende Übersteuerungsbereich (32511) 4...20mA = Nennbereich (0...27648) 0mA = Ende Untersteuerungsbereich (-6912) Zweierkomplement
22h	Strom 0...20mA S7-Format von Siemens	0...23,52mA 23,52mA = Ende Übersteuerungsbereich (32511) 0...20mA = Nennbereich (0...27648) kein Untersteuerungsbereich
00h	Kanal nicht aktiv (abgeschaltet)	



*Beim Verlassen des definierten Bereichs wird 0V bzw. 0A ausgegeben!*

**6.6 Analog-Teil - Diagnosefunktionen****Übersicht**

Sobald Sie die Diagnosefreigabe in Ihrer Parametrierung aktiviert haben, können folgende Ereignisse einen Diagnosealarm auslösen:

- Drahtbruch
- Parametrierfehler
- Messbereichsunterschreitung
- Messbereichsüberschreitung

Bei anstehender Diagnose unterbricht die CPU ihr Anwenderprogramm und verzweigt in den OB 82 für Diagnose<sub>kommend</sub>. In diesem OB können Sie durch entsprechende Programmierung mit den SFCs 51 oder 59 detaillierte Diagnoseinformationen abrufen und auf die Diagnose reagieren. Nach Abarbeitung des OB 82 wird die Bearbeitung des Anwenderprogramms wieder fortgesetzt. Die Diagnosedaten sind bis zum Verlassen des OB82 konsistent. Nach der Fehlerbehebung erfolgt, sofern die Diagnosealarmfreigabe noch aktiv ist, automatisch eine Diagnosemeldung<sub>gehend</sub>. Nachfolgend sind die Datensätze für Diagnose<sub>kommend</sub> und Diagnose<sub>gehend</sub> aufgeführt.

**Datensätze**

**Datensatz 0 - Diagnose<sub>kommend</sub>**

Byte	Bit 7 ... 0
0	<ul style="list-style-type: none"> <li>■ Bit 0: gesetzt, wenn Baugruppenstörung</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: gesetzt, bei Fehler extern</li> <li>■ Bit 3: gesetzt, bei Kanalfehler vorhanden</li> <li>■ Bit 4: gesetzt, bei Fehlen der externen Versorgungsspannung</li> <li>■ Bit 6 ... 5: reserviert</li> <li>■ Bit 7: gesetzt bei Parametrierfehler</li> </ul>
1	<ul style="list-style-type: none"> <li>■ Bit 3 ... 0: Modulkategorie                             <ul style="list-style-type: none"> <li>– 0101b Analogbaugruppe</li> </ul> </li> <li>■ Bit 4: Kanalinformation vorhanden</li> <li>■ Bit 7 ... 5: reserviert</li> </ul>
2	00h (fix)
3	00h (fix)

Nach der Fehlerbehebung erfolgt, sofern die Diagnosealarmfreigabe noch aktiv ist, eine Diagnosemeldung<sub>gehend</sub>.

**Datensatz 0 - Diagnose<sub>gehend</sub>**

Byte	Bit 7 ... 0
0	00h (fix)
1	<ul style="list-style-type: none"> <li>■ Bit 3 ... 0: Modulkategorie                             <ul style="list-style-type: none"> <li>– 0101b Analogbaugruppe</li> </ul> </li> <li>■ Bit 4: Kanalinformation vorhanden</li> <li>■ Bit 7 ... 5: reserviert</li> </ul>
2	00h (fix)
3	00h (fix)

**Datensatz 1 - kanalspezifische Diagnose<sub>kommend</sub> (Byte 0 ... 14)**

Byte	Bit 7 ... 0
1...3	Inhalte Datensatz 0 ↪ "Datensatz 0 - Diagnose <sub>kommend</sub> " auf Seite 123
4	<ul style="list-style-type: none"> <li>■ Bit 6 ... 0: Kanaltyp (hier 74h) <ul style="list-style-type: none"> <li>– 70h: Digitaleingabe</li> <li>– 71h: Analogeingabe</li> <li>– 72h: Digitalausgabe</li> <li>– 73h: Analogausgabe</li> <li>– 74h: Analogeingabe/-ausgabe</li> </ul> </li> <li>■ Bit 7: 0 (fix)</li> </ul>
5	Anzahl Diagnosebits, die das Modul pro Kanal ausgibt (hier 08h)
6	Anzahl der Kanäle eines Moduls (hier 07h)
7	<ul style="list-style-type: none"> <li>■ Bit 0: Kanalfehler Kanal 0</li> <li>■ Bit 1: Kanalfehler Kanal 1</li> <li>■ Bit 2: Kanalfehler Kanal 2</li> <li>■ Bit 3: Kanalfehler Kanal 3</li> <li>■ Bit 4: Kanalfehler Kanal 4</li> <li>■ Bit 5: Kanalfehler Kanal 5</li> <li>■ Bit 6: Kanalfehler Kanal 6</li> <li>■ Bit 7: 0 (fix)</li> </ul>
8	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 0</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: Drahtbruch Kanal 0</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: Messbereichsunterschreitung Kanal 0</li> <li>■ Bit 7: Messbereichsüberschreitung Kanal 0</li> </ul>
9	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 1</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: Drahtbruch Kanal 1</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: Messbereichsunterschreitung Kanal 1</li> <li>■ Bit 7: Messbereichsüberschreitung Kanal 1</li> </ul>
10	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 2</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: Drahtbruch Kanal 2</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: Messbereichsunterschreitung Kanal 2</li> <li>■ Bit 7: Messbereichsüberschreitung Kanal 2</li> </ul>



Byte	Bit 7 ... 0
11	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 3</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: Drahtbruch Kanal 3</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: Messbereichsunterschreitung Kanal 3</li> <li>■ Bit 7: Messbereichsüberschreitung Kanal 3</li> </ul>
12	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 4</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: Drahtbruch Kanal 4</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: Messbereichsunterschreitung Kanal 4</li> <li>■ Bit 7: Messbereichsüberschreitung Kanal 4</li> </ul>
13	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 5</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: Kurzschluss Kanal 5</li> <li>■ Bit 4: Drahtbruch Kanal 5</li> <li>■ Bit 7 ... 5: 0 (fix)</li> </ul>
14	<ul style="list-style-type: none"> <li>■ Bit 0: Parametrierfehler Kanal 6</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: 0 (fix)</li> <li>■ Bit 3: Kurzschluss Kanal 6</li> <li>■ Bit 4: Drahtbruch Kanal 6</li> <li>■ Bit 7 ... 5: 0 (fix)</li> </ul>

## 6.7 Digital-Teil

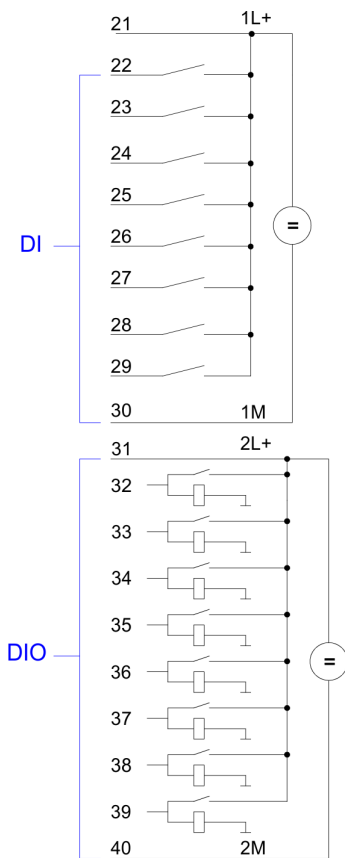
### Übersicht

- Der digitale Bereich besteht aus 8 Eingabe- und 8 Ein-/Ausgabe-Kanälen. Jeder dieser Kanäle zeigt seinen Zustand über eine LED an.
- Über die Parametrierung können Sie jedem digitalen Eingang Alarm-Eigenschaften zuweisen.
- Zusätzlich lassen sich die digitalen Eingänge als Zähler mit max. 100kHz parametrieren.
- Die Ausgabe-Kanäle besitzen eine Diagnose-Funktion, d.h. sobald ein Ausgang aktiv ist, wird der zugehörige Eingang auf "1" gesetzt.
- Bei einem Kurzschluss an der Last wird der Eingang auf "0" gezogen und durch Auswertung des Eingangs kann der Fehler erkannt werden.
- Der DIO-Bereich ist extern mit DC 24V zu versorgen.



**VORSICHT!**

Bitte beachten Sie, dass die an einem Ausgabe-Kanal anliegende Spannung immer  $\leq$  der über L+ anliegenden Versorgungsspannung ist. Weiter ist zu beachten, dass aufgrund der Parallelschaltung von Ein- und Ausgabe-Kanal je Gruppe ein gesetzter Ausgang über ein anliegendes Eingangssignal versorgt werden kann. Auch bei ausgeschalteter Versorgungsspannung und anliegendem Eingangssignal bleibt so ein gesetzter Ausgang aktiv. Bei Nichtbeachtung kann dies zur Zerstörung des Moduls führen.



**CPU 314-6CF03: Digitaler Bereich Steckerbelegung und Statusanzeige**

Pin	Belegung	LEDs	Beschreibung
1	Versorgungsspannung +DC 24V DI		<i>DI:</i> <b>.0 ... .7</b> LED (grün) E+0.0 bis E+0.7 ab ca. 15V wird das Signal "1" am Eingang erkannt und die entsprechende LED angesteuert
2	E+0.0 / Zähler 0(A)		<i>DIO:</i> <b>2L+</b> LED (grün) Versorgungsspannung für DIO liegt an
3	E+0.1 / Zähler 0(B)		<b>.0 ... .7</b> LED (grün) E/A+1.0 bis E/A+1.7 leuchtet bei aktivem Aus- bzw. Eingang
4	E+0.2 / Gate0/Latch0/Reset0		<b>F</b> LED (rot) Fehler bei Überlast oder Kurzschluss
5	E+0.3 / Zähler 1(A)		
6	E+0.4 / Zähler 1(B)		
7	E+0.5 / Gate1/Latch1/Reset1		
8	E+0.6 / Zähler 2(A)		
9	E+0.7 / Zähler 2(B)		
10	Masse DI		
11	Versorgungsspannung +DC 24V DIO		
12	E/A+1.0 / Gate2/Latch2/Reset2		
13	E/A+1.1 / Zähler 3(A)		
14	E/A+1.2 / Zähler 3(B)		
15	E/A+1.3 / Gate3/Latch3/Reset3		
16	E/A+1.4 / OUT0/Latch0/Reset0		
17	E/A+1.5 / OUT1/Latch1/Reset1		
18	E/A+1.6 / OUT2/Latch2/Reset2		
19	E/A+1.7 / OUT3/Latch3/Reset3		
20	Masse DIO		

**Zugriff auf den Digital-Teil**

- Durch Einbindung der SPEEDBUS.GSD in Ihren Hardware-Konfigurator wird Ihnen das Modul im Hardware-Katalog zur Verfügung gestellt. Nach Installation der GSD finden Sie unter "Weitere Feldgeräte → I/O → VIPA\_SpeedBus" die CPU 314-6CF03.
- Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet.
- Für jedes Eingabe-Bit wird der Zustand im Dateneingabebereich abgelegt.
- Zur Ausgabe tragen Sie einen Wert im Datenausgabebereich ein.

**Belegter Bereich ↗ "Eingabebereich" auf Seite 112**

Adr.	Name	Byte	Funktion
+0	DI_0	1	Digitale Eingabe E+0.0 ... E+0.7
+1	DI_1	1	Digitale Eingabe E+1.0 ... E+1.7
+16	CVCL_0	4	Zählerwert/Latchwert Zähler 0
+20	-	2	reserviert
+22	ISTS_0	2	Eingabe-Status Zähler 0
+24	CVCL_1	4	Zählerwert/Latchwert Zähler 1
+28	-	2	reserviert
+30	ISTS_1	2	Eingabe-Status Zähler 1
+32	CVCL_2	4	Zählerwert/Latchwert Zähler 2
+36	-	2	reserviert
+38	ISTS_2	2	Eingabe-Status Zähler 2
+40	CVCL_3	4	Zählerwert/Latchwert Zähler 3
+44	-	2	reserviert
+46	ISTS_3	2	Eingabe-Status Zähler 3

**Belegter Bereich ↗ "Ausgabebereich" auf Seite 112**

Adr.	Name	Byte	Funktion
+0	-	1	reserviert
+1	DO_1	1	Digitale Ausgabe A+1.0 ... A+1.7
+10	OSTS_0	2	Ausgabe-Status Zähler 0
+12	-	2	reserviert
+14	OSTS_1	2	Ausgabe-Status Zähler 1
+16	-	2	reserviert
+18	OSTS_2	2	Ausgabe-Status Zähler 2
+20	-	2	reserviert
+22	OSTS_3	2	Ausgabe-Status Zähler 3

## 6.8 Zähler - Schnelleinstieg

### Übersicht

- Die CPU 314-6CF03 hat 4 parametrierbare Zähler integriert, die Sie getrennt ansteuern können.
- Gesteuert wird jeder Zähler durch ein internes Tor.
- Das Zählverhalten und die Eingangsbelegung ist für jeden Zähler parametrierbar.
- Während des Zählvorgangs wird das Zählensignal erfasst und ausgewertet.
- Jeder Zähler belegt im Eingangs-Adressbereich ein Doppelwort für das Zählerregister und im Ein- und Ausgabe-Adressbereich ein Wort für den Status.

### Zähler vorbelegen bzw. parametrieren

Durch Einbindung der SPEEDBUS.GSD können Sie alle Zählerparameter über eine Hardware-Konfiguration vorgeben. Sie haben die Möglichkeit unter Einsatz der SFC 55, 56, 57 und 58 zur Laufzeit die Parameter zu ändern, mit Ausnahme der Parameter in Datensatz 0. Hierbei sind im Anwenderprogramm über den entsprechenden SFC die gewünschten Parameter als Datensatz an den Zähler zu übergeben. Hier definieren Sie unter anderem:

- Alarmverhalten
- Belegung E/A (Gate, Latch, Reset, OUT)
- Eingangsfiler
- Zählerbetriebsart bzw. -Verhalten
- Anfangswert für Ladewert-, Endwert- und Vergleichswert-Register

↳ *Kapitel 6.10 "Zähler - Parametrierung" auf Seite 132*

### Zähler steuern

Gesteuert wird der Zähler über das interne Tor (I-Tor). Das I-Tor ist das Verknüpfungsergebnis von Hardware- (HW) und Software-Tor (SW), wobei die HW-Tor-Auswertung über die Parametrierung deaktiviert werden kann.

↳ *"Tor-Funktion" auf Seite 145*

### Zähler auslesen

Abhängig von der Statusangabe beinhaltet das Zählerregister den aktuellen Zählerstand (Eingabe-Status-Bit 0 = 0) oder den aktuellen Latch-Wert (Eingabe-Status-Bit 0 = 1). Durch Setzen des Ausgabe-Status-Bit 8 wird der aktuelle Latchwert in das Zählerregister im Eingabebereich übertragen. Den aktuellen Zählerwert übertragen Sie durch Setzen des Ausgabe-Status-Bit 0.

↳ *Kapitel 6.9 "Zähler - Ein-/Ausgabe-Bereich" auf Seite 129*

### Zähler-Statuswort

Neben dem Zählerregister im Eingabebereich finden Sie im Ein- bzw. Ausgabebereich für jeden Zähler ein Status-Wort. Den Status können Sie sich ausgeben lassen oder durch Setzen entsprechender Bits den Zähler beeinflussen, wie z.B. das SW-Tor aktivieren.

↳ *"ISTS\_x Eingabe-Status" auf Seite 131, ↳ "OSTS\_x Ausgabe-Status-Wort" auf Seite 131*

### Zähler-Eingänge (Anschlüsse)

Da nicht alle Eingänge gleichzeitig zur Verfügung stehen, können Sie über die Parametrierung die Eingangsbelegung für jeden Zähler bestimmen.

↳ *"CPU 314-6CF03: Digitaler Bereich Steckerbelegung und Statusanzeige" auf Seite 111*

Je Zähler stehen Ihnen folgende Eingänge zur Verfügung:

- Zähler<sub>x</sub> (A)
  - Impulseingang für Zählsignal bzw. die Spur A eines Gebers. Hierbei können Sie Geber mit 1-, 2- oder 4-facher Auswertung anschließen.
- Zähler<sub>x</sub> (B)
  - Richtungssignal bzw. die Spur B des Gebers. Über die Parametrierung können Sie das Richtungssignal invertieren.

Die nachfolgenden Eingänge können Sie über die Parametrierung einem Pin am Modul zuweisen:

- Gate<sub>x</sub>
  - Über diesen Eingang können Sie mit einem High-Pegel das HW-Tor öffnen und somit einen Zählvorgang starten.
- Latch<sub>x</sub>
  - Mit einer positiven Flanke an Latch<sub>x</sub> wird der aktuelle Zählerstand in einem Speicher abgelegt, den Sie bei Bedarf auslesen können.
- Reset<sub>x</sub>
  - Solange ein positiver Pegel an Reset<sub>x</sub> ansteht, wird der Zähler auf dem Ladewert gehalten.

### Zähler-Ausgänge

Jedem Zähler ist ein Ausgabe-Kanal zugeordnet. ↪ *"Datensatz 0 - Zählermodus" auf Seite 133*

Folgendes Verhalten können Sie für den entsprechenden Ausgabe-Kanal über die Parametrierung einstellen:

- Kein Vergleich: Ausgang wird nicht angesteuert
- Zählerwert  $\geq$  Vergleichswert: Ausgang wird gesetzt
- Zählerwert  $\leq$  Vergleichswert: Ausgang wird gesetzt
- Zählerwert = Vergleichswert: Ausgang wird gesetzt

### Maximale Zählfrequenz

Die maximale Frequenz beträgt 100kHz, unabhängig von der Anzahl der aktivierten Zähler.

## 6.9 Zähler - Ein-/Ausgabe-Bereich

### Zugriff auf den Digital-Teil

- Durch Einbindung der SPEEDBUS.GSD in Ihren Hardware-Konfigurator wird Ihnen das Modul im Hardware-Katalog zur Verfügung gestellt. Nach Installation der GSD finden Sie unter *"Weitere Feldgeräte → I/O → VIPA\_SpeedBus"* die CPU 314-6CF03.
- Sofern keine Hardware-Konfiguration vorliegt, werden die Ein- und Ausgabe-Bereiche ab Adresse 1024 im Adress-Bereich der CPU eingeblendet.
- Für jedes Eingabe-Bit wird der Zustand im Dateneingabebereich abgelegt.
- Zur Ausgabe tragen Sie einen Wert im Datenausgabebereich ein.

**Belegter Bereich ↗ "Eingabebereich" auf Seite 112**

Adr.	Name	Byte	Funktion
+0	DI_0	1	Digitale Eingabe E+0.0 ... E+0.7
+1	DI_1	1	Digitale Eingabe E+1.0 ... E+1.7
+16	CVCL_0	4	Zählerwert/Latchwert Zähler 0
+20	-	2	reserviert
+22	ISTS_0	2	Eingabe-Status Zähler 0
+24	CVCL_1	4	Zählerwert/Latchwert Zähler 1
+28	-	2	reserviert
+30	ISTS_1	2	Eingabe-Status Zähler 1
+32	CVCL_2	4	Zählerwert/Latchwert Zähler 2
+36	-	2	reserviert
+38	ISTS_2	2	Eingabe-Status Zähler 2
+40	CVCL_3	4	Zählerwert/Latchwert Zähler 3
+44	-	2	reserviert
+46	ISTS_3	2	Eingabe-Status Zähler 3

**Belegter Bereich ↗ "Ausgabebereich" auf Seite 112**

Adr.	Name	Byte	Funktion
+0	-	1	reserviert
+1	DO_1	1	Digitale Ausgabe A+1.0 ... A+1.7
+10	OSTS_0	2	Ausgabe-Status Zähler 0
+12	-	2	reserviert
+14	OSTS_1	2	Ausgabe-Status Zähler 1
+16	-	2	reserviert
+18	OSTS_2	2	Ausgabe-Status Zähler 2
+20	-	2	reserviert
+22	OSTS_3	2	Ausgabe-Status Zähler 3

**Zählerwert Zähler<sub>x</sub>**

Der *Zählerwert* beinhaltet immer den aktuellen Zählerstand.

**Latchwert Zähler<sub>x</sub>**

Sobald am Latch-Eingang eine Flanke 0-1 auftritt, wird der aktuelle *Zählerwert* unter *Latchwert* gespeichert.

**ISTS\_x Eingabe-Status**

Das Statuswort im Eingabebereich hat folgenden Aufbau:

Bit	Name	Funktion
0	COUNT_LTCH	<ul style="list-style-type: none"> <li>■ 0: Wert im Eingangsabbild ist Zählerwert</li> <li>■ 1: Wert im Eingangsabbild ist Latchwert</li> </ul>
1	CTRL_C_DO	Wird gesetzt, wenn der digitale Ausgang freigegeben ist.
2	STS_SW_GATE	<ul style="list-style-type: none"> <li>■ 0: Software-Tor (SW-Tor) nicht aktiv</li> <li>■ 1: Software-Tor (SW-Tor) aktiv</li> </ul>
3	reserviert	reserviert
4	STS_HW_GATE	<ul style="list-style-type: none"> <li>■ 0: Hardware-Tor (HW-Tor) nicht aktiv</li> <li>■ 1: Hardware-Tor (HW-Tor) aktiv</li> </ul>
5	STS_I_GATE	<ul style="list-style-type: none"> <li>■ 0: Internes Tor (I-Tor) nicht aktiv</li> <li>■ 1: Internes Tor (I-Tor) aktiv</li> </ul>
6	STS_DO	<ul style="list-style-type: none"> <li>■ 0: Zählerausgang (DO) = "0"</li> <li>■ 1: Zählerausgang (DO) = "1"</li> </ul>
7	STS_C_DN	Wird bei Zähler-Richtung rückwärts gesetzt.
8	STS_C_UP	Wird bei Zähler-Richtung vorwärts gesetzt.
9	STS_CMP*	Wird gesetzt, wenn <i>Zählerwert = Vergleichswert</i> . Ist Vergleich nie parametrierbar, wird das Bit nie gesetzt.
10	STS_END*	Wird gesetzt, wenn <i>Zählerwert = Endwert</i> .
11	STS_OFLW*	Wird bei Überlauf gesetzt.
12	STS_UFLW*	Wird bei Unterlauf gesetzt.
13	STS_ZP*	Wird bei Nulldurchgang gesetzt.
14	STS_L	<ul style="list-style-type: none"> <li>■ 0: Latch-Eingang nicht aktiv</li> <li>■ 1: Latch-Eingang aktiv</li> </ul>
15	NEW_L	Wird gesetzt, wenn sich Wert im Latch-Register geändert hat.

\*) Die Bits bleiben bis zum Rücksetzen mit RES\_STS (Ausgabe-Status: Bit 6) gesetzt.

**OSTS\_x Ausgabe-Status-Wort**

Nach dem Setzen eines Bits im Ausgabe-Status-Wort wird dieses sofort wieder zurückgesetzt. Bitte beachten Sie, dass beim Ausgabe-Status-Wort Setzen und Rücksetzen einer Funktion mit unterschiedlichen Bits erfolgt

Das Statuswort im Ausgabebereich hat folgenden Aufbau:

Bit	Name	Funktion
0	GET_C_VAL	Durch Setzen wird der aktuelle Zählerwert in das Prozessabbild übertragen.
1	SET_C_DO	Durch Setzen wird der digitalen Ausgang (DO) für Zähler freigegeben. Der Ausgang ist dann nur noch über Zähler ansteuerbar.

Bit	Name	Funktion
2	SET_SW_GATE	Durch Setzen wird das Software-Tor gesetzt (im OB 100 nicht zulässig).
3	reserviert	-
4	reserviert	-
5	SET_C_VAL	Durch Setzen können Sie den Zähler temporär auf einen Wert setzen, welchen Sie zuvor über Datensatz (9A+x)h übertragen haben.
6	RES_STS	Durch Setzen werden die Statusbits STS_CMP, STS_END, STS_OFLW, STS_UFLW und STS_ZP zurückgesetzt.
7	reserviert	-
8	GET_L_VAL	Durch Setzen wird der Latchwert in das Prozessabbild übertragen.
9	RES_C_DO	Durch Setzen wird der digitalen Ausgang (DO) für Zähler gesperrt. Der Ausgang ist dann nur noch über das Prozessabbild ansteuerbar.
10	RES_SW_GATE	Durch Setzen wird das Software-Tor zurückgesetzt.
12	reserviert	-
...	...	...
15	reserviert	-

## 6.10 Zähler - Parametrierung

### Übersicht

Die Parametrierung erfolgt im Hardware-Konfigurator. Hierbei werden Parameterdaten übergeben, die aus folgenden Komponenten bestehen:

Byte	Datensatz	Beschreibung
16	0h	Zählermodus Z0 ... Z3
4	7Fh	Diagnosealarm
16	80h	Flankenwahl für Prozessalarm
32	81h	Filterwert E+0.0 ... E+1.7
16	82 ... 86h	Z0: Vergleichs-, Setz-, Endwert, Hysterese, Impuls
16	87h	Z0: Gesamtparameter (Vergleichs-, Setz-, Endwert, Hysterese und Impuls)
16	88 ... 8Ch	Z1: Vergleichs-, Setz-, Endwert, Hysterese, Impuls
16	8Dh	Z1: Gesamtparameter (Vergleichs-, Setz-, Endwert, Hysterese und Impuls)
16	8E ... 92h	Z2: Vergleichs-, Setz-, Endwert, Hysterese, Impuls
16	93h	Z2: Gesamtparameter (Vergleichs-, Setz-, Endwert, Hysterese und Impuls)



Byte	Datensatz	Beschreibung
16	94 ... 98h	Z3: Vergleichs-, Setz-, Endwert, Hysterese, Impuls
16	99h	Z3: Gesamtparameter (Vergleichs-, Setz-, Endwert, Hysterese und Impuls)
4	9Ah	Z0: Zählwert der durch Setzen von Bit 5 im Ausgabe-Status-Wort an den Zähler übergeben wird
4	9Bh	Z1: Zählwert der durch Setzen von Bit 5 im Ausgabe-Status-Wort an den Zähler übergeben wird
4	9Ch	Z2: Zählwert der durch Setzen von Bit 5 im Ausgabe-Status-Wort an den Zähler übergeben wird
4	9Dh	Z3: Zählwert der durch Setzen von Bit 5 im Ausgabe-Status-Wort an den Zähler übergeben wird
2	9Eh	Analog-/Digitalteil aktivieren bzw. deaktivieren

Mit Ausnahme der Parameter in Datensatz 0 können Sie unter Einsatz der SFC 55, 56, 57 und 58 zur Laufzeit alle anderen Parameter an den Digital-Teil übergeben. Hierbei sind im Anwenderprogramm über den entsprechenden SFC die gewünschten Parameter als Datensatz an den Zähler zu übergeben.

#### Datensatz 0 - Zählermodus

Byte	Bit 7...0
0...3	Zählermodus Z0
4...7	Zählermodus Z1
8...11	Zählermodus Z2
12...15	Zählermodus Z3

- Über Datensatz 0 können Sie für jeden Zähler einen Zählermodus als Doppelwort vorgeben.
- Datensatz 0 kann zur Laufzeit nicht übertragen werden.

**Das Doppelwort für den Zählermodus hat folgenden Aufbau:**

Byte	Bit 7 ... 0
0	<ul style="list-style-type: none"> <li>■ Bit 2 ... 0: Signalauswertung <ul style="list-style-type: none"> <li>– 000b = Zähler deaktiviert Bei deaktiviertem Zähler werden die weiteren Parameterangaben für diesen Zähler ignoriert und der entsprechende E/A-Kanal wird als "normaler" Ausgang geschaltet, sofern dieser als Ausgang betrieben werden soll.</li> <li>– 001b = Drehgeber 1-fach (an Zähler<sub>x</sub> (A<sub>x</sub>) und Zähler<sub>x</sub> (B<sub>x</sub>))</li> <li>– 010b = Drehgeber 2-fach (an Zähler<sub>x</sub> (A<sub>x</sub>) und Zähler<sub>x</sub> (B<sub>x</sub>))</li> <li>– 011b = Drehgeber 4-fach (an Zähler<sub>x</sub> (A<sub>x</sub>) und Zähler<sub>x</sub> (B<sub>x</sub>))</li> <li>– 100b = Impuls/Richtung (Impuls an Zähler<sub>x</sub> (A<sub>x</sub>) und Richtung an Zähler<sub>x</sub> (B<sub>x</sub>))</li> </ul> </li> <li>■ Bit 6 ... 3: Z<sub>x</sub> Eingang (Funktion des Zähler-Eingangs als Gate, Latch oder Reset) <ul style="list-style-type: none"> <li>– 0000b = deaktiviert (Zähler startet bei gesetztem SW-Tor)</li> <li>– 0001b = Gate<sub>x</sub> Der Eingang von Zähler<sub>x</sub> dient als Gate. High-Pegel an Gate aktiviert das HW-Tor. Der Zähler kann nur starten, wenn HW- und SW-Tor gesetzt sind.</li> <li>– 0010b = Monoflop *</li> <li>– 0100b = Latch<sub>x</sub> (Flanke 0-1 an Eingang speichert Zählerwert von Zähler<sub>x</sub>)</li> <li>– 1000b = Reset<sub>x</sub> (positiver Pegel an Eingang setzt Zähler<sub>x</sub> zurück)</li> </ul> </li> <li>■ Bit 7: Torfunktion (internes Tor) <ul style="list-style-type: none"> <li>– 0 = abbrechen (Zählvorgang beginnt wieder ab dem LadeWert)</li> <li>– 1 = unterbrechen (Zählvorgang wird mit Zählerstand fortgesetzt)</li> </ul> </li> </ul>
1	<ul style="list-style-type: none"> <li>■ Bit 2 ... 0: Ausgang schaltet (OUT<sub>x</sub> von Zähler<sub>x</sub> wird gesetzt, wenn Bedingung erfüllt ist) <ul style="list-style-type: none"> <li>– 000b = nie</li> <li>– 001b = Zählerwert ≥ Vergleichswert</li> <li>– 010b = Zählerwert ≤ Vergleichswert</li> <li>– 100b = Zählerwert = Vergleichswert</li> </ul> </li> <li>■ Bit 3: Zählrichtung <ul style="list-style-type: none"> <li>– 0 = Zählrichtung invertiert: AUS (Zählrichtung an B<sub>x</sub> nicht invertieren)</li> <li>– 1 = Zählrichtung invertiert: EIN (Zählrichtung an B<sub>x</sub> invertieren)</li> </ul> </li> <li>■ Bit 7 ... 4: reserviert</li> </ul>

Byte	Bit 7 ... 0
2	<ul style="list-style-type: none"> <li>■ Bit 5 ... 0: Zählerfunktion ↪ Kapitel 6.11 "Zähler - Funktionen" auf Seite 139                             <ul style="list-style-type: none"> <li>– 000000b = endlos zählen</li> <li>– 000001b = Einmalig: vorwärts</li> <li>– 000010b = Einmalig: rückwärts</li> <li>– 000100b = Einmalig: keine Hauptrichtung</li> <li>– 001000b = Periodisch: vorwärts</li> <li>– 010000b = Periodisch: rückwärts</li> <li>– 100000b = Periodisch: keine Hauptrichtung</li> </ul> </li> <li>■ Bit 7 ... 6: Z<sub>x</sub> Ein-/Ausgang (Funktion des Zähler E/A als OUT, Latch oder Reset)                             <ul style="list-style-type: none"> <li>– 00b = A: OUT<sub>x</sub> (bei Vergleichsfunktion)</li> <li>– 01b = E: Latch<sub>x</sub> (Flanke 0-1 speichert Zählerwert von Zähler<sub>x</sub>)</li> <li>– 10b = E: Reset<sub>x</sub> (Positiver Pegel setzt Zähler<sub>x</sub> zurück)</li> </ul> </li> </ul>
3	<ul style="list-style-type: none"> <li>■ Bit 5 ... 0: Alarmverhalten                             <ul style="list-style-type: none"> <li>– Bit 0: Prozess-Alarm HW-Tor offen</li> <li>– Bit 1: Prozess-Alarm HW-Tor geschlossen</li> <li>– Bit 2: Prozess-Alarm Überlauf</li> <li>– Bit 3: Prozess-Alarm Unterlauf</li> <li>– Bit 4: Prozess-Alarm Vergleichswert</li> <li>– Bit 5: Prozess-Alarm Endwert</li> </ul> <p>Durch Setzen der Bits können Sie die gewünschten Prozessalarme aktivieren.</p> </li> <li>■ Bit 7 ... 6: reserviert</li> </ul>
*) Wird zur Zeit nicht unterstützt.	

**Datensatz 7Fh - Diagnosealarm**

Byte	Bit 15...0
0...1	<ul style="list-style-type: none"> <li>■ Diagnosealarm                             <ul style="list-style-type: none"> <li>– 0000h = deaktiviert</li> <li>– 0001h = aktiviert</li> </ul> </li> </ul>
2...3	<ul style="list-style-type: none"> <li>■ reserviert</li> </ul>

- Hier aktivieren bzw. deaktivieren Sie die Diagnosefunktion.
- Ein Diagnosealarm tritt auf, sobald während einer Prozessalarmbearbeitung für das gleiche Ereignis ein weiterer Prozessalarm ausgelöst wird.

**Datensatz 80h - Flankenwahl**

Byte	Bit 7...0
0	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.0</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
1	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.1</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
2	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.2</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>

Byte	Bit 7...0
3	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.3</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
4	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.4</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
5	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.5</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
6	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.6</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
7	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+0.7</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
8	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.0</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
9	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.1</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
10	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.2</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
11	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.3</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
12	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.4</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
13	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.5</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
14	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.6</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>
15	<ul style="list-style-type: none"> <li>■ Bit 1 ... 0: Flankenwahl E+1.7</li> <li>■ Bit 7 ... 2: reserviert</li> </ul>

- Über diesen Datensatz können Sie einen Prozessalarm für E +0.0 ... E+1.7 aktivieren und bestimmen, auf welchen Flankentyp des Eingangssignals ein Prozessalarm ausgelöst werden soll.
- Flankenwahl
  - 00b = deaktiviert
  - 01b = Prozessalarm auf Flanke 0-1
  - 10b = Prozessalarm auf Flanke 1-0
  - 11b = Prozessalarm auf Flanke 0-1 und 1-0

### Datensatz 81h - Eingangsfiler

Byte	Bit 15...0
0...1	■ Eingangsfiler E+0.0 in 2,56µs
2...3	■ Eingangsfiler E+0.1 in 2,56µs
4...5	■ Eingangsfiler E+0.2 in 2,56µs
6...7	■ Eingangsfiler E+0.3 in 2,56µs
8...9	■ Eingangsfiler E+0.4 in 2,56µs
10...11	■ Eingangsfiler E+0.5 in 2,56µs

Byte	Bit 15...0
12...13	■ Eingangsfiler E+0.6 in 2,56µs
14...15	■ Eingangsfiler E+0.7 in 2,56µs
16...17	■ Eingangsfiler E+1.0 in 2,56µs
18...19	■ Eingangsfiler E+1.1 in 2,56µs
20...21	■ Eingangsfiler E+1.2 in 2,56µs
22...23	■ Eingangsfiler E+1.3 in 2,56µs
24...25	■ Eingangsfiler E+1.4 in 2,56µs
26...27	■ Eingangsfiler E+1.5 in 2,56µs
28...29	■ Eingangsfiler E+1.6 in 2,56µs
30...31	■ Eingangsfiler E+1.7 in 2,56µs

- Über diesen Datensatz können Sie einen Eingangsfiler in 2,56µs Schritten für E+0.0 ... E+1.7 vorgeben.
- Durch Vorschalten eines Filters bestimmen Sie, wie lange ein Eingangssignal anzustehen hat, bis dies als "1"-Signal ausgewertet wird. Mittels Filter lassen sich beispielsweise Signal-Spitzen (Peaks) bei einem unsauberem Eingangssignal filtern.
- Die Eingabe erfolgt als Faktor von 2,56µs und liegt im Bereich 1 ... 16000 also 2,56µs ... 40,96ms.

**Datensatz 82 ... 99h - Zählerparameter**

Zähler 0 87h	Zähler 1 8Dh	Zähler 2 93h	Zähler 3 99h	Typ	Funktion
82h	88h	8Eh	94h	D-Wort	Vergleichswert
83h	89h	8Fh	95h	D-Wort	Ladewert
84h	8Ah	90h	96h	D-Wort	Endwert
85h	8Bh	91h	97h	Wort	Hysterese
86h	8Ch	92h	98h	Wort	Impuls

- Jedem der aufgeführten Zähler-Parameter ist abhängig von der Zählernummer ein Datensatz zugeordnet.
- Zusätzlich sind für jeden Zähler die Parameter unter einem Datensatz zusammengefasst.
- Die Datensätze haben für alle Zähler den gleichen Aufbau.

**Funktionen** ↪ Kapitel 6.12 "Zähler - Zusatzfunktionen" auf Seite 144

- Vergleichswert
  - Über die Parametrierung können Sie einen Vergleichswert vorgeben, der durch den Vergleich mit dem aktuellen Zählerstand den Zählerausgang beeinflussen bzw. einen Prozessalarm auslösen kann.
  - Das Verhalten des Ausgangs bzw. des Prozessalarms ist über Datensatz 0 vorzugeben.
- Ladewert, Endwert
  - Über die Parametrierung haben Sie die Möglichkeit für jeden Zähler eine Hauptzählrichtung anzugeben.
  - Ist "keine" oder "endlos" angewählt, steht Ihnen der gesamte Zählbereich zur Verfügung:  
Untere Zählgrenze:  $-2\,147\,483\,648$  ( $-2^{31}$ )  
Obere Zählgrenze:  $+2\,147\,483\,648$  ( $-2^{31}-1$ )
  - Ansonsten können Sie diesen Bereich durch Angabe eines Startwerts als *Ladewert* und eines *Endwerts* nach unten und oben begrenzen.
- Hysterese
  - Die Hysterese dient z.B. zur Vermeidung von häufigen Schaltvorgängen von Ausgang und Alarm, wenn der Zählerwert im Bereich des Vergleichswertes liegt.
  - Für die Hysterese können Sie einen Bereich zwischen 0 und 255 vorgeben.
  - Mit 0 und 1 ist die Hysterese abgeschaltet.
  - Die Hysterese wirkt auf Nulldurchgang, Vergleich, Über- und Unterlauf.
- Impuls (Impulsdauer)
  - Die Impulsdauer gibt an, wie lange der Ausgang gesetzt werden soll, wenn das parametrierte Vergleichskriterium erreicht bzw. überschritten wird.
  - Die Impulsdauer können Sie in Schritten zu 2.048ms zwischen 0 und 522.24ms vorgeben.
  - Wenn die Impulsdauer = 0 ist, wird der Ausgang so lange gesetzt, bis die Vergleichsbedingung nicht mehr erfüllt ist.

**Datensatz 9A ... 9Dh - Zählerwert temporär setzen**

Unter Verwendung des Datensatz (9A+x)h können Sie in ein Register einen Wert laden. Durch Setzen von Bit 5 im Ausgabe-Status-Wort wird der aktuelle Zählerstand durch den Registerwert ohne Beeinflussung des Ladewerts ersetzt.

**Datensatz 9Eh - Modulauswahl**

Byte	Bit 15...0
0...1	<ul style="list-style-type: none"> <li>■ Modulauswahl               <ul style="list-style-type: none"> <li>– 0000h = Digital-/Analog-Teil aktiviert (Default)</li> <li>– 0001h = Digital-Teil deaktiviert</li> <li>– 0002h = Analog-Teil deaktiviert</li> </ul> </li> </ul>

- Mit diesem Datensatz können Sie den Digital- bzw. Analog-Teil deaktivieren.
- Bitte beachten Sie, dass trotz Deaktivierung des Digital- bzw. Analog-Teils das Prozessabbild für beide Komponenten reserviert bleibt.

## 6.11 Zähler - Funktionen

### Übersicht

Sie können vorwärts und rückwärts zählen und hierbei zwischen folgenden Zählerfunktionen wählen:

- Endlos Zählen, z.B. zur Wegerfassung mit Inkrementalgebern
- Einmalig Zählen, z.B. Stückguterfassung bis zu einer maximalen Grenze
- Periodisch Zählen, z.B. Anwendungen mit wiederholten Zählvorgängen

In den Betriebsarten "Einmalig Zählen" und "Periodisch Zählen" können Sie über die Parametrierung einen Zählerbereich als Start- bzw. Endwert definieren. Für den Zähler stehen Ihnen parametrierbare Zusatzfunktionen zur Verfügung wie z.B. Tor-Funktion, Vergleich, Hysterese und Prozessalarm.

### Hauptzählrichtung

Über die Parametrierung haben Sie die Möglichkeit für den Zähler eine Hauptzählrichtung anzugeben. Ist "keine" angewählt, steht Ihnen der gesamte Zählbereich zur Verfügung:

Grenzen	Gültiger Wertebereich
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )

#### *Hauptzählrichtung vorwärts*

Einschränkung des Zählbereiches nach oben. Der Zähler zählt 0 bzw. Ladewert in positiver Richtung bis zum parametrierten Endwert -1 und springt dann mit dem darauffolgenden Geberimpuls wieder auf den Ladewert.

#### *Hauptzählrichtung rückwärts*

Einschränkung des Zählbereiches nach unten. Der Zähler zählt vom parametrierten Start- bzw. Ladewert in negativer Richtung bis zum parametrierten Endwert +1 und springt dann mit dem darauffolgenden Geberimpuls wieder auf den Startwert.

### Torfunktion abbrechen / unterbrechen

Ist das HW-Tor freigegeben, so wirken die Torfunktionen ausschließlich auf das HW-Tor. Ein Öffnen und Schließen des SW-Tors wirkt abbrechend oder unterbrechend.

#### *Zählvorgang abbrechen*

Der Zählvorgang beginnt nach Schließen des Tors und erneutem Torstart wieder ab dem Ladewert.

#### *Zählvorgang unterbrechen*

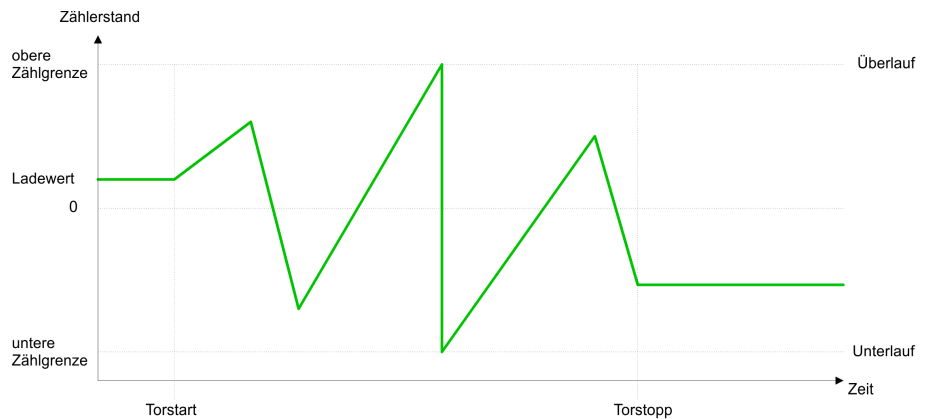
Der Zählvorgang wird nach Schließen des Tors und erneutem Torstart beim letzten aktuellen Zählerstand fortgesetzt.

### Endlos Zählen

In dieser Betriebsart zählt der Zähler ab dem Ladewert. Erreicht der Zähler beim Vorwärtszählen die obere Zählgrenze und kommt ein weiterer Zählimpuls in positiver Richtung, springt er auf die untere Zählgrenze und zählt von dort weiter. Erreicht der Zähler beim Rückwärtszählen die untere Zählgrenze und kommt ein weiterer negativer Zählimpuls, springt er auf die obere Zählgrenze und zählt von dort weiter. Die Zählgrenzen sind auf den maximalen Zählbereich fest eingestellt.

Grenzen	Gültiger Wertebereich
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )

Bei Über- bzw. Unterschreitung werden die Status-Bits STS\_OFLOW bzw. STS\_UFLOW gesetzt. Diese Bits bleiben gesetzt, bis diese mit RES\_STS wieder zurückgesetzt werden. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.



## Einmalig Zählen

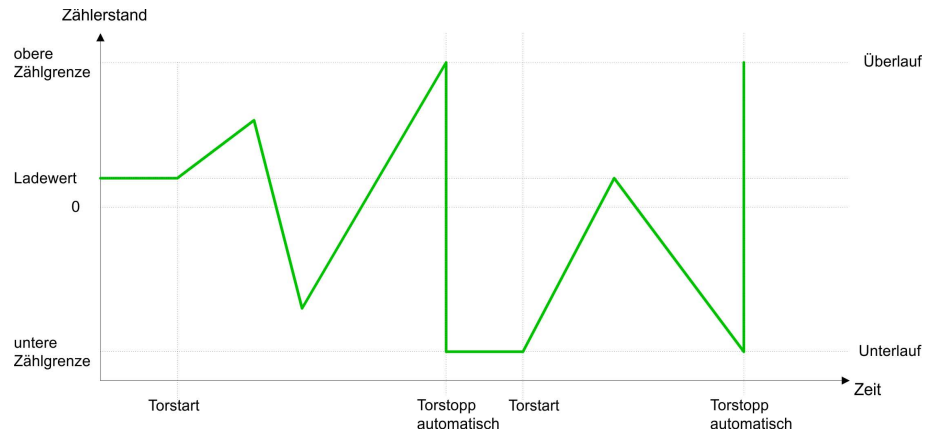
### Keine Hauptzählrichtung

- Der Zähler zählt ab dem *Ladewert* einmalig.
- Es wird vorwärts oder rückwärts gezählt.
- Die Zählgrenzen sind auf den maximalen Zählbereich fest eingestellt.
- Bei Über- oder Unterlauf an den Zählgrenzen springt der Zähler auf die jeweils andere Zählgrenze und das Tor wird automatisch geschlossen.
- Zum erneuten Start des Zählvorgangs müssen Sie eine positive Flanke des Tors erzeugen.
- Bei unterbrechender Torsteuerung wird der Zählvorgang beim aktuellen *Zählstand* fortgesetzt.
- Bei abbrechender Torsteuerung beginnt der Zähler ab dem *Ladewert*.

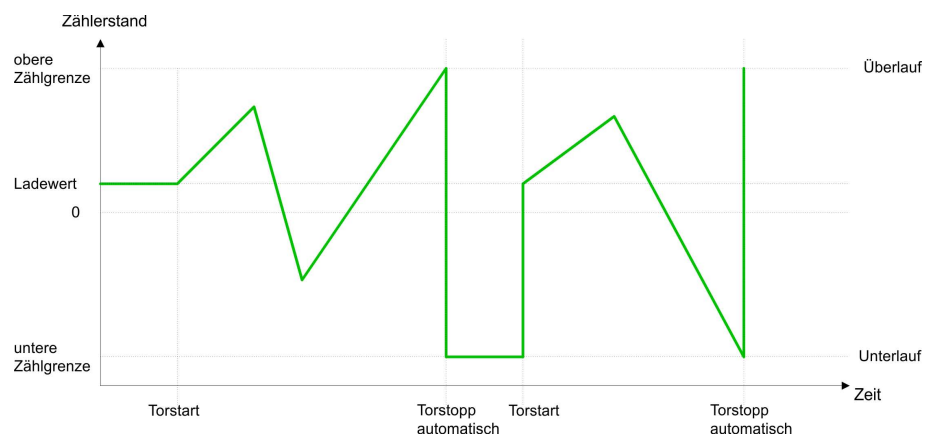
Grenzen	Gültiger Wertebereich
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )

*Unterbrechende Torsteuerung:*





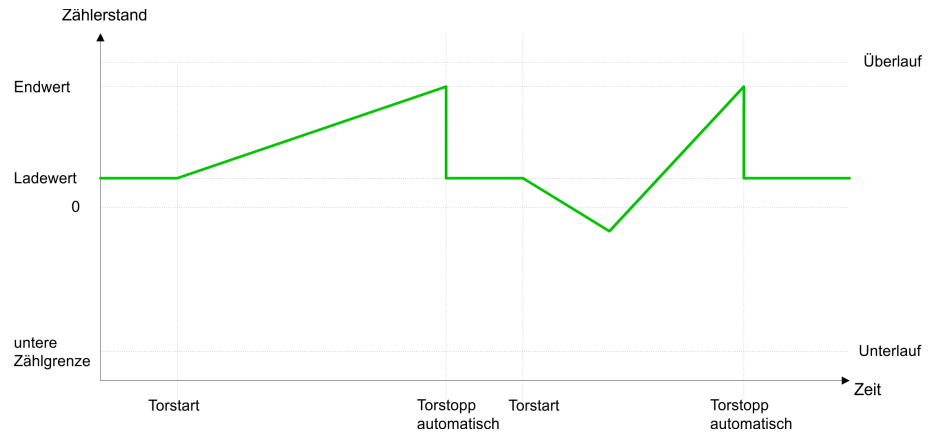
**Abbrechende Torsteuerung:**



**Hauptzählrichtung vorwärts**

- Der Zähler zählt ab dem *Ladewert* vorwärts.
- Erreicht der Zähler in positiver Richtung den *Endwert* -1, springt er beim nächsten Zählimpuls auf den *Ladewert* und das interne Tor wird automatisch geschlossen. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.
- Zum erneuten Start des Zählvorgangs müssen Sie das interne Tor wieder öffnen. Der Zähler beginnt ab dem *Ladewert*.
- Sie können über die untere Zählgrenze hinaus zählen.

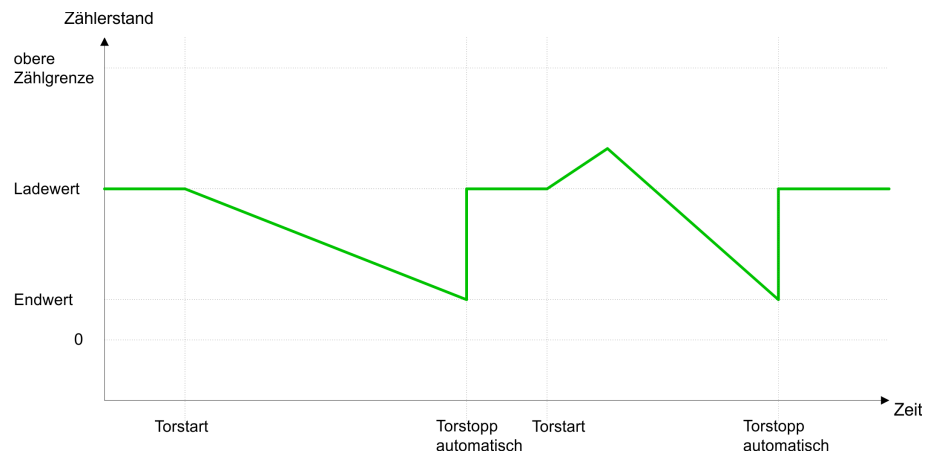
Grenzen	Gültiger Wertebereich
Endwert	-2 147 483 647 ( $-2^{31} + 1$ ) bis +2 147 483 647 ( $2^{31} - 1$ )
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )



**Hauptzählrichtung rückwärts**

- Der Zähler zählt ab dem *Ladewert* rückwärts.
- Erreicht der Zähler in negativer Richtung den Endwert +1, springt er beim nächsten Zählimpuls auf den *Ladewert* und das interne Tor wird automatisch geschlossen. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.
- Zum erneuten Start des Zählvorgangs müssen Sie das interne Tor wieder öffnen. Der Zähler beginnt ab dem *Ladewert*.
- Sie können über die obere Zählgrenze hinaus zählen.

Grenzen	Gültiger Wertebereich
Endwert	-2 147 483 648 ( $-2^{31}$ ) bis +2 147 483 646 ( $2^{31} - 2$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )



**Periodisch Zählen**

**Keine Hauptzählrichtung**

- Der Zähler zählt ab *Ladewert* vorwärts oder rückwärts.
- Beim Über- oder Unterlauf an der jeweiligen Zählgrenze springt der Zähler zum *Ladewert* und zählt von dort weiter. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.
- Die Zählgrenzen sind auf den maximalen Zählbereich fest eingestellt.

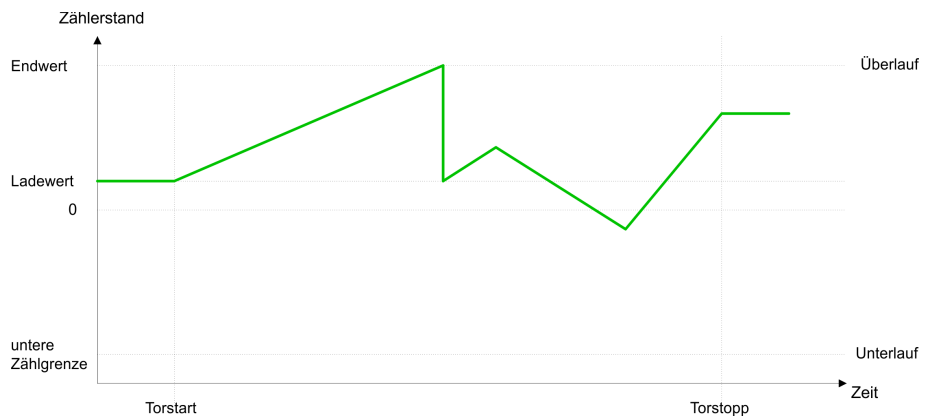
Grenzen	Gültiger Wertebereich
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )



**Hauptzählrichtung vorwärts**

- Der Zähler zählt ab dem *Ladewert* vorwärts.
- Erreicht der Zähler in positiver Richtung den *Endwert* -1, springt er beim nächsten positiven Zählimpuls auf den *Ladewert* und zählt von dort weiter. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.
- Sie können über die untere Zählgrenze hinaus zählen.

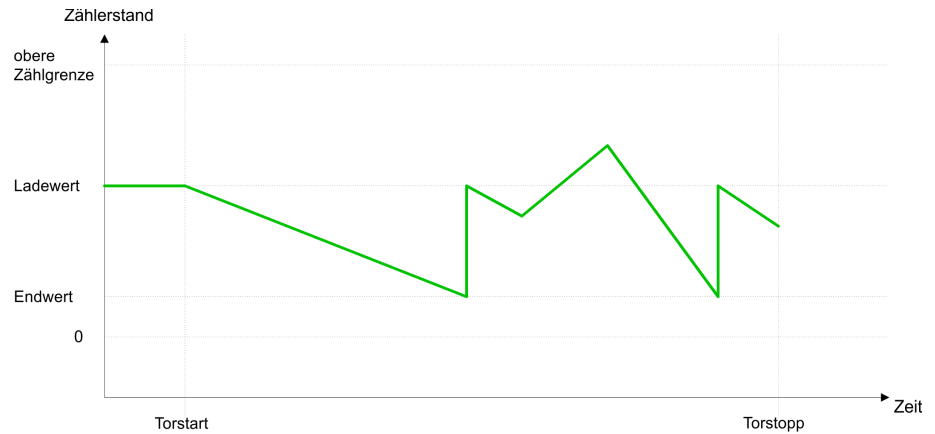
Grenzen	Gültiger Wertebereich
Endwert	-2 147 483 647 ( $-2^{31} + 1$ ) bis +2 147 483 647 ( $2^{31} - 1$ )
Untere Zählgrenze	-2 147 483 648 ( $-2^{31}$ )



**Hauptzählrichtung rückwärts**

- Der Zähler zählt ab dem *Ladewert* rückwärts.
- Erreicht der Zähler in negativer Richtung den *Endwert* +1, springt er beim nächsten negativen Zählimpuls auf den *Ladewert* und zählt von dort weiter. Falls freigegeben, wird zusätzlich ein Prozessalarm ausgelöst.
- Sie können über die obere Zählgrenze hinaus zählen.

Grenzen	Gültiger Wertebereich
Endwert	-2 147 483 648 ( $-2^{31}$ ) bis +2 147 483 646 ( $2^{31} - 2$ )
Obere Zählgrenze	+2 147 483 647 ( $2^{31} - 1$ )



## 6.12 Zähler - Zusatzfunktionen

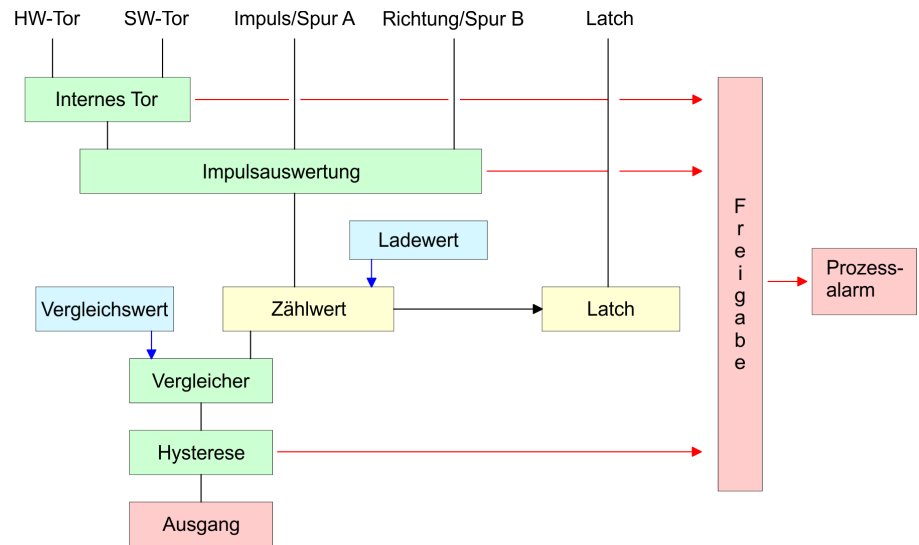
### Übersicht

Die nachfolgend aufgeführten Zusatzfunktionen können Sie für den Zähler über die Parametrierung einstellen:

- Tor-Funktion:
  - Die Tor-Funktion dient zum Starten, Stoppen und Unterbrechen einer Zählfunktion.
- Latch-Funktion:
  - Sobald am Latch-Eingang eine Flanke 0-1 auftritt, wird der aktuelle *Zählerwert* im Latch-Register gespeichert.
- Vergleich:
  - Sie können einen *Vergleichswert* angeben, der abhängig vom *Zählerwert* den Digitalausgang aktiviert bzw. einen Prozessalarm auslöst.
- Hysterese:
  - Durch Angabe einer *Hysterese* können Sie beispielsweise häufige Schaltvorgänge des Ausgangs und/oder Auslösen des Alarms verhindern, wenn der Wert eines Gebersignals um den *Vergleichswert* schwankt.

### Schematischer Aufbau

Die Abbildung zeigt, wie die Zusatzfunktionen das Zählverhalten beeinflussen. Auf den Folgeseiten sind diese Zusatzfunktionen näher erläutert:



**Tor-Funktion**

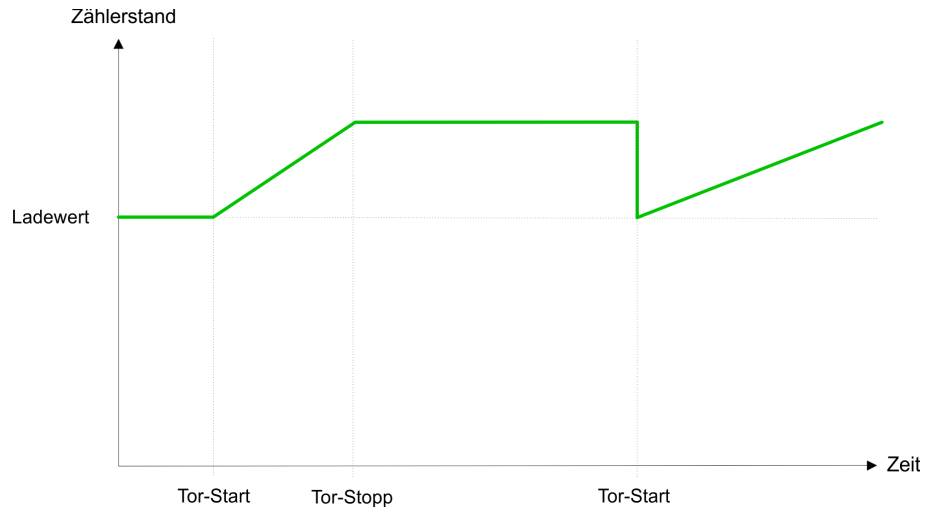
Die Aktivierung bzw. Deaktivierung eines Zählers erfolgt über ein internes Tor (I-Tor). Das I-Tor ist die logische UND-Verknüpfung von Software-Tor (SW-Tor) und Hardware-Tor (HW-Tor). Das SW-Tor öffnen (aktivieren) Sie über Ihr Anwenderprogramm, indem Sie für den entsprechenden Zähler das Ausgabe-Status-Bit 2 setzen. Durch Setzen von Ausgabe-Status-Bit 10 wird das SW-Tor wieder geschlossen (deaktiviert). Das HW-Tor können Sie über den digitalen Gate<sub>x</sub>-Eingang ansteuern. Über die Parametrierung können Sie die Berücksichtigung des HW-Tors deaktivieren, so dass die Zähleraktivierung ausschließlich über das SW-Tor erfolgen kann. Folgende Zustände beeinflussen das I-Tor:

SW-Tor	HW-Tor	beeinflusst das I-Tor
0	mit Flanke 0-1	0
1	mit Flanke 0-1	1
mit Flanke 0-1	1	1
mit Flanke 0-1	0	0
mit Flanke 0-1	deaktiviert	1

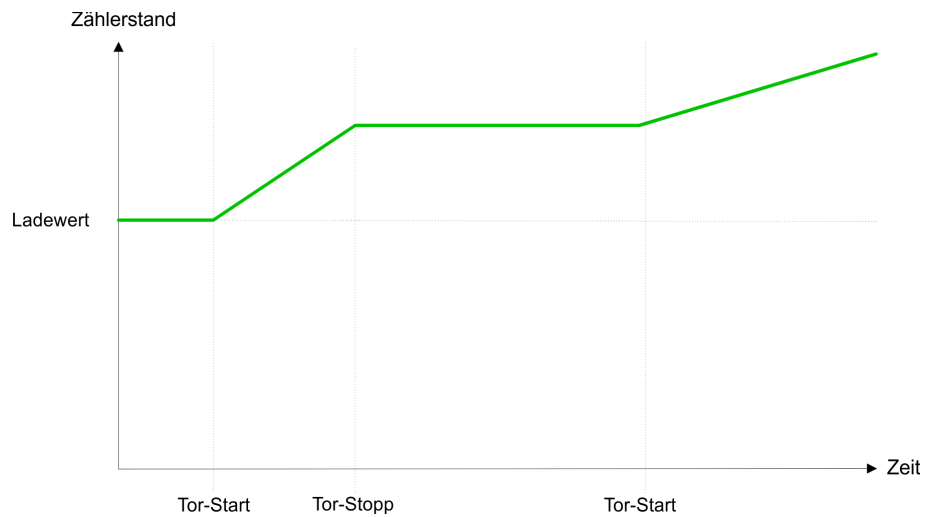
*Abbrechende und unterbrechende Tor-Funktion*

Über die Parametrierung bestimmen Sie, ob das Tor den Zählvorgang abbrechen oder unterbrechen soll.

- Bei *abbrechender Tor-Funktion* beginnt der Zählvorgang nach erneutem Tor-Start ab dem Ladewert.



- Bei *unterbrechender Tor-Funktion* wird der Zählvorgang nach Tor-Start beim aktuellen Zählerwert fortgesetzt.



**Torsteuerung abbrechend, unterbrechend**

**Torsteuerung über SW-Tor, abbrechend (Parametrierung: Datensatz 0, Byte 0, Bit 7 ... 3 = 00000b)**

SW-Tor	HW-Tor	Reaktion Zähler
Flanke 0-1	deaktiviert	Neustart mit <i>Ladewert</i>

**Torsteuerung über SW-Tor, unterbrechend (Parametrierung: Datensatz 0, Byte 0, Bit 7 ... 3 = 10000b)**

SW-Tor	HW-Tor	Reaktion Zähler
Flanke 0-1	deaktiviert	Fortsetzung

**Torsteuerung über SW/HW-Tor, abbrechend (Parametrierung: Datensatz 0, Byte 0, Bit 7 ... 3 = 00001b)**

SW-Tor	HW-Tor	Reaktion Zähler
Flanke 0-1	1	Fortsetzung
1	Flanke 0-1	Neustart mit <i>Ladewert</i>

**Torsteuerung über SW/HW-Tor, unterbrechend (Parametrierung: Datensatz 0, Byte 0, Bit 7 ... 3 = 10001b)**

SW-Tor	HW-Tor	Reaktion Zähler
Flanke 0-1	1	Fortsetzung
1	Flanke 0-1	Fortsetzung

**Torsteuerung "Einmalig Zählen"**

Torsteuerung über SW/HW-Tor, Betriebsart "Einmalig Zählen": Wurde das interne Tor automatisch geschlossen, kann es nur über folgende Bedingungen geöffnet werden:

SW-Tor	HW-Tor	Reaktion I-Tor
1	Flanke 0-1	1
Flanke 0-1 (nach Flanke 0-1 am HW-Tor)	1	1

**Latch-Funktion**

- Sobald während eines Zählvorgangs am "Latch"-Eingang eines Zählers eine positive Flanke auftritt, wird der aktuelle Zählerwert im entsprechenden Latch-Register gespeichert.
- Über das Eingangsabbild haben Sie Zugriff auf das Latch-Register. Setzen Sie hierzu Bit 8 des Ausgabe-Status-Worts.
- Zusätzlich wird bei einem neuen Latch-Wert im Eingabe-Status-Wort Bit 15 gesetzt.
- Durch Setzen von Bit 8 im Ausgabe-Status-Wort können Sie den aktuellen Latchwert über das Eingangsabbild des entsprechenden Zählers auslesen und Bit 15 des Eingabe-Status-Worts zurücksetzen.

**Vergleicher**

Über die Parametrierung können Sie das Verhalten des Zählerausgangs festlegen:

- Ausgang schaltet nie
  - Der Ausgang bleibt vom Zähler unbeeinflusst und wird wie ein normaler Ausgang geschaltet.
- Ausgang schaltet, wenn Zählerwert  $\geq$  Vergleichswert
  - Solange der *Zählerwert* größer oder gleich dem *Vergleichswert* ist, bleibt der Ausgang gesetzt.
- Ausgang schaltet, wenn Zählerwert  $\leq$  Vergleichswert
  - Solange der *Zählerwert* kleiner oder gleich dem *Vergleichswert* ist, bleibt der Ausgang gesetzt.

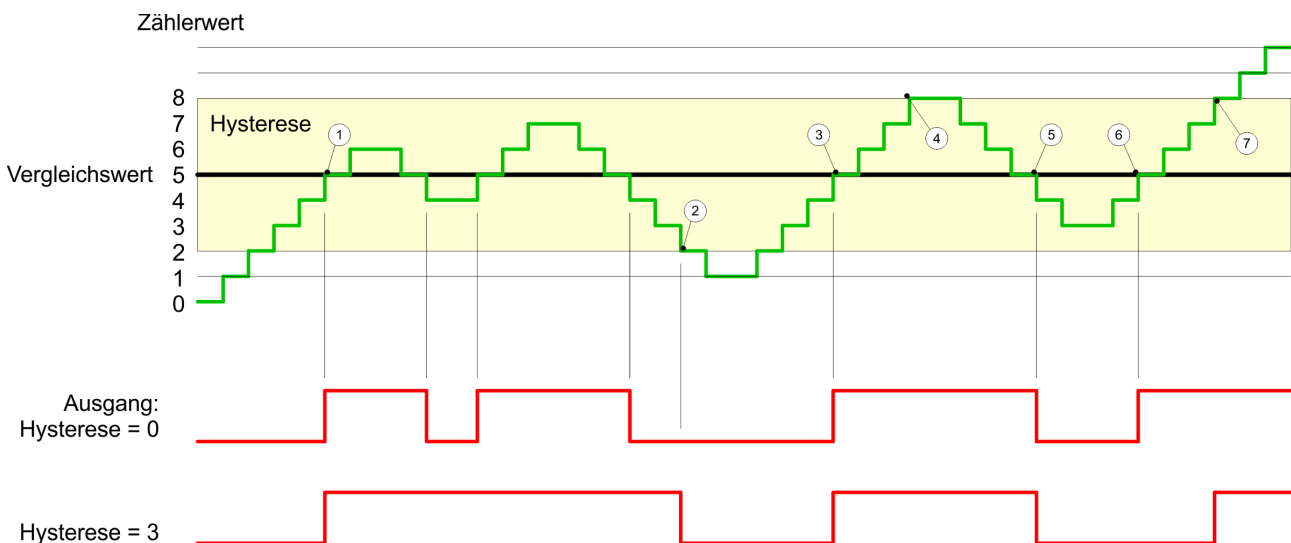
- Ausgang schaltet bei Vergleichswert (Impuls bei Vergleichswert)
  - Erreicht der Zähler den *Vergleichswert*, wird der Ausgang für die parametrisierte *Impulsdauer* gesetzt.
  - Wenn die *Impulsdauer* = 0 ist, wird der Ausgang so lange gesetzt, bis die Vergleichsbedingung nicht mehr erfüllt ist. Wenn sie eine Hauptzählrichtung eingestellt haben, wird der Ausgang nur bei Erreichen des Vergleichswertes aus der Hauptzählrichtung geschaltet.
- Impulsdauer
  - Die Impulsdauer gibt an, wie lange der Ausgang gesetzt werden soll. Sie kann in Schritten zu 2.048ms zwischen 0 und 522.24ms vorgewählt werden.
  - Die *Impulsdauer* beginnt mit dem Setzen des jeweiligen Digitalausgangs.
  - Die Ungenauigkeit der *Impulsdauer* ist kleiner als 2.048ms.
  - Es erfolgt keine Nachtriggerung der *Impulsdauer*, wenn der Vergleichswert während einer Impulsausgabe verlassen und wieder erreicht wurde.

## Hysterese

- Die *Hysterese* dient beispielsweise zur Vermeidung von häufigen Schaltvorgängen des Ausgangs und Auslösen des Alarms, wenn der *Zählerwert* im Bereich des *Vergleichswertes* liegt.
- Für die Hysterese können Sie einen Bereich zwischen 0 und 255 vorgeben.
- Mit den Einstellungen 0 und 1 ist die *Hysterese* abgeschaltet.
- Die *Hysterese* wirkt auf Nulldurchgang, Über-/ Unterlauf und Vergleichswert.
- Eine aktive *Hysterese* bleibt nach der Änderung aktiv. Der neue *Hysterese*-Bereich wird beim nächsten *Hysterese*-Ereignis aktiv.

In den nachfolgenden Abbildungen ist das Verhalten des Ausgangs bei *Hysterese* 0 und *Hysterese* 3 für die entsprechenden Bedingungen dargestellt:

### Wirkungsweise bei Zählerwert $\geq$ Vergleichswert

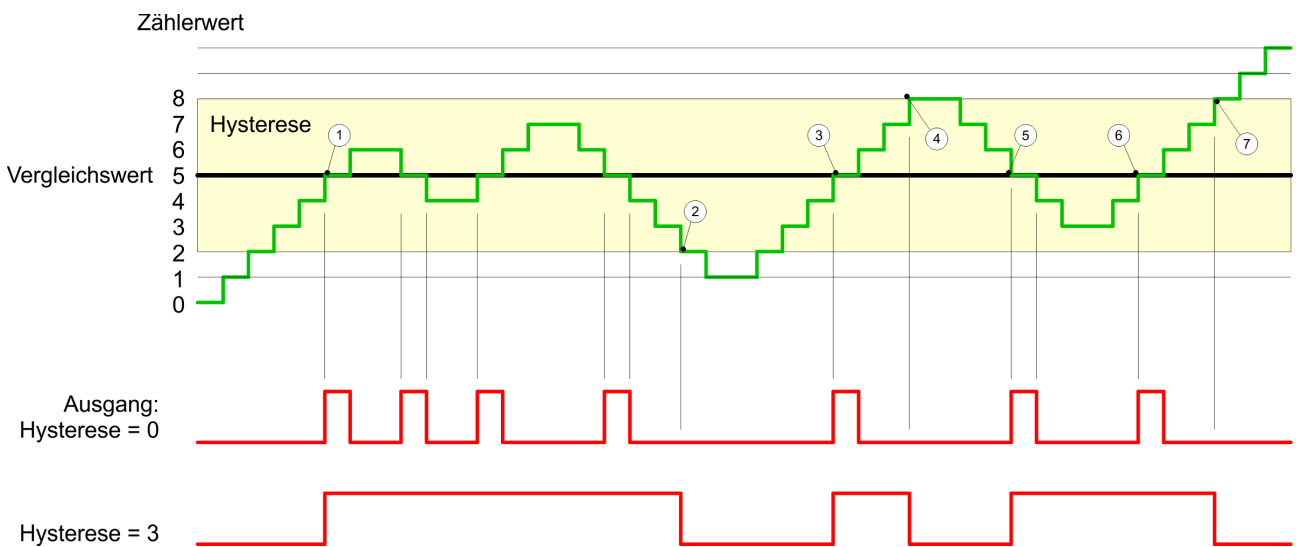




- 1  $Zählerwert \geq Vergleichswert \rightarrow$  Ausgang wird gesetzt und *Hysterese* aktiviert
- 2 Verlassen des *Hysterese*-Bereichs  $\rightarrow$  Ausgang wird zurückgesetzt
- 3  $Zählerwert \geq Vergleichswert \rightarrow$  Ausgang wird gesetzt und *Hysterese* aktiviert
- 4 Verlassen des *Hysterese*-Bereichs, Ausgang bleibt gesetzt, da  $Zählerwert \geq Vergleichswert$
- 5  $Zählerwert < Vergleichswert$  und *Hysterese* aktiv  $\rightarrow$  Ausgang wird zurückgesetzt
- 6  $Zählerwert \geq Vergleichswert \rightarrow$  Ausgang wird nicht gesetzt, da *Hysterese* aktiv ist
- 7 Verlassen des *Hysterese*-Bereichs, Ausgang wird gesetzt, da  $Zählerwert \geq Vergleichswert$

Mit dem Erreichen der Vergleichsbedingung wird die *Hysterese* aktiv. Bei aktiver *Hysterese* bleibt das Vergleichsergebnis solange unverändert, bis der *Zählerwert* den eingestellten *Hysterese*-Bereich verlässt. Nach Verlassen des *Hysterese*-Bereichs wird erst wieder mit Erreichen der Vergleichsbedingungen die *Hysterese* aktiviert.

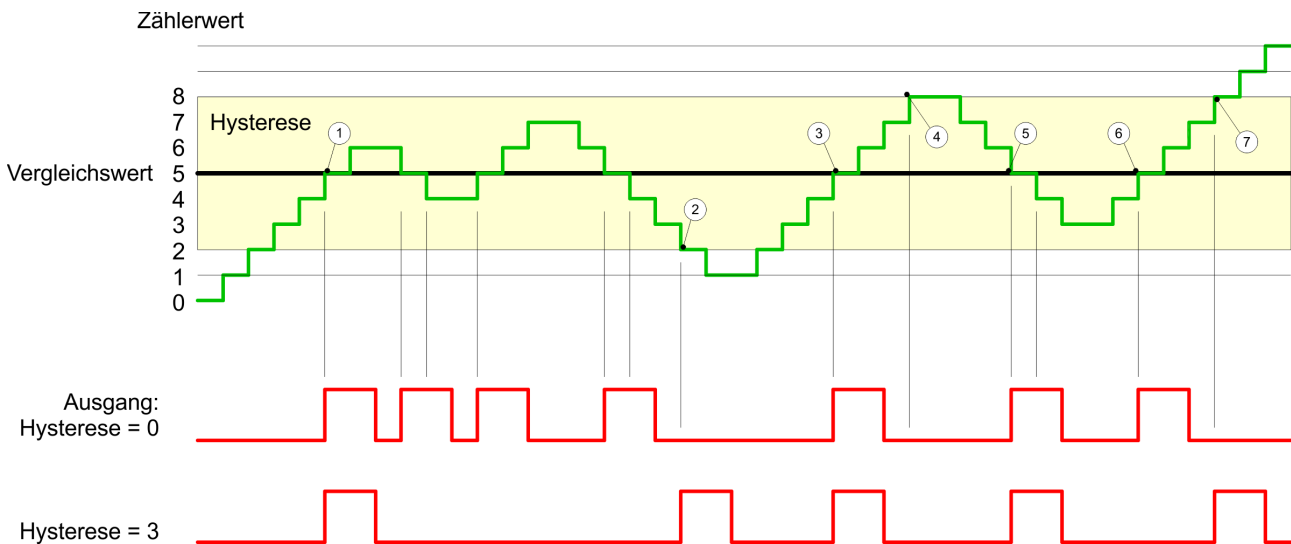
**Wirkungsweise bei Vergleichswert mit Impulsdauer Null**



- 1  $Zählerwert = Vergleichswert \rightarrow$  Ausgang wird gesetzt und *Hysterese* aktiviert
- 2 Verlassen des *Hysterese*-Bereichs  $\rightarrow$  Ausgang wird zurückgesetzt und  $Zählerwert < Vergleichswert$
- 3  $Zählerwert = Vergleichswert \rightarrow$  Ausgang wird gesetzt und *Hysterese* aktiviert
- 4 Ausgang wird zurückgesetzt, da Verlassen des *Hysterese*-Bereichs, und  $Zählerwert > Vergleichswert$
- 5  $Zählerwert = Vergleichswert \rightarrow$  Ausgang wird gesetzt und *Hysterese* aktiviert
- 6  $Zählerwert = Vergleichswert$  und *Hysterese* aktiv  $\rightarrow$  Ausgang bleibt gesetzt
- 7 Verlassen des *Hysterese*-Bereichs und  $Zählerwert > Vergleichswert \rightarrow$  Ausgang wird zurückgesetzt

Mit dem Erreichen der Vergleichsbedingung wird die *Hysterese* aktiv. Bei aktiver *Hysterese* bleibt das Vergleichsergebnis solange unverändert, bis der *Zählerwert* den eingestellten *Hysterese*-Bereich verlässt. Nach Verlassen des *Hysterese*-Bereichs wird erst wieder mit Erreichen der Vergleichsbedingungen die *Hysterese* aktiviert.

### Wirkungsweise Vergleichswert mit Impulsdauer ungleich Null



- 1 *Zählerwert* = *Vergleichswert* → Impuls der parametrisierten Dauer wird ausgegeben, die *Hysterese* aktiviert und die Zählrichtung gespeichert
- 2 Verlassen des *Hysterese*-Bereichs entgegen der gespeicherten Zählrichtung → Impuls der parametrisierten *Impulsdauer* wird ausgegeben und die *Hysterese* deaktiviert
- 3 *Zählerwert* = *Vergleichswert* → Impuls der parametrisierten *Impulsdauer* wird ausgegeben, die *Hysterese* aktiviert und die Zählrichtung gespeichert
- 4 *Hysterese*-Bereich wird ohne Änderung der Zählrichtung verlassen → *Hysterese* wird deaktiviert
- 5 *Zählerwert* = *Vergleichswert* → Impuls der parametrisierten *Impulsdauer* wird ausgegeben, die *Hysterese* aktiviert und die Zählrichtung gespeichert
- 6 *Zählerwert* = *Vergleichswert* und *Hysterese* aktiv → kein Impuls
- 7 Verlassen des *Hysterese*-Bereichs entgegen der gespeicherten Zählrichtung → Impuls der parametrisierten *Impulsdauer* wird ausgegeben und die *Hysterese* deaktiviert

Mit dem Erreichen der Vergleichsbedingung wird die *Hysterese* aktiv und ein Impuls der parametrisierten Dauer ausgegeben. Solange sich der *Zählerwert* innerhalb des *Hysterese*-Bereichs befindet, wird kein weiterer Impuls abgegeben. Mit Aktivierung der *Hysterese* wird im Modul die Zählrichtung festgehalten. Verlässt der *Zählerwert* den *Hysterese*-Bereich entgegen der gespeicherten Zählrichtung, wird ein Impuls der parametrisierten Dauer ausgegeben. Beim Verlassen des *Hysterese*-Bereichs ohne Richtungsänderung erfolgt keine Impulsabgabe.

## 6.13 Zähler - Diagnose und Alarm

### Übersicht

Über die Parametrierung können Sie folgende Auslöser für einen Prozessalarm definieren, die einen Diagnosealarm auslösen können:

- Zustandsänderung an einem Eingang
- Zustandsänderung des HW-Tors
- Über- bzw. Unterlauf oder Erreichen eines Endwerts
- Erreichen eines Vergleichswerts

### 6.13.1 Prozessalarm

#### Funktionsweise

Ein Prozessalarm bewirkt einen Aufruf des OB 40. Innerhalb des OB 40 haben Sie die Möglichkeit über das *Lokalwort 6* die logische Basisadresse des Moduls zu ermitteln, das den Prozessalarm ausgelöst hat. Nähere Informationen zum auslösenden Ereignis finden Sie in *Lokaldoppelwort 8*.

**Das Lokaldoppelwort 8 des OB 40 hat folgenden Aufbau:**

Lokalbyte	Bit 7...0
8	<ul style="list-style-type: none"> <li>■ Bit 0: Flanke an E+0.0</li> <li>■ Bit 1: Flanke an E+0.1</li> <li>■ Bit 2: Flanke an E+0.2</li> <li>■ Bit 3: Flanke an E+0.3</li> <li>■ Bit 4: Flanke an E+0.4</li> <li>■ Bit 5: Flanke an E+0.5</li> <li>■ Bit 6: Flanke an E+0.6</li> <li>■ Bit 7: Flanke an E+0.7</li> </ul>
9	<ul style="list-style-type: none"> <li>■ Bit 0: Flanke an E+1.0</li> <li>■ Bit 1: Flanke an E+1.1</li> <li>■ Bit 2: Flanke an E+1.2</li> <li>■ Bit 3: Flanke an E+1.3</li> <li>■ Bit 4: Flanke an E+1.4</li> <li>■ Bit 5: Flanke an E+1.5</li> <li>■ Bit 6: Flanke an E+1.6</li> <li>■ Bit 7: Flanke an E+1.7</li> </ul>

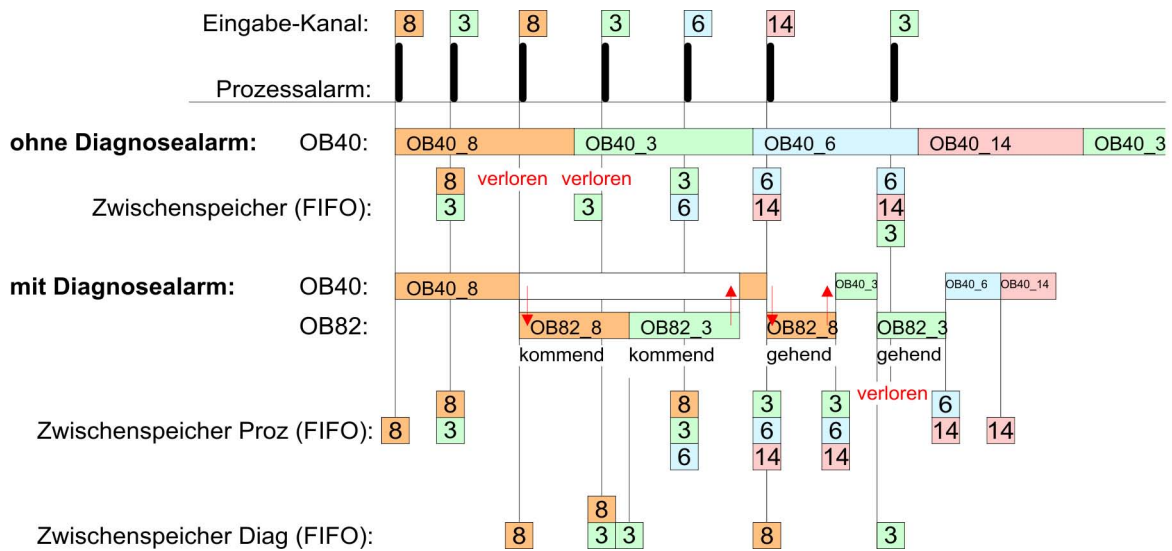
Lokalbyte	Bit 7...0
10	<ul style="list-style-type: none"> <li>■ Bit 0: Tor Zähler 0 geöffnet (aktiviert)</li> <li>■ Bit 1: Tor Zähler 0 geschlossen</li> <li>■ Bit 2: Über-/Unterlauf/Endwert Zähler 0</li> <li>■ Bit 3: Zähler 0 hat Vergleichswert erreicht</li> <li>■ Bit 4: Tor Zähler 1 geöffnet (aktiviert)</li> <li>■ Bit 5: Tor Zähler 1 geschlossen</li> <li>■ Bit 6: Über-/Unterlauf/Endwert Zähler 1</li> <li>■ Bit 7: Zähler 1 hat Vergleichswert erreicht</li> </ul>
11	<ul style="list-style-type: none"> <li>■ Bit 0: Tor Zähler 2 geöffnet (aktiviert)</li> <li>■ Bit 1: Tor Zähler 2 geschlossen</li> <li>■ Bit 2: Über-/Unterlauf/Endwert Zähler 2</li> <li>■ Bit 3: Zähler 2 hat Vergleichswert erreicht</li> <li>■ Bit 4: Tor Zähler 3 geöffnet (aktiviert)</li> <li>■ Bit 5: Tor Zähler 3 geschlossen</li> <li>■ Bit 6: Über-/Unterlauf/Endwert Zähler 3</li> <li>■ Bit 7: Zähler 3 hat Vergleichswert erreicht</li> </ul>

### 6.13.2 Diagnosealarm

#### Funktionsweise

Sie haben die Möglichkeit über die Parametrierung (Datensatz 7Fh) global einen Diagnosealarm für das Modul zu aktivieren. Ein Diagnosealarm tritt auf, sobald während einer Prozessalarmbearbeitung im OB 40, für das gleiche Ereignis ein weiterer Prozessalarm ausgelöst wird. Durch Auslösen eines Diagnosealarms wird die aktuelle Prozessalarm-Bearbeitung im OB 40 unterbrochen und in OB 82 zur Diagnosealarmbearbeitung<sub>kommend</sub> verzweigt. Treten während der Diagnosealarmbearbeitung auf anderen Kanälen weitere Ereignisse auf, die einen Prozess- bzw. Diagnosealarm auslösen können, werden diese zwischengespeichert. Nach Ende der Diagnosealarmbearbeitung werden zunächst alle zwischengespeicherten Diagnosealarme in der Reihenfolge ihres Auftretens abgearbeitet und anschließend alle Prozessalarme. Treten auf einem Kanal, für welchen aktuell ein Diagnosealarm<sub>kommend</sub> bearbeitet wird bzw. zwischengespeichert ist, weitere Prozessalarme auf, gehen diese verloren. Ist ein Prozessalarm, für welchen ein Diagnosealarm<sub>kommend</sub> ausgelöst wurde, abgearbeitet, erfolgt erneut ein Aufruf der Diagnosealarmbearbeitung als Diagnosealarm<sub>gehend</sub>. Alle Ereignisse eines Kanals zwischen Diagnosealarm<sub>kommend</sub> und Diagnosealarm<sub>gehend</sub> werden nicht zwischengespeichert und gehen verloren. Innerhalb dieses Zeitraums (1. Diagnosealarm<sub>kommend</sub> bis letzter Diagnosealarm<sub>gehend</sub>) leuchtet die SF-LED der CPU. Zusätzlich erfolgt für jeden Diagnosealarm<sub>kommend/gehend</sub> ein Eintrag im Diagnosepuffer der CPU.

**Beispiel:**



**Diagnosealarmbearbeitung**

Mit jedem OB 82-Aufruf erfolgt ein Eintrag mit Fehlerursache und Moduladresse im Diagnosepuffer der CPU. Unter Verwendung des SFC 59 können Sie die Diagnosebytes auslesen. Bei deaktiviertem Diagnosealarm haben Sie Zugriff auf das jeweils letzte Diagnoseereignis. Haben Sie in Ihrer Hardware-Konfiguration die Diagnosefunktion aktiviert, so befinden sich bei Aufruf des OB 82 die Inhalte von Datensatz 0 bereits im Lokaldoppelwort 8. Mit dem SFC 59 können Sie zusätzlich den Datensatz 1 auslesen, der weiterführende Informationen beinhaltet. Nach Verlassen des OB 82 ist keine eindeutige Zuordnung der Daten zum letzten Diagnosealarm mehr möglich. Die Datensätze des Diagnosebereichs haben folgenden Aufbau:

**Datensatz 0 Diagnose<sub>kommend</sub>**

Byte	Bit 7...0
0	<ul style="list-style-type: none"> <li>Bit 0: gesetzt wenn Baugruppenstörung</li> <li>Bit 1: 0 (fix)</li> <li>Bit 2: gesetzt bei Fehler extern</li> <li>Bit 3: gesetzt bei Kanalfehler vorhanden</li> <li>Bit 4: gesetzt wenn externe Hilfsspannung fehlt</li> <li>Bit 7 ... 5: 0 (fix)</li> </ul>
1	<ul style="list-style-type: none"> <li>Bit 3 ... 0: Modulkasse                             <ul style="list-style-type: none"> <li>0101b: Analog</li> <li>1111b: Digital</li> </ul> </li> <li>Bit 4: Kanalinformation vorhanden</li> <li>Bit 7 ... 5: 0 (fix)</li> </ul>
2	<ul style="list-style-type: none"> <li>Bit 3 ... 0: 0 (fix)</li> <li>Bit 4: Ausfall Baugruppeninterne Versorgungsspannung (Ausgang überlastet)</li> <li>Bit 7: 0 (fix)</li> </ul>
3	<ul style="list-style-type: none"> <li>Bit 5 ... 0: 0 (fix)</li> <li>Bit 6: Prozessalarm verloren</li> <li>Bit 7: 0 (fix)</li> </ul>

**Datensatz 0 Diagnose**<sub>gehend</sub>

Nach der Fehlerbehebung erfolgt, sofern die Diagnosealarmfreigabe noch aktiv ist, eine Diagnosemeldung<sub>gehend</sub>

Byte	Bit 7...0
0	<ul style="list-style-type: none"> <li>■ Bit 0: gesetzt wenn Baugruppenstörung</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: gesetzt bei Fehler extern</li> <li>■ Bit 3: gesetzt bei Kanalfehler vorhanden</li> <li>■ Bit 4: gesetzt wenn externe Hilfsspannung fehlt</li> <li>■ Bit 7 ... 5: 0 (fix)</li> </ul>
1	<ul style="list-style-type: none"> <li>■ Bit 3 ... 0: Modulkategorie               <ul style="list-style-type: none"> <li>– 0101b: Analog</li> <li>– 1111b: Digital</li> </ul> </li> <li>■ Bit 4: Kanalinformation vorhanden</li> <li>■ Bit 7 ... 5: 0 (fix)</li> </ul>
2	00h (fix)
3	00h (fix)

**Diagnose Datensatz 1**

Der Datensatz 1 enthält die 4Byte des Datensatzes 0 und zusätzlich 12Byte modulspezifische Diagnosedaten. Die Diagnosebytes haben folgende Belegung:

Byte	Bit 7...0
0 ... 3	Inhalte Datensatz 0 ↪ "Datensatz 0 Diagnose <sub>kommend</sub> " auf Seite 153
4	<ul style="list-style-type: none"> <li>■ Bit 6 ... 0: Kanaltyp (hier 70h)               <ul style="list-style-type: none"> <li>– 70h: Digitaleingabe</li> <li>– 71h: Analogeingabe</li> <li>– 72h: Digitalausgabe</li> <li>– 73h: Analogausgabe</li> <li>– 74h: Analogein-/ausgabe</li> </ul> </li> <li>■ Bit 7: Weitere Kanaltypen vorhanden               <ul style="list-style-type: none"> <li>– 0: nein</li> <li>– 1: ja</li> </ul> </li> </ul>
5	Anzahl der Diagnosebits, die das Modul pro Kanal ausgibt (hier 08h)
6	Anzahl der Kanäle eines Moduls (hier 08h)
7	<ul style="list-style-type: none"> <li>■ Bit 0: Fehler in Kanalgruppe 0 (E+0.0 ... E+0.3)</li> <li>■ Bit 1: Fehler in Kanalgruppe 1 (E+0.4 ... E+0.7)</li> <li>■ Bit 2: Fehler in Kanalgruppe 2 (E+1.0 ... E+1.3)</li> <li>■ Bit 3: Fehler in Kanalgruppe 3 (E+1.4 ... E+1.7)</li> <li>■ Bit 4: Fehler in Kanalgruppe 4 (Zähler 0)</li> <li>■ Bit 5: Fehler in Kanalgruppe 5 (Zähler 1)</li> <li>■ Bit 6: Fehler in Kanalgruppe 6 (Zähler 2)</li> <li>■ Bit 7: Fehler in Kanalgruppe 7 (Zähler 3)</li> </ul>

Byte	Bit 7...0
8	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Eingang E+0.0</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Eingang E+0.1</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Eingang E+0.2</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Eingang E+0.3</li> <li>■ Bit 7: 0 (fix)</li> </ul>
9	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Eingang E+0.4</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Eingang E+0.5</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Eingang E+0.6</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Eingang E+0.7</li> <li>■ Bit 7: 0 (fix)</li> </ul>
10	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Eingang E+1.0</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Eingang E+1.1</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Eingang E+1.2</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Eingang E+1.3</li> <li>■ Bit 7: 0 (fix)</li> </ul>
11	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Eingang E+1.4</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Eingang E+1.5</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Eingang E+1.6</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Eingang E+1.7</li> <li>■ Bit 7: 0 (fix)</li> </ul>
12	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Tor Zähler 0 geschlossen</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Tor Zähler 0 geöffnet</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Über-/Unterlauf/Endwert Zähler 0</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Zähler 0 hat Vergleichswert erreicht</li> <li>■ Bit 7: 0 (fix)</li> </ul>

Byte	Bit 7...0
13	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Tor Zähler 1 geschlossen</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Tor Zähler 1 geöffnet</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Über-/Unterlauf/Endwert Zähler 1</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Zähler 1 hat Vergleichswert erreicht</li> <li>■ Bit 7: 0 (fix)</li> </ul>
14	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Tor Zähler 2 geschlossen</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Tor Zähler 2 geöffnet</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Über-/Unterlauf/Endwert Zähler 2</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Zähler 2 hat Vergleichswert erreicht</li> <li>■ Bit 7: 0 (fix)</li> </ul>
15	Diagnosealarm wegen "Prozessalarm verloren" auf... <ul style="list-style-type: none"> <li>■ Bit 0: ... Tor Zähler 3 geschlossen</li> <li>■ Bit 1: 0 (fix)</li> <li>■ Bit 2: ... Tor Zähler 3 geöffnet</li> <li>■ Bit 3: 0 (fix)</li> <li>■ Bit 4: ... Über-/Unterlauf/Endwert Zähler 3</li> <li>■ Bit 5: 0 (fix)</li> <li>■ Bit 6: ... Zähler 3 hat Vergleichswert erreicht</li> <li>■ Bit 7: 0 (fix)</li> </ul>



## 7 Einsatz PtP-Kommunikation

### 7.1 Schnelleinstieg

#### Allgemein

Die CPU besitzt eine PROFIBUS/PtP-Schnittstelle mit fixer Pinbelegung. Nach dem Umräumen ist diese Schnittstelle deaktiviert. Durch entsprechende Projektierung können Sie die PtP-Funktionalität (point to point) aktivieren:

- PtP-Funktionalität
  - Mit der Funktionalität PtP ermöglicht die RS485-Schnittstelle eine serielle Punkt-zu-Punkt-Prozessanbindung zu verschiedenen Ziel- oder Quell-Systemen.
  - Die Aktivierung der PtP-Funktionalität erfolgt durch Einbindung der SPEEDBUS.GSD von VIPA im Hardwarekatalog. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und hier auch die Schnittstelle auf PtP-Kommunikation umschalten.

#### Protokolle

Unterstützt werden die Protokolle bzw. Prozeduren ASCII, STX/ETX, 3964R, USS und Modbus.

#### Parametrierung

Die Parametrierung der seriellen Schnittstelle erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER\_CFG). Hierbei sind für alle Protokolle mit Ausnahme von ASCII die Parameter in einem DB abzufragen.

#### Kommunikation

Mit FCs/SFCs steuern Sie die Kommunikation. Das Senden erfolgt unter Einsatz des FC/SFC 217 (SER\_SND) und das Empfangen über FC/SFC 218 (SER\_RCV). Durch erneuten Aufruf des FC/SFC 217 SER\_SND bekommen Sie bei 3964R, USS und Modbus über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet. Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER\_RCV nach einem SER\_SND das Quittungstelegramm auslesen. Die FCs/SFCs befinden sich im Lieferumfang der CPU.

#### Übersicht der FCs/SFCs für die serielle Kommunikation

Folgende FC/SFCs kommen für die serielle Kommunikation zum Einsatz:

FC/SFC		Beschreibung
FC/SFC 216	SER_CFG	RS485 Parametrieren
FC/SFC 217	SER_SND	RS485 Senden
FC/SFC 218	SER_RCV	RS485 Empfangen

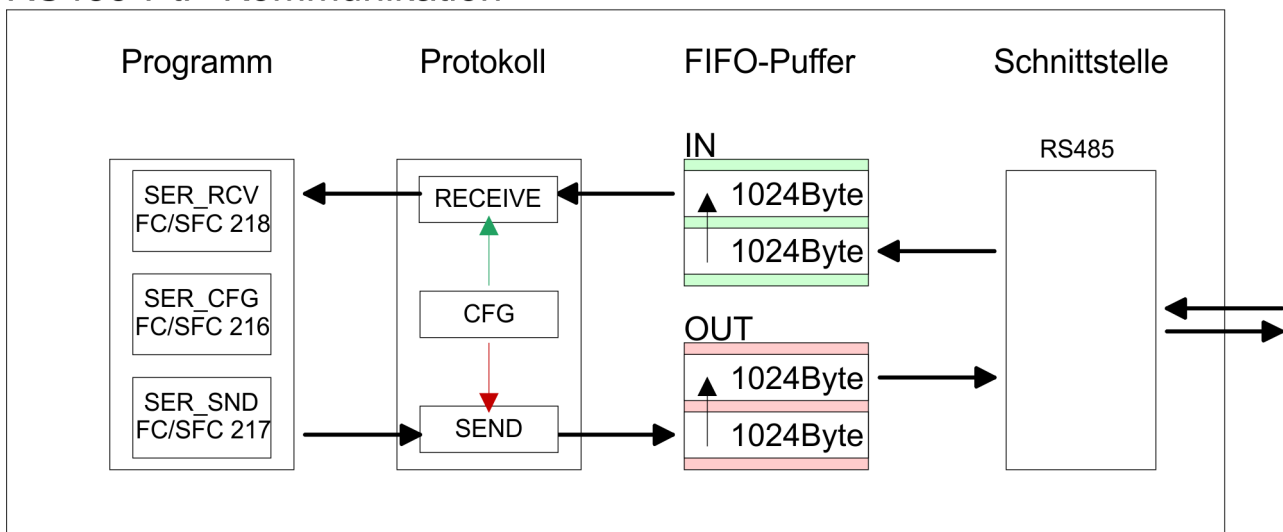
## 7.2 Prinzip der Datenübertragung

### Übersicht

Die Datenübertragung wird zur Laufzeit über FC/SFCs gehandhabt. Das Prinzip der Datenübertragung ist für alle Protokolle identisch und soll hier kurz gezeigt werden.

- Daten, die von der CPU in den entsprechenden Datenkanal geschrieben werden, werden in einen FIFO-Sendepuffer (first in first out) mit einer Größe von 2x1024Byte abgelegt und von dort über die Schnittstelle ausgegeben.
- Empfängt die Schnittstelle Daten, werden diese in einem FIFO-Empfangspuffer mit einer Größe von 2x1024Byte abgelegt und können dort von der CPU gelesen werden.
- Sofern Daten mittels eines Protokolls übertragen werden, erfolgt die Einbettung der Daten in das entsprechende Protokoll automatisch.
- Im Gegensatz zu ASCII- und STX/ETX erfolgt bei den Protokollen 3964R, USS und Modbus die Datenübertragung mit Quittierung der Gegenseite.
- Durch erneuten Aufruf des FC/SFC 217 SER\_SND bekommen Sie über RetVal einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.
- Zusätzlich ist bei USS und Modbus nach einem SER\_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER\_RCV auszulesen.

## RS485-PtP-Kommunikation



## 7.3 Einsatz der RS485-Schnittstelle für PtP

### Aktivierung der RS485 für PtP-Betrieb

Standardmäßig ist die RS485-Schnittstelle deaktiviert. Über eine Hardware-Konfiguration können Sie unter Objekteigenschaften über den Parameter "Funktion RS485" die RS485-Schnittstelle auf PtP-Betrieb (point to point) umschalten.

**Voraussetzung**

Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

**SPEEDBUS.GSD installieren**

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

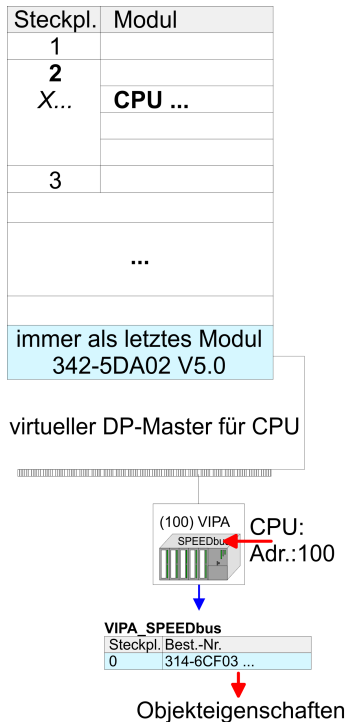
Name	Sprache
SPEEDBUS.GSD	deutsch (default)
SPEEDBUS.GSG	deutsch
SPEEDBUS.GSE	englisch

Die GSD-Dateien finden Sie auf [www.vipa.com](http://www.vipa.com) im "Service"-Bereich.

Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:

1. ▶ Gehen Sie auf [www.vipa.com](http://www.vipa.com)
2. ▶ Klicken Sie auf "*Service → Download → GSD- und EDS-Files → Profibus*"
3. ▶ Laden Sie die Datei Cx000023\_Vxxx.
4. ▶ Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA\_System\_300S.
5. ▶ Starten Sie den Hardware-Konfigurator von Siemens.
6. ▶ Schließen Sie alle Projekte.
7. ▶ Gehen Sie auf "*Extras → Neue GSD-Datei installieren*".
8. ▶ Navigieren Sie in das Verzeichnis VIPA\_System\_300S und geben Sie **SPEEDBUS.GSD** an.
  - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS enthalten.

## Vorgehensweise



Die Einbindung der CPU 314-6CF03 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:

1. ► Führen Sie eine Hardware-Konfiguration für die CPU durch.  
↳ Kapitel 5.4 "Hardware-Konfiguration - CPU" auf Seite 56
2. ► Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".
3. ► Binden Sie das Slave-System "VIPA\_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS.
4. ► Stellen Sie für das Slave-System die PROFIBUS-Adresse 100 ein.
5. ► Platzieren Sie auf dem Steckplatz 0 die VIPA CPU 314-6CF03 aus dem Hardware-Katalog von VIPA\_SPEEDbus.
6. ► Durch Doppelklick auf die eingefügte CPU 314-6CF03 gelangen Sie in den Eigenschaften-Dialog der CPU.

Sobald Sie Ihr Projekt zusammen mit Ihrem SPS-Programm in die CPU übertragen, werden die Parameter nach dem Hochlauf übernommen.



Die hier gezeigte Hardware-Konfiguration ist nur erforderlich, wenn Sie die VIPA-spezifischen Parameter anpassen möchten.

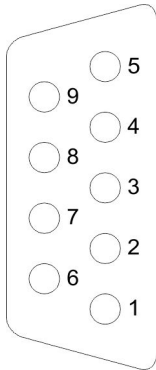
## Einstellung der PtP-Parameter

1. ► Durch Doppelklick auf die im Slave-System eingefügte CPU 314-6CF03 gelangen Sie in den Eigenschaften-Dialog der CPU.
2. ► Stellen Sie den Parameter "Funktion RS485 X3" auf "PtP".

## Eigenschaften RS485

- Logische Zustände als Spannungsdifferenz zwischen 2 verdrehten Adern
- Serielle Busverbindung in Zweidrahttechnik im Halbduplex-Verfahren
- Datenübertragung bis 500m Entfernung
- Datenübertragungsrate bis 115,2kBit/s

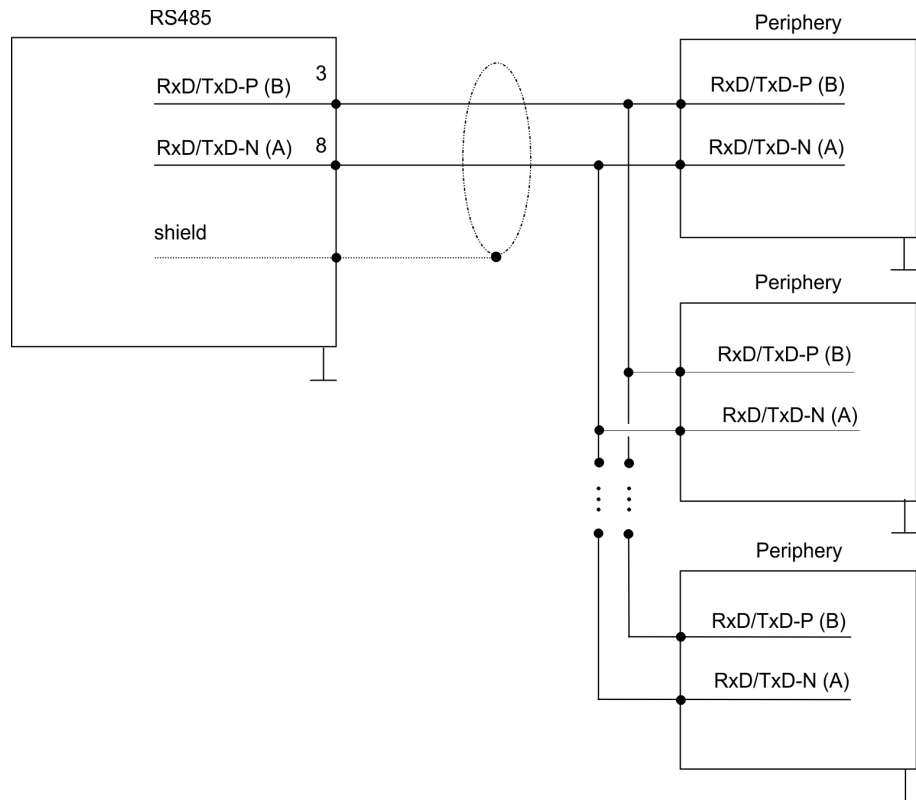
**RS485**



*9polige SubD-Buchse*

Pin	RS485
1	n.c.
2	M24V
3	RxD/TxD-P (Leitung B)
4	RTS
5	M5V
6	P5V
7	P24V
8	RxD/TxD-N (Leitung A)
9	n.c.

**Anschluss**



**7.4 Parametrierung**

**7.4.1 FC/SFC 216 - SER\_CFG**

**Beschreibung**

Die Parametrierung erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 (SER\_CFG). Hierbei sind die Parameter für STX/ETX, 3964R, USS und Modbus in einem DB abzulegen.

**Parameter**

Parameter	Deklaration	Datentyp	Beschreibung
PROTOCOL	IN	BYTE	1=ASCII, 2=STX/ETX, 3=3964R
PARAMETER	IN	ANY	Zeiger zu den Protokoll-Parametern
BAUDRATE	IN	BYTE	Nr. der Baudrate
CHARLEN	IN	BYTE	0=5Bit, 1=6Bit, 2=7Bit, 3=8Bit
PARITY	IN	BYTE	0=Non, 1=Odd, 2=Even
STOPBITS	IN	BYTE	1=1Bit, 2=1,5Bit, 3=2Bit
FLOWCONTROL	IN	BYTE	1 (fix)
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

Alle Zeitangaben für Timeouts sind als Hexadezimaler Wert anzugeben. Den Hex-Wert erhalten Sie, indem Sie die gewünschte Zeit in Sekunden mit der Baudrate multiplizieren.

Beispiel:

Gewünschte Zeit 8ms bei einer Baudrate von 19200Baud

Berechnung:  $19200\text{Bit/s} \times 0,008\text{s} \approx 154\text{Bit} \rightarrow (9Ah)$

Als Hex-Wert ist 9Ah vorzugeben.

**PROTOCOL**

Geben Sie hier das Protokoll an, das verwendet werden soll.

Zur Auswahl stehen:

- 1: ASCII
- 2: STX/ETX
- 3: 3964R
- 4: USS Master
- 5: Modbus RTU Master
- 6: Modbus ASCII Master

**PARAMETER (als DB)**

Bei eingestelltem ASCII-Protokoll wird dieser Parameter ignoriert.

Für die Protokolle geben Sie hier einen DB an, der die Kommunikationsparameter beinhaltet und für die jeweiligen Protokolle STX/ETX, 3964R, USS und Modbus folgenden Aufbau hat:

Datenbaustein bei STX/ETX			
DBB0:	STX1	BYTE	(1. Start-Zeichen in hexadezimaler Form)
DBB1:	STX2	BYTE	(2. Start-Zeichen in hexadezimaler Form)
DBB2:	ETX1	BYTE	(1. Ende-Zeichen in hexadezimaler Form)

DBB3:	ETX2	BYTE	(2. Ende-Zeichen in hexadezimaler Form)
DBW4:	TIMEOUT	WORD	(max. zeitlicher Abstand zwischen 2 Telegrammen)



*Das Zeichen für Start bzw. Ende sollte immer ein Wert kleiner 20 sein, ansonsten wird das Zeichen ignoriert!*

*Tragen Sie immer für nicht benutzte Zeichen FFh ein!*

Datenbaustein bei 3964R

DBB0:	Prio	BYTE	(Die Priorität beider Partner muss unterschiedlich sein)
DBB1:	ConnAttmptNr	BYTE	(Anzahl der Verbindungsaufbauversuche)
DBB2:	SendAttmptNr	BYTE	(Anzahl der Telegrammwiederholungen)
DBB4:	CharTimeout	WORD	(Zeichenverzugszeit)
DBW6:	ConfTimeout	WORD	(Quittungsverzugszeit)

Datenbaustein bei USS

DBW0:	Timeout	WORD	(Verzugszeit)
-------	---------	------	---------------

Datenbaustein bei Modbus-Master

DBW0:	Timeout	WORD	(Antwort-Verzugszeit)
-------	---------	------	-----------------------

**BAUDRATE**

Geschwindigkeit der Datenübertragung in Bit/s (Baud).

04h:	1200Baud	05h:	1800Baud	06h:	2400Baud	07h:	4800Baud
08h:	7200Baud	09h:	9600Baud	0Ah:	14400Baud	0Bh:	19200Baud
0Ch:	38400Baud	0Dh:	57600Baud	0Eh:	115200Baud		

**CHARLEN**

Anzahl der Datenbits, auf die ein Zeichen abgebildet wird.

0: 5Bit	1: 6Bit	2: 7Bit	3: 8Bit
---------	---------	---------	---------

**PARITY**

Die Parität ist je nach Wert gerade oder ungerade. Zur Paritätskontrolle werden die Informationsbits um das Paritätsbit erweitert, das durch seinen Wert ("0" oder "1") den Wert aller Bits auf einen vereinbarten Zustand ergänzt. Ist keine Parität vereinbart, wird das Paritätsbit auf "1" gesetzt, aber nicht ausgewertet.

0: NONE	1: ODD	2: EVEN
---------	--------	---------

**STOPBITS**

Die Stopbits werden jedem zu übertragenden Zeichen nachgesetzt und kennzeichnen das Ende eines Zeichens.

1: 1Bit	2: 1,5Bit	3: 2Bit
---------	-----------	---------

**FLOWCONTROL**

Der Parameter *FLOWCONTROL* wird ignoriert. Beim Senden ist RTS=1, beim Empfangen ist RTS=0.

**RETVAL FC/SFC 216  
(Rückgabewert)**

Rückgabewerte, die der Baustein liefert:

Fehler-code	Beschreibung
0000h	kein Fehler
809Ah	Schnittstelle ist nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet.  Bei der VIPA System SLIO-CPU und FeatureSet PTP_NO ist nur das ASCII Protokoll konfigurierbar. Wird ein anderes Protokoll ausgewählt wird der FC/SFC 216 ebenfalls mit diesem Fehlercode verlassen.
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 2: Fehler in <i>PARAMETER</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i> 7: Fehler in <i>FLOWCONTROL</i> (Parameter fehlt)
809xh	Fehler in Wert des FC/SFC-Parameter x, mit x: 1: Fehler in <i>PROTOKOLL</i> 3: Fehler in <i>BAUDRATE</i> 4: Fehler in <i>CHARLENGTH</i> 5: Fehler in <i>PARITY</i> 6: Fehler in <i>STOPBITS</i>
8092h	Zugriffsfehler auf Parameter-DB (DB zu kurz)
828xh	Fehler in Parameter x von DB-Parameter mit x: 1: Fehler im 1. Parameter 2: Fehler im 2. Parameter ...



## 7.5 Kommunikation

### 7.5.1 Übersicht

Die Kommunikation erfolgt über die Sende- und Empfangsbausteine FC/SFC 217 (SER\_SND) und FC/SFC 218 (SER\_RCV). Die FCs/ SFCs befinden sich im Lieferumfang der CPU.

### 7.5.2 FC/SFC 217 - SER\_SND

#### Beschreibung

Mit diesem Baustein werden Daten über die serielle Schnittstelle gesendet. Durch erneuten Aufruf des FC/SFC 217 SER\_SND bekommen Sie bei 3964R, USS und Modbus über RETVAL einen Rückgabewert geliefert, der unter anderem auch aktuelle Informationen über die Quittierung der Gegenseite beinhaltet.

Zusätzlich ist bei USS und Modbus nach einem SER\_SND das Quittungstelegramm durch Aufruf des FC/SFC 218 SER\_RCV auszu- lesen.

#### Parameter

Parameter	Deklaration	Datentyp	Beschreibung
DATAPTR	IN	ANY	Zeiger auf Sendedaten
DATALEN	OUT	WORD	Länge der Sendedaten
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

#### DATAPTR

Geben Sie hier einen Bereich vom Typ Pointer für den Sendepuffer an, in den die Daten, die gesendet werden sollen, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten liegen in DB5 ab 0.0 mit einer Länge von 124Byte

DataPtr:=P#DB5.DBX0.0 BYTE 124

#### DATALEN

Wort, in dem die Anzahl der gesendeten Bytes abgelegt wird.

Werden unter **ASCII** die Daten intern mittels FC/SFC 217 schneller an die serielle Schnittstelle übertragen als sie gesendet werden können, kann aufgrund eines Pufferüberlaufs die zu sendende Datenlänge von *DATALEN* abweichen. Dies sollte im Anwenderprogramm berücksichtigt werden!

Bei **STX/ETX**, **3964R**, **Modbus** und **USS** wird immer die unter *DATAPTR* angegebene Länge oder 0 eingetragen.

#### RETVAL FC/SFC 217 (Rückgabewerte)

Rückgabewerte, die der Baustein liefert:

Fehler- code	Beschreibung
0000h	Daten gesendet - fertig
1000h	Nichts gesendet (Datenlänge 0)

Fehler-code	Beschreibung
20xxh	Protokoll wurde fehlerfrei ausgeführt mit xx-Bitmuster für Diagnose
7001h	Daten liegen im internen Puffer - aktiv (busy)
7002h	Transfer - aktiv
80xxh	Protokoll wurde fehlerhaft ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite)
90xxh	Protokoll wurde nicht ausgeführt mit xx-Bitmuster für Diagnose (keine Quittung der Gegenseite)
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>DATAPTR</i> 2: Fehler in <i>DATALEN</i>
8122h	Fehler in Parameter <i>DATAPTR</i> (z.B. DB zu kurz)
807Fh	Interner Fehler
809Ah	Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet
809Bh	Schnittstelle nicht konfiguriert

### Protokollspezifische RETVAL-Werte

#### ASCII

Wert	Beschreibung
9000h	Pufferüberlauf (keine Daten gesendet)
9002h	Daten sind zu kurz (0Byte)

#### STX/ETX

Wert	Beschreibung
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (0Byte)
9004h	Unzulässiges Zeichen

#### 3964R

Wert	Beschreibung
2000h	Senden fertig ohne Fehler
80FFh	NAK empfangen - Fehler in der Kommunikation
80FEh	Datenübertragung ohne Quittierung der Gegenseite oder mit fehlerhafter Quittierung
9000h	Pufferüberlauf (keine Daten gesendet)

Wert	Beschreibung
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (0Byte)

### USS

Fehler-code	Beschreibung
2000h	Senden fertig ohne Fehler
8080h	Empfangspuffer voll (kein Platz für Quittung)
8090h	Quittungsverzugszeit überschritten
80F0h	Falsche Checksumme in Rückantwort
80FEh	Falsches Startzeichen in der Rückantwort
80FFh	Falsche Slave-Adresse in der Rückantwort
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (<2Byte)

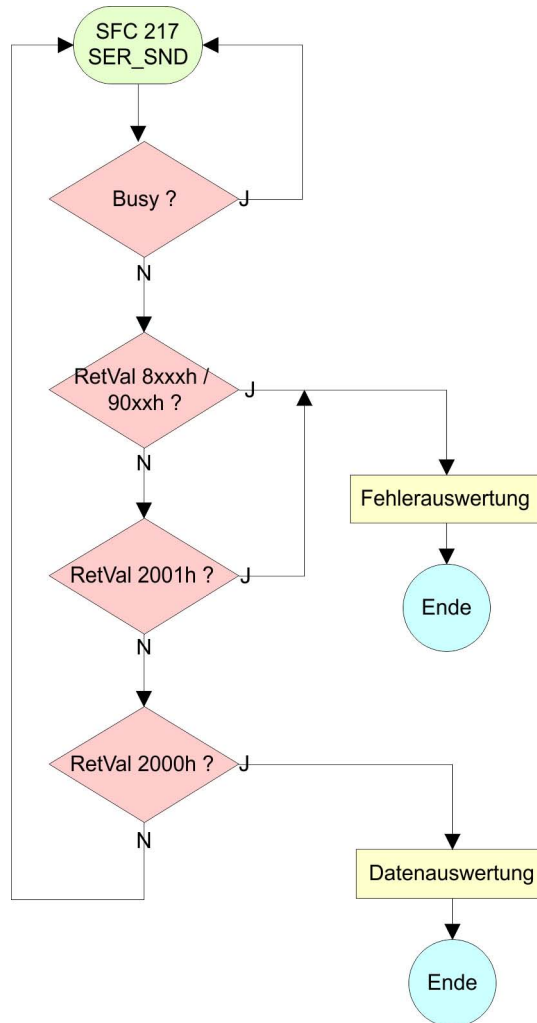
### Modbus RTU/ASCII Master

Fehler-code	Beschreibung
2000h	Senden fertig (positive Slave-Rückmeldung vorhanden)
2001h	Senden fertig (negative Slave-Rückmeldung vorhanden)
8080h	Empfangspuffer voll (kein Platz für Quittung)
8090h	Quittungsverzugszeit überschritten
80F0h	Falsche Checksumme in Rückantwort
80FDh	Länge der Rückantwort ist zu lang
80FEh	Falscher Funktionscode in der Rückantwort
80FFh	Falsche Slave-Adresse in der Rückantwort
9000h	Pufferüberlauf (keine Daten gesendet)
9001h	Daten sind zu lang (>1024Byte)
9002h	Daten sind zu kurz (<2Byte)

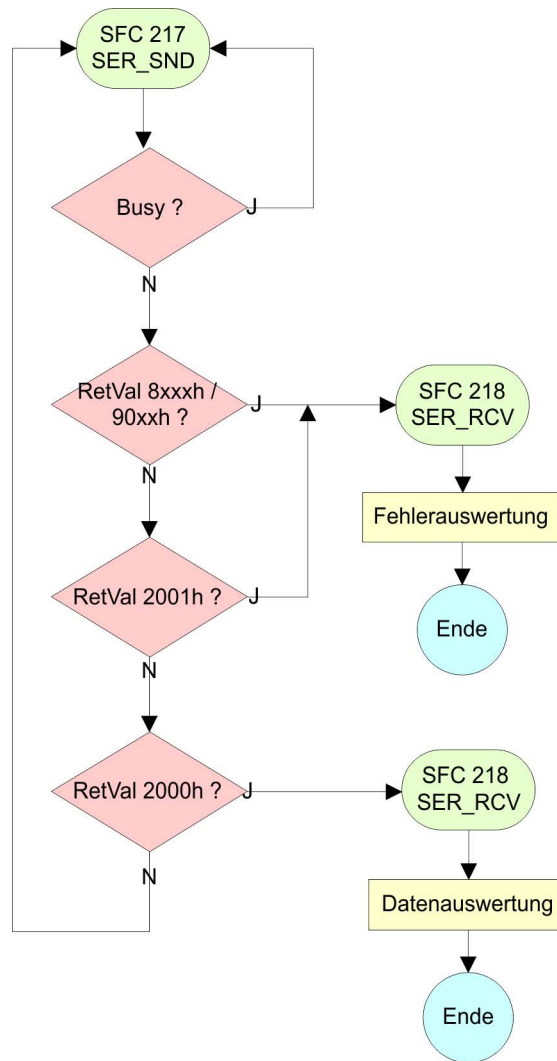
**Prinzip der Programmierung**

Nachfolgend soll kurz die Struktur zur Programmierung eines Sendeauftrags für die verschiedenen Protokolle gezeigt werden.

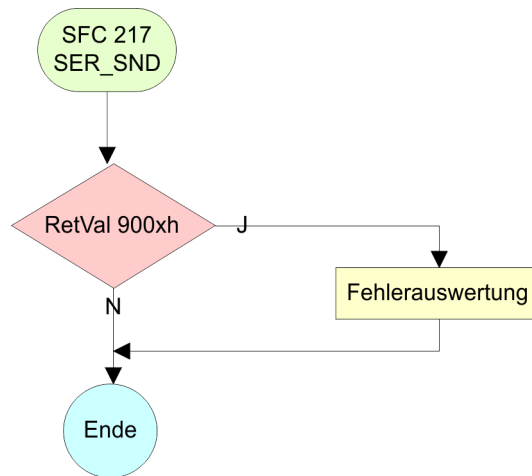
3964R



USS / Modbus



ASCII / STX/ETX



### 7.5.3 FC/SFC 218 - SER\_RCV

#### Beschreibung

Mit diesem Baustein werden Daten über die serielle Schnittstelle empfangen.

Bei den Protokollen USS und Modbus können Sie durch Aufruf des FC/SFC 218 SER\_RCV nach einem SER\_SND das Quittungstelegramm auslesen.

#### Parameter

Parameter	Deklaration	Datentyp	Beschreibung
DATAPTR	IN	ANY	Zeiger auf Empfangspuffer
DATALEN	OUT	WORD	Länge der empfangenen Daten
ERROR	OUT	WORD	Fehler-Nr.
RETVAL	OUT	WORD	Rückgabewert (0 = OK)

#### DATAPTR

Geben Sie hier einen Bereich vom Typ Pointer für den Empfangspuffer an, in den die Daten, die empfangen werden, abzulegen sind. Anzugeben sind Typ, Anfang und Länge.

Beispiel:

Daten sind in DB5 ab 0.0 mit einer Länge von 124Byte abzulegen  
DataPtr:=P#DB5.DBX0.0 BYTE 124

#### DATALEN

Wort, in dem die Anzahl der empfangenen Bytes abgelegt wird.

Bei **STX/ETX** und **3964R** wird immer die Länge der empfangenen Nutzdaten oder 0 eingetragen.

Unter **ASCII** wird hier die Anzahl der gelesenen Zeichen eingetragen. Dieser Wert kann von der Telegrammlänge abweichen.

#### ERROR

In diesem Wort erfolgt ein Eintrag im Fehlerfall.

Folgende Fehlermeldungen können protokollabhängig generiert werden:

#### ASCII

Bit	Fehler	Beschreibung
0	overrun	Überlauf, ein Zeichen konnte nicht schnell genug aus der Schnittstelle gelesen werden kann
1	framing error	Fehler, der anzeigt, dass ein definierter Bitrahmen nicht übereinstimmt, die zulässige Länge überschreitet oder eine zusätzliche Bitfolge enthält (Stoppbitfehler)
2	parity	Paritätsfehler
3	overflow	Der Puffer ist voll.

**STX/ETX**

Bit	Fehler	Beschreibung
0	over-flow	Das empfangene Telegramm übersteigt die Größe des Empfangspuffers.
1	char	Es wurde ein Zeichen außerhalb des Bereichs 20h ... 7Fh empfangen.
3	over-flow	Der Puffer ist voll.

**3964R / Modbus RTU/ASCII Master**

Bit	Fehler	Beschreibung
0	over-flow	Das empfangene Telegramm übersteigt die Größe des Empfangspuffers.

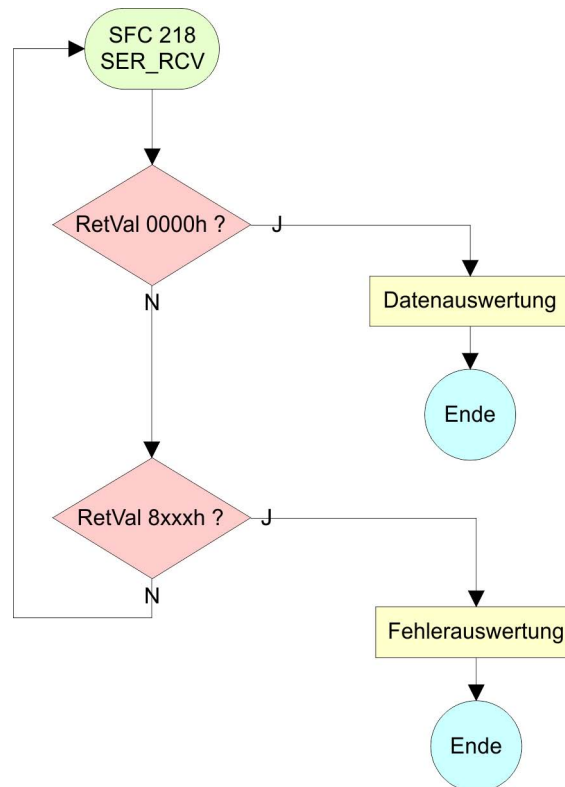
**RETVAL FC/SFC 218  
(Rückgabewert)**

Rückgabewerte, die der Baustein liefert:

Fehler-code	Beschreibung
0000h	kein Fehler
1000h	Empfangspuffer ist zu klein (Datenverlust)
8x24h	Fehler in FC/SFC-Parameter x, mit x: 1: Fehler in <i>DATAPTR</i> 2: Fehler in <i>DATALEN</i> 3: Fehler in <i>ERROR</i>
8122h	Fehler in Parameter <i>DATAPTR</i> (z.B. DB zu kurz)
809Ah	Schnittstelle nicht vorhanden bzw. Schnittstelle wird für PROFIBUS verwendet
809Bh	Schnittstelle ist nicht konfiguriert

**Prinzip der Programmierung**

Nachfolgend sehen Sie die Grundstruktur zur Programmierung eines Receive-Auftrags. Diese Struktur können Sie für alle Protokolle verwenden.

**7.6 Protokolle und Prozeduren****Übersicht**

Die CPU unterstützt folgende Protokolle und Prozeduren:

- ASCII-Übertragung
- STX/ETX
- 3964R
- USS
- Modbus

**ASCII**

Die Datenkommunikation via ASCII ist die einfachste Form der Kommunikation. Die Zeichen werden 1 zu 1 übergeben. Bei ASCII werden je Zyklus mit dem Lese-FC/SFC die zum Zeitpunkt des Aufrufs im Puffer enthaltenen Daten im parametrisierten Empfangsdatenbaustein abgelegt. Ist ein Telegramm über mehrere Zyklen verteilt, so werden die Daten überschrieben. Eine Empfangsbestätigung gibt es nicht. Der Kommunikationsablauf ist vom jeweiligen Anwenderprogramm zu steuern. Einen entsprechenden Receive\_ASCII-FB finden Sie im Service-Bereich unter [www.vipa.com](http://www.vipa.com).

**STX/ETX**

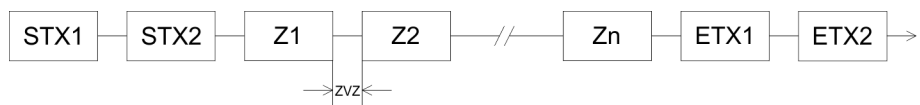
STX/ETX ist ein einfaches Protokoll mit Start- und Ende-Kennung. Hierbei stehen STX für **S**tart of **T**ext und ETX für **E**nd of **T**ext. Die Prozedur STX/ETX wird zur Übertragung von ASCII-Zeichen eingesetzt. Sie arbeitet ohne Blockprüfung (BCC).



- Sollen Daten von der Peripherie eingelesen werden, muss das Start-Zeichen vorhanden sein, anschließend folgen die zu übertragenden Zeichen. Danach muss das Ende-Zeichen vorliegen. Abhängig von der Byte-Breite können folgende ASCII-Zeichen übertragen werden: 5Bit: nicht zulässig; 6Bit: 20...3Fh, 7Bit: 20...7Fh, 8Bit: 20...FFh.
- Die Nutzdaten, d.h. alle Zeichen zwischen Start- und Ende-Kennung, werden nach Empfang des Schlusszeichens an die CPU übergeben.
- Beim Senden der Daten von der CPU an ein Peripheriegerät werden die Nutzdaten an den FC/SFC 217 (SER\_SND) übergeben und von dort mit angefügten Start- und Endezeichen über die serielle Schnittstelle an den Kommunikationspartner übertragen.
- Es kann mit 1, 2 oder keiner Start- und mit 1, 2 oder keiner Ende-Kennung gearbeitet werden.
- Wird kein Ende-Zeichen definiert, so werden alle gelesenen Zeichen nach Ablauf einer parametrierbaren Zeichenverzugszeit (Timeout) an die CPU übergeben.

Als Start- bzw. Ende-Kennung sind alle Hex-Werte von 00h bis 1Fh zulässig. Zeichen größer 1Fh werden ignoriert und nicht berücksichtigt. In den Nutzdaten sind Zeichen kleiner 20h nicht erlaubt und können zu Fehlern führen. Die Anzahl der Start- und Endezeichen kann unterschiedlich sein (1 Start, 2 Ende bzw. 2 Start, 1 Ende oder andere Kombinationen). Für nicht verwendete Start- und Endezeichen muss in der Hardware-Konfiguration FFh eingetragen werden.

*Telegrammaufbau:*



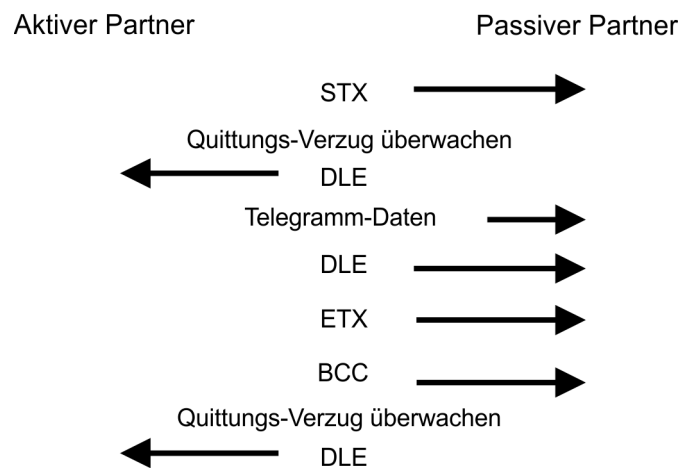
**3964**

Die Prozedur 3964R steuert die Datenübertragung bei einer Punkt-zu-Punkt-Kopplung zwischen der CPU und einem Kommunikationspartner. Die Prozedur fügt bei der Datenübertragung den Nutzdaten Steuerzeichen hinzu. Durch diese Steuerzeichen kann der Kommunikationspartner kontrollieren, ob die Daten vollständig und fehlerfrei bei ihm angekommen sind.

Die Prozedur wertet die folgenden Steuerzeichen aus:

- STX: **S**tart of **T**ext
- DLE: **D**ata **L**ink **E**scape
- ETX: **E**nd of **T**ext
- BCC: **B**lock **C**heck **C**haracter
- NAK: **N**egative **A**cknowledge

Sie können pro Telegramm maximal 255Byte übertragen.

*Prozedurablauf*

Wird ein "DLE" als Informationszeichen übertragen, so wird dieses zur Unterscheidung vom Steuerzeichen "DLE" beim Verbindungsauf- und -abbau auf der Sendeleitung doppelt gesendet (DLE-Verdoppelung). Der Empfänger macht die DLE-Verdoppelung wieder rückgängig.

Unter 3964R muss einem Kommunikationspartner eine niedrigere Priorität zugeordnet sein. Wenn beide Kommunikationspartner gleichzeitig einen Sendeauftrag erteilen, dann stellt der Partner mit niedriger Priorität seinen Sendeauftrag zurück.

**USS**

Das USS-Protokoll (**U**niverselle **s**erielle **S**chnittstelle) ist ein von Siemens definiertes serielles Übertragungsprotokoll für den Bereich der Antriebstechnik. Hiermit lässt sich eine serielle Buskopplung zwischen einem übergeordneten Master - und mehreren Slave-Systemen aufbauen. Das USS-Protokoll ermöglicht durch Vorgabe einer fixen Telegrammlänge einen zeitzyklischen Telegrammverkehr.

Folgende Merkmale zeichnen das USS-Protokoll aus:

- Mehrpunktfähige Kopplung
- Master-Slave Zugriffsverfahren

- Single-Master-System
- Maximal 32 Teilnehmer
- Einfacher, sicherer Telegrammrahmen

Es gilt:

- Am Bus können 1 Master und max. 31 Slaves angebunden sein.
- Die einzelnen Slaves werden vom Master über ein Adresszeichen im Telegramm angewählt.
- Die Kommunikation erfolgt ausschließlich über den Master im Halbduplex-Betrieb.
- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER\_RCV auszulesen.

Die Telegramme für Senden und Empfangen haben folgenden Aufbau:

**Master-Slave-Telegramm**

STX	LGE	ADR	PKE		IND		PWE		STW		HSW		BCC
02h			H	L	H	L	H	L	H	L	H	L	

**Slave-Master-Telegramm**

STX	LGE	ADR	PKE		IND		PWE		ZSW		HIW		BCC
02h			H	L	H	L	H	L	H	L	H	L	

mit

STX - Startzeichen

STW - Steuerwort

LGE - Telegrammlänge

ZSW - Zustandswort

ADR - Adresse

HSW - Hauptsollwert

PKE - Parameterkennung

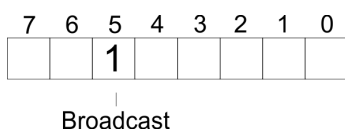
HIW - Hauptistwert

IND - Index

BCC - Block Check Character

PWE - Parameterwert

**USS-Broadcast mit gesetztem Bit 5 in ADR-Byte**



Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen. Zur Kennzeichnung einer Broadcast-Nachricht ist Bit 5 im ADR-Byte auf 1 zu setzen. Hierbei wird die Slave-Adr. (Bit 0 ... 4) ignoriert. Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER\_RCV erforderlich. Nur Schreibaufträge dürfen als Broadcast gesendet werden.

**Modbus**

- Das Protokoll Modbus ist ein Kommunikationsprotokoll, das eine hierarchische Struktur mit einem Master und mehreren Slaves festlegt.
- Physikalisch arbeitet Modbus über eine serielle Halbduplex-Verbindung. Es treten keine Buskonflikte auf, da der Master immer nur mit einem Slave kommunizieren kann.
- Nach einer Anforderung vom Master wartet dieser solange auf die Antwort des Slaves, bis eine einstellbare Wartezeit abgelaufen ist. Während des Wartens ist eine Kommunikation mit einem anderen Slave nicht möglich.
- Nach einem Sende-Auftrag ist das Quittungstelegramm durch Aufruf des FC/SFC 218 SER\_RCV auszulesen.
- Die Anforderungs-Telegramme, die ein Master sendet und die Antwort-Telegramme eines Slaves haben den gleichen Aufbau:

**Telegrammaufbau**

Startzeichen	Slave-Adresse	Funktions-Code	Daten	Flusskontrolle	Endezeichen
--------------	---------------	----------------	-------	----------------	-------------

**Broadcast mit Slave-Adresse = 0**

- Eine Anforderung kann an einen bestimmten Slave gerichtet sein oder als Broadcast-Nachricht an alle Slaves gehen.
- Zur Kennzeichnung einer Broadcast-Nachricht wird die Slave-Adresse 0 eingetragen.
- Im Gegensatz zu einem "normalen" Send-Auftrag ist beim Broadcast keine Telegrammauswertung über FC/SFC 218 SER\_RCV erforderlich.
- Nur Schreibaufträge dürfen als Broadcast gesendet werden.

**ASCII-, RTU-Modus**

Bei Modbus gibt es zwei unterschiedliche Übertragungsmodi. Die Modus-Wahl erfolgt zur Laufzeit unter Einsatz des FC/SFC 216 SER\_CFG.

- ASCII-Modus: Jedes Byte wird im 2 Zeichen ASCII-Code übertragen. Die Daten werden durch Anfang- und Ende-Zeichen gekennzeichnet. Dies macht die Übertragung transparent aber auch langsam.
- RTU-Modus: Jedes Byte wird als ein Zeichen übertragen. Hierdurch haben Sie einen höheren Datendurchsatz als im ASCII-Modus. Anstelle von Anfang- und Ende-Zeichen wird eine Zeitüberwachung eingesetzt.

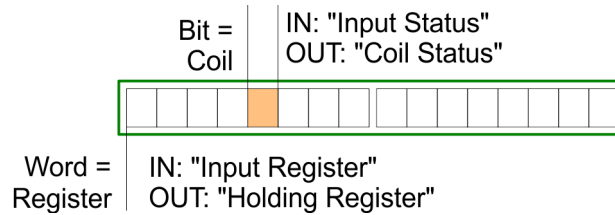
**Unterstützte Modbus-Protokolle**

Die RS485-Schnittstelle unterstützt folgende Modbus-Protokolle:

- Modbus RTU Master
- Modbus ASCII Master

**7.7 Modbus - Funktionscodes****Namenskonventionen**

Für Modbus gibt es Namenskonventionen, die hier kurz aufgeführt sind:



- Modbus unterscheidet zwischen Bit- und Wortzugriff; Bits = "Coils" und Worte = "Register".
- Bit-Eingänge werden als "Input-Status" bezeichnet und Bit-Ausgänge als "Coil-Status".
- Wort-Eingänge werden als "Input-Register" und Wort-Ausgänge als "Holding-Register" bezeichnet.

**Bereichsdefinitionen**

Üblicherweise erfolgt unter Modbus der Zugriff mittels der Bereiche 0x, 1x, 3x und 4x.

Mit 0x und 1x haben Sie Zugriff auf digitale Bit-Bereiche und mit 3x und 4x auf analoge Wort-Bereiche.

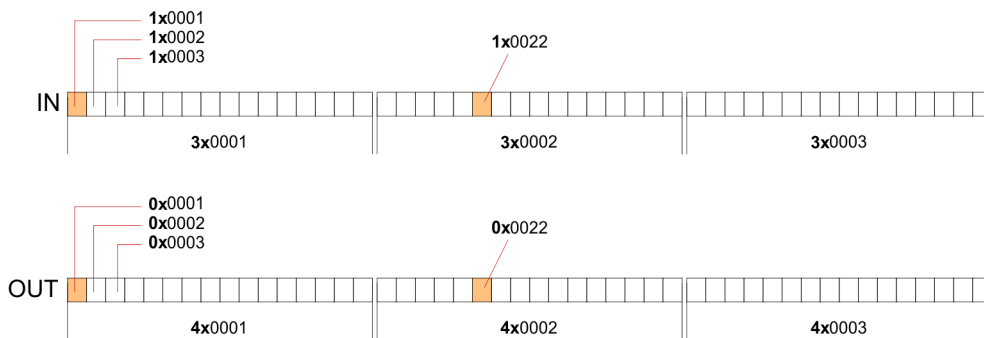
Da aber bei den CPs von VIPA keine Unterscheidung zwischen Digital- und Analogdaten stattfindet, gilt folgende Zuordnung:

0x - Bit-Bereich für Ausgabe-Daten des Masters  
Zugriff über Funktions-Code 01h, 05h, 0Fh

1x - Bit-Bereich für Eingabe-Daten des Masters  
Zugriff über Funktions-Code 02h

3x - Wort-Bereich für Eingabe-Daten des Masters  
Zugriff über Funktions-Code 04h

4x - Wort-Bereich für Ausgabe-Daten des Masters  
Zugriff über Funktions-Code 03h, 06h, 10h



Eine Beschreibung der Funktions-Codes finden Sie auf den Folge-seiten.

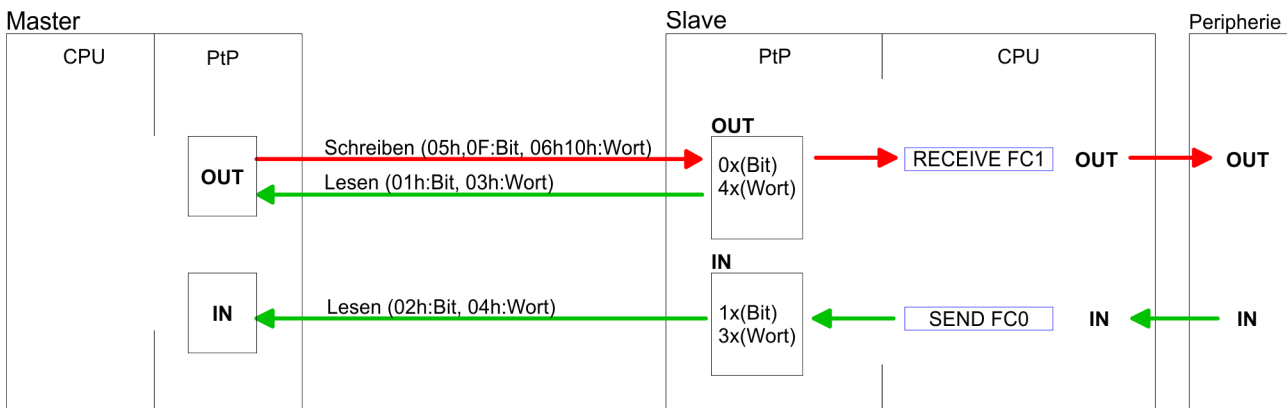
**Übersicht**

Mit folgenden Funktionscodes können Sie von einem Modbus-Master auf einen Slave zugreifen. Die Beschreibung erfolgt immer aus Sicht des Masters:

Code	Befehl	Beschreibung
01h	Read n Bits	n Bit lesen von Master-Ausgabe-Bereich 0x
02h	Read n Bits	n Bit lesen von Master-Eingabe-Bereich 1x
03h	Read n Words	n Worte lesen von Master-Ausgabe-Bereich 4x
04h	Read n Words	n Worte lesen von Master-Eingabe-Bereich 3x
05h	Write 1 Bit	1 Bit schreiben in Master-Ausgabe-Bereich 0x
06h	Write 1 Word	1 Wort schreiben in Master-Ausgabe-Bereich 4x
0Fh	Write n Bits	n Bit schreiben in Master-Ausgabe-Bereich 0x
10h	Write n Words	n Worte schreiben in Master-Ausgabe-Bereich 4x

*Sichtweise für "Eingabe"- und "Ausgabe"-Daten*

Die Beschreibung der Funktionscodes erfolgt immer aus Sicht des Masters. Hierbei werden Daten, die der Master an den Slave schickt, bis zu ihrem Ziel als "Ausgabe"-Daten (OUT) und umgekehrt Daten, die der Master vom Slave empfängt als "Eingabe"-Daten (IN) bezeichnet.



**Antwort des Slaves**

Liefert der Slave einen Fehler zurück, wird der Funktionscode mit 80h "verodert" zurückgesendet.

Ist kein Fehler aufgetreten, wird der Funktionscode zurückgeliefert.

Slave-Antwort:	Funktionscode OR 80h	→ Fehler
	Funktionscode	→ OK

**Byte-Reihenfolge im Wort**

1 Wort	
High-Byte	Low-Byte

**Prüfsumme CRC, RTU, LRC** Die aufgezeigten Prüfsummen CRC bei RTU- und LRC bei ASCII-Modus werden automatisch an jedes Telegramm angehängt. Sie werden nicht im Datenbaustein angezeigt.

**Read n Bits 01h, 02h** Code 01h: n Bit lesen von Master-Ausgabe-Bereich 0x  
Code 02h: n Bit lesen von Master-Eingabe-Bereich 1x

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Anzahl der gelesenen Bytes	Daten 1. Byte	Daten 2. Byte	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Byte	1Byte	1Byte		1Wort
			max. 250Byte			

**Read n Words 03h, 04h** 03h: n Worte lesen von Master-Ausgabe-Bereich 4x  
04h: n Worte lesen von Master-Eingabe-Bereich 3x

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse 1.Bit	Anzahl der Worte	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Anzahl der gelesenen Bytes	Daten 1. Wort	Daten 2. Wort	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Byte	1Wort	1Wort		1Wort
			max. 125Worte			

**Write 1 Bit 05h**

Code 05h: 1 Bit schreiben in Master-Ausgabe-Bereich 0x

Eine Zustandsänderung erfolgt unter "Zustand Bit" mit folgenden Werten:

"Zustand Bit" = 0000h → Bit = 0

"Zustand Bit" = FF00h → Bit = 1

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse Bit	Zustand Bit	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Adresse Bit	Zustand Bit	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Write 1 Word 06h**

Code 06h: 1 Wort schreiben in Master-Ausgabe-Bereich 4x

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse Wort	Wert Wort	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Adresse Wort	Wert Wort	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort



**Write n Bits 0Fh**

Code 0Fh: n Bit schreiben in Master-Ausgabe-Bereich 0x

Bitte beachten Sie, dass die Anzahl der Bits zusätzlich in Byte anzugeben sind.

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Anzahl der Bytes	Daten 1. Byte	Daten 2. Byte	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Byte	1Byte	1Byte	1Byte	1Wort
					max. 250Byte			

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Adresse 1. Bit	Anzahl der Bits	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**Write n Words 10h**

Code 10h: n Worte schreiben in Master-Ausgabe-Bereich

**Kommandotelegramm**

Slave-Adresse	Funktions-Code	Adresse 1. Wort	Anzahl der Worte	Anzahl der Bytes	Daten 1. Wort	Daten 2. Wort	...	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Byte	1Wort	1Wort	1Wort	1Wort
					max. 125Worte			

**Antworttelegramm**

Slave-Adresse	Funktions-Code	Adresse 1. Wort	Anzahl der Worte	Prüfsumme CRC/LRC
1Byte	1Byte	1Wort	1Wort	1Wort

**7.8 Modbus - Beispiel zur Kommunikation**

**Übersicht**

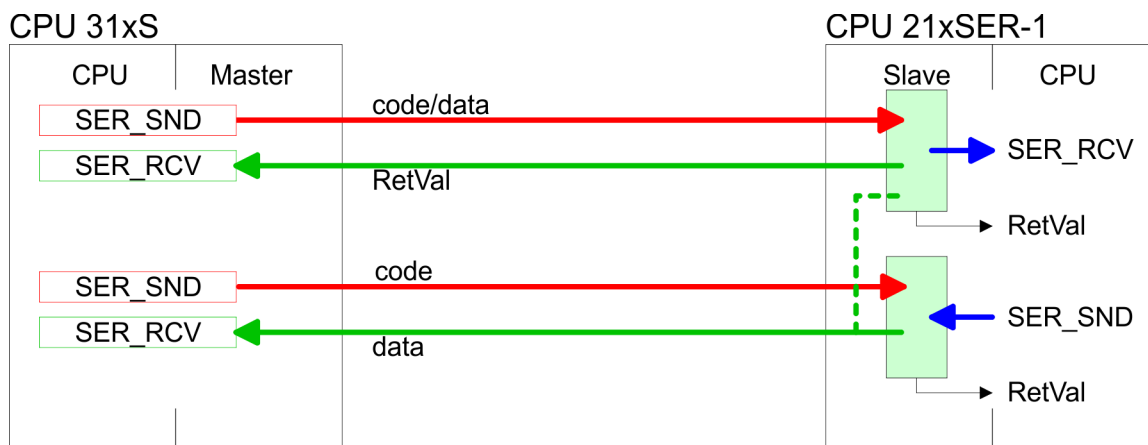
In dem Beispiel wird eine Kommunikation zwischen einem Master und einem Slave über Modbus aufgebaut. Folgende Komponenten sind für das Beispiel erforderlich:

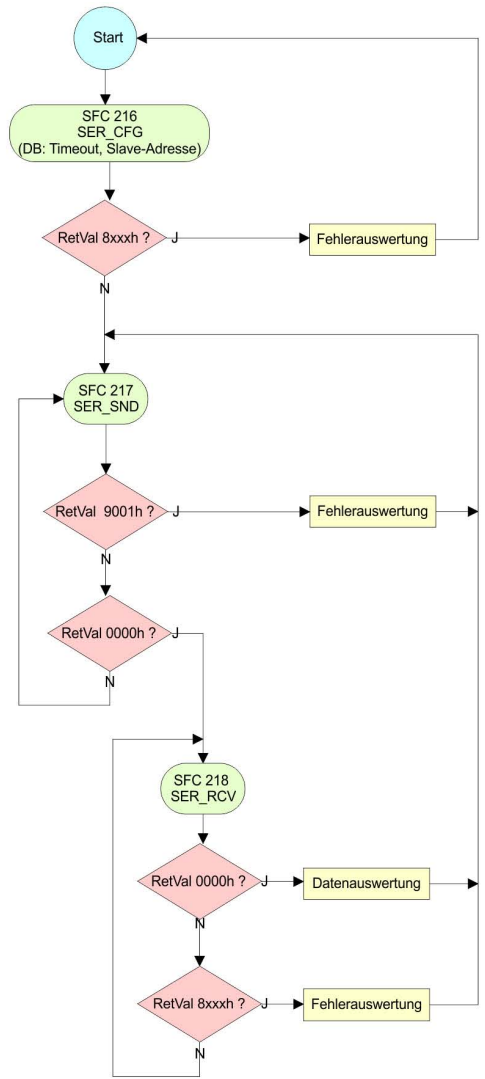
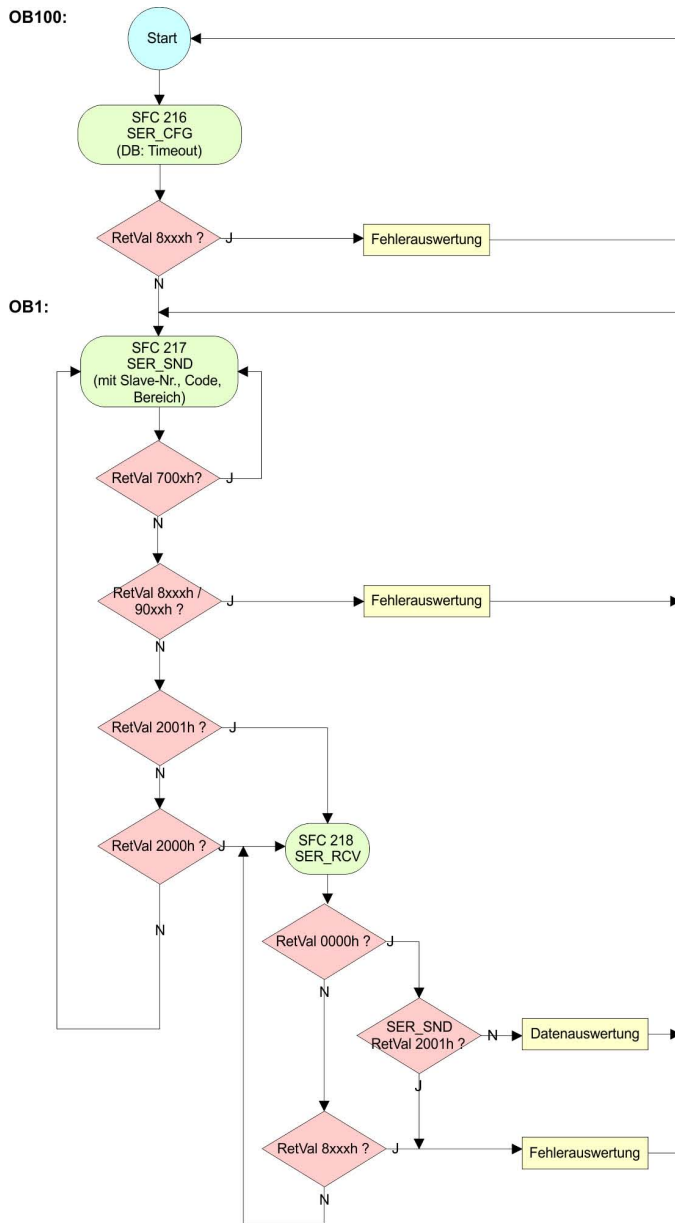
- CPU 31xS als Modbus RTU-Master
- CPU 21xSER-1 als Modbus RTU-Slave
- Siemens SIMATIC Manager und Möglichkeit für Projekttransfer
- Modbus-Kabel-Verbindung

**Vorgehensweise**

1. ► Bauen Sie ein Modbus-System bestehend aus CPU 31xS als Modbus-Master und CPU 21xSER-1 als Modbus-Slave und Modbus-Kabel auf.
2. ► Projektieren Sie die Master-Seite! Erstellen Sie hierzu ein SPS-Anwenderprogramm nach folgender Struktur:
  - OB 100:  
Aufruf SFC 216 (Konfiguration als Modbus RTU-Master) mit Timeout-Angabe und Fehlerauswertung.
  - OB 1:  
Aufruf des SFC 217 (SER\_SND) wobei mit Fehlerauswertung die Daten gesendet werden. Hierbei ist das Telegramm gemäß den Modbus-Vorgaben aufzubauen. Aufruf des SFC 218 (SER\_RECV) wobei mit Fehlerauswertung die Daten empfangen werden.
3. ► Projektieren Sie die Slave-Seite! Das SPS-Anwenderprogramm auf der Slave-Seite sollte folgenden Aufbau haben:
  - OB 100:  
Aufruf SFC 216 (Konfiguration als Modbus RTU-Slave) mit Timeout-Angabe und Modbus-Adresse im DB und Fehlerauswertung
  - OB 1:  
Aufruf des SFC 217 (SER\_SND) für den Datentransport von der Slave-CPU in den Ausgangs-Puffer. Aufruf des SFC 218 (SER\_RECV) für den Datentransport vom Eingangspuffer in die CPU. Für beide Richtungen ist eine entsprechende Fehlerauswertung vorzusehen.

Struktur für die jeweiligen SPS-Programme für Master- und Slave-Seite:





## 8 Einsatz PROFIBUS-Kommunikation

### 8.1 Übersicht

#### PROFIBUS-DP

- PROFIBUS ist ein international offener und serieller Feldbus-Standard für Gebäude-, Fertigungs- und Prozessautomatisierung im unteren (Sensor-/ Aktor-Ebene) bis mittleren Leistungsbereich (Prozessebene).
- PROFIBUS besteht aus einem Sortiment kompatibler Varianten. Die hier angeführten Angaben beziehen sich auf den PROFIBUS-DP.
- PROFIBUS-DP ist besonders geeignet für die Fertigungsautomatisierung. DP ist sehr schnell, bietet "Plug and Play" und ist eine kostengünstige Alternative zur Parallelverkabelung zwischen SPS und dezentraler Peripherie.
- Der Datenaustausch "Data Exchange" erfolgt zyklisch. Während eines Buszyklus liest der Master die Eingangswerte der Slaves und schreibt neue Ausgangsinformationen an die Slaves.

#### CPU mit DP-Master

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X1 (MPI/DP) der Siemens-CPU.

Nach der Übertragung der Daten in die CPU, leitet diese die Projektierdaten intern weiter an den PROFIBUS-Master-Teil.

Während des Hochlaufs blendet der DP-Master automatisch seine Datenbereiche im Adressbereich der CPU ein. Eine Projektierung auf CPU-Seite ist hierzu nicht erforderlich.

#### Einsatz CPU mit DP-Master

Über den PROFIBUS-DP-Master können PROFIBUS-DP-Slaves an die CPU angekoppelt werden. Der DP-Master kommuniziert mit den DP-Slaves und blendet die Datenbereiche im Adressbereich der CPU ein.

Bei jedem NETZ EIN bzw. nach dem URLÖSCHEN holt sich die CPU vom Master die I/O-Mapping-Daten. Bei DP-Slave-Ausfall leuchtet die ER-LED und der OB 86 wird angefordert. Ist dieser nicht vorhanden, geht die CPU in STOP und BASP wird gesetzt. Sobald das BASP-Signal von der CPU kommt, stellt der DP-Master die Ausgänge der angeschlossenen Peripherie auf Null. Unabhängig von der CPU bleibt der DP-Master weiter im RUN.

#### DP-Slave-Betrieb

Für den Einsatz in einem übergeordneten Master-System projektieren Sie zuerst Ihr Slave-System als Siemens-CPU im Slave-Betrieb mit konfigurierten Ein-/Ausgabe-Bereichen. Danach projektieren Sie Ihr Master-System. Binden Sie an das Master-System Ihr Slave-System an, indem Sie die CPU 31x aus dem Hardware-Katalog unter *Bereits projektierte Stationen* auf das Master-System ziehen und Ihr Slave-System auswählen und ankoppeln

### 8.2 Schnelleinstieg

#### Übersicht

Der PROFIBUS-DP-Master ist im Hardware-Konfigurator zu projektieren. Hierbei erfolgt die Projektierung über das Submodul X2 (DP) der Siemens-CPU.

**Schritte der Projektierung**

Die Projektierung des PROFIBUS-DP-Masters sollte nach folgender Vorgehensweise erfolgen:

- **Hardware-Konfiguration - CPU**
- **Einsatz als DP-Master oder Einsatz als DP-Slave**
- **Transfer des Gesamtprojekts in die CPU** ↪ Kapitel 5.10 "Projekt transferieren" auf Seite 70



Um kompatibel mit dem Siemens SIMATIC Manager zu sein, ist die CPU 314-6CF03 von VIPA als

CPU 317-2 (317-2AJ10-0AB00 V2.6)

zu projektieren!

Über das Submodul X2 (DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3). Den Ethernet-PG/OP-Kanal der CPU 314-6CF03 projektieren Sie immer als 1. Modul nach den reell gesteckten Modulen am Standard-Bus als CP343-1 (343-1EX11) von Siemens.

**8.3 Hardware-Konfiguration - CPU**

**Voraussetzung**

Die Konfiguration der CPU erfolgt im "Hardware-Konfigurator" von Siemens. Der Hardware-Konfigurator ist Bestandteil des Siemens SIMATIC Managers. Die Module, die hier projiziert werden können, entnehmen Sie dem Hardware-Katalog, ggf. müssen Sie mit "Extras → Katalog aktualisieren" den Hardware-Katalog aktualisieren.

Für die Projektierung werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator vorausgesetzt!



Bitte beachten Sie, dass diese SPEED7-CPU 4 AKKUS besitzt. Nach einer arithmetischen Operation (+I, -I, \*I, /I, +D, -D, \*D, /D, MOD, +R, -R, \*R, /R) wird der Inhalt des AKKUs 3 und 4 in die AKKUs 2 und 3 geladen. Dies kann bei Programmen, die einen unveränderten AKKU 2 voraussetzen, zu Konflikten führen.

Nähere Informationen hierzu finden Sie im Handbuch "VIPA Operationsliste SPEED7" unter "Unterschiede zwischen SPEED7 und 300V Programmierung".

**Vorgehensweise**

Steckpl.	Modul
1	
2	<b>CPU 317-2DP</b>
X1	MPI/DP
X2	DP
3	

Um kompatibel mit dem Siemens SIMATIC Manager zu sein, sind folgende Schritte durchzuführen:

1. ▶ Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
2. ▶ Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
3. ▶ Platzieren Sie auf "Slot"-Nummer 2 die CPU 317-2DP (6ES7 317-2AJ10-0AB0/V2.6).

4. ▶ Über das Submodul X2 (DP) projektieren und vernetzen Sie den integrierten PROFIBUS-DP-Master (X3).

## 8.4 Einsatz als PROFIBUS-DP-Master

### Voraussetzung

Die zuvor beschriebene Hardware-Konfiguration ist durchgeführt.

### Vorgehensweise

1. ▶ Öffnen Sie den Eigenschaften-Dialog der MPI/DP-Schnittstelle, indem Sie auf "MPI/DP" doppelklicken.
2. ▶ Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
3. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (vorzugsweise 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
4. ▶ Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].

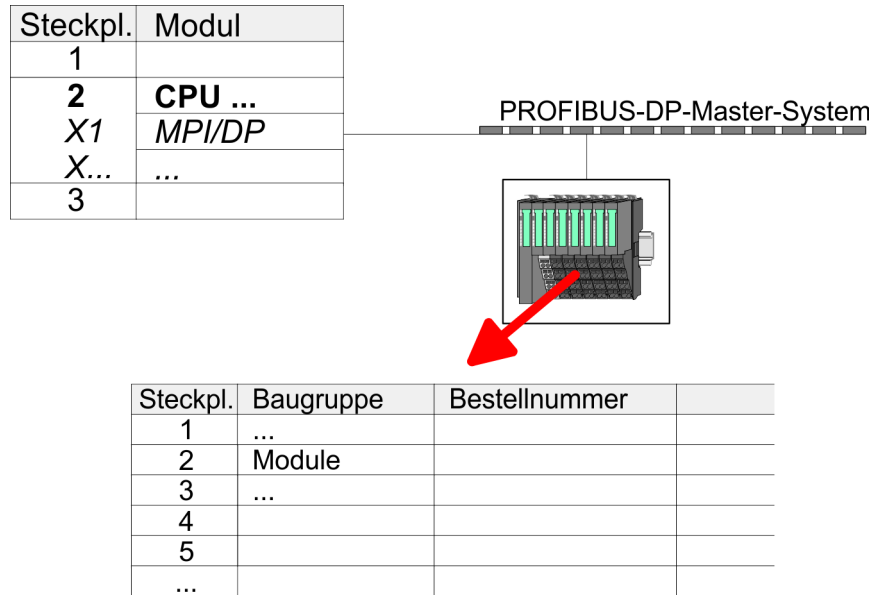
⇒ Ein Master-System wird eingefügt:

Steckpl.	Modul
1	
2	<b>CPU ...</b>
X1	<b>MPI/DP</b>
X...	...
3	

PROFIBUS-DP-Master-System

Sie haben jetzt ihren PROFIBUS-DP-Master projektiert. Binden Sie nun Ihre DP-Slaves mit Peripherie an Ihren DP-Master an.

1. ▶ Zur Projektierung von PROFIBUS-DP-Slaves entnehmen Sie aus dem Hardwarekatalog den entsprechenden PROFIBUS-DP-Slave und ziehen Sie diesen auf das Subnetz Ihres Masters.
2. ▶ Geben Sie dem DP-Slave eine gültige PROFIBUS-Adresse.
3. ▶ Binden Sie in der gesteckten Reihenfolge die Module Ihres DP-Slave-Systems ein und vergeben Sie die Adressen, die von den Modulen zu verwenden sind.
4. ▶ Parametrieren Sie die Module gegebenenfalls.
5. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt.



### 8.5 Einsatz als PROFIBUS-DP-Slave

#### Schnelleinstieg

Nachfolgend ist der Einsatz des PROFIBUS-Teils als "intelligenter" DP-Slave an Master-Systemen beschrieben, welche ausschließlich im Siemens SIMATIC Manager projiziert werden können. Folgende Schritte sind hierzu erforderlich:

1. ▶ Projektieren Sie eine Station mit einer CPU mit der Betriebsart DP-Slave.
2. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Slave-Seite.
3. ▶ Speichern und übersetzen Sie Ihr Projekt.
4. ▶ Projektieren Sie als weitere Station eine weitere CPU mit der Betriebsart DP-Master.
5. ▶ Vernetzen Sie mit PROFIBUS und konfigurieren Sie die Ein-/Ausgabe-Bereiche für die Master-Seite.
6. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

#### Projektierung der Slave-Seite

1. ▶ Starten Sie den Siemens SIMATIC Manager und projektieren Sie eine CPU wie unter "Hardware-Konfiguration - CPU" beschrieben.
2. ▶ Bezeichnen Sie die Station als "...DP-Slave".
3. ▶ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ▶ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "MPI/DP" doppelklicken.
5. ▶ Stellen Sie unter Schnittstelle: Typ "PROFIBUS" ein.
6. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 3) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ▶ Stellen Sie unter Betriebsart "DP-Slave" ein.

8. ▶ Bestimmen Sie über Konfiguration die Ein-/Ausgabe-Adressbereiche der Slave-CPU, die dem DP-Slave zugeordnet werden sollen.
9. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

**Slave-Seite**

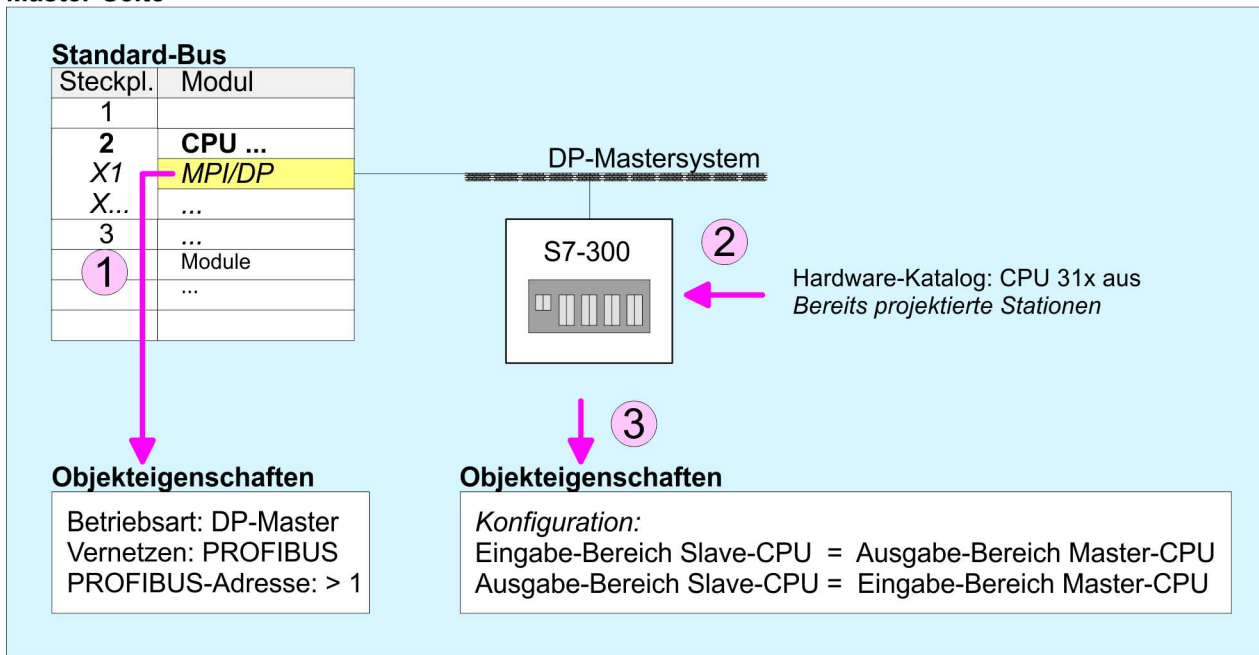
Standard-Bus		Objekteigenschaften
Steckpl.	Modul	
1		Betriebsart: DP-Slave Vernetzen: PROFIBUS PROFIBUS-Adresse: > 1 <hr/> Konfiguration: Eingabe-Bereich Ausgabe-Bereich
2	<b>CPU ...</b>	
X1	<b>MPI/DP</b>	
X...	...	
3	...	
4	Module	
5	...	
6		

**Projektierung Master-Seite****DP-Master und DP-Slave befinden sich im gleichen Projekt**

1. ▶ Fügen Sie eine weitere Station ein und projektieren Sie eine CPU.
2. ▶ Bezeichnen Sie die Station als "...DP-Master".
3. ▶ Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. ▶ Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "MPI/DP" doppelklicken.
5. ▶ Stellen Sie unter *Schnittstelle*: Typ "PROFIBUS" ein.
6. ▶ Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. ▶ Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].
8. ▶ Binden Sie an das Master-System Ihr Slave-System an, indem Sie die "CPU 31x" aus dem Hardware-Katalog unter Bereits projektierte Stationen auf das Master-System ziehen, Ihr Slave-System auswählen und ankoppeln.
9. ▶ Öffnen Sie die *Konfiguration* unter *Objekteigenschaften* Ihres Slave-Systems.
10. ▶ Ordnen Sie durch Doppelklick auf die entsprechende Konfigurationszeile den Slave-Ausgabe-Daten den entsprechenden Eingabe-Adressbereich und den Slave-Eingabe-Daten den entsprechenden Ausgabe-Adressbereich in der Master-CPU zu.
11. ▶ Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.



## Master-Seite

**DP-Master und DP-Slave befinden sich in verschiedenen Projekten**

1. Erstellen Sie ein neues Projekt, fügen Sie eine Station ein und projektieren Sie eine CPU.
2. Bezeichnen Sie die Station als "...DP-Master".
3. Binden Sie gemäß Ihrem Hardwareaufbau Ihre Module ein.
4. Öffnen Sie den Eigenschaften-Dialog der DP-Schnittstelle der CPU, indem Sie auf "DP" doppelklicken.
5. Stellen Sie unter *Schnittstelle*: Typ "PROFIBUS" ein.
6. Vernetzen Sie mit PROFIBUS und geben Sie eine Adresse (z.B. 2) vor. Schließen Sie Ihre Eingabe mit [OK] ab.
7. Stellen Sie unter Betriebsart "DP-Master" ein und schließen Sie den Dialog mit [OK].
8. Für die weitere Projektierung installieren Sie die GSD-Datei ihrer entsprechend konfigurierten Siemens Slave-CPU.
9. Wählen Sie über "Weitere Feldgeräte → SPS → SIMATIC" ihre Siemens Slave-CPU aus.
10. Binden Sie an das Master-System über PROFIBUS Ihr Slave-System an, indem Sie die Slave-CPU auf das Master-System ziehen.
11. Über die Steckplätze konfigurieren Sie den E/A-Bereich ihres Slave-Systems.
12. Speichern, übersetzen und transferieren Sie Ihr Projekt in die CPU.

## 8.6 PROFIBUS-Aufbaurichtlinien

### PROFIBUS allgemein

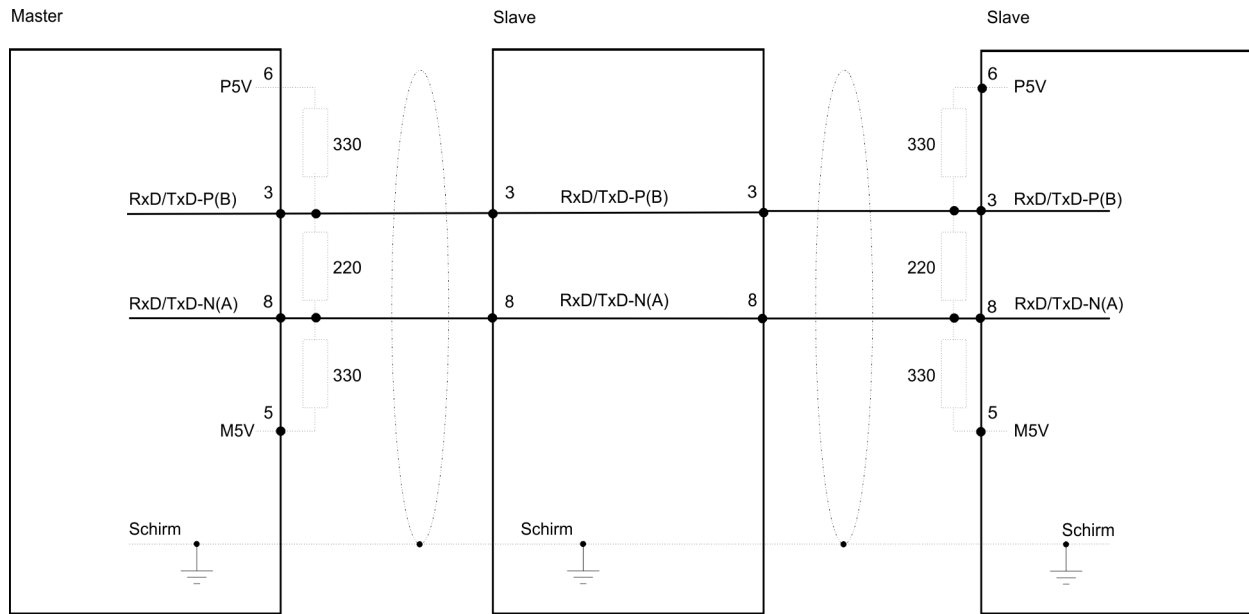
- Ein PROFIBUS-DP-Netz darf nur in Linienstruktur aufgebaut werden.
- PROFIBUS-DP besteht aus mindestens einem Segment mit mindestens einem Master und einem Slave.
- Ein Master ist immer in Verbindung mit einer CPU einzusetzen.
- PROFIBUS unterstützt max. 126 Teilnehmer.
- Pro Segment sind max. 32 Teilnehmer zulässig.
- Die maximale Segmentlänge hängt von der Übertragungsrate ab:  
9,6 ... 187,5kBit/s → 1000m  
500kBit/s → 400m  
1,5MBit/s → 200m  
3 ... 12MBit/s → 100m
- Maximal 10 Segmente dürfen gebildet werden. Die Segmente werden über Repeater verbunden. Jeder Repeater zählt als Teilnehmer.
- Der Bus bzw. ein Segment ist an beiden Enden abzuschließen.
- Alle Teilnehmer kommunizieren mit der gleichen Übertragungsrate. Die Slaves passen sich automatisch an die Übertragungsrate an.

### Übertragungsmedium

- PROFIBUS verwendet als Übertragungsmedium eine geschirmte, verdrehte Zweidrahtleitung auf Basis der RS485-Schnittstelle.
- Die RS485-Schnittstelle arbeitet mit Spannungsdifferenzen. Sie ist daher unempfindlicher gegenüber Störeinflüssen als eine Spannungs- oder Stromschnittstelle.
- Pro Segment sind maximal 32 Teilnehmer zulässig. Innerhalb eines Segment sind die einzelnen Teilnehmer über Linienstruktur zu verbinden. Die einzelnen Segmente werden über Repeater verbunden. Die max. Segmentlänge ist von der Übertragungsrate abhängig.
- Bei PROFIBUS-DP wird die Übertragungsrate aus dem Bereich zwischen 9,6kBit/s bis 12MBit/s eingestellt, die Slaves passen sich automatisch an. Alle Teilnehmer im Netz kommunizieren mit der gleichen Übertragungsrate.
- Die Busstruktur erlaubt das rückwirkungsfreie Ein- und Auskopeln von Stationen oder die schrittweise Inbetriebnahme des Systems. Spätere Erweiterungen haben keinen Einfluss auf Stationen, die bereits in Betrieb sind. Es wird automatisch erkannt, ob ein Teilnehmer ausgefallen oder neu am Netz ist.

### Busverbindung

In der nachfolgenden Abbildung sind die Abschlusswiderstände der jeweiligen Anfangs- und Endstation stilisiert dargestellt.

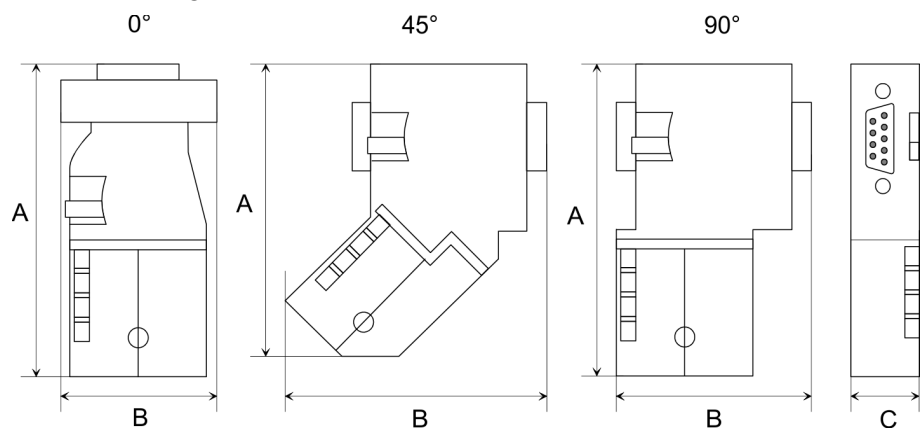


Die PROFIBUS-Leitung muss mit Ihrem Wellenwiderstand abgeschlossen werden. Bitte beachten Sie, dass Sie bei dem jeweiligen letzten Teilnehmer den Bus durch Zuschalten eines Abschlusswiderstands abschließen.

**EasyConn Busanschlussstecker**



In PROFIBUS werden alle Teilnehmer parallel verdrahtet. Hierzu ist das Buskabel durchzuschleifen. Unter der Best.-Nr. 972-0DP10 erhalten Sie von VIPA den Stecker "EasyConn". Dies ist ein Busanschlussstecker mit zuschaltbarem Abschlusswiderstand und integrierter Busdiagnose.



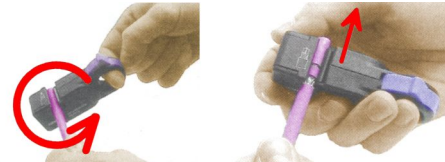
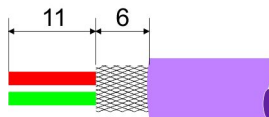
Maße in mm	0°	45°	90°
A	64	61	66
B	34	53	40
C	15,8	15,8	15,8



Zum Anschluss des EasyConn-Steckers verwenden Sie bitte die Standard PROFIBUS-Leitung Typ A (EN50170). Ab Ausgabestand 5 können auch hochflexible Bus-Kabel verwendet werden:

Lapp Kabel Best.-Nr.: 2170222, 2170822, 2170322.

Von VIPA erhalten Sie unter der Best.-Nr. 905-6AA00 das "EasyStrip" Abisolierwerkzeug, das Ihnen den Anschluss des EasyConn-Steckers sehr vereinfacht.

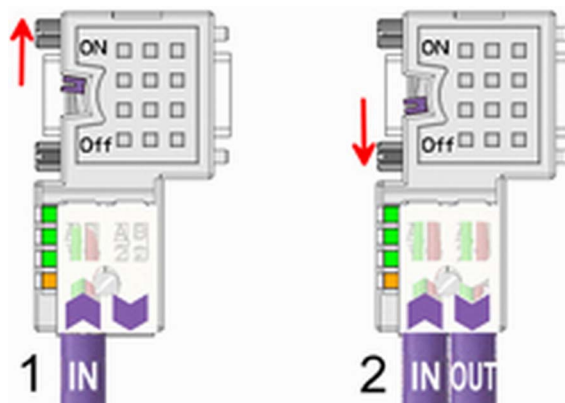


Maße in mm

### Leitungsabschluss mit "EasyConn"

Auf dem "EasyConn" Busanschlussstecker von VIPA befindet sich unter anderem ein Schalter, mit dem Sie einen Abschlusswiderstand zuschalten können.

### Verdrahtung



- [1] Einstellung für 1./letzter Bus-Teilnehmer  
[2] Einstellung für jeden weiteren Busteilnehmer



### VORSICHT!

Der Abschlusswiderstand wird nur wirksam, wenn der Stecker an einem Bus-Teilnehmer gesteckt ist und der Bus-Teilnehmer mit Spannung versorgt wird.

Das Anzugsmoment der Schrauben zur Fixierung des Steckers an einem Teilnehmer darf 0,02Nm nicht überschreiten!



Eine ausführliche Beschreibung zum Anschluss und zum Einsatz der Abschlusswiderstände liegt dem Stecker bei.

**Montage**

1. ▶ Lösen Sie die Schraube.
2. ▶ Klappen Sie die Kontaktabdeckung hoch.
3. ▶ Stecken Sie beide Adern in die dafür vorgesehenen Öffnungen (Farbzuordnung wie unten beachten!).
4. ▶ Bitte beachten Sie, dass zwischen Schirm und Datenleitungen kein Kurzschluss entsteht!
5. ▶ Schließen Sie die Kontaktabdeckung.
6. ▶ Ziehen Sie die Schraube wieder fest (max. Anzugsmoment 0,08Nm).



*Den grünen Draht immer an A, den roten immer an B anschließen!*

**8.7 Inbetriebnahme und Anlaufverhalten****Anlauf im Auslieferungszustand**

Im Auslieferungszustand ist die CPU urgelöscht. Nach Netz EIN ist der PROFIBUS-Teil deaktiviert und die LEDs des PROFIBUS-Teils sind ausgeschaltet.

**Online mit Bus-Parametern ohne Slave-Projekt**

Über eine Hardware-Konfiguration können Sie den DP-Master mit Busparametern versorgen. Sobald diese übertragen sind geht der DP-Master mit den Bus-Parametern online und zeigt dies über die RUN-LED an. Der DP-Master ist durch Angabe der PROFIBUS-Adresse über PROFIBUS erreichbar. In diesem Zustand können Sie direkt über PROFIBUS Ihre CPU projektieren bzw. Ihr Slave-Projekt übertragen.

**Slave-Projektierung**

Sofern der Master gültige Projektierdaten erhalten hat, geht dieser in *Data Exchange* mit den DP-Slaves und zeigt dies über die DE-LED an.

**Zustand CPU beeinflusst DP-Master**

Nach NetzEIN bzw. nach der Übertragung einer neuen Hardware-Konfiguration werden automatisch die Projektierdaten und Bus-Parameter an den DP-Master übergeben. Abhängig vom CPU-Zustand zeigt der DP-Master folgendes Verhalten:

**Master-Verhalten bei CPU-STOP**

- Der Master sendet an alle angebotenen Slaves das Global Control Kommando "Clear" und zeigt dies durch Blinken der DE-LED an.
- DP-Slaves im *Fail Safe Mode* bekommen die Ausgangstelegrammlänge "0" gesendet.
- DP-Slaves ohne *Fail Safe Mode* bekommen das Ausgangstelegramm in voller Länge aber mit Ausgabewerten=0 gesendet.
- Eingabe-Daten der DP-Slaves werden weiterhin zyklisch im Eingabe-Bereich der CPU abgelegt.

**Master-Verhalten bei CPU-RUN**

- Der Master sendet an alle angebundenen Slaves das Global Control Kommando "Operate" und zeigt dies durch Leuchten der DE-LED an.
- Alle angebundenen Slaves bekommen zyklisch ein Ausgangstelegramm mit aktuellen Ausgabedaten gesendet.
- Die Eingabe-Daten der DP-Slaves werden zyklisch im Eingabebereich der CPU abgelegt.

## 9 WinPLC7

### 9.1 Systemvorstellung

#### Allgemein

WinPLC7 ist eine Programmier- und Simulationssoftware von VIPA für alle mit Siemens STEP®7 programmierbaren Steuerungen. Hiermit können Sie Anwenderprogramme in FUP, KOP und AWL erstellen. Neben einer komfortablen Programmierumgebung hat WinPLC7 einen Simulator integriert, der ohne Einsatz zusätzlicher Hardware die Simulation Ihres Anwenderprogramms auf dem PC ermöglicht. Diese "Soft-SPS" wird wie eine reale SPS bedient und bietet gleiches Fehlerverhalten und Diagnosemöglichkeit über Diagnosebuffer, USTACK und BSTACK.



*Ausführliche Informationen und Programmier-Beispiele finden Sie in der Online-Hilfe bzw. in der Online-Dokumentation von WinPLC7.*

#### Alternativen

Sie haben auch die Möglichkeit, anstelle von WinPLC7 von VIPA, entsprechende Konfigurationstools von Siemens zu verwenden. Die Vorgehensweisen hierzu finden Sie in diesem Handbuch.

#### Systemvoraussetzungen

- Windows XP (SP3)
- Windows Vista
- Windows 7 (32 und 64 Bit)
- Windows 8 (32 und 64 Bit)

#### Bezugsquellen

Eine *Demoversion* können Sie von VIPA beziehen. Mit der *Demoversion* können Sie ohne Freischaltung die CPUs 11x aus dem System 100V von VIPA projektieren. Zur Projektierung der SPEED7 CPUs ist eine Lizenz für die "Profi"-Version erforderlich. Diese können Sie von VIPA beziehen und online aktivieren.

Für WinPLC7 gibt es folgende Bezugsquellen:

- Online
  - Unter [www.vipa.com](http://www.vipa.com) im Service-Bereich unter Downloads finden Sie einen Link auf die aktuellste Demo-Version und auf Updates von WinPLC7.
- CD
  - SW211C1DD: WinPLC7 Einzellizenz, CD, mit deutscher Beschreibung
  - SW211C1ED: WinPLC7 Einzellizenz, CD, mit englischer Beschreibung

### 9.2 Installation

#### Voraussetzung

Die Projektierung einer SPEED7-CPU von VIPA unter WinPLC7 ist ausschließlich mit einer aktivierten "Profi"-Version von WinPLC7 möglich.

## Installation WinPLC7 Demo

Die Installation und die Registrierung von WinPLC7 erfolgt nach folgender Vorgehensweise:

1. ▶ Zur Installation von WinPLC7 starten Sie das Setup-Programm von der entsprechenden CD bzw. führen Sie die online bezogene exe-Datei aus.
2. ▶ Wählen Sie die gewünschte Sprachvariante aus.
3. ▶ Stimmen Sie dem Softwarelizenzvertrag zu.
4. ▶ Geben Sie ein Installationsverzeichnis und eine Gruppenzuordnung an und starten Sie den Installationsvorgang.

## Aktivierung der "Profi"-Version

1. ▶ Starten Sie WinPLC7.  
⇒ Es erscheint der Dialog "Demo"
2. ▶ Klicken Sie auf [Vollversion aktivieren].  
⇒ Es erscheint folgender Aktivierungsdialog:

3. ▶ Füllen Sie folgende Felder aus:
  - Email-Adr.
  - Ihr Name
  - Seriennummer  
Ihre Seriennummer finden Sie auf einem Aufkleber auf der CD-Hülle von WinPLC7.
4. ▶ Sofern Ihr PC mit dem Internet verbunden ist, können Sie online über [Aktivierungscode über Internet abfragen] den Aktivierungs-Schlüssel anfordern. Ansonsten klicken Sie auf die Schaltfläche [Der Rechner hat keinen Internetzugang] und folgen Sie den Anweisungen.
  - ⇒ Bei erfolgreicher Registrierung wird der Aktivierungs-Schlüssel im Dialogfenster eingeblendet bzw. Sie erhalten diesen per E-Mail.
5. ▶ Geben Sie diesen unter "Aktivierungs-Schlüssel" ein und klicken Sie auf [OK].
  - ⇒ WinPLC7 ist jetzt als "Profi"-Version aktiviert.



## WinPCAP für Teilnehmersuche über Ethernet installieren

Für die Teilnehmersuche über Ethernet (Erreichbare Teilnehmer) ist der WinPCAP-Treiber zu installieren. Sie finden diesen auf Ihrem PC in Ihrem Installationsverzeichnis unter WinSPS-S7-V5/WinPcap\_... .exe. Führen Sie diese Datei aus und folgen Sie den Anweisungen.

## 9.3 Beispiel zur Projektierung

### 9.3.1 Aufgabenstellung

Im Beispiel wird ein FC 1 programmiert, welcher vom OB 1 zyklisch aufgerufen wird. Durch Vorgabe von 2 Vergleichswerten (value1 und value2) an den FC können Sie abhängig vom Vergleichsergebnis eine Ausgabe zur SPS aktivieren.

Hierbei soll gelten:

- wenn value1 = value2 aktiviere Ausgang A 124.0
- wenn value1 > value2 aktiviere Ausgang A 124.1
- wenn value1 < value2 aktiviere Ausgang A 124.2

### Voraussetzung

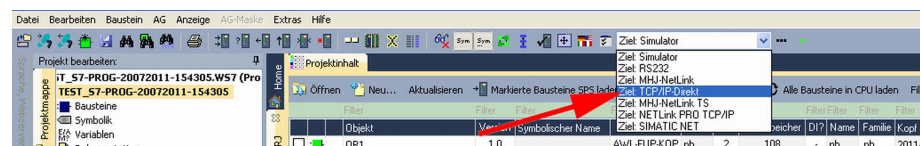
- Sie besitzen Administratorenrechte für Ihren PC.
- WinPLC7 ist installiert und als "Profi"-Version aktiviert.
- Eine SPEED7-CPU und ein digitales Ausgabe-Modul sind aufgebaut und verdrahtet.
- Der Ethernet-PG/OP-Kanal der CPU ist mit Ihrem Ethernet-Netzwerk verbunden. Mit einem Ethernet-Kabel können Sie Ihre CPU entweder direkt oder über einen Switch/Hub an Ihren PC anschließen.
- WinPcap für die Teilnehmersuche über Ethernet ist installiert.
- Die Spannungsversorgung von CPU und E/A-Peripherie ist eingeschaltet und die CPU befindet sich im STOP-Zustand.

### 9.3.2 Projektierung

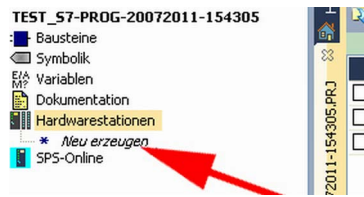
1. ▶ Starten Sie WinPLC7 ("Profi"-Version)
2. ▶ Legen Sie mit [Neue Projektmappe anlegen] ein neues Projekt an und öffnen Sie dies.

### Hardware-Konfiguration

1. ▶ Für den Aufruf des Hardware-Konfigurators ist es erforderlich WinPLC7 vom Simulations-Modus in den Offline-Modus zu schalten. Stellen Sie hierzu zur Kommunikation über Ethernet "Ziel: TCP/IP Direkt" ein.



2. ▶ Doppelklicken Sie auf "Hardwarestation" und hier auf "Neu erzeugen".



3. ➤ Geben Sie einen Stationsnamen an. Bitte beachten Sie, dass der Name keine Leerzeichen enthalten darf.
4. ➤ Nach der Ladeanimation wählen Sie im Register SPS-System selektieren das System "VIPA SPEED7" und klicken Sie auf [Erzeugen]. Eine neue Station wird angelegt.
5. ➤ Sichern Sie die leere Station mit [Strg]+[S].
6. ➤ Gehen Sie im Hardware-Katalog auf "CPU SPEED7" und fügen Sie die entsprechende VIPA-CPU durch Doppelklick in der Station ein.
7. ➤ Platzieren Sie für die Ausgabe ein digitales Ausgabe-Modul, geben Sie diesem die Anfangsadresse 124 und sichern Sie die Hardware-Konfiguration.

Online-Zugriff über Ethernet-PG/OP-Kanal einrichten:

1. ➤ Öffnen Sie die CPU-Eigenschaften, indem Sie im Hardware-Konfigurator auf die CPU auf Steckplatz 2 doppelklicken.
2. ➤ Klicken Sie auf die Schaltfläche [Ethernet CP-Einstellungen (PG/OP-Kanal)].  
⇒ Es öffnet sich der Dialog "Eigenschaften CP343"
3. ➤ Wählen Sie das Register "Allgemeine Parameter" an.
4. ➤ Klicken Sie auf [Eigenschaften Ethernet].
5. ➤ Wählen Sie das Subnetz "PG\_OP\_Ethernet".
6. ➤ Geben Sie eine gültige IP-Adresse und Subnetz-Maske an. Sie erhalten diese von Ihrem Systemadministrator.
7. ➤ Schließen Sie alle Dialogfenster mit [OK].
8. ➤ Stellen Sie, wenn nicht schon geschehen, "Ziel: Extern TCP/IP direkt" ein.
9. ➤ Öffnen Sie mit "Online → Konfiguration übertragen" den gleichnamigen Dialog.
10. ➤ Klicken Sie auf [Erreichbare Teilnehmer]. Bitte beachten Sie, dass hierzu WinPCap installiert sein muss!
11. ➤ Wählen Sie Ihre Netzwerkkarte aus und klicken Sie auf die Schaltfläche [Teilnehmer ermitteln].  
⇒ Nach einer Wartezeit werden alle erreichbaren Teilnehmer aufgelistet. Hier finden Sie auch Ihre CPU, die mit IP 0.0.0.0 gelistet ist. Zur Kontrolle wird hier auch die MAC-Adresse angezeigt, die sich als Aufkleber unterhalb der Frontabdeckung Ihrer CPU befindet.
12. ➤ Zur Vergabe einer temporären IP-Adresse wählen Sie Ihre CPU an und klicken Sie auf [IP Parameter temporär setzen]. Geben Sie hier die gleichen IP-Parameter an, die Sie in den CPU-Eigenschaften parametriert haben und klicken Sie auf [Parameter schreiben].

- 13.** ➤ Bestätigen Sie die Meldung, dass die CPU urgelöscht wird.
  - ⇒ Die IP-Parameter werden an die CPU übertragen und die Liste der erreichbaren Teilnehmer wird aktualisiert.
- 14.** ➤ Wählen Sie Ihre CPU aus und klicken Sie auf [Übernehmen].
  - ⇒ Sie befinden sich nun wieder im Dialog "Konfiguration übertragen".

#### Hardware-Konfiguration übertragen

- Wählen Sie Ihre Netzwerkkarte aus und klicken Sie auf [Konfiguration übertragen].
  - ⇒ Nach einer kurzen Zeit erhalten Sie die Meldung, dass die Konfiguration übertragen wurde.

Hiermit ist die Hardware-Konfiguration abgeschlossen und die CPU immer über die von Ihnen vergebene IP-Adresse auch über WinPLC7 zu erreichen.

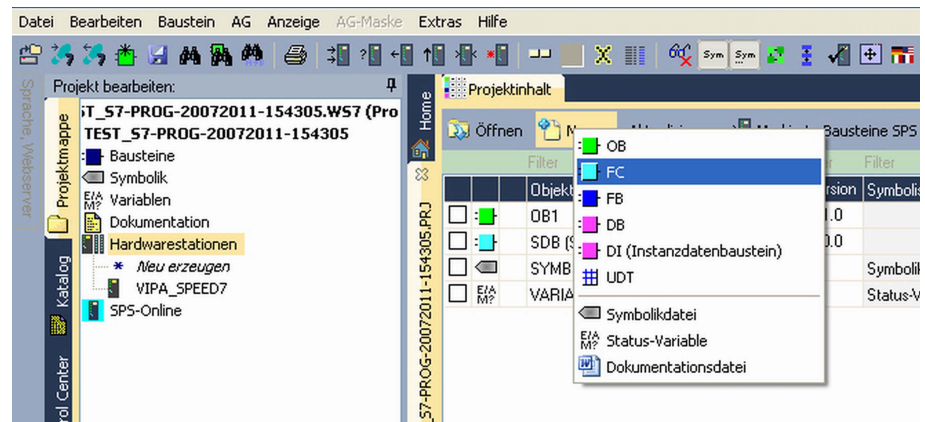


*In der Regel erfolgt die Online-Übertragung Ihrer Hardware-Konfiguration aus dem Hardware-Konfigurator. Sie können aber auch mit "Datei ➔ Aktive Station im WinPLC-Unterprojekt speichern" Ihre Hardware-Konfiguration als System-Datei in WinPLC7 übertragen und über WinPLC7 an Ihre CPU transferieren.*

## Programmierung von FC 1

Die SPS-Programmierung findet in WinPLC7 statt. Schließen Sie den Hardware-Konfigurator und kehren Sie zu Ihrem Projekt in WinPLC7 zurück. Das SPS-Programm ist im Baustein FC 1 zu erstellen.

1. Wählen Sie in "Projekthinhalt" "Neu → FC".



2. Geben Sie als Baustein "FC1" an und bestätigen Sie Ihre Eingabe mit [OK].

⇒ Der Editor für den FC 1 wird aufgerufen.

### Parameter anlegen

Der obere Teil des Editors enthält die Parametertabelle. In diesem Beispiel sollen die 2 Integer-Werte *value1* und *value2* miteinander verglichen werden. Da beide Werte innerhalb der Funktion nur gelesen werden, sind diese als "in" zu deklarieren.

1. Gehen Sie auf der "Parametertabelle" in die Zeile "in →" und tragen Sie im Feld "Name" "value1" ein. Drücken Sie die [Eingabe]-Taste.

⇒ Der Cursor springt zu der Spalte für den Datentyp.

2. Sie können jetzt entweder den Datentyp direkt eingeben oder durch Drücken der [Eingabe]-Taste aus einer Liste verfügbarer Datentypen auswählen. Geben Sie als Datentyp INT an und betätigen Sie die [Eingabe]-Taste.

⇒ Der Cursor springt zu der Spalte für den "Kommentar".

3. Geben Sie hier "1. Vergleichswert" an und drücken Sie die [Eingabe]-Taste.

⇒ Eine neue "in →"-Zeile wird erzeugt und der Cursor in "Name" gesetzt.

4. Verfahren Sie für *value2* auf die gleiche Weise wie unter *value1* beschrieben.

5. Speichern Sie den Baustein. Einen eventuellen Hinweis, dass die Schnittstelle des Bausteins geändert wurde, können Sie mit [Ja] quittieren.

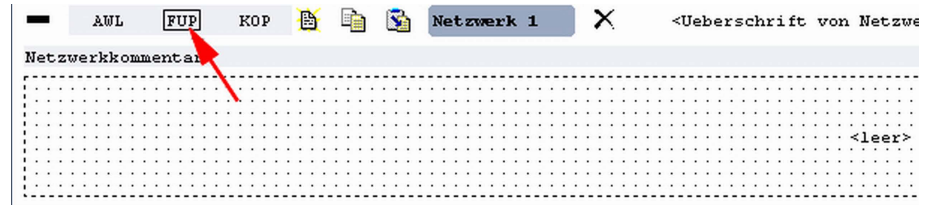
⇒ Die Parametertabelle enthält nun folgende Einträge:

Adresse	Deklaration	Name	Typ	Anfangswert	Kommentar
0.0	in →	value1	INT		1. Vergleichswert
2.0	in →	value2	INT		2. Vergleichswert

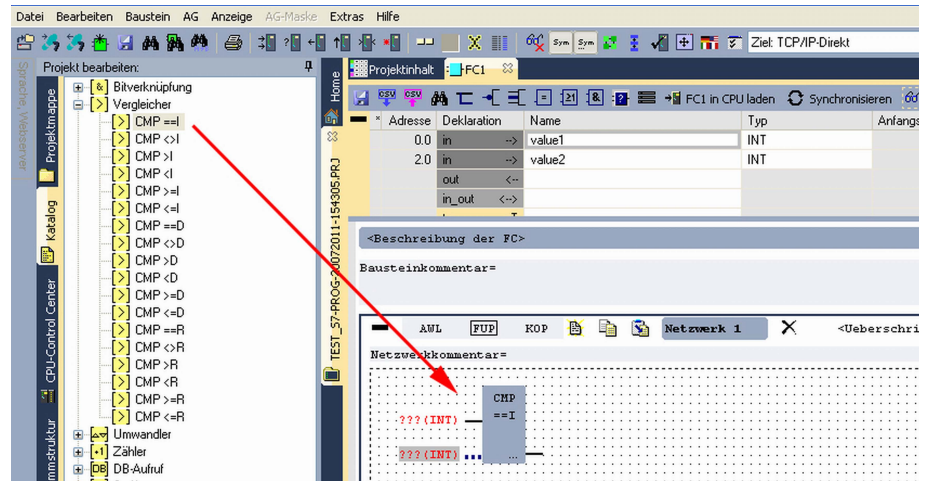
Programm eingeben

Wie in der Aufgabenstellung gefordert soll je nach Vergleich von *value1* und *value2* der entsprechende Ausgang aktiviert werden. Für jede Vergleichsoperation ist ein Netzwerk anzulegen.

1. Das Programm soll als FUP (Funktionsplan) erzeugt werden. Wählen Sie hierzu durch Klicken auf "FUP" die FUP-Ansicht.



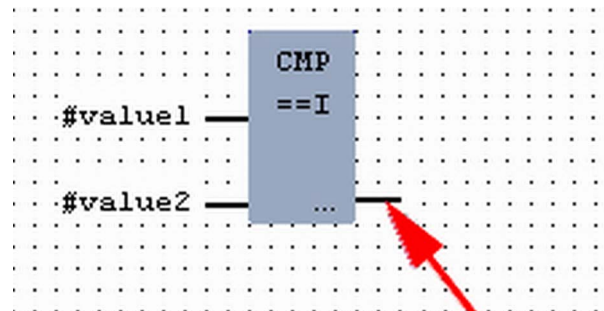
2. Klicken Sie in das mit "<leer>" bezeichnete Eingabefeld. Die zur Verfügung stehenden Operationen können Sie mit Drag&Drop aus dem *Katalog* in Ihr Projekt ziehen oder durch Doppelklick im *Katalog* in Ihr Projekt übernehmen.
3. Öffnen Sie im *Katalog* die Kategorie "Vergleicher" und fügen Sie die Operation "CMP==I" in Ihr Netzwerk ein.



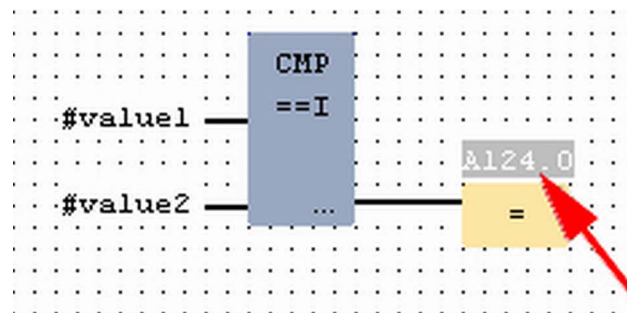
4. Klicken Sie auf den linken oberen Eingang und fügen Sie *value1* ein. Da es sich hierbei um Bausteinparameter handelt, können Sie durch Eingabe von "#" eine Auswahlliste der Bausteinparameter öffnen.
5. Geben Sie "#" ein und betätigen Sie mit der [Eingabe]-Taste
6. Wählen Sie aus der Auswahlliste den entsprechenden Parameter aus und übernehmen Sie mit der [Eingabe]-Taste.
7. Verfahren Sie auf die gleiche Weise mit dem Parameter *value2*.

Die Zuordnung zu dem korrespondierenden Ausgang, hier A 124.0, erfolgt nach folgender Vorgehensweise:

1. Klicken Sie auf den Ausgang auf der rechten Seite des Operators.



2. ▶ Öffnen Sie im *Katalog* die Kategorie "*Bitverknüpfung*" und wählen Sie die Verknüpfung "--[=]". Das Einfügen von "--[=]" ist bei WinPLC7 auf der Funktions-Taste [F7] abgelegt.
3. ▶ Geben Sie durch Klick auf den Operanden den Ausgang A 124.0 an.

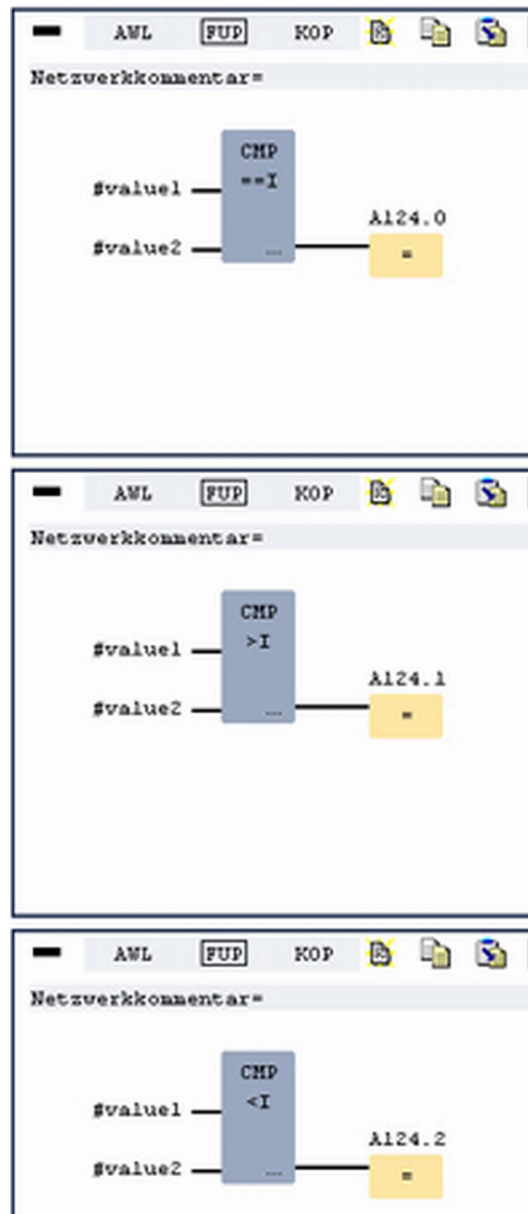


⇒ Hiermit ist Netzwerk1 abgeschlossen.

#### Neues Netzwerk einfügen

Für die weiteren Vergleiche sind die Operationen "CMP>I" auf A 124.1 und "CMP<I" auf A 124.2 erforderlich. Legen Sie für beide Operationen nach folgender Vorgehensweise ein Netzwerk an:

1. ▶ Bewegen Sie Ihre Maus auf das Editor-Fenster an beliebiger Stelle und betätigen Sie die rechte Maustaste.
2. ▶ Wählen Sie "*Kontextmenü* → *Einfügen neues Netzwerk*".
  - ⇒ Es öffnet sich ein Dialogfeld zur Vorgabe von Position und Anzahl der Netzwerke.
3. ▶ Verfahren Sie auf die gleiche Weise wie für "Netzwerk 1" beschrieben.
4. ▶ Speichern Sie den FC 1 mit "*Datei* → *Aktuelles Fenster speichern*" bzw. mit [Strg]+[S].
  - ⇒ Nachdem Sie die noch fehlenden Netzwerke ausprogrammiert haben, hat der FC 1 folgenden Aufbau:



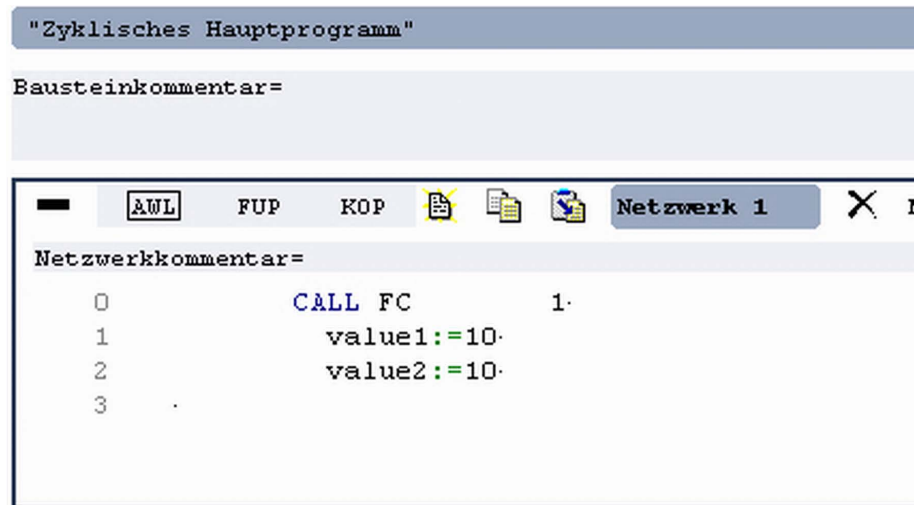
**Baustein OB 1 erzeugen** Der Aufruf des FC 1 hat aus dem Zyklus-OB OB 1 zu erfolgen.


- 1.** Wechseln Sie in den OB 1, der bei der Projektanlage schon automatisch erzeugt wurde.
- 2.** Gehen Sie in "Projektinhalt" oder in Ihre "Projektmappe" und öffnen Sie den OB 1 durch Doppelklick.
- 3.** Wechseln Sie in die AWL-Ansicht.



Beispiel zur Projektierung > SPS-Programm in Simulator testen

4. ▶ Geben Sie "Call FC 1" ein und betätigen Sie die [Eingabe]-Taste.  
⇒ Die FC-Parameter werden automatisch angezeigt und die folgenden Parameter zugeordnet:



5. ▶ Speichern Sie den OB 1 mit  bzw. mit [Strg]+[S]

### 9.3.3 SPS-Programm in *Simulator* testen

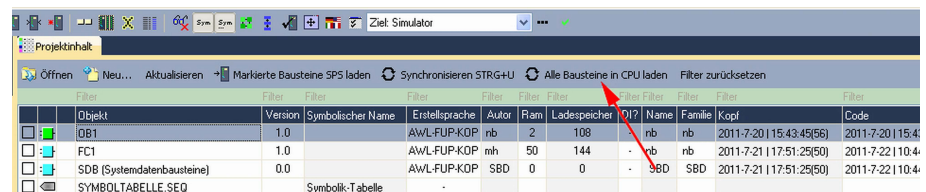
#### Vorgehensweise


WinPLC7 bietet Ihnen die Möglichkeit Ihr Projekt in einem *Simulator* zu testen.

1. ▶ Stellen Sie hierzu "Ziel: Simulator" ein.



2. ▶ Übertragen Sie die Bausteine in den Simulator mit [Alle Bausteine in CPU laden].



3. ▶ Schalten Sie Ihre CPU in RUN, indem Sie unter "Projekt bearbeiten" in "CPU-Control Center" wechseln und hier auf "RUN" klicken.  
⇒ Die Anzeige wechselt von STOP nach RUN.
4. ▶ Zur Anzeige des Prozessabblids gehen Sie auf "Anzeige → PAA/PAE-Fenster anzeigen" oder klicken Sie auf .  
⇒ Die verschiedenen Bereiche werden eingeblendet.

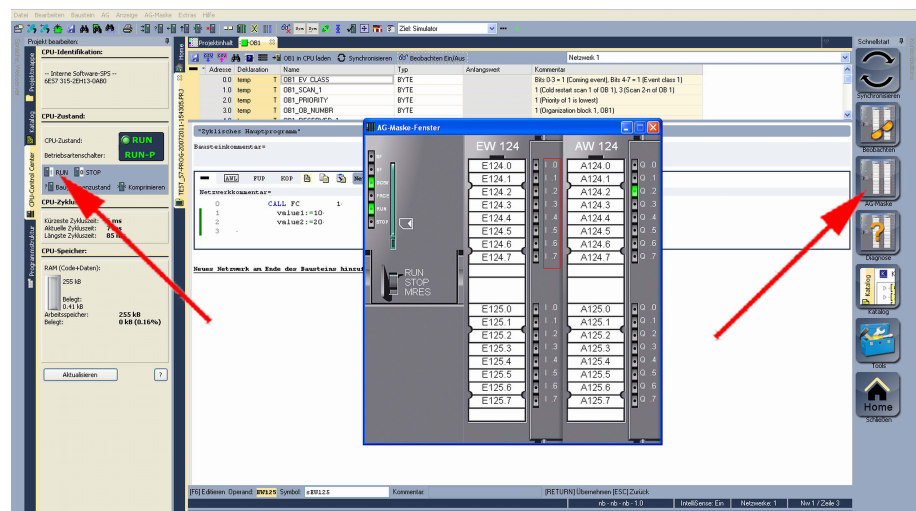


5. ▶ Doppelklicken Sie auf das Prozessabbild und geben Sie im Register "Zeile2" die Adresse PAB 124 an. Bestätigen Sie Ihre Eingabe mit [OK]. Ein mit roter Farbe hinterlegter Wert entspricht einer logischen "1".
6. ▶ Öffnen Sie den OB 1.
7. ▶ Ändern Sie den Wert einer Variablen, speichern Sie den OB 1 und übertragen Sie den Baustein in den Simulator.
  - ⇒ Gleich darauf ändert sich das Prozessabbild gemäß Ihren Vorgaben. Mit "Baustein → Beobachten EIN/AUS" können Sie den Status Ihrer Bausteine anzeigen.

**Visualisierung über AG-Maske**

Ein weiterer Bestandteil des Simulators ist die *AG-Maske*. Hier wird grafisch eine CPU dargestellt, die mit digitalen und analogen Peripheriemodulen erweitert werden kann. Sobald sich die CPU im Simulator in RUN befindet, können Sie hier mit der Maus Eingänge aktivieren und das Verhalten der Ausgänge anzeigen.

1. ▶ Öffnen Sie die *AG-Maske* über "Anzeige → AG-Maske".
  - ⇒ Eine CPU wird grafisch dargestellt.
2. ▶ Öffnen Sie durch Doppelklick auf die Ausgabebaugruppe den Eigenschaften-Dialog und stellen Sie die Baugruppenadresse 124 ein.
3. ▶ Schalten Sie mit der Maus den Betriebsartenschalter in RUN.
  - ⇒ Ihr Programm wird im Simulator ausgeführt und dargestellt.

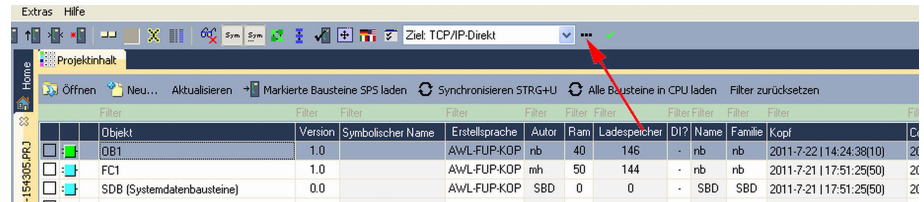


**9.3.4 SPS-Programm in CPU übertragen und ausführen**

**Vorgehensweise**

1. ▶ Zur Übertragung in Ihre CPU stellen Sie "Ziel: TCP/IP-Direkt" ein.
2. ▶ Bei Einsatz mehrerer Netzwerkkarten können sie über "Extras → Netzwerkkarte auswählen" Ihre Netzwerkkarte bestimmen.
3. ▶ Zur Vorgabe der Ethernet-Daten klicken Sie auf [...] und klicken Sie auf [Erreichbare Teilnehmer].

Beispiel zur Projektierung > SPS-Programm in CPU übertragen und ausführen



4. ▶ Klicken Sie auf [Teilnehmer ermitteln].
  - ⇒ Nach einer gewissen Wartezeit werden alle verfügbaren Teilnehmer aufgelistet.
5. ▶ Wählen Sie Ihre CPU aus, die Sie über die Hardware-Konfiguration mit TCP/IP-Adress-Parametern schon versorgt haben und klicken Sie auf [übernehmen].
6. ▶ Schließen Sie den Dialog "Ethernet-Daten" mit [OK].
7. ▶ Übertragen Sie Ihr Projekt in Ihre CPU mit "AG"
  - ➔ *Alle Bausteine senden*.
8. ▶ Schalten Sie Ihre CPU in RUN.
9. ▶ Öffnen Sie den OB 1 durch Doppelklick
10. ▶ Ändern Sie den Wert einer Variablen, speichern Sie den OB 1 und übertragen Sie den Baustein in die CPU.
  - ⇒ Gleich darauf ändert sich das Ausgabe-Verhalten gemäß Ihren Vorgaben. Mit "*Baustein ➔ Beobachten EIN/AUS*" können Sie den Status Ihrer Bausteine anzeigen.

## 10 Projektierung im TIA Portal

### 10.1 TIA Portal - Arbeitsumgebung

#### 10.1.1 Allgemein

##### Allgemein

In diesem Teil wird die Projektierung der VIPA CPU im Siemens TIA Portal gezeigt. Hier soll lediglich der grundsätzliche Einsatz des Siemens TIA Portals in Verbindung mit der VIPA CPU gezeigt werden. TIA steht für **T**otally **I**ntegrated **A**utomation von Siemens. Hier können Sie Ihre VIPA-Steuerungen programmieren und vernetzen. Für die Diagnose stehen Ihnen Online-Werkzeuge zur Verfügung.

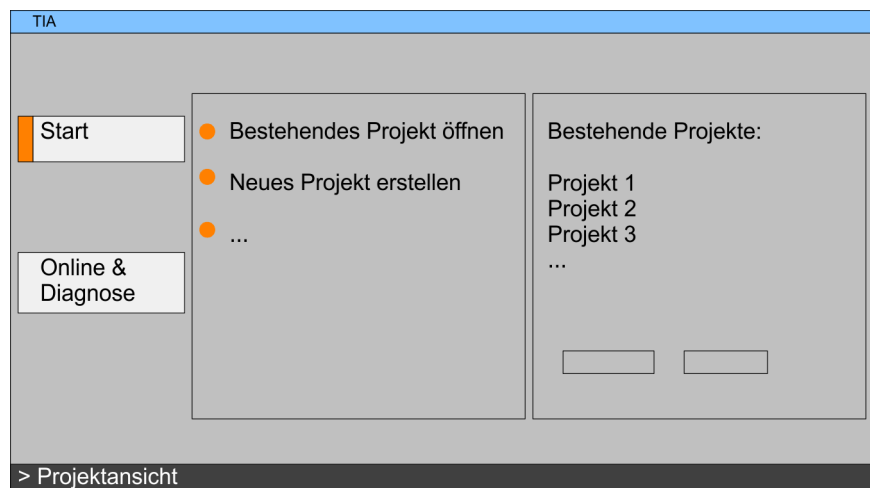


Nähere Informationen zum TIA Portal finden Sie in der zugehörigen Online-Hilfe bzw. Dokumentation.

##### TIA Portal starten

Zum Starten des Siemens TIA Portals wählen Sie unter Windows den Befehl *"Start → Programme → Siemens Automation → TIA ..."*

Daraufhin wird das TIA Portal mit den zuletzt verwendeten Einstellungen geöffnet.



##### TIA Portal beenden

Mit dem Menüpunkt *"Projekt → Beenden"* können Sie aus der *"Projektansicht"* das TIA Portal beenden. Hierbei haben Sie die Möglichkeit durchgeführte Änderungen an Ihrem Projekt zu speichern.

#### 10.1.2 Arbeitsumgebung des TIA Portals

Grundsätzlich besitzt das TIA Portal folgende 2 Ansichten. Über die Schaltfläche links unten können Sie zwischen diesen Ansichten wechseln:

##### Portalansicht

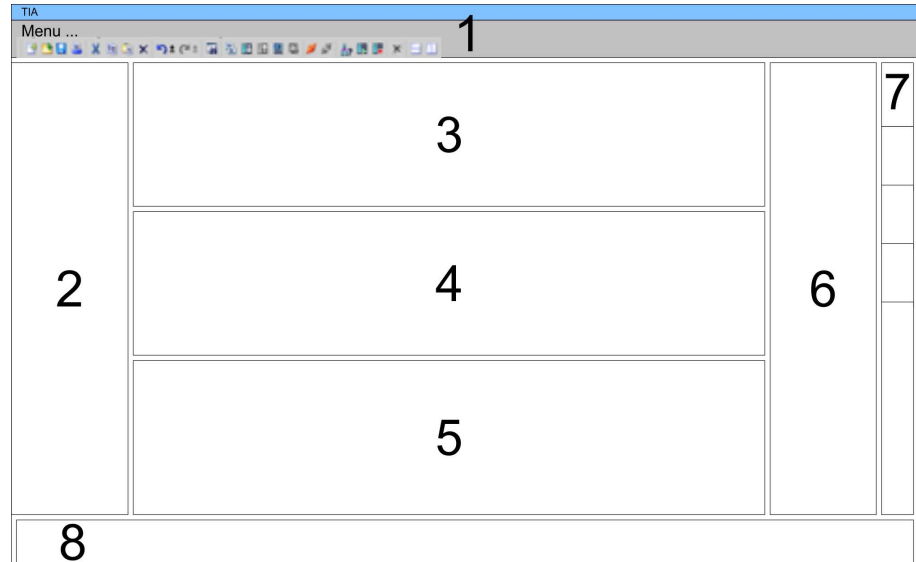
Die *"Portalansicht"* bietet eine "aufgabenorientierte" Sicht der Werkzeuge zur Bearbeitung Ihres Projekts. Hier haben Sie direkten Zugriff auf die Werkzeuge für eine Aufgabe. Falls erforderlich, wird für die ausgewählte Aufgabe automatisch zur Projektansicht gewechselt.

**Projektansicht**

Die *"Projektansicht"* ist eine "strukturierte" Sicht auf alle Bestandteile Ihres Projekts.

**Bereiche der Projektansicht**

Die Projektansicht gliedert sich in folgende Bereiche:

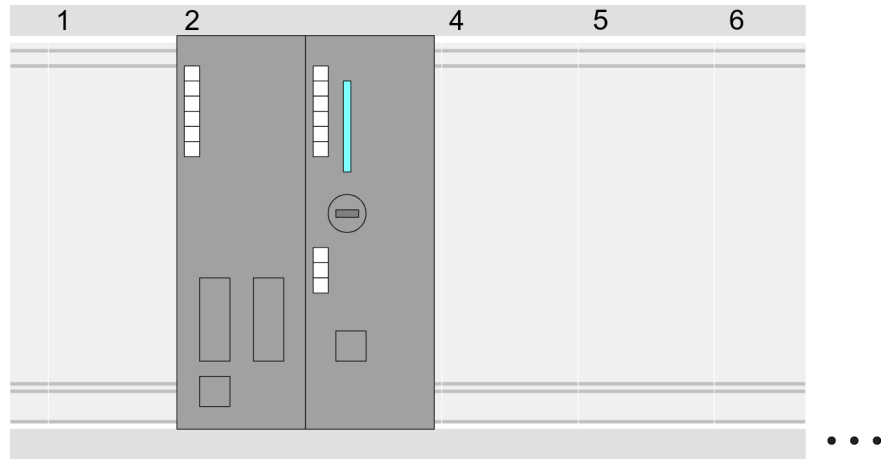


- 1 Menüleiste mit Funktionsleisten
- 2 Projektnavigation mit Detailansicht
- 3 Projektbereich
- 4 Geräteübersicht des Projekts bzw. Bereich für die Baustein-Programmierung
- 5 Eigenschaften-Dialog eines Geräts (Parameter) bzw. Informationsbereich
- 6 Hardware-Katalog und Tools
- 7 "Task-Cards" zur Auswahl von Hardware-Katalog, Anweisungen und Bibliotheken
- 8 Wechsel zwischen Portal- und Projektansicht

**10.2 TIA Portal - Hardware-Konfiguration - CPU****Projektierung Siemens CPU**

Mit dem Siemens TIA Portal ist die VIPA CPU als CPU 317-2DP (6ES7 317-2AJ10-0AB0 V2.6) von Siemens zu projektieren.

1. ▶ Starten Sie das Siemens TIA Portal.
2. ▶ Erstellen sie in der *Portalansicht* mit *"Neues Projekt erstellen"* ein neues Projekt.
3. ▶ Wechseln Sie in die *Projektansicht*.
4. ▶ Klicken Sie in der *Projektnavigation* auf *"Neues Gerät hinzufügen"*.
5. ▶ Wählen Sie im Eingabedialog folgende CPU aus:  
SIMATIC S7-300 > CPU 317-2DP > 6ES7 317-2AJ10-0AB0 V2.6  
⇒ Die CPU wird mit einer Profilschiene eingefügt.



Geräteübersicht:

Baugruppe	...	Steckplatz	...	Typ	...
PLC ...		2		CPU 317-2DP	
MPI/DP-Schnittstelle		2 X1		MPI/DP-Schnittstelle	
DP-Schnittstelle		2 X2		DP-Schnittstelle	
...		...		...	

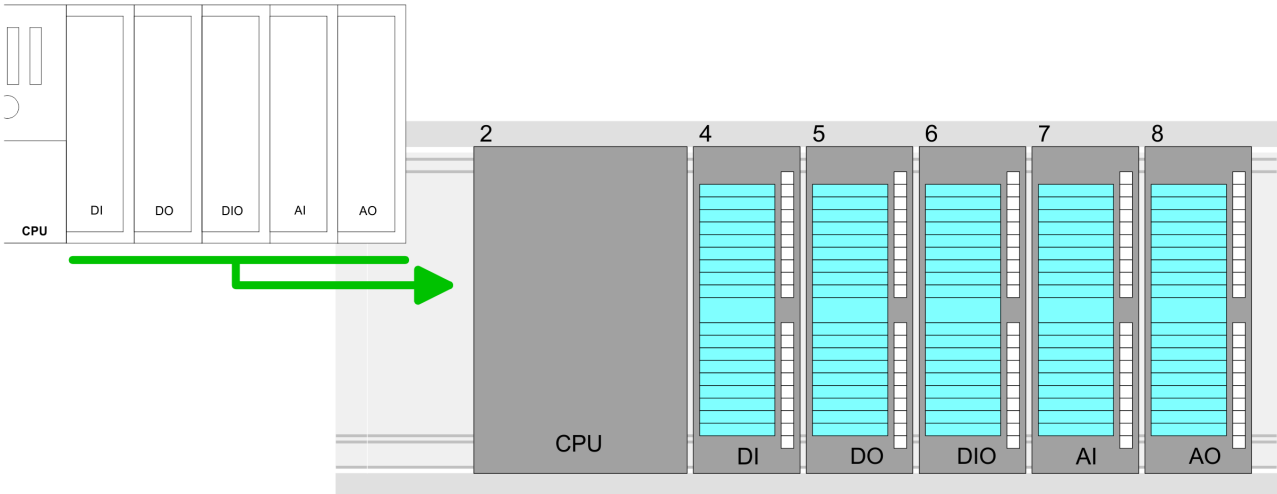
**Einstellung Standard CPU-Parameter**

Da die CPU von VIPA als Siemens-CPU projiziert wird, erfolgt auch die Parametrierung über die Siemens-CPU. Zur Parametrierung klicken Sie im *Projektbereich* bzw. in der *Geräteübersicht* auf den CPU-Teil. Daraufhin werden die Parameter des CPU-Teils im *Eigenschaften*-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen. [weitere Informationen auf Seite 62](#)

**10.3 TIA Portal - Hardware-Konfiguration - I/O-Module**

**Hardware-Konfiguration der Module**

Binden Sie nach der Hardware-Konfiguration der CPU Ihre System 300 Module auf dem Bus in der gesteckten Reihenfolge ein. Gehen Sie hierzu in den Hardware-Katalog und ziehen Sie das entsprechende Modul auf die entsprechende Position der Profilschiene im *Projektbereich* oder auf die entsprechende Position in der *Geräteübersicht*.



**Geräteübersicht**

Baugruppe	...	Steckplatz	...	Typ	...
PLC...		2		CPU ...	
...		...		...	
		3			
DI...		4		DI...	
DO...		5		DO...	
DIO...		6		DIO...	
AI...		7		AI...	
AO...		8		AO...	

**Parametrierung**

Zur Parametrierung klicken Sie im *Projektbereich* bzw. in der *Geräteübersicht* auf das zu parametrierende Modul. Daraufhin werden die Parameter des Moduls im Eigenschaftens-Dialog aufgeführt. Hier können Sie Ihre Parametereinstellungen vornehmen.

**10.4 TIA Portal - Hardware-Konfiguration - Ethernet-PG/OP-Kanal**

**Übersicht**

Die CPU hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten.

- Mit dem Ethernet-PG/OP-Kanal haben Sie auch Zugriff auf die interne Web-Seite, auf der Sie Informationen zu Firmwarestand, angebundene Peripherie, aktuelle Zyklus-Zeiten usw. finden.
- Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse.
- Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".
- Dies kann mit dem Siemens TIA Portal erfolgen.

**Montage und Inbetriebnahme**

1. ► Bauen Sie Ihr System 300S mit Ihrer CPU auf.
2. ► Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
3. ► Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
4. ► Schalten Sie die Spannungsversorgung ein.
  - ⇒ Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

**"Urtaufe" über Onlinefunktionen**

Die Urtaufe über die Onlinefunktion erfolgt nach folgender Vorgehensweise:

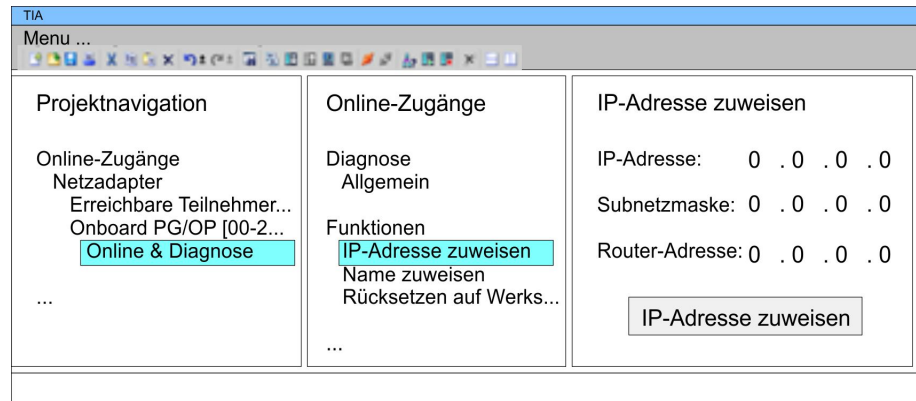
- Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet PG/OP-Kanals. Sie finden diese immer als 1. Adresse unter der Frontklappe der CPU auf einem Aufkleber auf der linken Seite.

**IP-Adress-Parameter zuweisen**

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens TIA Portal nach folgender Vorgehensweise:

1. ► Starten Sie das Siemens TIA Portal.
2. ► Wechseln Sie in die "*Projektansicht*".
3. ► Klicken Sie in der "*Projektnavigation*" auf "*Online-Zugänge*" und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit dem Ethernet-PG/OP-Kanal verbunden ist.
4. ► Benutzen Sie "*Erreichbare Teilnehmer...*", um die über MAC-Adresse erreichbaren Geräte zu ermitteln. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
5. ► Wählen Sie aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse (Onboard PG/OP [MAC-Adresse]) und öffnen Sie mit "Online & Diagnose" den Diagnose-Dialog im *Projektbereich*.
6. ► Navigieren Sie zu *Funktionen > IP-Adresse zuweisen*. Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnetz-Maske und den Netzübergang eintragen.

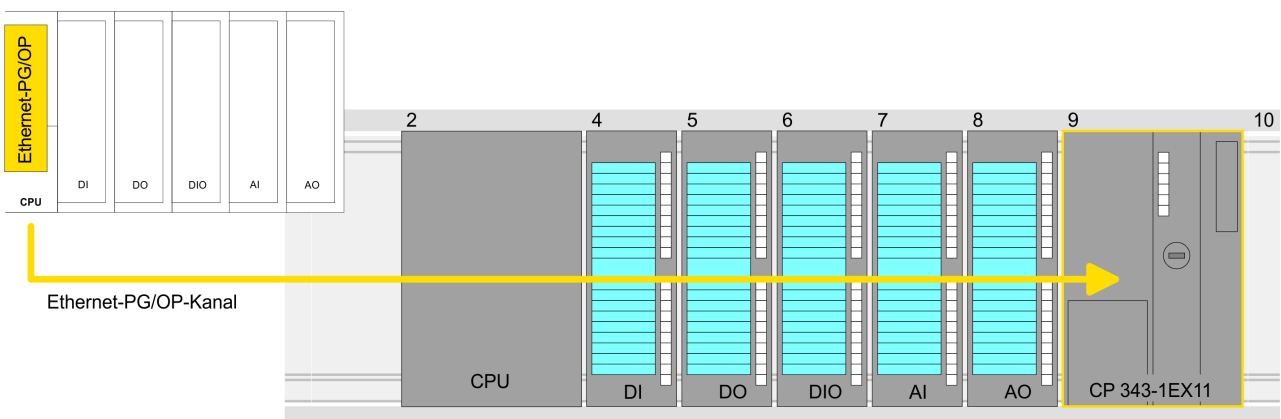
7. ➤ Bestätigen Sie mit [IP-Adresse zuweisen] Ihre Eingabe.
  - ⇒ Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.



Systembedingt kann es zu einer Meldung kommen, dass die IP-Adresse nicht vergeben werden konnte. Diese Meldung können Sie ignorieren.


**IP-Adress-Parameter in Projekt übernehmen**

1. ➤ Öffnen Sie Ihr Projekt.
2. ➤ Projektieren Sie, wenn nicht schon geschehen, in der "Gerätekonfiguration" eine Siemens CPU 317-2DP (6ES7 317-2AJ10-0AB0 V2.6).
3. ➤ Projektieren Sie Ihre System 300 Module
4. ➤ Projektieren Sie für den Ethernet-PG/OP-Kanal immer als letztes Modul nach den reell gesteckten Modulen einen Siemens CP 343-1 (6GK7 343-1EX11 0XE0).
5. ➤ Öffnen Sie durch Klick auf den CP 343-1EX11 den "Eigenschaften"-Dialog und geben Sie für den CP in den "Eigenschaften" unter "Ethernet-Adresse" die zuvor zugewiesenen IP-Adress-Daten an.
6. ➤ Übertragen Sie Ihr Projekt.





**Geräteübersicht**

Baugruppe	...	Steckplatz	...	Typ	...
PLC...		2		CPU ...	
...		...		...	
		3			
DI...		4		DI...	
DO...		5		DO...	
DIO...		6		DIO...	
AI...		7		AI...	
AO...		8		AO...	
 CP 343-1		9		CP 343-1	

**10.5 TIA Portal - Einstellung VIPA-spezifische CPU-Parameter****Voraussetzung**









Damit Sie die VIPA-spezifischen CPU-Parameter einstellen können, ist die Installation der SPEEDBUS.GSD von VIPA im Hardwarekatalog erforderlich. Nach der Installation können Sie die CPU in einem PROFIBUS-Master-System projektieren und entsprechend die Parameter anpassen.

**SPEEDBUS.GSD installieren**

Die GSD (Geräte-Stamm-Datei) ist in folgenden Sprachversionen online verfügbar. Weitere Sprachen erhalten Sie auf Anfrage:

Name	Sprache
SPEEDBUS.GSD	deutsch (default)
SPEEDBUS.GSG	deutsch
SPEEDBUS.GSE	englisch

Die GSD-Dateien finden Sie auf [www.vipa.com](http://www.vipa.com) im "Service"-Bereich. Die Einbindung der SPEEDBUS.GSD erfolgt nach folgender Vorgehensweise:






1.  Gehen Sie auf [www.vipa.com](http://www.vipa.com)
2.  Klicken Sie auf "Service → Download → GSD- und EDS-Files → Profibus"
3.  Laden Sie die Datei Cx000023\_Vxxx.
4.  Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die SPEEDBUS.GSD befindet sich im Verzeichnis VIPA\_System\_300S.
5.  Starten Sie den Hardware-Konfigurator von Siemens.
6.  Schließen Sie alle Projekte.
7.  Gehen Sie auf "Extras → Neue GSD-Datei installieren".
8.  Navigieren Sie in das Verzeichnis VIPA\_System\_300S und geben Sie **SPEEDBUS.GSD** an.
  - ⇒ Alle SPEED7-CPU's und -Module des System 300S von VIPA sind jetzt im Hardwarekatalog unter Profibus-DP / Weitere Feldgeräte / I/O / VIPA\_SPEEDBUS enthalten.

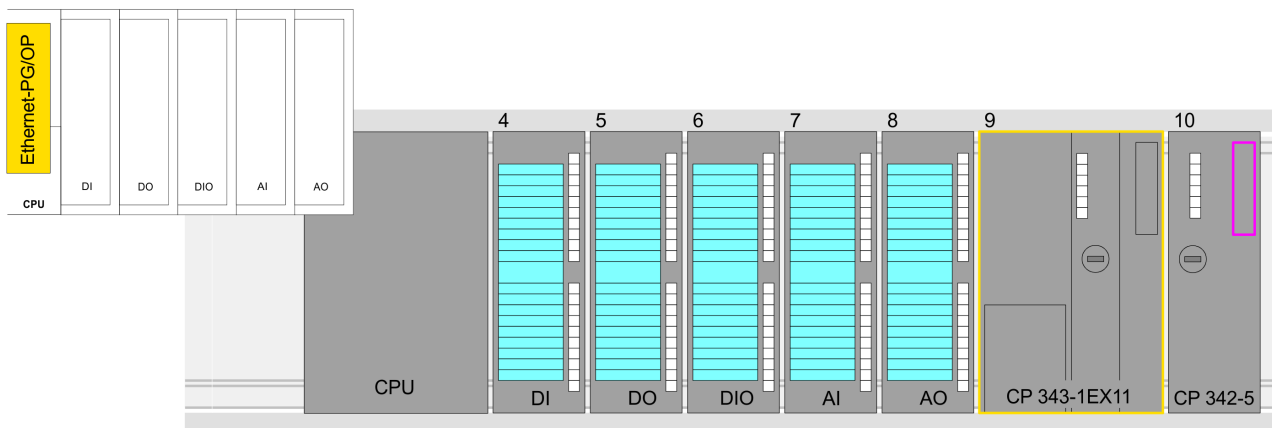


*Damit die VIPA-Komponenten angezeigt werden können, müssen Sie im Hardware-Katalog bei "Filter" den Haken entfernen.*

**Vorgehensweise**

Die Einbindung der CPU 314-6CF03 erfolgt in Form eines virtuellen PROFIBUS Master-Systems nach folgender Vorgehensweise:

1.  Starten Sie das Siemens TIA Portal.
2.  Projektieren Sie in der Gerätekonfiguration die entsprechende Siemens CPU.
3.  Projektieren Sie Ihre System 300 Module.
4.  Projektieren Sie Ihren Ethernet-PG/OP-Kanal immer als letztes Modul nach den reell gesteckten Modulen.
5.  Projektieren Sie immer als letztes Modul einen Siemens DP-Master CP 342-5 (342-5DA02 V5.0). Vernetzen und parametrieren Sie diesen in der Betriebsart "DP-Master".



**Geräteübersicht**

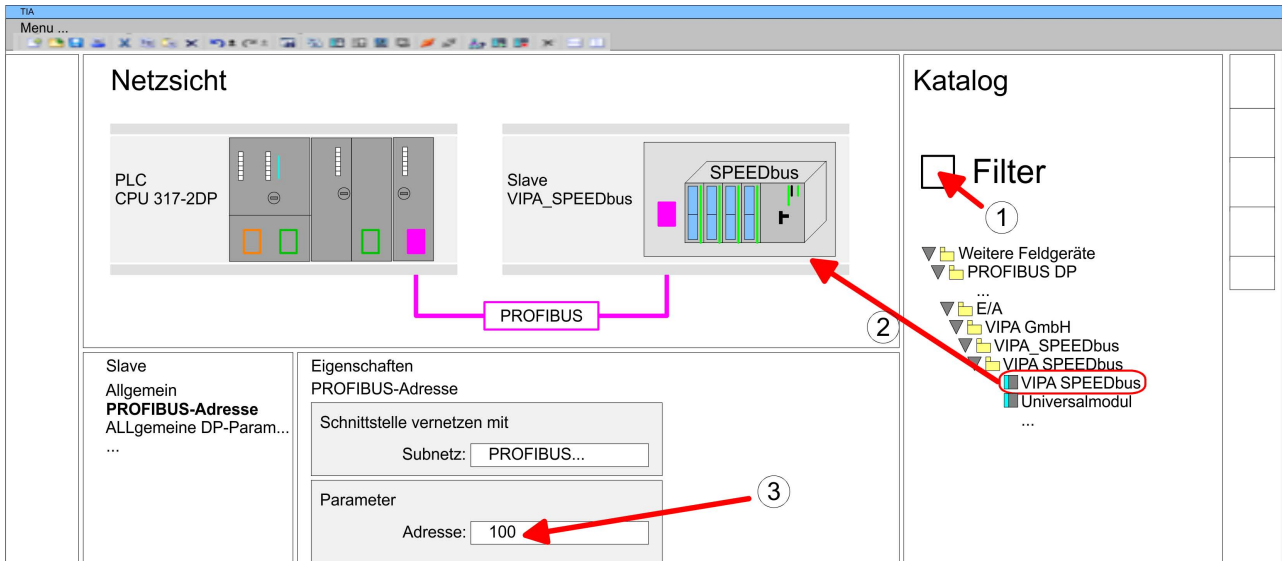
Baugruppe	...	Steckplatz	...	Typ	...
PLC...		2		CPU ...	
...		...		...	
		3			
DI...		4		DI...	
DO...		5		DO...	
DIO...		6		DIO...	
AI...		7		AI...	
AO...		8		AO...	
CP 343-1		9		CP 343-1	
CP 342-5		10		CP 342-5	



*Damit die VIPA-Komponenten angezeigt werden können, müssen Sie im Hardware-Katalog bei "Filter" den Haken entfernen.*

**VIPA\_SPEEDBus anbinden**

1. ➤ Wechseln Sie im *Projektbereich* in die *Netzsicht*.
2. ➤ Binden Sie das Slave-System "VIPA\_SPEEDbus" an. Nach der Installation der SPEEDBUS.GSD finden Sie dieses im Hardware-Katalog unter *Weitere Feldgeräte > PROFIBUS DP > E/A > VIPA GmbH > VIPA\_SPEEDbus*.
3. ➤ Stellen Sie für das SPEEDbus-Slave-System die PROFIBUS-Adresse 100 ein.



4. ▶ Klicken sie auf das Slave-System und klicken Sie im *Projektbereich* in die "Geräteübersicht."
5. ▶ Platzieren Sie auf Steckplatz 1 die CPU 314-6CF03 aus dem Hardware-Katalog von VIPA\_SPEEDbus.
6. ▶ Durch Doppelklick auf die eingefügte CPU 314-6CF03 gelangen Sie in den Eigenschaften-Dialog der CPU.

**Geräteübersicht**

Baugruppe	...	Steckplatz	...	Typ	...
Slave ...		0		VIPA SPEEDbus	
314-6CF03		1		314-6CF03 ...	
		2			

⇒ Sobald Sie Ihr Projekt zusammen mit Ihrem SPS-Programm in die CPU übertragen, werden die Parameter nach dem Hochlauf übernommen.

**10.6 TIA Portal - VIPA-Bibliothek einbinden**

**Übersicht**

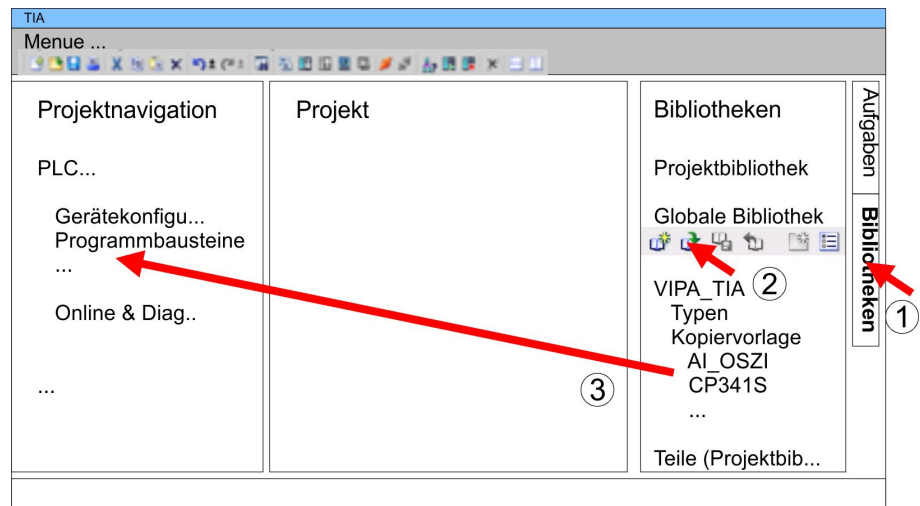
- Die VIPA-spezifischen Bausteine finden Sie im "Service"-Bereich auf [www.vipa.com](http://www.vipa.com) unter *Downloads > VIPA LIB* als Bibliothek zum Download.
- Die Bibliothek liegt als gepackte zip-Datei Fx000020\_V... vor.
- Sobald Sie VIPA-spezifische Bausteine verwenden möchten, sind diese in Ihr Projekt zu importieren.  
 Folgende Schritte sind hierzu erforderlich:
  - Die Datei FX000020\_V... .zip entpacken
  - Bibliothek öffnen und Bausteine in Projekt übertragen

**FX000020\_V... .zip entpacken**

Starten Sie mit einem Doppelklick auf die Datei FX000020\_V... .zip ihr Unzip-Programm entpacken Sie Dateien und Ordner in ein Arbeits-Verzeichnis für das Siemens TIA Portal.

### Bibliothek öffnen und Bausteine in Projekt übertragen

1. ▶ Starten Sie das Siemens TIA Portal mit Ihrem Projekt.
2. ▶ Wechseln sie in die *Projektansicht*.
3. ▶ Wählen Sie auf der rechten Seite die Task-Card "Bibliotheken".
4. ▶ Klicken Sie auf "Globale Bibliothek".
5. ▶ Klicken Sie auf "Globale Bibliothek öffnen".
6. ▶ Navigieren Sie zu ihrem Arbeitsverzeichnis und laden Sie die Datei VIPA\_TIA.al11.



7. ▶ Kopieren Sie die erforderlichen Bausteine aus der Bibliothek in das Verzeichnis "Programmbausteine" in der *Projektnavigation* Ihres Projekts. Nun haben Sie in Ihrem Anwenderprogramm Zugriff auf die VIPA-spezifischen Bausteine.

## 10.7 TIA Portal - Projekt transferieren

### Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI
- Transfer über Ethernet
- Transfer über Speicherkarte

### Transfer über MPI

Aktuell werden die VIPA Programmierkabel für den Transfer über MPI nicht unterstützt. Dies ist ausschließlich über Programmierkabel von Siemens möglich.

1. ▶ Stellen Sie mit dem entsprechenden Programmierkabel eine Verbindung über MPI mit ihrer CPU her. Informationen hierzu finden Sie in der zugehörigen Dokumentation zu Ihrem Programmierkabel.
2. ▶ Schalten Sie die Spannungsversorgung ihrer CPU ein und starten Sie das Siemens TIA Portal mit Ihrem Projekt.
3. ▶ Markieren Sie in der *Projektnavigation* Ihre CPU und wählen Sie für den Transfer der Hardware-Konfiguration "*Kontextmenü* → *Laden in Gerät* → *Hardwarekonfiguration*".

4. ▶ Ihr SPS-Programm übertragen Sie mit "*Kontextmenü* → *Laden in Gerät* → *Software*". Systembedingt müssen Sie Hardware-Konfiguration und SPS-Programm getrennt übertragen.

### Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

- X5: Ethernet-PG/OP-Kanal

### Initialisierung

Damit Sie auf die entsprechende Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen.

Bitte beachten Sie, dass Sie die IP-Adress-Daten in Ihr Projekt für den CP 343-1 übernehmen.

### Transfer

1. ▶ Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
2. ▶ Öffnen Sie Ihr Projekt im Siemens TIA Portal.
3. ▶ Klicken Sie in der *Projektnavigation* auf *Online-Zugänge* und wählen Sie hier durch Doppelklick Ihre Netzwerkkarte aus, welche mit der Ethernet- PG/OP-Schnittstelle verbunden ist.
4. ▶ Wählen Sie in der *Projektnavigation* Ihre CPU aus und klicken Sie auf [Online verbinden].
5. ▶ Geben Sie den Zugriffsweg vor, indem Sie als Schnittstellentyp "PN/IE" einstellen und als PG/PC-Schnittstelle Ihre Netzwerkkarte und das entsprechende Subnetz auswählen. Daraufhin wird ein Netz-Scan ausgeführt und der entsprechende Verbindungspartner aufgelistet.
6. ▶ Stellen Sie mit [Verbinden] eine Online-Verbindung her.
7. ▶ Gehen Sie auf "*Online* → *Laden in Gerät*".
  - ⇒ Der entsprechende Baustein wird übersetzt und nach einer Abfrage an das Zielgerät übertragen. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.

### Transfer über Speicherkarte

Die Speicherkarte dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer Speicherkarte befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- AUTOLOAD.WLD

1. ▶ Erzeugen Sie im Siemens TIA Portal mit "*Projekt* → *Memory-Card-Datei* → *Neu*" eine wld-Datei.
  - ⇒ Die wld-Datei wird in der *Projektnavigation* unter "SIMATIC Card Reader" als "Memory Card File" aufgeführt.
2. ▶ Kopieren Sie Ihre Bausteine aus *Programmbausteine* in die wld-Datei. Hierbei werden automatisch die Hardware-Konfigurationsdaten als "Systemdaten" in die wld-Datei kopiert.

**Transfer Speicherkarte  
→ CPU**

Das Übertragen des Anwenderprogramms von der Speicherkarte in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- *S7PROG.WLD* wird nach Urlöschen von der Speicherkarte gelesen.
- *AUTOLOAD.WLD* wird nach NetzEIN von der Speicherkarte gelesen.

Das Blinken der MC-LED der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet.

**Transfer CPU → Speicherkarte**

Bei einer in der CPU gesteckten Speicherkarte wird durch einen Schreibbefehl der Inhalt des RAMs als *S7PROG.WLD* auf die Speicherkarte übertragen. Den Schreibbefehl finden Sie im Siemens TIA Portal in der Task Card "Online-Tools" im Kommandobereich unter "Speicher" als Schaltfläche [Kopiere RAM nach ROM]. Während des Schreibvorgangs blinkt die MC-LED. Erlischt die LED, ist der Schreibvorgang beendet. Soll dieses Projekt automatisch nach einem NetzEIN von der Speicherkarte geladen werden, so müssen Sie dieses auf der Speicherkarte in *AUTOLOAD.WLD* umbenennen.

**Kontrolle des Transfer-  
vorgangs**

Nach einem Zugriff auf die Speicherkarte erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens TIA Portal auf *Online & Diagnose*. Hier haben Sie Zugriff auf den "Diagnosepuffer". ↪ *Kapitel 5.20 "VIPA-spezifische Diagnose-Einträge" auf Seite 90*